

วิเคราะห์การทำงานวงจรเครื่องขยายเสียง 50 วัตต์ โอดีจีแอล (OCL)
โดยใช้โปรแกรมพีซีม (PSIM)

OPERATION ANALYZE AMPLIFIER 50 WATT
BY USING PROGRAM PSIM



นายใจภักดี ท้าวขว้าง รหัส 47380283
นางสาวอัจฉรากรณ์ อุ่นสกุล รหัส 47380344

ใบอนุญาตประกอบธุรกิจ	5 เดือน 2553
วันที่ออก	499341X
เลขที่ใบอนุญาต	2/S.
ออกให้แก่	99399
	2550

ปริญญาในพันธ์นี้เป็นส่วนหนึ่งของการศึกษาหลักสูตรปริญญาวิศวกรรมศาสตร์บัณฑิต
สาขาวิชวกรรมไฟฟ้า ภาควิชาชวกรรมไฟฟ้าและคอมพิวเตอร์
คณะวิศวกรรมศาสตร์ มหาวิทยาลัยแม่ฟ้า
ปีการศึกษา 2550



ใบรับรองโครงการวิศวกรรม

หัวข้อโครงการ วิเคราะห์การทำงานเครื่องขยายเสียง 50 วัตต์ โอดีเอล(OCL) โดยใช้โปรแกรมพิซิม (PSIM)

ผู้ดำเนินโครงการ	นายใจภักดี	ท้าววงศ์	รหัส 47380283
	นางสาวอังนารากรณ์	อุ่นสกุล	รหัส 47380344
อาจารย์ที่ปรึกษา	ดร.อัครพันธ์	วงศ์กังແນ	
อาจารย์ที่ปรึกษาร่วม	ดร.ชัยรัตน์	พินทอง	
	ผู้ช่วยศาสตราจารย์ ดร.สุชาติ	ແບ່ນເນັນ	
สาขาวิชา	วิศวกรรมไฟฟ้า		
ภาควิชา	วิศวกรรมไฟฟ้าและคอมพิวเตอร์		
ปีการศึกษา	2550		

คณะกรรมการค่าสห叔 มหาวิทยาลัยนเรศวร อนุมัติให้โครงการฉบับนี้เป็นส่วนหนึ่งของ
การศึกษาตามหลักสูตรวิศวกรรมบัณฑิต สาขาวิศวกรรมไฟฟ้า

คณะกรรมการสอน โครงการวิศวกรรม

..........ประธานกรรมการ
(ดร.อัครพันธ์ วงศ์กังແນ)

..........กรรมการ
(ดร.ชัยรัตน์ พินทอง)

..........กรรมการ
(ผู้ช่วยศาสตราจารย์ ดร.สุชาติ ແບ່ນເນັນ)

หัวข้อโครงการ	วิเคราะห์การทำงานเครื่องขยายเสียง 50 วัตต์ โอลีแอล(OCL) โดยใช้โปรแกรมพีซิม (PSIM)		
ผู้ดำเนินโครงการ	นายใจก็ดี	ท้าวช่วง	รหัส 47380283
	นางสาวอัจฉรากรณ์	อุ่นสกุล	รหัส 47380344
อาจารย์ที่ปรึกษา	ดร.อัครพันธ์	วงศ์กังແນ	
อาจารย์ที่ปรึกษาร่วม	ดร.ชัยรัตน์	พินทอง	
	ผู้ช่วยศาสตราจารย์ ดร.สุชาติ	แม้มเม่น	
สาขาวิชา	วิศวกรรมไฟฟ้า		
ภาควิชา	วิศวกรรมไฟฟ้าและคอมพิวเตอร์		
ปีการศึกษา	2550		

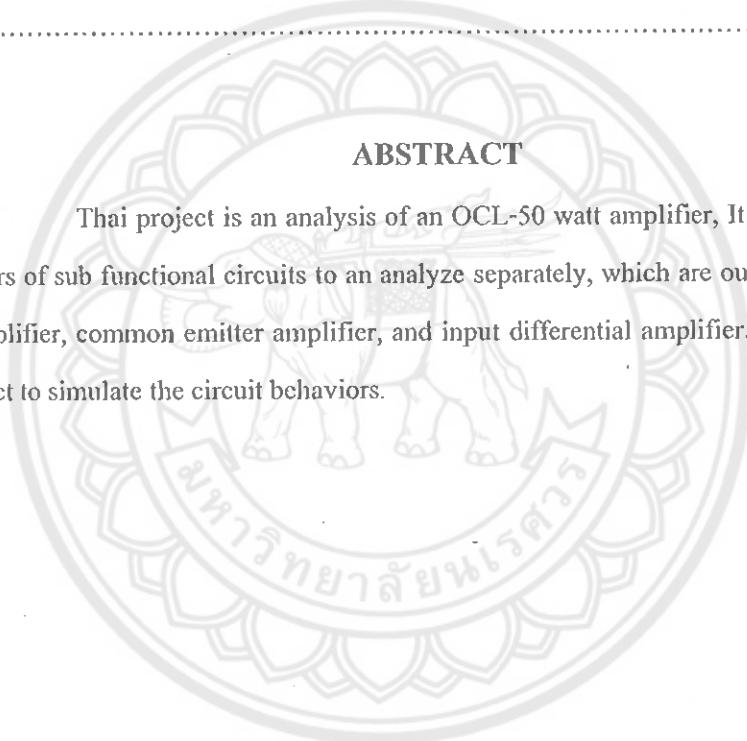
บทคัดย่อ

โครงการนี้เป็นการสร้างและวิเคราะห์การทำงานเครื่องขยายเสียง 50 วัตต์ แบบโอลีแอล (OCL) มาจากคำว่า “Output Capacitor Less” หลักการคือนำแรงดันไฟฟ้าบวกและแรงดันไฟฟ้าลบ มาหักล้างกันเพื่อทำให้แรงดันดีซีที่ต่อกันร่วมค่าไฟฟ้ามีค่าเป็นศูนย์ ซึ่งเป็นวงจรขยายที่ใช้แหล่งจ่ายไฟเลี้ยง 2 ชุด ประกอบด้วยไฟบวก ไฟลบ และกราวด์ ทำการวิเคราะห์หลักการทำงาน ทิศทางกระแส และสัญญาณเอาต์พุต โดยใช้โปรแกรมพีซิม เวอร์ชัน 6.0 (PSIM version 6.0) โดยแบ่งวิเคราะห์เป็น 5 ภาค ได้แก่ วงจรทางด้านเอาต์พุต (Power Output Stage) วงจรคิฟเฟอเรนเชียล ทรานซิสเตอร์ (Differential Transistor) วงจรแอมป์ลิไฟเออร์ไดโอด (Diode Amplifier) วงจรโวลต์เกจแอมป์ลิไฟเออร์สเตจ (Voltage Amplifier Stage) และวงจรป้องกันการลัดวงจรทางด้านเอาต์พุต (S/C Protection)

Project Title	Operation Analyze Amplifier 50 watt OCL by Using Program PSIM		
Name	Mr. Jaipukdee	Tawkwang	ID. 47380283
	Miss Autharapron	Ounsakoon	ID. 47380344
Project Advisor	Akaraphunt Vongkunghae		
Co-Project Advisor	Chairat Pinthong Suchart Yammen		
Major	Electrical Engineering		
Department	Electrical and Computer Engineering		
Academic Year	2007		

ABSTRACT

Thai project is an analysis of an OCL-50 watt amplifier, It is circuit are derided in 4 majors of sub functional circuits to an analyze separately, which are output power amplifier, diode amplifier, common emitter amplifier, and input differential amplifier. PSIM 6.0 is used in this project to simulate the circuit behaviors.



กิตติกรรมประกาศ

ปริญญาบัณฑิตนี้สำเร็จลุล่วงไปได้ด้วยดี โดยความช่วยเหลือและความกรุณาจากหลายๆ

ท่านคุย กัน ผู้จัดทำข้ออ้างอิง ทราบดีว่า

ดร.อัครพันธ์ วงศ์กังແນ ซึ่งเป็นอาจารย์ที่ปรึกษา

ดร.ธยรัตน์ พินทอง ซึ่งเป็นคณะกรรมการสอบโครงการ

ผู้ช่วยศาสตราจารย์ ดร.สุชาติ แย้มเม่น ซึ่งเป็นคณะกรรมการสอบโครงการ

ขอทราบของพระคุณทั้ง 3 ท่านเป็นอย่างสูงและบุคลท่านอื่นๆ ที่ไม่ได้กล่าวนามทุกท่าน
ที่ได้ให้คำปรึกษาเรื่องแนวทางและข้อคิดค่า ในการแก้ปัญหาที่เป็นประโยชน์อย่างมากในการ
ทำงานนี้ให้สำเร็จลุล่วงด้วยดี

ขอขอบคุณเพื่อนๆ นิสิตภาควิชาวิศวกรรมไฟฟ้าชั้นปีที่ 4 ทุกคนที่ได้ให้ความช่วยเหลือ
เสมอมา

ท้ายนี้ผู้จัดทำโครงการขอทราบของพระคุณมิตร มารดา ที่ได้อุปกรณ์สั่งสอน คอมพิวเตอร์
ในด้านการเงินและให้กำลังใจ แก่ผู้จัดทำเสมอมาจนสำเร็จการศึกษา

คณะกรรมการ

นายไจกัด ท้าวชัย

นางสาวอังษราภรณ์ อุ่นสุก

สารบัญ

หน้า

ในรับรองโครงการ	ก
บทคัดย่อภาษาไทย	ก
บทคัดย่อภาษาอังกฤษ	ก
กิตติกรรมประกาศ	ก
สารบัญ	ก
สารบัญรูป	ก

บทที่ 1 บทนำ

1.1 ที่มาและความสำคัญของโครงการ	1
1.2 วัตถุประสงค์ของโครงการ	1
1.3 ขอบข่ายของโครงการ	1
1.4 ขั้นตอนการดำเนินงาน	1
1.5 ระยะเวลาการดำเนินงาน	2
1.6 ผลที่คาดว่าจะได้รับ	2
1.7 งบประมาณที่ใช้	3

บทที่ 2 ความรู้พื้นฐานของเครื่องขยายเสียงแบบ OCL

2.1 ประเภทของขยายเสียง	5
2.1.1 หลักการทำงานของเพาเวอร์แอมป์ OCL	5
2.1.2 หลักการทำงานของเพาเวอร์แอมป์ OTL	5
2.2 วงจรภาคจ่ายไฟพื้นฐานของระบบเสียง	6
2.2.1 หลักการทำงานของวงจรจ่ายไฟ 2 ชุด	6
2.2.2 วงจรกรองแรงดัน	8
2.3 ทรานซิสเตอร์ในวงจรขยายเสียง	9
2.3.1 อธิบายหลักการทำงานของวงจรขยายเสียง	9
2.4 วงจรขยายเบ่งตามลักษณะในการจัดวงจรในอัตโนมัติ	14
2.4.1 วงจรขยายคลาสเอ	15
2.4.2 วงจรขยายคลาสบี	16

สารบัญ (ต่อ)

หน้า

2.4.3 วงจรขยายคลาส เอปี	19
2.4.4 วงจรขยายคลาสซี	23

บทที่ 3 การประกอบวงจร

3.1 อุปกรณ์	26
3.2 การประกอบวงจร	27
3.3 การทดสอบและการตรวจสอบ	28

บทที่ 4 การวิเคราะห์วงจร

4.1 วงจรด้านเอาต์พุต	30
4.1.1 ลักษณะการประกอบวงจร	30
4.1.2 ทดสอบสัญญาณเอาต์พุต	31
4.1.3 หาค่า Rin	32
4.1.4 หาค่า Rout	32
4.1.2 หลักการทำงาน	33
4.2 วงจรภาคปรับแรงดัน	34
4.2.1 พิจารณาการทำงานของทรานซิสเตอร์ TR4	34
4.2.2 หาอัตราการขยายของทรานซิสเตอร์ TR3	36
4.2.3 วิเคราะห์วงจรลดความเพี้ยน	37
4.2.4 องค์ประกอบของภาคปรับแรงดัน	39
4.3 วงรดิฟเพื่อเรนเซียลทรานซิสเตอร์ (Differential Transistor)	40
4.3.1 หาอัตราการขยายของวงรดิฟเพื่อเรนเซียลทรานซิสเตอร์	40
4.3.2 อัตราการขยายของทั้งวงจร	41
4.3.3 หลักการทำงาน	41
4.4 วงรป้องกันการลัดวงจรทางด้านเอาต์พุต (S/C Protection)	42
4.6 ดำเนินการทำงานของวงจร	43

สารบัญ (ต่อ)

หน้า

บทที่ ๕ บทสรุป

5.1 การทำงานของเครื่องหมายเดียว	46
บรรณานุกรม	47
ภาคผนวก	48
<u>ประวัติผู้จัดทำโครงงาน</u>	81



สารบัญรูป

รูปที่	หน้า
2.1 แสดงบล็อกไซด์แกรมของเครื่องขยายเสียง	4
2.2 แสดงวงจรเพาเวอร์แอมป์ OCL พื้นฐาน	5
2.3 แสดงวงจรเพาเวอร์แอมป์ OTL พื้นฐาน	6
2.4 แสดงวงจรภาคจ่ายไฟให้กับเพาเวอร์แอมป์ระบบ OCL	7
2.5 วงจรฟีดเตอร์	8
2.6 แสดงทรายซิสเตอร์ 1 และ 3 นำกระแสได้เป็นชุดแรก	9
2.7 แสดงทรายซิสเตอร์ 2 และ 4 นำกระแสทำให้ไฟเขี้ยงเตอร์เป็นศูนย์	10
2.8 ทรายซิสเตอร์ในวงจรขยายสัญญาณ เมื่อป้อนสัญญาณอินพุตและสัญญาณเอาท์พุต	11
2.9 การต่อไปนอสทรายซิสเตอร์ทำให้ได้รูปคลื่นเอาท์พุตที่สมบูรณ์	12
2.10 เมื่อต่อตัวเก็บประจุอนุกรมกับสัญญาณเอาท์พุตทำให้ได้สัญญาณสวิงในช่วงบวกลบ	12
2.11 ตัวอย่างการคำนวณหาค่า RB และ RC เพื่อหาจุดใบแอสที่เหมาะสม	13
2.12 รูป ก. เป็นตัวอย่างวงจรขยายของทรายซิสเตอร์ชนิด PNP	14
รูป ข. แสดงสัญญาณเอาท์พุตที่สวิงได้สูงสุดโดยไม่เพียง	14
รูป ค. แสดงการผิดเพี้ยนเมื่อสัญญาณสวิงสูงเกินไป	14
2.13 วงจรขยายแบบคลาสเอ ชีร์ฟิด	15
2.14 วงจรทรายฟอร์เมอร์คัมป์เปลออดิโอลีว์เพาเวอร์แอมป์	16
2.15 การทำงานของวงจรขยายคลาสบี	17
2.16 วงจรขยายแบบพุชพูด	17
2.17 กราฟแสดงการทำงานของวงจรพุชพูด	18
2.18 รูปคลื่นต่างๆ ของวงจรขยายคลาสบี	19
2.19-(ก) แรงดันมากกว่าแรงดันข้างกัน	19
(ข) การผิดเพี้ยนครอส โลเวอร์	19
(ค) การใบอัลตรองค์วิบค่าต่ำ	19
2.20 แสดงจุด Q-POINT ของวงจรขยายคลาส เอ-บี	20
2.21 วิธีแก้ความเพี้ยนที่ช่วงต่อ	21
2.22 แสดงวงจรพุช-พูดแบบด้านเดียว	21
2.23 การตัดแปลงให้ใช้แหล่งจ่ายไฟชุดเดียว	22
2.24 แสดงวงจรพุช พูดด้านเดียวแบบดาร์ลิงตัน	22

สารบัญรูป (ต่อ)

หน้า

2.25 แสดงวงจรพุช พุดด้านเดียวแบบคอมพิลิเม้นท์ต่อรี	23
2.26 การนำทรานซิสเตอร์สองตัวมาประกอบกัน	23
2.27 การทำงานของวงจรคลาสซี	24
2.28 การทำงานของวงจรขยายคลาสซี	24
3.1 แสดงการใส่อุปกรณ์ต่างๆ	27
3.2 แสดงการต่อใช้งาน	28
3.3 แสดงการต่อ MJ2955 และ 2N3055 เข้ากับແຜງວາງຈາຣ	28
4.1 วงจรເພາວົວແອມປໍ່ OCL 50 ວັດຕີ ຮະບນໄມໂໂນ	30
4.2 วงຈາກທາງຄ້າເອົາຕີພຸດ	31
4.3 แสดงໃຫ້ເຫັນວ່າ Vout ເກີດຂ່າງເວລາທີ່ທຽນໃສຕົວຮໍາທຳການສັບກັນ ປະ ຈຸດເດີຍກັນ	31
4.4 แสดงກາຮາ Rin	32
4.5 แสดงກາຮາວັດຫາຄ່າ Iout ມີໂອ Isp ແລະ Vout ມີໂອ Vsp	32
4.6 แสดงກາຮາ Rout	33
4.7 ພິຈານມາກາຮາທຳການຂອງທຽນໃສຕົວຮໍາ TR4	34
4.8 ປື້ອນແຫລ່ງຈ່າຍແຮງດັນ Vin 1 ໂວດຕີ	35
4.9 ປື້ອນແຫລ່ງຈ່າຍແຮງດັນ Vin 10 ໂວດຕີ	35
4.10 ແສດງກາຮາອັຕຣາກາຮາບຍາຍຂອງທຽນໃສຕົວຮໍາ TR3	36
4.11 ແສດງກໍາແຮງດັນເອົາຕີພຸດແລະອິນພຸດ	37
4.12 ທາຄ່າ Rout ຂອງທຽນໃສຕົວຮໍາ TR3	37
4.13 ແສດງງານກາປປັນແຮງດັນຕ່ອກນົງງານກາປOUTPUT	38
4.14 ແສດງພລ Vsp ມີອຳກຳຫຼັດໃຫ້ Rheostat ເປັນ 0.2	38
4.15 ແສດງພລ Vsp ມີອຳກຳຫຼັດໃຫ້ Rheostat ເປັນ 0.9	39
4.16 ແສດງກາຮາແຮງດັນເອົາຕີພຸດແລະແຮງດັນອິນພຸດ	41
4.17 ແສດງກໍາແຮງດັນເອົາຕີພຸດແລະແຮງດັນອິນພຸດ	41

บทที่ 1

บทนำ

1.1 ที่มาและความสำคัญของโครงการ

เนื่องจากเครื่องขยายเสียงดีอิได้รับความนิยมอย่างแพร่หลายใน การเผยแพร่องค์ความรู้ทางวิชาการ ดังนั้นจึงต้องมีการพัฒนาและปรับปรุงระบบเครื่องขยายเสียงให้มีประสิทธิภาพและตอบสนองความต้องการของผู้ใช้งานอย่างทันท่วงทัน จึงเป็นการจำเป็นที่จะต้องดำเนินการพัฒนาและปรับปรุงระบบเครื่องขยายเสียงให้มีประสิทธิภาพและตอบสนองความต้องการของผู้ใช้งานอย่างทันท่วงทัน

จึงเกิดแนวคิดที่จะศึกษาและวิเคราะห์การทำงานภายใต้เงื่อนไข ของโครงสร้างของเครื่องขยายเสียงที่มีคุณภาพเสียงจริงเหมือนธรรมชาติมากที่สุดเป็นที่นิยมใช้กันอยู่ในปัจจุบัน กล่าวคือ เครื่องขยายเสียงที่มีขายตามท้องตลาดซึ่งรูปแบบที่สร้างนี้ราคาถูกและง่ายแก่การสร้าง ในวงจรนี้ใช้แหล่งไฟเลี้ยง 35 โวลต์ ทั้งนี้เพื่อควบคุมการทำงานของเครื่องขยายเสียงโดยไม่ต้องใช้บอร์ดประมวลผล ซึ่งจะลดต้นทุนลงได้ จึงสามารถนำไปใช้ในสถานที่ที่ไม่มีไฟฟ้า เช่น บ้านเรือน หรือในงานกลางแจ้ง ที่ไม่สามารถติดตั้งบอร์ดประมวลผลได้ จึงเป็นการเหมาะสมที่จะพัฒนาและปรับปรุงระบบเครื่องขยายเสียงให้มีประสิทธิภาพและตอบสนองความต้องการของผู้ใช้งานอย่างทันท่วงทัน

1.2 วัตถุประสงค์ของโครงการ

- 1.3.1 เพื่อศึกษาการทำงานของเครื่องขยายเสียง
- 1.3.2 สร้างเครื่องขยายเสียงที่มีคุณภาพเสียงจริงเหมือนธรรมชาติและราคาถูกเหมาะสมกับการใช้งาน
- 1.3.3 วิเคราะห์การทำงานของเครื่องขยายเสียง

1.3 ขอบข่ายของโครงการ

- 1.2.1 เนื้อหาที่涉及ความรู้พื้นฐานและหลักการการทำงานของเครื่องขยายเสียง
- 1.2.2 สร้างเครื่องขยายเสียงที่มีคุณภาพเสียงจริงเหมือนธรรมชาติและราคาถูกเหมาะสมกับการใช้งาน
- 1.2.3 วิเคราะห์การทำงานของเครื่องขยายเสียง 50 วัตต์ โดยใช้โปรแกรม PSIM

1.4 ขั้นตอนการดำเนินการ

- 1.4.1 ศึกษาหาข้อมูล และคุณลักษณะของเครื่องขยายเสียง
 - 1.4.1.1 ศึกษาเกี่ยวกับคุณลักษณะของเครื่องขยายเสียงที่มีคุณภาพเสียงจริงและเครื่องมือวัด

1.4.1.2 อุปกรณ์สารกึ่งตัวนำในวงจร

1.4.1.3 ความรู้พื้นฐานของเครื่องขยายเสียง

1.4.2 สร้างเครื่องขยายเสียงทราบซิสเตอร์

1.4.3 ตรวจสอบ ปรับแต่ง พัฒนาทดสอบใช้งานเครื่องขยายเสียง

1.4.4 วิเคราะห์และสรุปผลการทดลอง ปัญหา

1.4.5 จัดทำrapport เล่นรายงาน

1.5 ระยะเวลาการดำเนินงาน

กิจกรรม	ปี 2549				ปี 2550				ปี 2551			
	พ.บ.	ธ.ค.	ม.ค.	ก.พ.	ก.บ.	ต.ค.	พ.บ.	ธ.ค.	ม.ค.	ก.พ.	มี.ค.	เม.ย.
1.ศึกษาหาข้อมูล และ คุณลักษณะของเครื่อง				→								
2.สร้างเครื่องขยายเสียง ทราบซิสเตอร์						→						
3.สร้างวงจรภาคจ่ายไฟ							→					
4.ตรวจสอบ ปรับแต่ง พัฒนาทดสอบใช้งาน							→					
5.วิเคราะห์และสรุปผล การทดลอง ปัญหา								→				
6.จัดทำเอกสารและคุณวิจัย การใช้งาน												→

* หมายเหตุ = แผนการทำงานโดยประมาณ

1.6 ผลที่คาดว่าจะได้รับ

1.6.1 สามารถสร้างเครื่องขยายเสียงทราบซิสเตอร์ 50 วัตต์ ที่มีคุณภาพเสียงชัดเจน บน กระดาษได้

1.6.2 เป้าในการทำงานของวงจรการขยายเสียงอย่างแท้จริง

1.6.3 เป็นเอกสารในการอ้างอิงเพื่อใช้ในการศึกษาและค้นคว้าต่อไปได้

1.6.4 ฝึกการทำงานเป็นกลุ่มและการกำหนดระยะเวลาการทำงาน ได้อย่างมีประสิทธิภาพ

1.7 งบประมาณที่ต้องใช้

ค่าอุปกรณ์	1500 บาท
ค่ารูปเล่นรายงาน	500 บาท
รวมเป็นเงิน	2,000 บาท



บทที่ 2

ความรู้พื้นฐานของเครื่องขยายเสียงแบบ OCL

องค์ประกอบของเครื่องขยายเสียงที่สำคัญคือ ต้องให้คุณภาพเสียงจริงเหมือนธรรมชาตินากที่สุดที่เรียกว่า Hi-Fidelity เรียกสั้นๆว่าระบบเสียงไฮไฟ ประการที่สอง จะตอบสนองต่อความถี่เสียง 20 Hz ถึง 20 kHz ได้เป็นอย่างดีและจะต้องมีความผิดเพี้ยนต่ำที่สุด จึงจะถือได้ว่าเครื่องขยายเสียงเกิดความสมบูรณ์บล็อกไดอะแอมของเครื่องขยายเสียงไฮไฟ (Hi-fidelity)



รูปที่ 2.1 แสดงบล็อกไดอะแอมของเครื่องขยายเสียง

วงจรก่อนการขยาย (Pre amplifier) เป็นวงจรสัญญาณที่ถูกส่งเข้ามาจากภาคสัญญาณเข้ามีความแตกต่างกันมากบ้างน้อยบ้าง เช่น ไมโครโฟน เครื่องบันทึกเสียง เครื่องเล่นคอมแพคดิสก์ เป็นต้น ดังนั้นภาคก่อนการขยายจะช่วยในการปรับแต่งเสียงให้มีสัญญาณมากน้อยพอดี กัน ก่อนจะส่งไปวงจรขยายกำลัง เครื่องขยายเสียง นิยมแบ่งชนิดตามกำลังของการขยายเสียง คือ การแบ่งตามความดังของภาคขยาย เช่นเครื่องขยายเสียงที่นิยมใช้กัน มีกำลังตั้งแต่ 10 วัตต์ ไปจนถึง หลายร้อยวัตต์โดยที่เดียว กำลังวัตต์ของเครื่องขยายเสียงจะบอกถึงความดังที่ออกทางลำโพงกล่าวคือ เครื่องขยายเสียงที่มีกำลัง 200 วัตต์ จะดังกว่า เครื่องขยายเสียงที่มีกำลัง 150 วัตต์นั่นเอง

วงจรควบคุมเสียง เป็นวงจรปรับแต่งเสียงทุ่ม-แหลม บางครั้งเรียกสั้นๆว่า วงจรพรีโทน (Pretone) โดยความถี่ในการปรับแต่งทุ่มอยู่ในช่วงระหว่าง 20 Hz ถึง 1 kHz ส่วนความถี่ในการปรับแต่งแหลมจะมีค่าอยู่ระหว่าง 1-5 kHz วงจรควบคุมมีสองแบบคือ พาสซีฟโทน (Passive Tone) และแอคทีฟโทน (Active Tone) วงจรควบคุมเสียงแบบพาสซีฟใช้อุปกรณ์ R-C เมตเตอร์ก เป็นอุปกรณ์แบบแยกความถี่ จะไม่ใช้แรงดันไฟเลี้ยงของแต่ละช่วงได้ ส่วนอุปกรณ์วงจรควบคุมเสียงแบบแอคทีฟใช้อุปกรณ์ทรายซิสเตอร์และไอซี โดยมีไฟเลี้ยงให้กับอุปกรณ์ดังกล่าวด้วย วงจรควบคุมเสียงแบบนี้นิยมใช้มากในปัจจุบัน

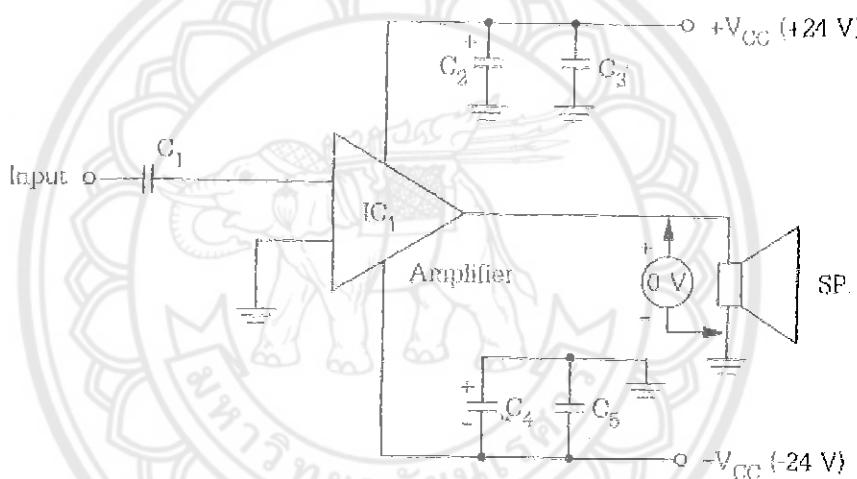
วงจรขยายกำลัง (Power Amplifier) ทำหน้าที่รับสัญญาณจากวงจรก่อนขยาย (Pre Amplifier) เข้ามาเพื่อทำการขยายให้มีกำลังแรงเพิ่มขึ้น อุปกรณ์ที่ใช้ในขั้นตอนนี้ ก็ได้แก่ เครื่องขยายเสียง (Amplifier) นั่นเอง

2.1 ประเกทวงจรขยายกำลัง (Power Amplifier)

ถ้าแบ่งประเกทตามวิธีออกแบบในการถ่ายทอดสัญญาณ ในภาคขยายสุดท้าย ก็จะแบ่งออกเป็น 2 สักษณะ คือ ภาคขยายชนิด OCL (OUT PUT CAPACITOR LESS) ภาคขยายแบบ OTL (OUTPUT TRANSFORMER LESS) เป็นหลัก ส่วนวิธีการในแบบวงจรอื่น ๆ จะไม่เป็นที่นิยมกัน เช่นแบบ OPT ของหลอดสุญญาณ

2.1.1 หลักการทำงานของเพาเวอร์แอมป์ OCL

วงจรขยายกำลังระบบ OCL (Output Capacitor Less) ใช้แหล่งจ่ายไฟเดียว 2 ชุด ประกอบด้วยแรงดันไฟบวก ไฟลบ และกราวด์ หลักการคือ นำแรงดันไฟ $+V_{CC}$ และแรงดันไฟลบ $-V_{CC}$ มาหักด่างกันเพื่อทำให้แรงดันดิซิทที่ตอกคร่อมลำโพงมีค่าเป็นศูนย์



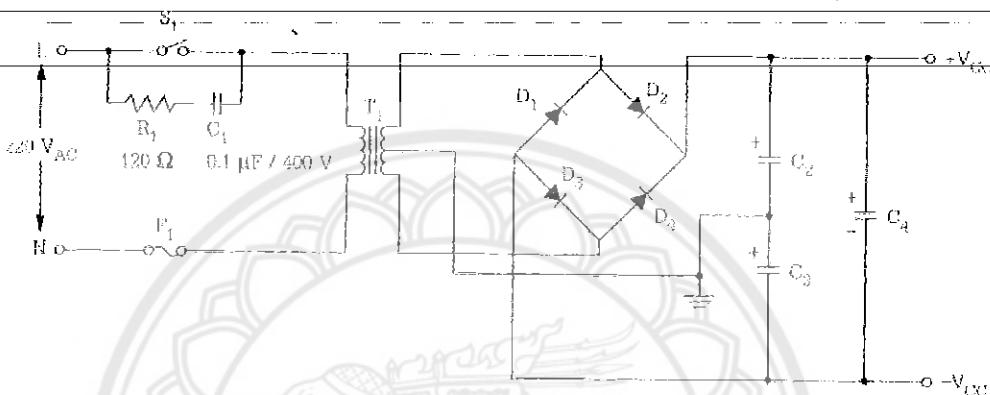
รูปที่ 2.2 แสดงวงจรเพาเวอร์แอมป์ OCL พื้นฐาน

ค่าปั๊มเตอร์ C_2 , C_3 , C_4 และ C_5 ทำหน้าที่สำรองแรงดันไฟบวกและลบให้ระบบ ค่าความจุของ C_2 ต้องมีค่าเท่ากับ C_4 ส่วน C_3 มีค่าความจุเท่ากับ C_5 ถ้าหากว่าแรงดันดิซิทที่ตอกคร่อมลำโพงเกิดมีแรงดันไฟบวกหรือลบเกินกว่า 0.2 โวลต์ ระบบขยายชุดคนี้จะต้องเสียหายอย่างแน่นอน และนั่นหมายความว่า แหล่งจ่ายไฟจะมีค่าไฟโอลต์ต่ำตาม ระบบขยาย OCL จะต้องรักษาไฟที่ตอกคร่อมลำโพงให้มีค่าเป็นศูนย์โวลต์อยู่ตลอดเวลา จึงจะดีอีกได้ว่าวงจร มีความสมบูรณ์และคงดี

2.1.2 หลักการทำงานของเพาเวอร์แอมป์ OTL

วงจรขยายกำลังระบบ OTL (Output Transformer Less) วงจรดังกล่าวอาจใช้ไอซีเพาเวอร์ แอมป์ หรือท่านซิสเตอร์ลีวันก์ได้ แต่สิ่งที่ต้องคำนึงถึง คือ ลำโพงจะต้องต่ออนุกรมกับตัวเก็บประจุชนิดอิเล็กโทร ไลติก เรียกว่า ค่าปั๊มเตอร์คัปปลิงเอ้าต์พูต (Capacitor Coupling Output) เอาต์พูตของเครื่องขยายเสียงชนิดนี้จะต้องมีแรงดันดิซิทที่เอาต์พูตเท่ากับครึ่งหนึ่งของแหล่งจ่าย (แรงดันไฟที่

4. C2 ทำหน้าที่จ่ายไฟ $+V_{CC}$ และ C3 ทำหน้าที่จ่ายแรงดันไฟ $-V_{CC}$ ให้แก่เครื่องขยายเสียง ระบบ OCL พึงสังเกตว่า C2 กับ C3 ถูกต่อกันอย่างอันดับ เหตุผลนี้ย้อมทำให้ค่าความจุโดยรวมมีค่า ลดลงคุณภาพของการจ่ายไฟไม่มีประสิทธิภาพเท่าที่ควร จึงมีการนำค่าปาราเมตอร์ C4 มาต่อข้าง กับแรงดันบวก $+V_{CC}$ และ $-V_{CC}$ ช่วยให้ค่าประดิษฐ์โดยรวมสูงขึ้น อำนวยของการจ่ายไฟสามารถสำรอง กระแสได้มากขึ้น คุณภาพเสียงของวงจรขยายมีประสิทธิภาพดีขึ้น ซึ่งอัตราทดแรงดันของ C4 ความมี ค่าอย่างน้อย 2 เท่าของแรงดันบวก $+V_{CC}$ จึงจะถือได้ว่าวงจรจ่ายไฟมีความสมบูรณ์มากที่สุด



รูปที่ 2.4 แสดงวงจรภาคจ่ายไฟให้กับเพาเวอร์แอมป์ระบบ OCL

5. หม้อแปลง T1 จะจ่ายแรงดันและกระแสเท่าไรนั้นขึ้นอยู่กับเครื่องขยายเป็นสำคัญ ตัวอย่างเช่น ลำเพาเวอร์แอมป์ 50 W ใช้ไฟเลี้ยงวงจร 30 V แรงดันคงที่ยกมิข่อง T1 มีค่า 30/1.414 มีค่าเท่ากับ 21 V (เลือกใช้ 21 V กับ 0 V)

$$\text{กระแสหม้อแปลงที่จะต้องจ่ายได้จริง } I = 0.45 \sqrt{\frac{P}{R}}$$

โดยที่ R คือ อัมพีเดนซ์ของลำโพง เลือกใช้ 8 โวท์

$$\text{นั่นคือ } I = 0.45 \sqrt{\frac{50}{8}} = 1.125 \text{ แอมป์}$$

เพราะฉะนั้น กระแสและแรงดันของหม้อแปลง T1 คือ 1.125 แอมป์ 21 โวท์ ใช้สำหรับ เพาเวอร์แอมป์ 50 วัตต์ ที่เป็นวงจรขยายข้างเดียว หากเป็นระบบสเตอริโอควรเลือกกระแสเป็น 2 เท่า

- ในส่วนของบริจิต้าโอด ควรเลือกใช้อัตราทดกระแส 3-5 เท่าของกระแสหม้อแปลง ที่จ่ายได้จริง นั่นคือ เลือกบริจิต้าโอด 3-5 แอมป์

$$\text{ค่าความจุของ C พลีเตอร์} \geq \frac{I}{20V} \times 10^6 \mu F$$

โดยที่ I เลือกกระแสของหม้อแปลง (1.125 แอมป์)

ส่วน V คือ แหล่งจ่ายไฟ 30 โวลต์ (เพนเวอร์แอมป์ 50 วัตต์)

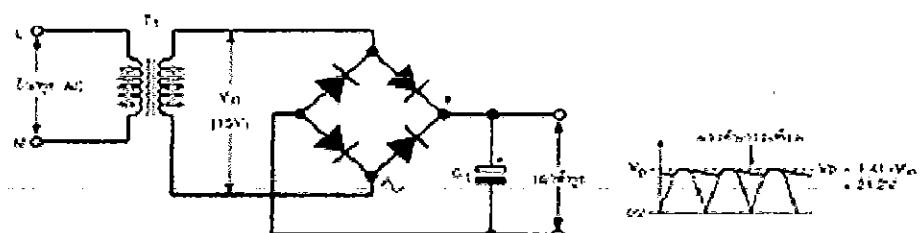
$$\text{ดังนั้น} \quad C \geq \frac{1.125A}{20 \times 30V} \times 10^6 \mu F$$

$$C \geq 1875 \mu F$$

เลือกใช้ C พลีเตอร์ ค่า 2200 $\mu F / 35 V$

2.2.2 วงจรกรองแรงดัน

วงจรกรองแรงดันหรือวงจรพลีเตอร์ ที่ใช้ในแหล่งจ่ายไฟฟ้ากระแสตรงมีหน้าที่เปลี่ยนแปลงแรงดันเอาท์พุตที่เป็นไฟฟ้ากระแสตรงที่ได้จากการเรียงกระแสทึบแบบครึ่งคลื่นและแบบเต็มคลื่น ซึ่งจะมีการเพิ่มให้เป็นแรงดันไฟฟ้ากระแสตรงที่เรียบมากขึ้นวงจรกรองแรงดันโดยใช้ตัวเก็บประจุ โดยเมื่อแรงดันอินพุตอยู่ในครึ่งคลื่นบวกจะทำให้ไอดิโอดอยู่ในสภาวะ ON และตัวเก็บประจุก็จะเริ่มเก็บประจุ ซึ่งช่วงเวลาของการเก็บประจุของตัวเก็บประจุนั้นจะสั้น ทั้งนี้เนื่องจากไม่มีค่าความด้านทานในเส้นทางการไหลของกระแสไฟฟ้าในระหว่างการหาร์จประจุนี้มีเพียงแต่ค่าความด้านทานภายในสายไฟที่ใช้ต่อในวงจรเท่านั้น ซึ่งในกรณีช่วงเวลาของการหาร์จประจุนานกว่าช่วงเวลาของการเก็บประจุ ทั้งนี้เนื่องจากมีค่าความด้านทานของโหลดต่ำอยู่ในวงจรนั้นเอง การลดลงของความชันของรูปคลื่นสัญญาณเป็นการลดลงของแรงดันไฟฟ้าที่ปรากฏคร่อมตัวเก็บประจุ และจากการที่มีโหลดต่ำอยู่กับตัวเก็บประจุ ดังนั้น แรงดันเอาท์พุตที่ปรากฏคร่อมโหลดก็จะมีขนาดลดลงด้วย ซึ่งการลดลงของแรงดันเอาท์พุตนี้เกิดจากการหาร์จประจุของตัวเก็บประจุ แต่เมื่อมีแรงดันไฟฟ้ากระแสสลับและวงรอบของแรงดันไฟฟ้ากระแสตรงเพื่อให้ได้ค่าที่เรียบจนเกือบจะคงที่ นั่นคือ มีการเปลี่ยนแปลงระดับแรงดันไฟฟ้าสูงหรือต่ำกว่าค่าเฉลี่ยเพียงเล็กน้อยหรือที่เรียกว่ารูปเป็นผืนผ้า



รูปที่ 2.5 วงจรพลีเตอร์

2.3 ทรานซิสเตอร์ในวงจรขยายสัญญาณ

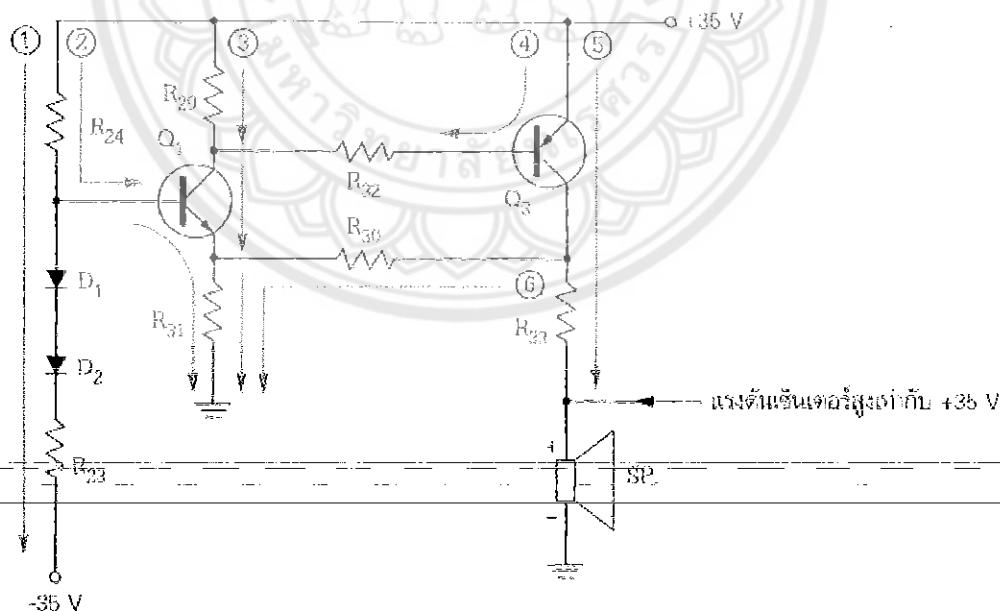
2.3.1 อธิบายหลักการทำงานของวงจรขยายสัญญาณ

วงจรขยายกำลังขนาด 50 W แบบ OCL ในระบบโน้มโน่น ดังรูป อธิบายหลักการทำงานของวงจรได้ดังนี้

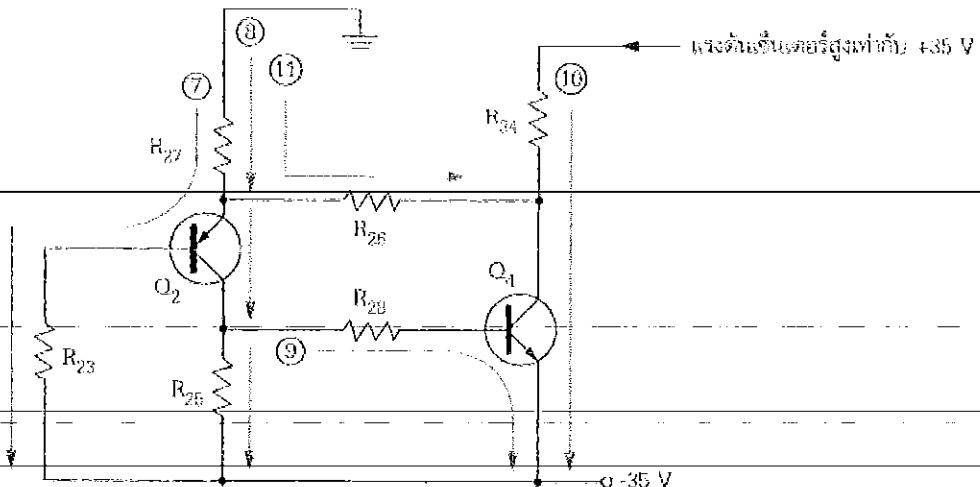
1. ทรานซิสเตอร์ Q3 กับ Q4 ทำหน้าที่เป็นเอต์พุตให้เบอร์คู่เมตช์ (Match pair) คือเบอร์ 2N3055 กับ MJ2955 มีตัวต้านทาน R33 กับ R34 (0.5 โอม์) ทำหน้าที่จำกัดกระแสออกเล็กเตอร์ เอต์พุตให้กับทรานซิสเตอร์ทั้งสอง ตัวต้านทาน R28 กับ R32 กำหนดกระแสเบสสอินพุตให้กับ ทรานซิสเตอร์เอต์พุตทั้งสองดังกล่าว

2. ทรานซิสเตอร์ Q1 กับ Q2 ทำหน้าที่เป็นวงจรอไคลเวอร์ (Driver) Q1 ขับกระแสให้กับ Q3 และทรานซิสเตอร์ Q2 ขับกระแสให้กับ Q4 ซึ่งตัวต้านทาน R24 ทำหน้าที่จำกัดกระแสเบสสอินพุต ให้กับ Q1 โดยมี R29 กับ R31 จำกัดกระแสเอต์พุตให้กับ Q1 พิจารณาที่ทรานซิสเตอร์ Q2 พบตัวต้านทาน R23 กำหนดกระแสสอินพุตให้กับ Q2 โดยมี R27 กับ R25 ทำหน้าที่จำกัดการไหลของกระแส เอต์พุตให้กับทรานซิสเตอร์ค้างกล่าว

3. ไดโอด D1 กับ D2 ทำหน้าที่กำหนดกระแสไบแอส ให้กับทรานซิสเตอร์ไคลเวอร์ โดยมีตัวต้านทานปรับค่าได้ทำหน้าที่ปรับแรงดันระหว่างเบสของ Q1 เทียบกับ Q2 ให้มีค่าอยู่ระหว่าง 1.2-1.3 โวลต์



รูปที่ 2.6 แสดงทรานซิสเตอร์ 1 และ 3 นำกระแสได้เป็นชุดแรก



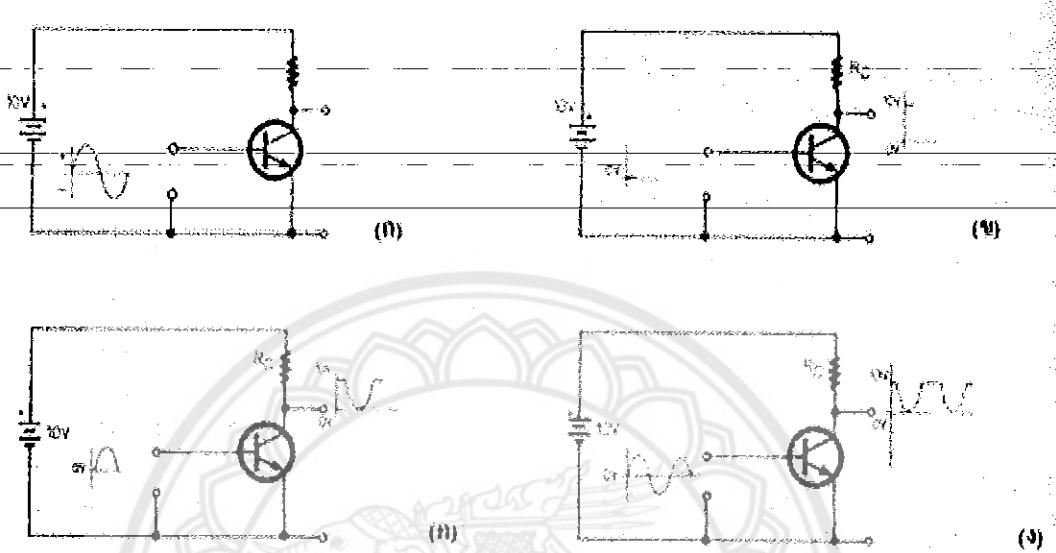
รูปที่ 2.7 แสดงทรานซิสเตอร์ 2 และ 4 นำกระแสทำให้ไฟเข็นเตอร์เป็นสูนย์

พิจารณาการทำงานของทรานซิสเตอร์ทั้ง 4 ตัวเมื่อจ่ายแรงดันไฟ $+35\text{v}$ และ -35v ย่อมเกิดเส้นทางการไหลของกระแสต่างๆ เมื่อกระแสได้ไหลครบถ้วนทางแล้ว แรงดันไฟdcที่ตอกคร่อมลำโพงย่อมมีค่าเท่ากับ 0v มีรายละเอียดดังนี้

1. ทรานซิสเตอร์ 1 ต้องทำงานให้ได้ก่อนเป็นอันดับแรก เมื่อทรานซิสเตอร์ 1 ทำงานนำกระแสไฟได้ย่อมส่งผลต่อทรานซิสเตอร์ Q3 นำกระแสไฟได้ในเวลาต่อมา ดังรูป ลักษณะเช่นนี้ย่อมทำให้แรงดันไฟ $+35\text{v}$ ไหลผ่าน R24,D1,D2,R23 ไปครบวงจรกับแรงดันไฟ -35v กระแสเบสอินพุตของทรานซิสเตอร์ Q1 ไหลได้เป็นกระแสหมายเลข 2 โดยไหลผ่าน R24 เข้าเบสออกไปที่อimitเตอร์ของ Q1 ส่งผ่าน R31 ไปครบวงจรกับgrav์ลักษณะเช่นนี้ย่อมทำให้ค่าความด้านทานระหว่างขาคู่กับเดือร์กับอimitเตอร์ของ Q1 ลดลง กระแสเอ่าต์พุตของ Q1 จึงไหลได้เป็นเส้นทางกระแสหมายเลข 3 ส่งผลให้ Q3 ทำงานได้และ Q3 จะไปลดการทำงานของ Q1 โดยผ่าน R30 เพื่อกันการออสซิลเลตให้กับวงจรขยายเพิ่มมาก ทำให้เกิดเส้นทางการไหลของกระแสหมายเลข 1 ถึงหมายเลข 6 ตามลำดับ

2. เมื่อทรานซิสเตอร์ Q1 กับ Q3 ทำงานนำกระแสไฟได้ แรงดันเข็นเตอร์มีค่าสูงเท่ากับแรงดัน $+35\text{v}$ ลักษณะเช่นนี้ย่อมทำให้ทรานซิสเตอร์ Q2 ต้องนำกระแสได้ในเวลาต่อมา ดังรูป โดยกระแสเบสอินพุตของ Q2 ไหลผ่าน R27 ส่งขาอimitเตอร์ออกไปที่ขาเบสของ Q2 ไหลผ่าน R23 ไปครบวงจรกับแรงดันไฟ -35v กระแสเบสอินพุตเดือร์เอ่าต์พุตของ Q2 จึงได้เป็นกระแสหมายเลข 8 ทำให้เกิดแรงดันตอกคร่อม R25 อยู่ส่วนหนึ่ง แรงดันที่ตอกคร่อม R25 จึงไปในแอสอินพุตที่เบสของ Q4 เป็นกระแสหมายเลข 9 ดังนั้นกระแสเอ่าต์พุตของ Q4 จึงเป็นกระแสหมายเลข 10 ตอนนี้ Q4 จะไปดึงการทำงานของ Q2 ให้มีการทำงานที่ลดลง โดยผ่าน R26 เพื่อป้องกันปัญหาในเรื่องของสัญญาณรบกวน ส่งผลให้แรงดันไฟที่จุดเข็นเตอร์มีค่าเท่ากับสูนย์

คัวขคุณสมบัติของทรานซิสเตอร์ที่มีการขยายกระแสคัวเบต้า ทำให้เราสามารถนำทรานซิสเตอร์มาต่อเป็น วงจรขยายสัญญาณ ได้ ลองคุณการต่อวงจรง่าย ๆ ดังรูป ก. และป้อนสัญญาณ อินพุตทางขา B เราจะนาคูสัญญาณเอาท์พุตทางขา C ว่า เป็นอย่างไร โดยที่ VS มีค่า 10 โวลท์ และป้อนสัญญาณมีค่าในรูปด้านล่างนี้



รูปที่ 2.8 ทรานซิสเตอร์ในวงจรขยายสัญญาณ เมื่อป้อนสัญญาณอินพุตและสัญญาณเอาท์พุตที่ได้

เมื่อสัญญาณอินพุตมีค่าเป็นศูนย์โวลท์ ดังรูปที่ 2.8 ข. จะไม่เกิดกระแส IB ผลก็คือ IC ไม่เกิด คัวบ ดังนั้น แรงดันที่ RC จึง มีค่าเป็นศูนย์โวลท์ ทำให้แรงดัน VCE เท่ากับ VS คือ 10 โวลท์ และ ทำงานอยเดียวกัน เมื่อสัญญาณอินพุตมีค่าน้อยกว่า 0.65 โวลท์ สัญญาณเอาท์พุทจะมีค่าเป็น 10 โวลท์ เช่นกัน

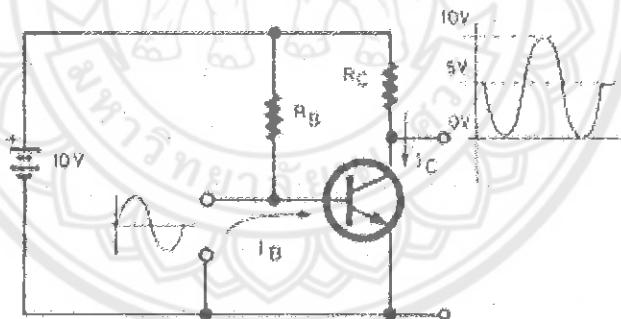
เมื่อสัญญาณอินพุตมีค่าเพิ่มขึ้นเป็นลักษณะกรีงรูปคลื่นชานในช่วงบวก (ไซเก็บบวก) ดังรูปที่ 2.8 ก. ในช่วงนี้จะเกิด IB ตามค่าในรูปด้านล่าง คัวบ จึงทำให้ IC เกิดตามไปด้วย เมื่อ IB มากขึ้น IC จะมากด้วย ผลทำให้เกิดแรงดันที่ RC มากขึ้น แรงดัน VCE จึงเริ่มลดลง เมื่อสัญญาณอินพุตมีค่าสูงสุดจะทำให้แรงดัน VCE มีค่าลดลงมากสุดจนถึง 0 โวลท์และเมื่อสัญญาณอินพุตเริ่มลดลง แรงดันเอาท์พุทจะเริ่มเพิ่มขึ้น เป็นที่สังเกตว่าในช่วงนี้สัญญาณเอาท์พุทจะกลับเฟส (ตรงข้ามกัน) กับสัญญาณอินพุต คือ เมื่อ สัญญาณอินพุตมีแรงดันมากขึ้น สัญญาณเอาท์พุทจะมีแรงดันลดลง

ในช่วงสัญญาณอินพุตเป็นกรีงชานในช่วงลบ (ไซเก็บลบ) ดังรูปที่ 2.8 ง. ในช่วงนี้ขา B,E ของทรานซิสเตอร์ จะได้รับ ไบแอสกลับ ทำให้ไม่มี IB จึงไม่เกิด IC คัวบ เหมือนกับรูปที่ 2.8 ข. ผล

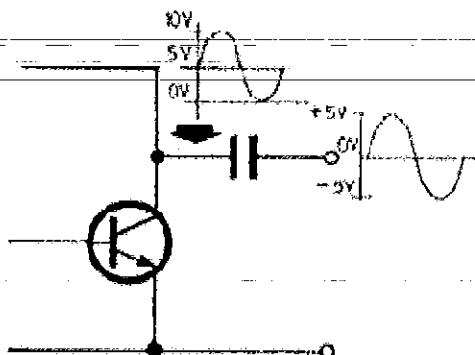
ก็คือ ได้แรงดัน VCE เป็น 10 โวลท์ และเมื่อสัญญาณ อินพุท มีค่าเป็นไซเคิลวงอีก ก็จะได้แรงดัน VCE ลดลงเป็นครึ่งเดือนรูปชayan กริ่งครึ่งเดือนกัน

จากตัวอย่างในรูปที่ 2.8 จะเห็นว่าเมื่อต่อวงจรดังรูปจะได้สัญญาณเอาท์พุทที่ผิดเพี้ยน คือมีการขยายเพียงครึ่งไซเคิล เท่านั้น อีกครึ่งไซเคิล (ลบ) ถูกตัดทิ้งไป จึงต้องหาวิธีแก้ไขด้วยการให้ใบแอลอส แก่ทรานซิสเตอร์ทางขา B ก่อน ดัง ตัวอย่างง่าย ๆ ตามรูปที่ 2.9 ด้วยการใช้ตัวต้านทาน RB ต่อเข้ากับขา B และ VS วิธีนี้ทำให้ขณะบวกค่าไม่มีสัญญาณเข้าหรือสัญญาณเข้า มีค่า เป็น 0 โวลต์ ตัว RB จะทำให้มี I_B ค่าหนึ่งซึ่งทำให้เกิด IC ที่ทำให้มีแรงดันที่ RC มีค่าประมาณ $1/2$ ของ VS ในที่นี่ คือ 5 โวลต์ (เรียกว่าสถานะนิ่วๆ จุดคง) เมื่อสัญญาณอินพุทมีค่าเป็นครึ่งไซเคิลวง IB จะเพิ่มขึ้นทำให้ VCE ลดลงต่ำสุดมาเหลือ 0 โวลต์ พอดี และเมื่อสัญญาณอินพุทมีค่าเป็นครึ่งไซเคิลลบ IB จะลดลงทำให้ VCE มีค่าเพิ่มขึ้น

ด้วยวิธีการให้ใบแอลอสตามรูปที่ 2.9 จะทำให้เกิดการขยายสัญญาณเต็มรูปคลื่น คือสัญญาณเอาท์พุทจะสวิงหรือแกว่ง ระหว่าง 0 โวลต์ กับ VS โดยมีจุดคงที่ $1/2$ ของ VS เพื่อให้ได้สัญญาณเอาท์พุทสวิงได้มากที่สุด และสัญญาณดังกล่าว เมื่อไปกับปั๊งผ่าน C ดังรูปที่ 2.12 ก็จะได้สัญญาณเป็นไฟสลับในช่วงบวกลบได้

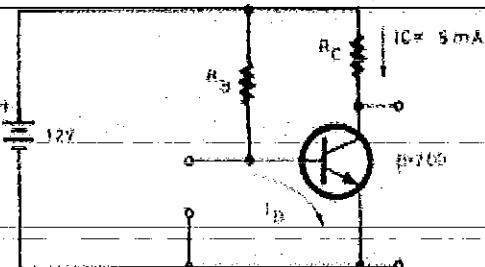


รูปที่ 2.9 การต่อใบแอลอสทรานซิสเตอร์ทำให้ได้รูปคลื่นเอาท์พุทที่สมบูรณ์



รูปที่ 2.10 เมื่อต่อตัวเก็บประจุอนุกรมกับสัญญาณเอาท์พุตทำให้ได้สัญญาณสวิงในช่วงบวกลบ

ตัวอย่างต้องการออกแบบวงจรขยายสัญญาณโดยใช้ทรานซิสเตอร์ชนิด NPN ซึ่งมีค่าเบต้าเท่ากับ 200 ใช้แรงดันขนาด 12 โวลท์ และให้มี IC ในสภาวะสูงเป็น 5 mA จงหาค่า RB และ RC ในรูปที่ 11



รูปที่ 2.11 ตัวอย่างการคำนวณหาค่า RB และ RC เพื่อหาจุดไฟแนลที่เหมาะสม

วิธีการคำนวณทำได้ง่าย โดยคิดจากสภาวะสูงหรือไม่มีสัญญาณเข้า ซึ่งจะได้แรงดันที่ RC เท่ากับ 1/2 ของ 12 โวลท์ก็ได้

$$V_{RC} = \frac{12}{2} = 6$$

หากที่สภาวะสูงนี้ IC เป็น 5 mA ผังให้หาค่า RC

18

$$R_C = \frac{V_{RC}}{I_C} = \frac{6}{5 \times 10^{-3}}$$

หาค่า R_B ให้ตามนี้ R_B ไห้ ให้เริ่มจาก IC ก่อน

$$I_B = \frac{I_C}{\beta} = \frac{5 \times 10^{-3}}{200}$$

$$I_B = 25 \mu A$$

$$V_{RB} = 12 - 0.65 = 11.35 V$$

$$R_B = \frac{V_{RB}}{I_B} = \frac{11.35}{25 \times 10^{-4}}$$

$$R_B = 454 k\Omega \text{ หรือ } 470 k\Omega$$

อีกตัวอย่างของวงจรซึ่งใช้ทรานซิสเตอร์ชนิด PNP ดังรูปที่ 12 ก. โดยที่เบต้า มีค่า 150 เท่า และพิจารณาที่จุดสูง หรือไม่มีสัญญาณป้อนเข้า เริ่มต้นหาค่า IB โดยหาค่าแรงดันที่ RB ซึ่งจะมีค่า

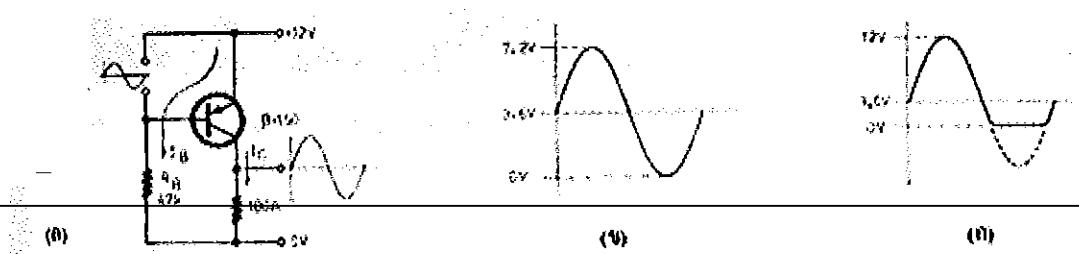
$$V_{RB} = 12 - 0.65 = 11.35 V$$

$$I_B = \frac{11.35}{47 \times 10^{-3}} = 0.24 mA$$

$$I_C = 150 \times 0.24 \times 10^{-3} = 36 mA$$

$$V_{RC} = 36 \times 10^{-3} \times 100 = 3.6 V$$

$$V_{CE} = 12 - 3.6 = 8.4 V$$



รูปที่ 2.12 รูป ก. เป็นตัวอย่างของวงจรขยายของทรานซิสเตอร์ชนิด PNP

รูป ข. แสดงสัญญาณเอาท์พุทที่สวิงได้สูงสุดโดยไม่เพียง

รูป ก. แสดงการผิดเพี้ยนเมื่อสัญญาณสวิงสูงเกินไป

จากตัวอย่างแรงดันที่จุดคงอยู่ที่ 3.6 V และกระแสเม็ดมากถึง 36 mA เมื่อพิจารณาให้ดีจะพบว่า แรงดันเอาท์พุทควร จะสวิง ไปสูงสุดเพียง 7.2 V และต่ำสุด 0 V ดังรูปที่ 12 ข. จึงจะได้สัญญาณเอาท์พุทที่ไม่ผิดเพี้ยน แต่ถ้ายอมให้แรงดัน เอาท์พุทสวิง ขึ้นไปสูงสุดถึง 12 V (โดยป้อนสัญญาณอินพุทเข้ามาแรง ๆ) สัญญาณเอาท์พุท จะเกิดการผิดเพี้ยนดังรูปที่ 12 ก. ทั้งนี้ เพราะว่า ในครั้งนี้เกิดหลังแรงดันจะลดลงต่ำสุดเพียง 0 โวลท์ ในช่วงนี้สัญญาณจึงถูกบล็อกหรือตัดขาดทิ้งไป

การไปแอดที่จุดคงที่ค่าแรงดันต่าง ๆ จึงทำให้เกิดผลของการขยายสัญญาณในครั้งนี้เกิด บวกและลบในคลาสต่าง ๆ เช่นใน รูปที่ 9 ในแอดสอยู่ที่ 1/2 ของ VS เรียกว่า คลาส A แต่ในรูปที่ 12 ทรานซิสเตอร์ขยายในไคลน์บวกได้สูง ส่วนไคล์ ลบ ไม่ดี เรียกว่า คลาส AB และมีวิธีการต่อให้ ทรานซิสเตอร์ 2 ตัว ขยายร่วมกัน โดยไปแอดให้ตัวแรกขยายในไคลน์บวกอย่าง เดียวและตัวที่สอง ขยายในไคลน์ลบอย่างเดียวแล้วนำเอาเอาท์พุทของห้องสองตัวรวมกันก็จะได้ สัญญาณเอาท์พุท สวิงได้สูงขึ้น วิธีนี้จัดอยู่ในคลาส B ซึ่งคลาสต่าง ๆ เหล่านี้ถูกนำมาใช้ในวงจรขยายเสียงต่าง ๆ

ที่กล่าวมาทั้งหมดเป็นเพียงพื้นฐานเบื้องต้นของทรานซิสเตอร์ในวงจรสัญญาณ ซึ่งถูกนำไปใช้ ในเครื่องเสียงทั่วโลก ซึ่ง อาจมีรายละเอียดและเทคนิคของวงจรแตกต่างกันไปบ้างแต่ก็อาศัย หลักการขยายกระแสของทรานซิสเตอร์ ทั้งสิ้นดังที่กล่าวมา การได้เข้าใจพื้นฐานเบื้องต้นนี้เป็น บันไดขึ้นสำคัญที่จะทำความเข้าใจวงจรขยายเสียงต่าง ๆ ได้ดี

2.4 วงจรขยาย (Amplifier Circuit) แบ่งตามลักษณะในการจัดวงจรใบอัต

วงจรขยายเพาเวอร์แอมป์ลิฟายเออร์ เป็นวงจรที่เกี่ยวข้องกับสัญญาณเสียง ที่มีขนาดสูงฯ โดยสัญญาณอินพุตจะมีขนาดโต และทางภาคเอาต์พุตของวงจรเพาเวอร์แอมป์ลิฟายเออร์นี้ จะต้อง มีโวลต์ และ วัตต์สูงๆ เพื่อที่จะนำไปขับลำโพง โดยองค์ประกอบที่สำคัญของวงจรขยายวัตต์สูงๆ ก็

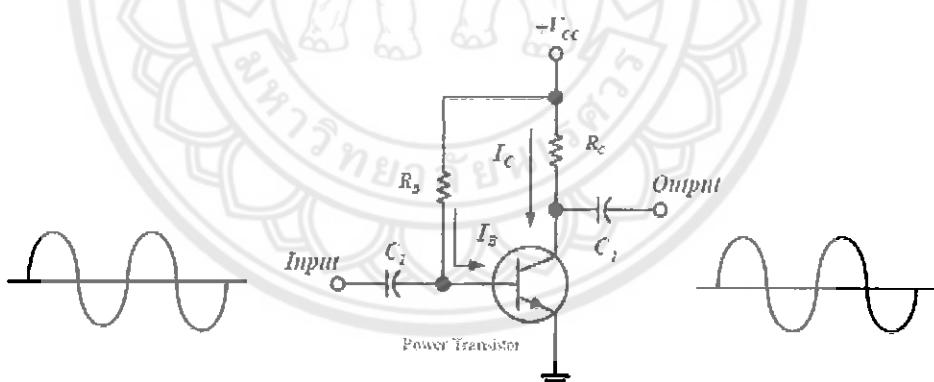
คือประสิทธิภาพของวงจรและกำลังวัตต์สูงสุดที่วงจรภาคเอาต์พุต แต่ละภาคหรือเอาต์พุตภาคสุดท้าย เช่น ลำโพง ซึ่งจำเป็นจะต้องมีค่าที่เหมาะสมกัน วงจรขยายกำลังมีอยู่หลายชนิด สามารถแบ่งได้ตามลักษณะของจุดทำงานไฟฟ้า (Quiescent point, Q-point) ซึ่งจะแบ่งวงจรขยายออกได้เป็น 4 แบบ ใหญ่ๆ คือ

1. วงจรขยายคลาส เอ (Class A Power Amplifier Circuit)
2. วงจรขยายคลาส บี (Class B Power Amplifier Circuit)
3. วงจรขยายคลาส เอบี (Class AB Power Amplifier Circuit)
4. วงจรขยายคลาส ซี (Class C Power Amplifier Circuit)

2.4.1 วงจรขยายแบบคลาสเอ (Class A Power Amplifier Circuit)

2.4.1.1 วงจรขยายแบบคลาสเอ ซีรีฟีด (Class A series-feed Circuit)

วงจรเริ่มต้นเป็นวงจรแบบจ่ายที่สุดและเป็นแบบคอมมอนอิมิตเตอร์ ชนิดของการไปอัลฟ์หรือการให้จุดทำงานเป็นแบบพิกซ์ไปอัลฟ์ (Fixed Bias) วงจรขยายแบบกำลังสูงต่างจากวงจรขยายสัญญาณขนาดเล็ก (Small Signal Amplifier) คือทรานซิสเตอร์เป็นภาคเพาเวอร์ทรานซิสเตอร์ ทั้งนี้ เพราะสัญญาณอินพุตที่ขับสะท้อนมีขนาดเป็นโวลต์ โดยความสามารถของวงจรนี้มีค่าสูงเป็นสองหรือสามวัตต์



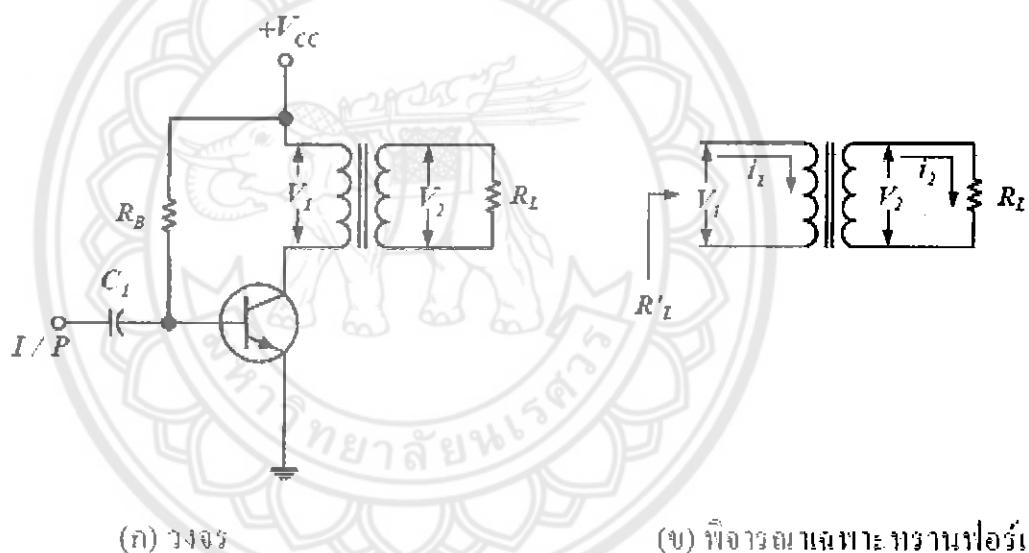
รูปที่ 2.13 วงจรขยายแบบคลาสเอ ซีรีฟีด

วงจรขยายสัญญาณขนาดเล็ก จะไม่สนใจเรื่องวัตต์และประสิทธิภาพ ทั้งนี้เพราะกำลังวัตต์ต่ำมากนั่นเอง แต่ในวงจรขยายวัตต์สูง ซึ่งจะต้องคำนึงถึงแหล่งจ่ายไฟฟ้า หรือ V_{cc} จากแบตเตอรี่ซึ่งเป็นแหล่งจ่ายกำลังงาน โดยจะต้องคำนึงถึงว่ากำลังวัตต์ที่เครื่องขยายดึงจากแบตเตอรี่ทั้งหมด P_i (dc) ซึ่งจะสูญเสียไปเป็นความร้อนในโหลด ซึ่งเป็นความด้านท่านในตัวทรานซิสเตอร์เท่าไรและเช่นกัน เอาต์พุตทางเอซีซึ่งมีขนาดโดยและมีรูปร่างของสัญญาณเหมือนกับสัญญาณอิน (Vi) พุตจะส่งไปให้ลำโพงหรือโหลด

2.4.1.2 ทรานฟอร์เมอร์คับเปลอดดิโอเพาเวอร์แอมป์ (Transformer Coupled Audio Amplifier)

ทรานฟอร์เมอร์คับเปลอดดิโอเพาเวอร์แอมป์จะให้ประสิทธิภาพของการทำงานสูงกว่า ภาคต่อหัวไฟมาก โดยข้อดีของการใช้ทรานฟอร์เมอร์คับเปลอดดิ สามารถปรับเปลี่ยนความต้านทานทาง负载 (R_L) ซึ่งเป็นลำโพงที่มีค่าต่ำให้เหมาะสมกับความต้านทานทาง负载ของเอกสารพูดซึ่งมีค่าสูงผลคือภาคเอกสารพูดแมทช์ (Match) หรือเหมาะสมกับโหลดลำโพง ได้ประสิทธิภาพการส่งจ่ายกำลังวัตต์สูงสุด

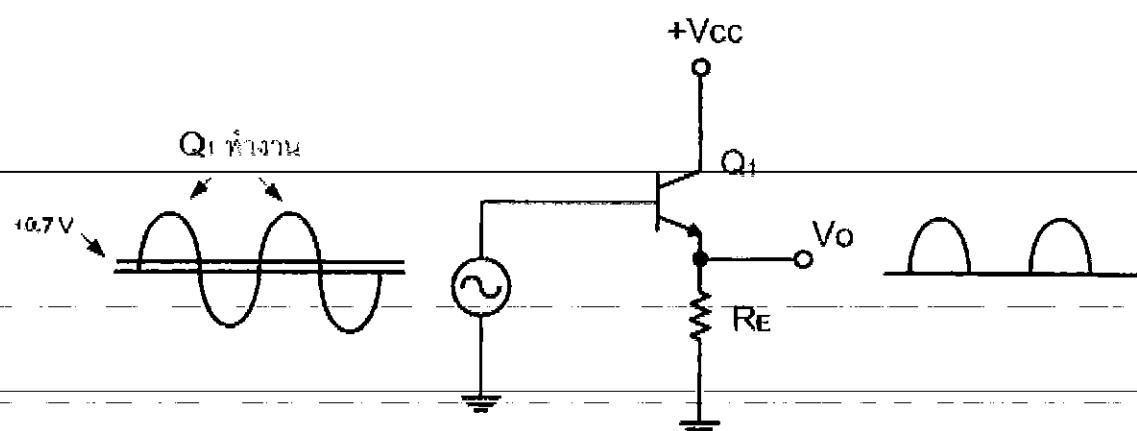
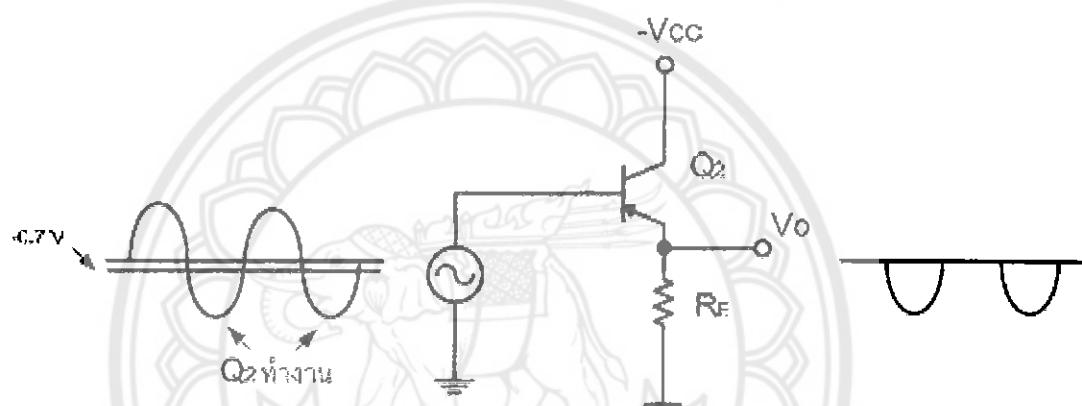
หน้าที่ของทรานฟอร์เมอร์นอกจากจะทำให้เอกสารพูดของภาคทรานซิสเตอร์ตัวสุดท้ายแมทช์กับภาคโหลดแล้วยังเป็นตัวกันไฟตรงมิให้ออกจากภาคเอกสารพูดเข้าไปทำอันตรายกับโหลดหรือลำโพงได้ วงจรทรานฟอร์เมอร์คับเปลอดดิโอเพาเวอร์แอมป์ที่ 2.14 (ก) และรูปที่ 2.14 (ข) เมื่อพิจารณาเฉพาะคุณสมบัติและการทำงานของทรานฟอร์เมอร์



รูปที่ 2.14 วงจรทรานฟอร์เมอร์คับเปลอดดิโอเพาเวอร์แอมป์

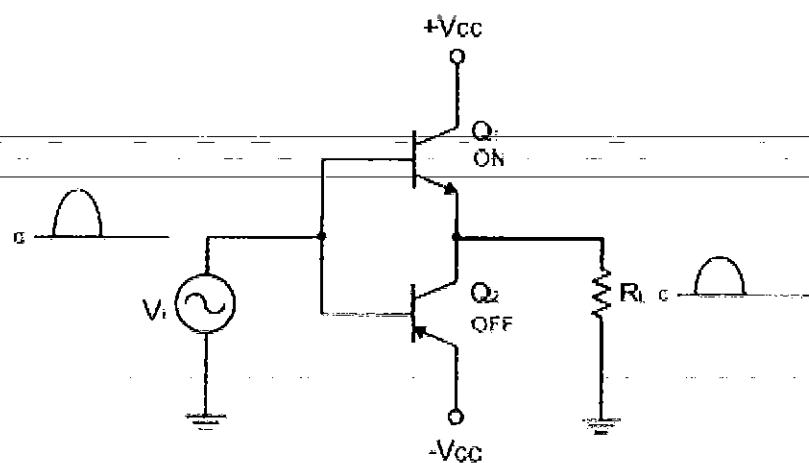
2.4.2 วงจรขยายคลาสบี (Class B Power Amplifier Circuit)

ทรานซิสเตอร์ในวงจรขยายคลาสบี จะนำกระแสเพียงครึ่งความเท่านั้น

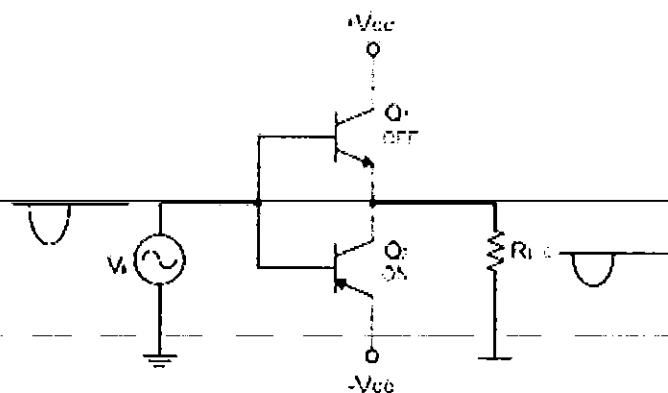
(ก) ทราบชีสเตอร์ Q_1 ทำงานช่วงบวก(ข) ทราบชีสเตอร์ Q_2 ทำงานช่วงลบ

รูปที่ 2.15 การทำงานของวงจรขยายคลาสบี

ดังนั้นเพื่อที่จะให้สัญญาณออกไม่มีความเพี้ยน จึงจำเป็นต้องใช้ทรานซิสเตอร์ 2 ตัว ให้ทำการแสตด์วัลลุ่คกับวงจรชนิดนี้เรียกว่า วงจรพุพ พูล (Push Pull Circuit)



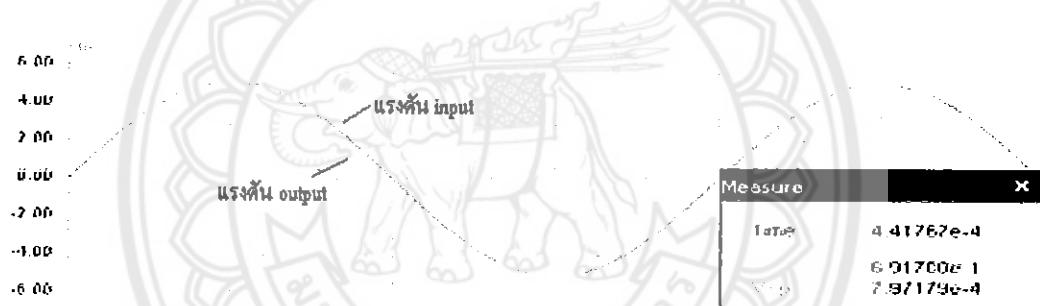
(ก) สัญญาณซิกนาลป้อนเข้า



(บ) จุดที่ 2 จุดที่ 3 จุดที่ 4 จุดที่ 5

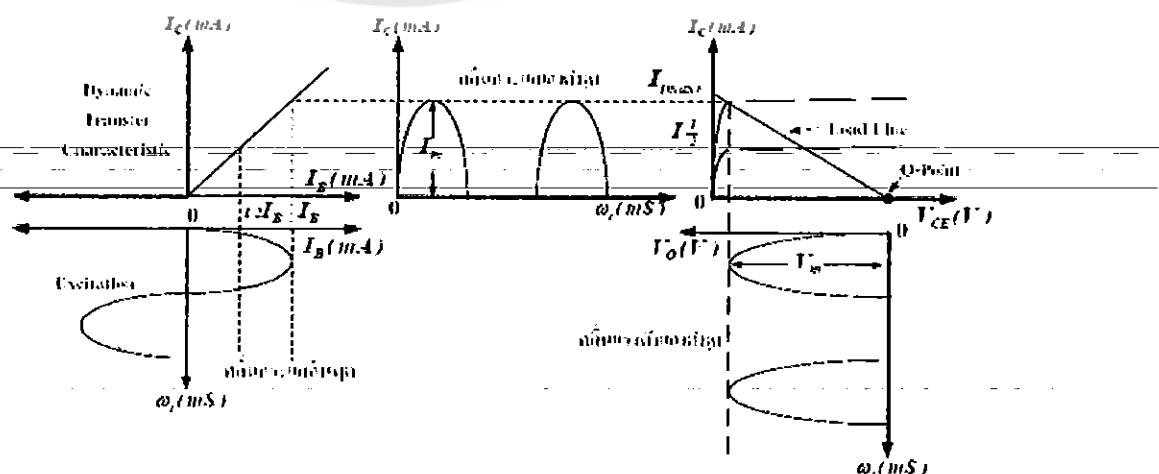
รูปที่ 2.16 วงจรขยายแบบพุชพูล

วงจรขยายแบบ Push Pull ในรูปที่ 2.16 ใช้ทรานซิสเตอร์ชนิดเดียวกัน 2 ตัว แต่จะต้องส่งสัญญาณออกทางคอลเลคเตอร์ผ่านหม้อแปลงเข้าสู่โหลดหม้อแปลงทางด้านเข้าจะขับ



รูปที่ 2.17 กราฟแสดงการทำงานของวงจรพุชพูล

ทรานซิสเตอร์แต่ละตัวสักกัน ทำให้ทรานซิสเตอร์ Q1 และ Q2 ผลัดกันนำกระแสตัวละ 180° กระแสที่ไหลในโหลดซึ่งเป็นผลรวมของกระแสของทรานซิสเตอร์ทั้งสองจะไหลตลอดเวลาได้ดังรูป 2.17

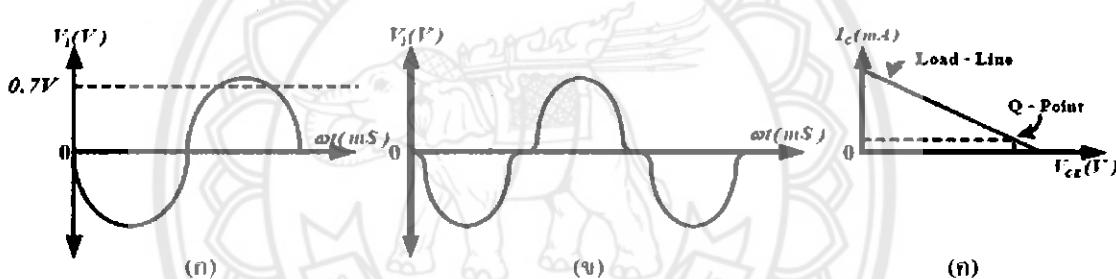


รูปที่ 2.18 รูปคลื่นต่างๆ ของวงจรขยายคลาสบี

พิจารณารูปที่ 2.18 ชุดทำงาน (Q) ของทรานซิสเตอร์คือที่ $V_{CE} = V_{CC}$ เมื่อมีสัญญาณเข้าเป็นคลื่นรูปไข่ จะมีกระแสออกเดตอร์ไฟลเพียงครึ่งคานเท่านั้น การทำงานจะเคลื่อนไปบนเส้นไฟลค กระแสลับ อันมีความชันเท่ากับ $-\frac{1}{R_L}$

การผิดเพี้ยนกรอสโอลเวอร์ (Crossover Distortion)

ในขณะที่ไม่มีสัญญาณไฟลลับจะต้องมีกระแส น้อยๆ ค่าหนึ่ง ไม่ เช่นนั้นแล้วโอกาสที่จะเกิดการผิดเพี้ยน กรอสโอลเวอร์ มีสูงมาก สมมติว่าไม่มีการใบอัสที่อimitเตอร์ได้โดยเลย เมื่อมีสัญญาณไฟลลับเข้ามา ระดับสัญญาณจำเป็นต้องเพิ่มขึ้น 0.7V ก่อน จึงจะมีกระแสแรงดันมากกว่าหักกไฟฟ้าขวางกัน ดังรูปที่ 2.19 (ก) ทำให้ไม่มีกระแสคลาด เมื่อสัญญาณมีขนาดน้อยกว่า 0.7V และจะเกิดเหตุการณ์ลักษณะนี้เช่นกันในช่วงหนึ่งของรอบสัญญาณในทรานซิสเตอร์อิกตัวหนึ่ง (แรงดัน -0.7V) ดังนั้น ถ้าไม่มีการใบอัสแกกอimitเตอร์ได้ โอลสัญญาณเอาต์พุตของวงจรขยายคลาดบีพูชูลจะมีลักษณะ ดังรูปที่ 2.19 (ข)



รูปที่ 2.19 (ก) แรงดันมากกว่าแรงดันขวางกัน

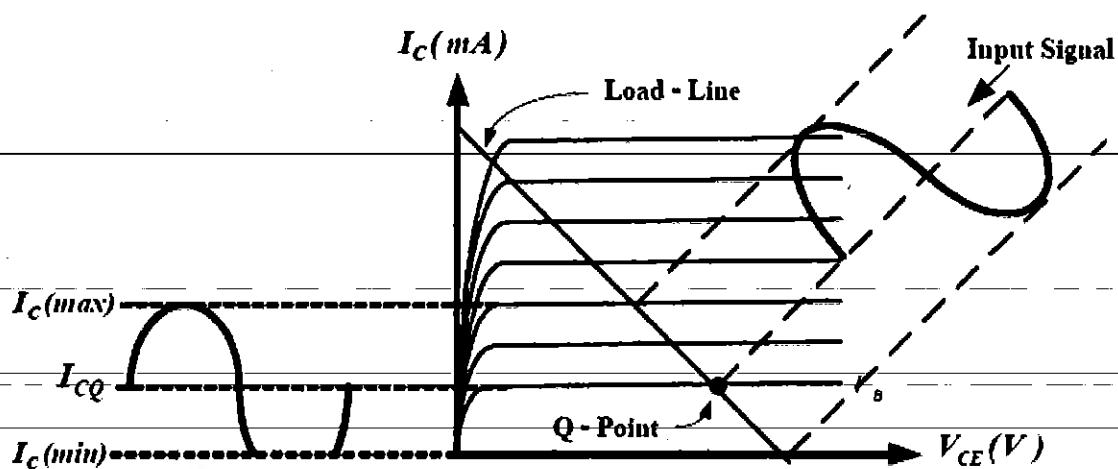
(ข) การผิดเพี้ยนกรอสโอลเวอร์

(ค) การใบอัสตรงด้วยค่าค่า

สัญญาณเอาต์พุตที่ผิดเพี้ยนไป ทำให้ไม่เป็นรูปไข่นี้ เนื่องจากถูกขัดินหายไป ในช่วงเวลาที่ทรานซิสเตอร์ตัวหนึ่งกำลังหยุดทำงาน (Off) และทรานซิสเตอร์อิกตัวหนึ่งกำลังจะทำงาน (On) เรียกว่าการผิดเพี้ยน กรอสโอลเวอร์

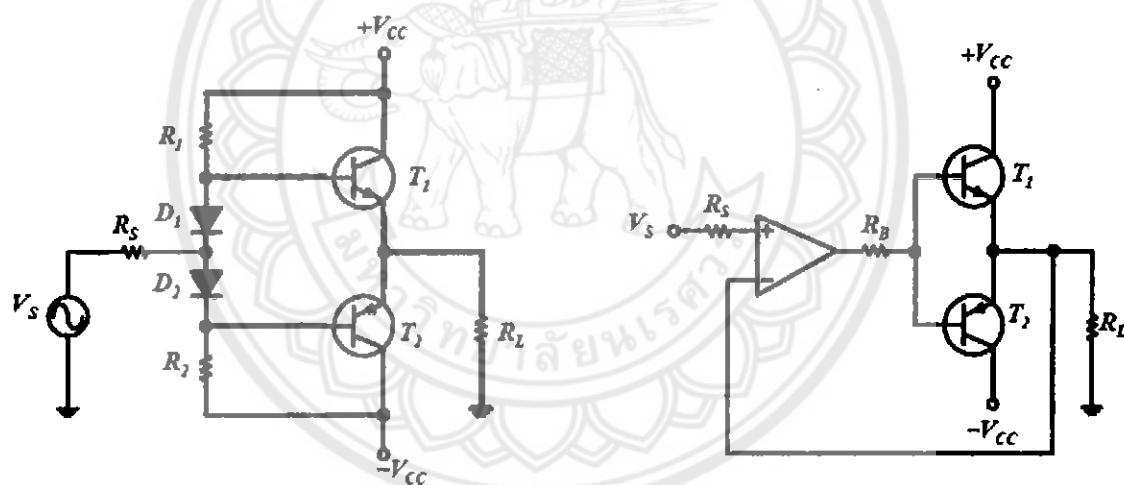
2.4.3 วงจรขยายคลาด เอบี (Class AB Power Amplifier Circuit)

คลาสบีมีความเพี้ยนที่ช่วงรอบต่อเพียงไม่ถึงเบอร์เซ็นต์จะก่อให้เกิดความร้าคัญให้กับผู้ฟัง ได้ เพราะความเพี้ยนนี้ค่าเบอร์เซ็นต์สูงขณะที่เสียงเบาไว้ก่อนบ่ายหนึ่งคือการใบอัสให้ทรานซิสเตอร์ทึ้งสองตัวนำกระแสเพียงเล็กน้อยเมื่อไม่มีสัญญาณเข้าดังรูปที่ 2.19 ทำให้สัญญาณออกจะไม่มีความเพี้ยน แต่ประสิทธิภาพจะลดลงและกำลังสูญเสียเมื่อไม่มีสัญญาณจะสูงขึ้นเรื่องจรบทบายนิดนึงว่า คลาดเอบี (Class AB) เพราะมีกระแสไฟลผ่านทรานซิสเตอร์มากกว่า 180°



รูปที่ 2.20 แสดงจุด Q-POINT ของวงจรขยายคลาส เอ-บี

การกำจัดการผิดเพี้ยนครอสไอดิวอร์ จะต้องไปยังตรงด้วยค่าน้อย ๆ ก้าวหนึ่งที่อินิเชเตอร์ไดโอดแต่ละตัวนั้นคือจุด Q จะอยู่เหนือนอกจุด คักหอฟไฟปั๊บเนื้อหอลดไฟสลับเล็กน้อย ดังรูปที่ 2.20



ก) โดยการเพิ่มใบอัลตร้า

ข) โดยการป้อนกลับแบบลบ

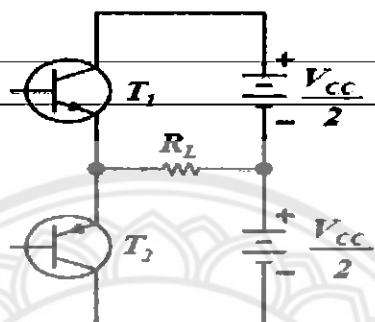
รูปที่ 2.21 วิธีแก้ความผิดเพี้ยนที่ช่วงต่อ

วงจรในรูปที่ 2.21 (ก) เป็นวงจรแบบสมมาตรเชิงคู่ประกอบ มีการใบอัลตร้าโดยใช้แรงดันที่ต่อกันร่วมไดโอด 2 ตัว ในอัลตร้าจะแบ่งกันอินิเชเตอร์ของ T_1 และ T_2 ให้นำกระแสเล็กน้อยขณะไม่มีสัญญาณเข้าดังนั้นสัญญาณจาก V_s จะทำให้ T_1 และ T_2 นำกระแสได้ทันทีดังแสดงในรูปที่ 2.19 วงจรในรูปที่ 2.21(ข) อาศัยอัตราขยายของอปเปอเรนซ์ ซึ่งมีค่าสูงมากและการป้อนกลับแบบลบ ดังนี้เมื่อ V_s เริ่มเปลี่ยนค่าศูนย์ อปเปอเรนซ์จะให้แรงดันด้านออกขนาดใหญ่มากเท่ากับ A_{vs} โดยที่ A คืออัตราขยาย วงรอบเปิด (Open Loop) ของอปเปอเรนซ์นี้มากกว่าอปเปอเรนซ์ทำงานในสภาพ

วงรอบปีคัตแรงดันค้านออกจาก ออปเปนปีซีเพียงพอที่จะขับ T_1 และ T_2 นำกระแสโดยทันทีได้ เมื่อทราบชิสเตอร์นำกระแสแล้ว แรงดันค้านออกจะถูกป้อนกลับเข้ามาซึ่งขาเข้าค้านกลับของอปเปนปีซึ่งเป็นการป้อนกลับแบบบลัด แรงดันค้านออกลงให้อัตราขยายของวงรอบปีคัตมีค่าเท่ากับหนึ่ง.

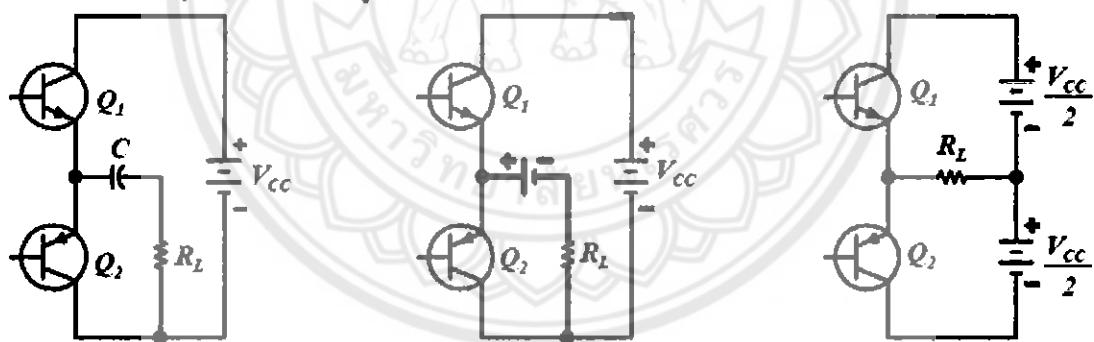
2.4.3.1 วงจรพุช-พูลแบบค้านเดียว (Single Ended Push-Pull)

ตามรูปที่ 2.22 วงจรพุช พูล แบบค้านเดียวจะประกอบไปด้วยทรานซิสเตอร์สองตัวต่ออนุกรมกัน แหล่งจ่ายไฟเลี้ยงของวงจรและต่อขนานกับโหลด



รูปที่ 2.22 แสดงวงจรพุช-พูลแบบค้านเดียว

จากรูปที่ 2.21 เป็นการใช้แหล่งจ่ายไฟ 2 ชุด แต่ละชุดมีค่าเป็น $V_{CC}/2$ โดยทำการคัดแปลงเพื่อใช้กับ



(ก) ใช้ตัวเก็บประจุ

(ข) วงจรเสริมอ่อนของรูป (ก)

(ค) ลักษณะการทำงาน

แหล่งจ่ายไฟชุดเดียวจะได้ดังรูปที่ 2.23

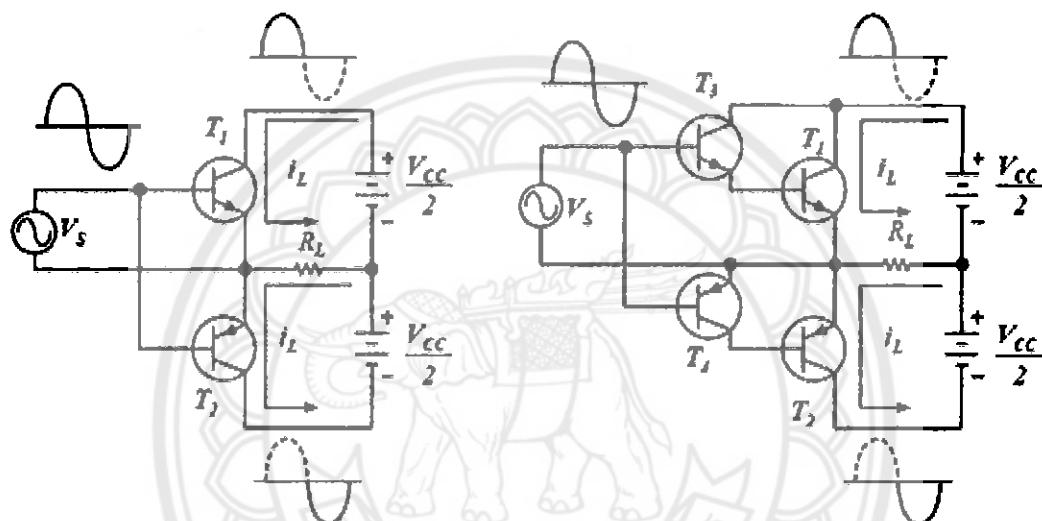
รูปที่ 2.23 การคัดแปลงให้ใช้แหล่งจ่ายไฟชุดเดียว

รูปที่ 2.23 (ก) เป็นการใช้แหล่งจ่ายไฟชุดเดียวโดยใช้ตัวเก็บประจุที่มีค่าความจุมากๆ ใส่ไว้ตัว C จะทำตัวสมมือนแบบเตอร์เรียนภาค $V_{CC}/2$ โวลต์ ซึ่งเป็นวงจรเสริมอ่อนได้ดังรูปที่ 2.23 (ข) ซึ่งมีการทำงานดังรูปที่ 2.23(ค) แต่เนื่องจากการใช้ตัวเก็บประจุ C จะมีผลไปจำกัดทางด้านความถี่ต่ำ และทำให้เกิด

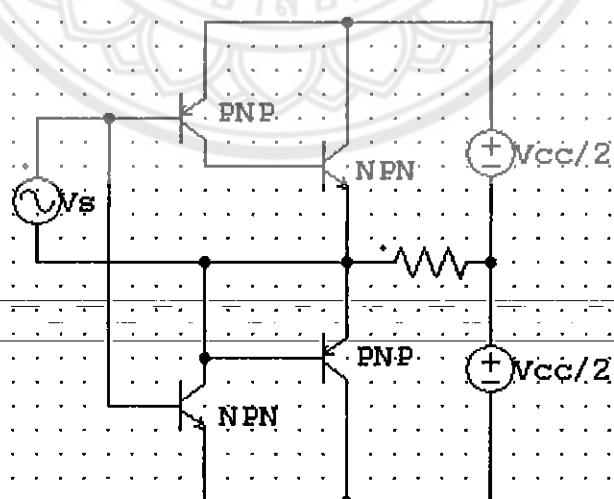
การกระชากขึ้นของแรงดันเมื่อเปิดไฟจ่ายให้กับวงจร ดังนั้นในทางปฏิบัติแล้วมักจะ ไม่ใช้ตัวเก็บประจุ C ซึ่งวงจรนี้เรียกว่าวงจรที่ไม่ใช้ตัวเก็บประจุด้านสัญญาณอคหรือ OCL

2.4.3.2 วงจรพุช พูล ด้านเดียว

วงจรพุช พูลเท่าที่ได้อธิบายมาจำเป็นต้องใช้สัญญาณป้อนเข้าที่จุดสัญญาณเข้าสองสัญญาณ โดยมีเฟสตรงข้ามกัน แต่โดยการใช้ทรานซิสเตอร์สองตัวแบบ PNP และ NPN มาประกอบกัน โดยเลือกให้ คุณสมบัติต่าง ๆ ของทรานซิสเตอร์นี้สัมพันธ์กันทุกประการแล้ว วงจรพุช พูลที่ได้จากการใช้วิธีนี้จะใช้สัญญาณป้อนเข้าที่จุดสัญญาณเข้าเพียงสัญญาณเดียว ดังรูปที่ 2.24

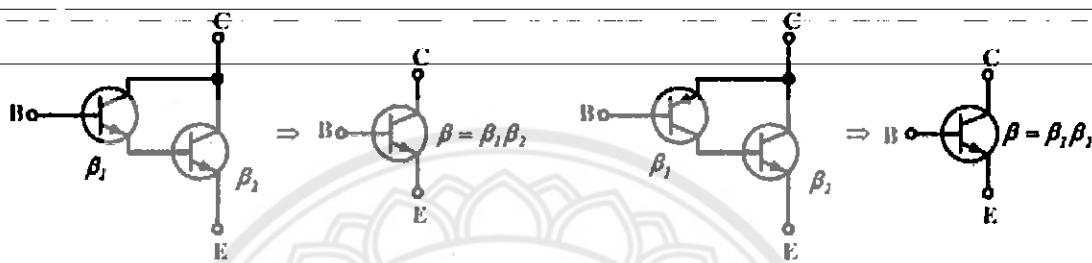


รูปที่ 2.24 แสดงวงจรพุช พูลด้านเดียวแบบการลิงตัน



รูปที่ 2.25 แสดงวงจรพุช พูลด้านเดียวแบบคณพลีเมนท์ทรี

จากรูปที่ 2.24 รูปซ้ายเป็นวงจรอย่างง่าย ซึ่งเป็นแบบที่ใช้ทรานซิสเตอร์สองตัวที่สร้างจ่ายที่สุดในการใช้กับโหลดที่ค่าต่ำๆ แต่เนื่องจากการหาทรานซิสเตอร์ที่มีคุณสมบัติต่างๆ สันพันธ์กันทุกประการของทรานซิสเตอร์ที่ให้กำลังคุณทำได้ไม่ง่ายนัก จึงทำให้อัตราขยายกำลังไม่ได้เพียงพอต่อความต้องการ ด้วยเหตุนี้เองเมื่อต้องการวงจรขยายที่ให้อัตราขยายสูงมากจะเป็นไปตามที่รูปที่ 2.24 รูปขวาเป็นแบบคาร์ลิงตันซึ่งเป็นแบบที่ใช้ทรานซิสเตอร์ 4 ตัว การประกอบกันของทรานซิสเตอร์ NPN และ NPN กับ PNP และ NPN จะทำหน้าที่เสมือนทรานซิสเตอร์ตัวเดียว ดังรูปที่ 2.25



(ก) ต่อแบบคาร์ลิงตัน

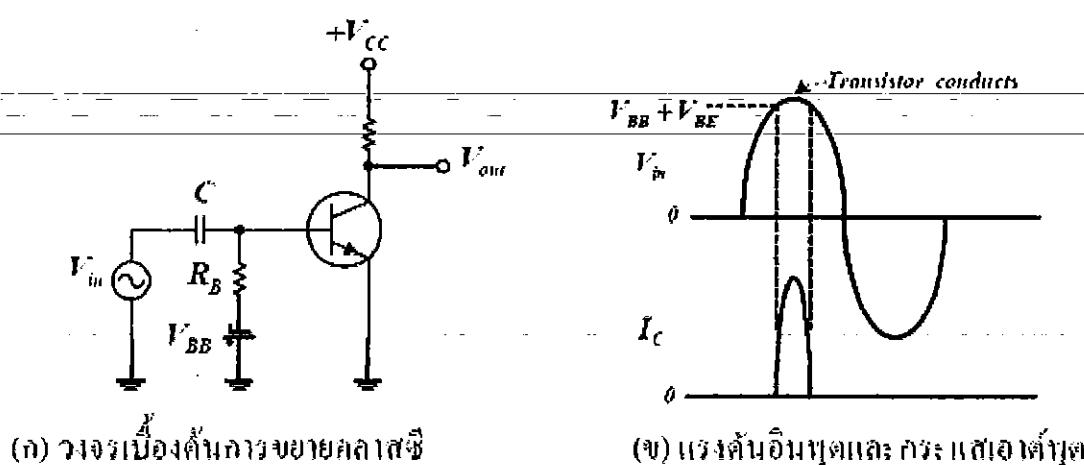
(ข) ต่อแบบคอมพลีเมนท์คาร์

รูปที่ 2.26 การนำทรานซิสเตอร์สองตัวมาประกอบกัน

การต่อกันในลักษณะนี้จะทำให้อัตราขยายกระแสสูงมากทำให้สามารถทำงานที่มีอัตราขยายสัญญาณ และอัตราการขยายกำลังได้สูง

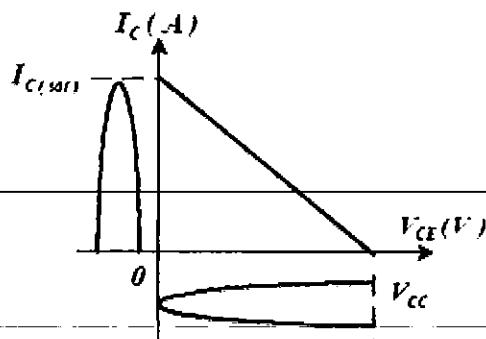
2.4.4 วงจรขยายคลาสซี (Class C Amplifier Circuit)

วงจรขยายคลาส C เป็นวงจรที่ให้ประสิทธิภาพสูง แต่ความผิดเพี้ยนมีสูงมาก ใช้สำหรับวงจรขยายในย่านความถี่วิทยุ (RF) เพราะสามารถใช้วงจรนี้ชดเชยความผิดเพี้ยนได้การจัดใบอัศคคลาส C จะตั้งใบอัศให้เลขจุดกตอกไฟไป หรือเรียกว่าตั้งใบอัศเลเยเต็น โหลดไลน์ออกไปทำให้ทรานซิสเตอร์ขยายสัญญาณได้เพียงบางส่วนเท่านั้น ดังแสดงหลักการไว้ในรูปที่ 2.26 และ 2.27



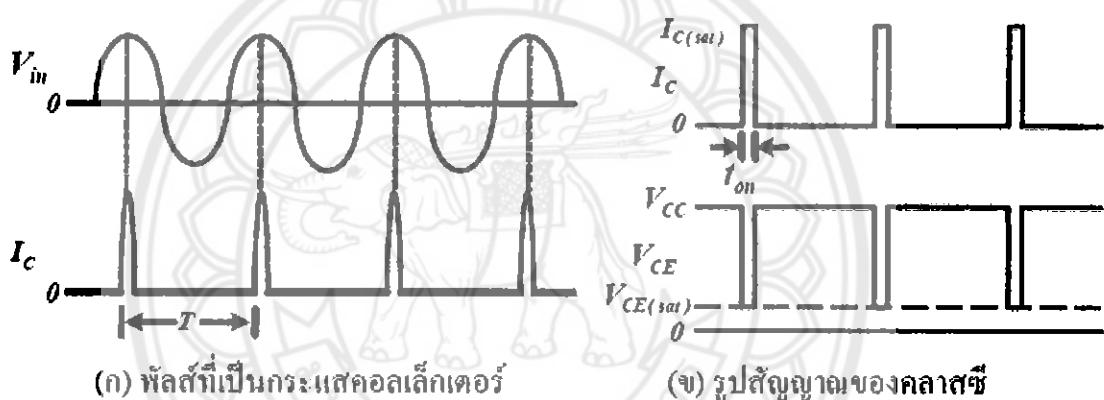
(ก) วงจรเบื้องต้นกาวขยายคลาสซี

(ข) แกรมต้นอินทุตและ กาว ขยายคลาสซี



(a) การทำงานเมื่อสั่นไหลด์ไลน์

รูปที่ 2.27 การทำงานของวงจรคลาสซี



(g) พลัสด์ที่เป็นกรวยแคคอลเลกเตอร์

(h) รูปสัญญาณของคลาสซี

รูปที่ 2.28 การทำงานของวงจรขยายคลาสซี

ข้อควรจำ

วงจรขยาย Class A ก็คือวงจรขยายเชิงเส้น เป็นวงจรที่กำหนดคุณการทำงานที่ประมาณกึ่งกลางเส้นไหลด์ โดยวงจรนี้จะทำงานเป็นวงจรขยายเชิงเส้นในกรณีที่สัญญาณอินพุตขนาดน้อย ๆ วงจรนี้ ส่วนมาก จะใช้ทรานซิสเตอร์เพียงตัวเดียว โดย ทรานซิสเตอร์ตัวนี้จะทำงานขยายสัญญาณอินพุต ตลอดทั้ง 1 Cycle หรือ 1 คាបเวลา วงจรประเภทนี้มีประสิทธิภาพค่อนข้างต่ำเนื่องจาก ทรานซิสเตอร์ทำงานตลอดเวลาแม้ไม่มีสัญญาณอินพุตเข้ามาเก็ตตาม

วงจรขยาย Class B มีความเพียบมาก เป็นวงจรที่มีการทำงานที่จุด Cut-Off พอดี และตัว อุปกรณ์ ทรานซิสเตอร์จะทำงานขยายสัญญาณเพียงครึ่งคากาบสัญญาณหรือ Half-Cycle เท่านั้น ส่วน อีกครึ่ง Cycle จะไม่ถูกขยายโดยโอด จึงไม่สามารถนำวงจรขยาย Class B นี้มาใช้ขยายเสียงได้ แต่ถ้า ต้องการจะนำ ขยายเสียง จะต้องใช้ทรานซิสเตอร์ 2 ตัวมาทำงานร่วมกัน เรียกว่างจร push-pull

วงจรขยาย Class AB เป็นการนำคุณสมบัติของวงจรขยาย Class A และ Class B มาใช้ร่วมกัน ลด ความเพี้ยนคลื่นสไปเวอร์ลง Class AB นี้เป็นที่นิยมใช้กันมากในการขยายเสียง แบบเครื่องขยายเสียง ในภาคกำลัง โดยการต่อเป็น วงจรพุชพูล (Push pull)

วงจรขยาย Class C เป็นวงจรขยายกำลังที่กำหนดให้ดูดทำงาน Q-point อยู่ต่ำกว่าจุด cut-off จึง ทำให้สัญญาณเกิดไม่ถึงครึ่ง Cycle จึงทำให้สัญญาณที่ได้มีความเพี้ยนสูงมาก แต่ถ้าให้สัญญาณ นี้ไปผ่าน วงจรกรองแฉ่งความถี่ผ่าน (Band pass filter) ชนิด LC ก็จะสามารถให้สัญญาณออกเป็น ไซน์ได้ เช่นกัน วงจรขยาย Class C นี้ไม่เหมาะสมที่จะใช้ขยายเสียงแต่จะนำไปใช้กับการขยายสัญญาณ ที่ต้องการกำลังงาน สูงๆ มากกว่าต้องการความเที่ยงตรงของสัญญาณ เช่น วงจรขยายสัญญาณ ความถี่วิทยุ FM หรือ VHF ที่ต้องส่งไปให้ไกล วงจรขยายแบบนี้จะมีประสิทธิภาพสูงมาก เมื่อ เทียบกับแบบอื่นๆ

1499341X

ผ/s.

๗๙๓๙๗

๒๕๕๐



บทที่ 3

การประกอบวงจร

วงจรเพาเวอร์แอมป์ขนาด 50 วัตต์ ชุดนี้เป็นวงจรขยายเสียงแบบแอมป์จัดเป็นวงจรเป็นแบบดอนพลีเมนทารี คลาส AB

3.1 อุปกรณ์

1. อะไหล่ซิสเทมร์ ดังต่อไปนี้

BC547	4	ตัว
-------	---	-----

BC557	1	ตัว
-------	---	-----

C9012	1	ตัว
-------	---	-----

C9013	1	ตัว
-------	---	-----

BD139	1	ตัว
-------	---	-----

BD140	1	ตัว
-------	---	-----

2N3055	1	ตัว
--------	---	-----

MJ2955	1	ตัว
--------	---	-----

2. ค่าปั๊บลิเตอร์

0.1uF	1	ตัว
-------	---	-----

1.0uF	1	ตัว
-------	---	-----

100uF	2	ตัว
-------	---	-----

47pF	1	ตัว
------	---	-----

47uF	1	ตัว
------	---	-----

3. ตัวต้านทาน

1	4	ตัว
---	---	-----

10	2	ตัว
----	---	-----

100	5	ตัว
-----	---	-----

330	2	ตัว
-----	---	-----

470	1	ตัว
-----	---	-----

560	1	ตัว
-----	---	-----

820	1	ตัว
-----	---	-----

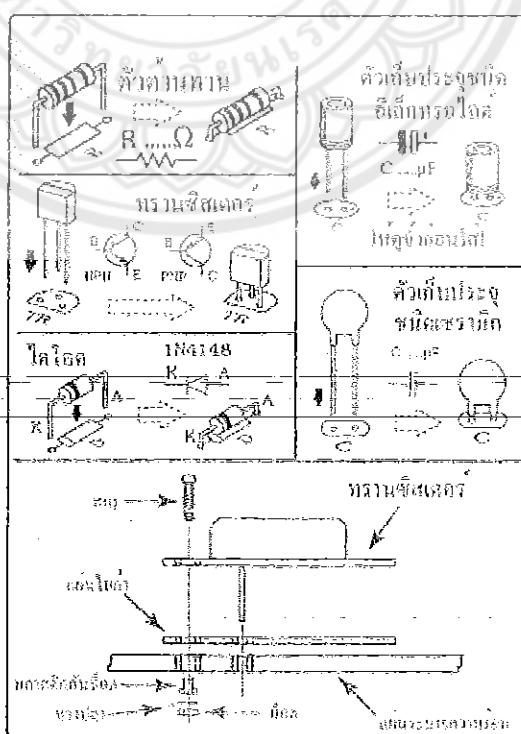
VR1k	1	ตัว
------	---	-----

1k2	4	ตัว
-----	---	-----

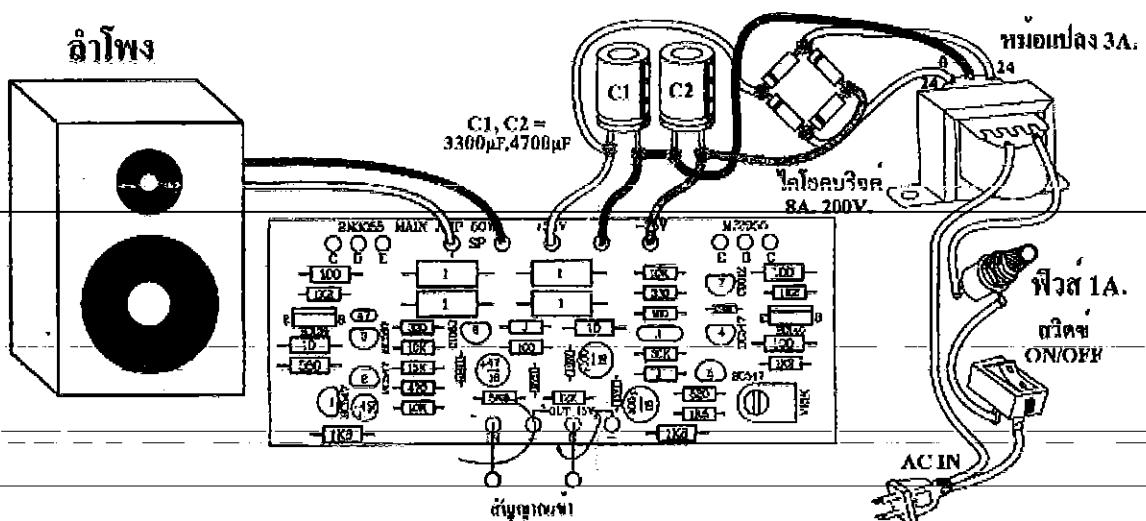
1k8	2	ตัว
5k6	1	ตัว
10k	2	ตัว
12k	1	ตัว
15k	2	ตัว
30k	1	ตัว

3.2 การประกอบวงจร

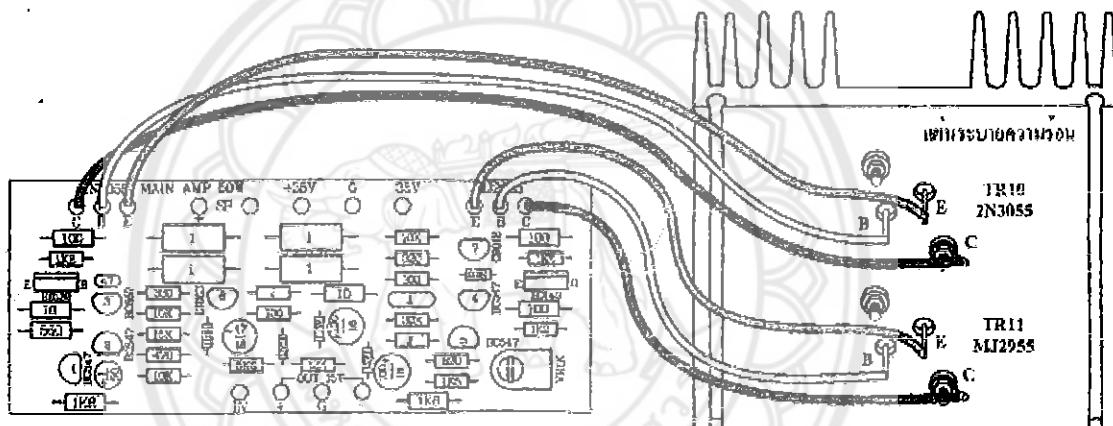
รูปการลงอุปกรณ์และการต่ออุปกรณ์ภายในวงจร ไว้ในรูปที่ 3.1 ใน การประกอบวงจร ควรเริ่มจากอุปกรณ์ที่มีความสูงน้อยที่สุดก่อน เพื่อความสวยงามและการประกอบที่ง่ายโดยให้ เริ่ม จากตัวด้านบนและໄล่ความสูงไปเรื่อยๆสำหรับอุปกรณ์ที่มีขั้วต่างๆ ควรใช้ความระมัดระวังในการ ประกอบวงจรก่อนการใส่อุปกรณ์เหล่านี้จะต้องให้ขั้วที่แผนวงจรพิมพ์กับตัวอุปกรณ์ให้ตรงกัน เพราะใส่กลับข้ามกันแล้ว อาจจะทำให้อุปกรณ์หื่นอย่างรุนแรงได้ วิธีการคุ้ยข้ามและการใส่อุปกรณ์ นั้นได้แสดงในรูปที่ 1 แล้ว ใน การบัดกรีให้ใช้หัวแร้งขนาดไม่เกิน 40 วัตต์ และใช้ตะกั่วบัดกรีที่มี ขั้ตราส่วนของคีบุกและตะกั่วอยู่ระหว่าง 60/40 เราทั้งจะต้องมีน้ำยาประสานอยู่ภายในตะกั่วจะ หลังจากที่ได้ใส่อุปกรณ์และทำการบัดกรีเรียบร้อยแล้ว ให้ทำการตรวจสอบความถูกต้องอีกครั้ง หนึ่ง เพื่อให้เกิดความมั่นใจแก่ตัวเราเอง แต่ถ้าเกิดใส่อุปกรณ์ผิดตำแหน่ง ควรใช้ที่คุณตะกั่วหรือ ลวดซับตะกั่วเพื่อป้องกันความเสียหายที่อาจจะเกิดกับลายวงจรพิมพ์ได้



รูปที่ 3.1 แสดงการใส่อุปกรณ์ต่างๆ



รูปที่ 3.2 แสดงการต่อใช้งาน

รูปที่ 3.3 แสดงการต่อ MJ2955 และ 2N3055 เข้ากันแข่งวงจร
ลากบินแข่งวงจรนำมานาจากชุดคิด รหัสแข่งวงจร FK660, 661-2

3.3 การทดสอบและการตรวจสอบ

3.3.1 การทดสอบ

วงจรนี้ใช้ไฟจากหม้อแปลง 24-0-24 แล้วทำการแปลงเป็นไฟตรง ขนาด 35-0-35 เพื่อนำไปเลี้ยงวงจร ก่อนอื่นให้ปรับ TR1 ไว้ตำแหน่งกึ่งกลาง จ่ายไฟเข้าวงจร หากมีคลื่นใหม่ให้หยุดจ่ายไฟทันทีและตรวจสอบอีกครั้ง วัดไฟที่จุด SP ควรจะอยู่ได้ไม่เกิน 0.5 โวลต์ ถ้าปกติให้นำลำโพงมาต่อที่จุด SP ส่วนจุดอินพุต ให้ต่อสัญญาณอินพุตแล้วทดสอบเรื่องสัญญาณเพื่อฟังเสียง ถ้าต้องการปรับกระแสเสียงในวงจรให้หยุดจ่ายไฟและตัดคัมภีร์ mono และจับจุดอินพุตที่ขั้วกราวด์ ดูค่า C ของ TR 2N3055 แล้วใช้มิเตอร์วัดกระแสไฟ โดยขั้วบวกต่อที่ 35 โวลต์ และขั้วลบที่มิเตอร์ต่อที่ขา C ของ TR เสียงแล้วจ่ายไฟเข้าวงจรปรับกระแสที่ VR1 จนอ่านกระแสได้ประมาณ 40 มิลลิแอมป์ เสียงแล้วให้เอาแหล่งจ่ายไฟออก แล้วต่อเข้าตามเดิม วงจรนี้ถ้าเป็น 50 วัตต์ mono ให้หม้อแปลงขนาด 3 แอมป์ และใช้ไนรุ่นซุปเปอร์ไนคอลโทรล mono แต่ถ้าเป็น 50 วัตต์ สเตอริโอ ให้หม้อ

แปลงขนาด 5 แอมป์ และใช้โทนรุ่นชูปเปอร์โทนคอลโทรล สเตริโอ โดยภาคโทนทั้ง 2 รุ่น สามารถใช้ไฟจากชุดขยายเสียงที่มีจุดบวก 15 โวลต์, 0,-15 โวลต์ ได้เลยแต่ถ้าทดลองแล้วมีกัลลิน์ใหม่ ให้ตรวจสอบอุปกรณ์อีกรั้ง และจุดบัดกรี ให้แน่ใจอีกรั้งก่อนทำการทดสอบใหม่ในการนำไปใช้งานจริงควรจะต่อหุคป้องกันดับไฟไว้ด้วยเพื่อบังคับความเสียหายที่อาจเกิดกับดับไฟได้

3.3.2 การตรวจซ่อม

ถ้าไม่มีสัญญาณออกมาทางจุดเอาต์พุต ก็ให้ทำการตรวจสอบสายสัญญาณต่างๆ ที่ต่อมาเข้า วงจรตามจุดต่างๆ แต่สาเหตุส่วนใหญ่ที่วงจรไม่ทำงานนั้น มักจะเกิดมาจากการใส่อุปกรณ์ผิด ตำแหน่งและการบัดกรีไม่ติด เมื่อวงจรไม่ทำงานให้ทำการได้อุปกรณ์ว่าใส่ผิดตำแหน่งหรือไม่ รวมทั้งให้ดูตามจุดบัดกรีต่างๆด้วย

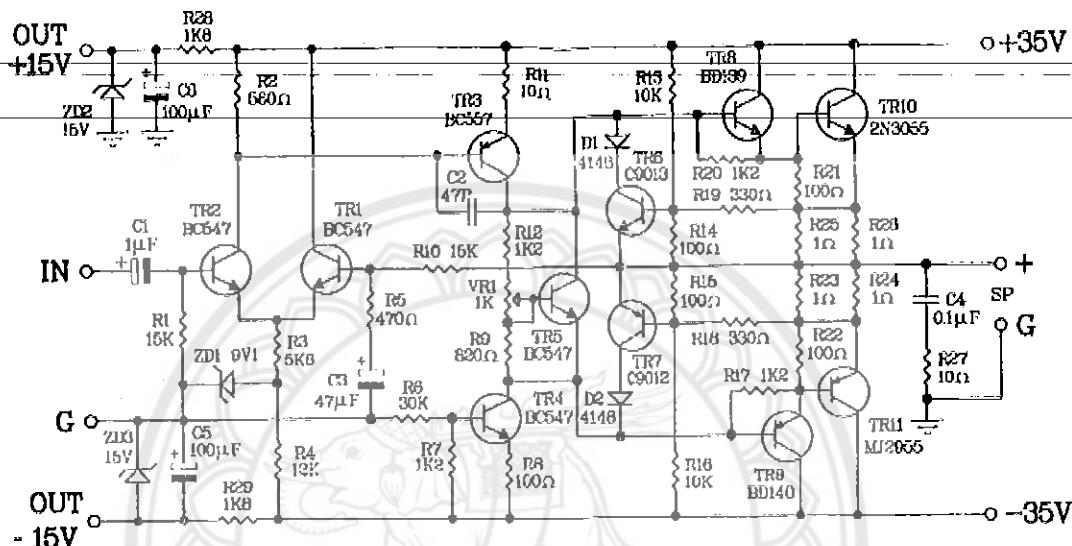
ข้อมูลทางด้านเทคนิค

- ใช้แหล่งจ่ายไฟขนาด +35,0,-35 โวลต์ดีซี กระแสมากกว่า 3 แอมป์
- การตอบสนองความถี่ได้ตั้งแต่ 10-100 กิโลเฮิรตซ์
- ความไวทางด้านอินพุต 1 โวลต์/or รีเซ็มแอลส
- ความต้านทานอินพุต 15 กิโล โอม์
- ความเพี้ยน 0.02% THD
- ให้กำลังเอาต์พุตสูงสุด 50 วัตต์ class AB ที่ 4 หรือ 8 โอดิม
- ขนาดแผ่นวงจรพินพ 4.50 * 1.78 นิ้ว

บทที่ 4

การวิเคราะห์วงจร

วิเคราะห์การทำงานเครื่องขยายเสียง 50 วัตต์ โอลีฟเฟลต์ (OCL) ระบบโนโน่โดยใช้โปรแกรมพีซีน (PSIM)



รูปที่ 4.1 วงจรเพาเวอร์แอนป์ OCL 50 วัตต์ ระบบโนโน่

ลักษณะการทำงานของวงจรสามารถแบ่งส่วนต่างๆ เพื่อแยกอธิบายได้ดังนี้คือ

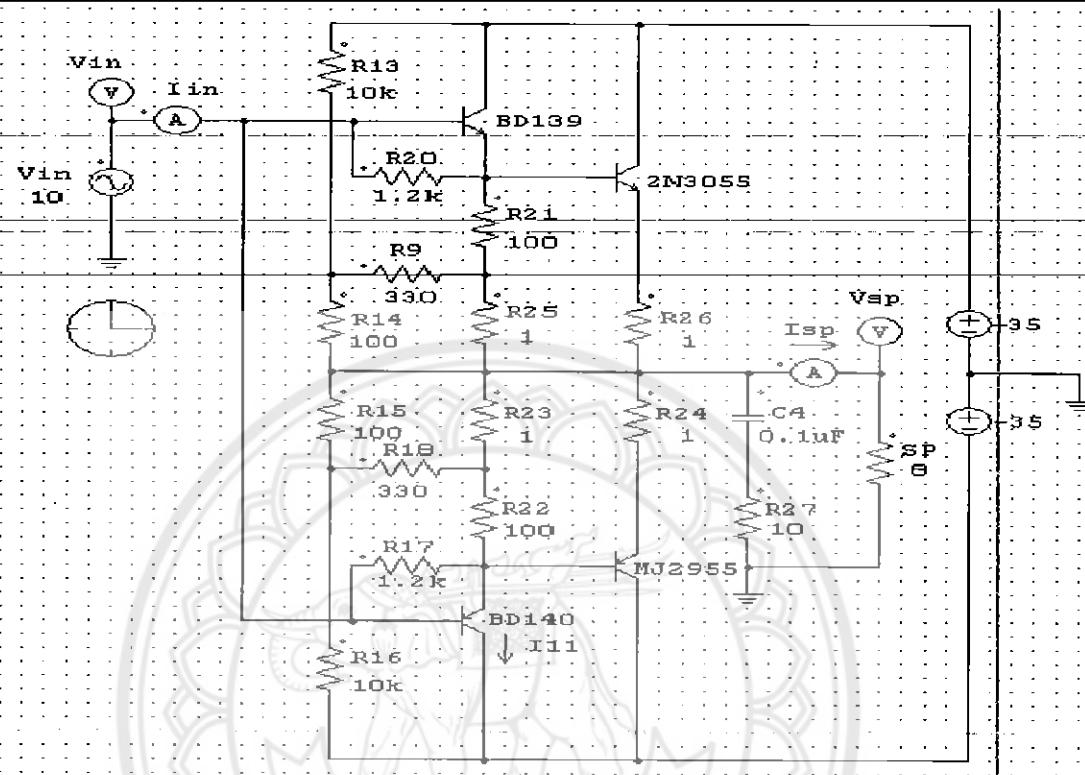
4.1 วงจรส่างด้านเอาต์พุต (Power Output Stage)

4.1.1 ลักษณะการประกอบวงจร

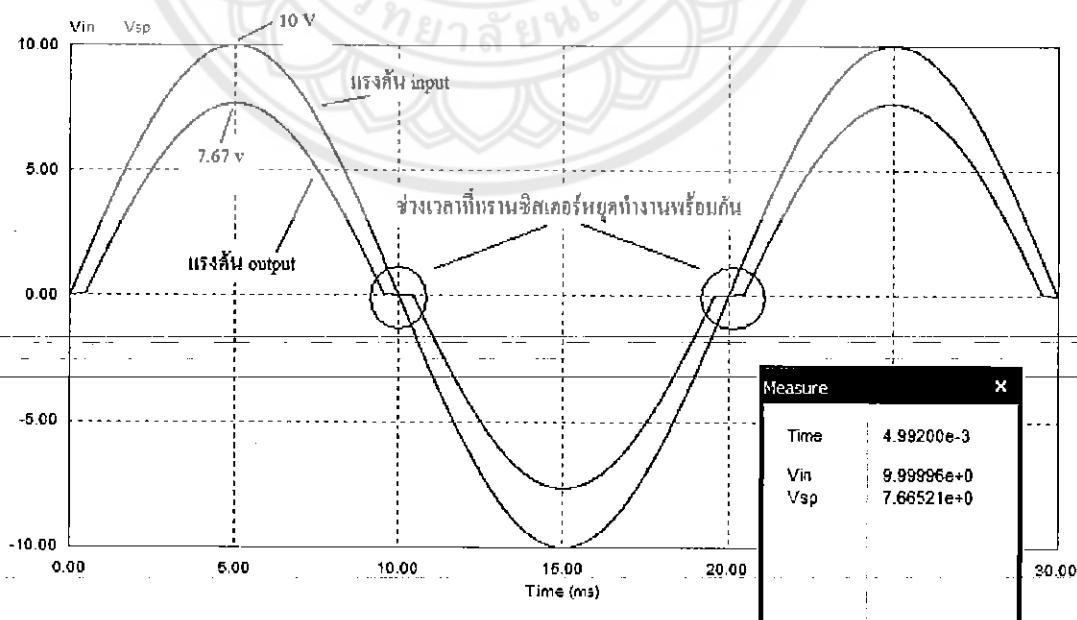
วงจรส่างด้านเอาต์พุตเป็น วงจรพุช พูลด้านเดียวแบบคาร์ลิงตัน ดังรูป 2.24 ใช้ ทรานซิสเตอร์ 4 ตัว ทรานซิสเตอร์สองตัวแบบ PNP และ NPN มาประกอบกัน โดยเลือกให้ คุณสมบัติต่าง ๆ ของทรานซิสเตอร์นี้สัมพันธ์กันทุกประการแล้ว วงจรพุช พูลที่ได้จากการใช้วิธีนี้ จะใช้สัญญาณป้อนเข้าที่จุดสัญญาณเข้าเพียงสัญญาณเดียวคั่งรูปที่ 2.24 พิจารณาจากการประกอบ วงจรเมื่อแยกอุปกรณ์เห็นว่า ทรานซิสเตอร์ TR10 และทรานซิสเตอร์ TR11 ต่อกันแบบวงจรพุช พูล (Push Pull Circuit) ดังรูป 2.16 โดยใช้ทรานซิสเตอร์ 2 ตัว ให้นำกระแสเดินทางครึ่งคันสลับกัน ทำให้ทรานซิสเตอร์ TR10 และ TR11 ผลัดกันนำกระแสเดินทาง 180° กระแสที่ไหลในโหลดซึ่งเป็น ผู้รับของกระแสของทรานซิสเตอร์ทั้งสองจะไฟตกลดลง ส่วนทรานซิสเตอร์ TR8 และ ทรานซิสเตอร์ TR10 ต่อกันลักษณะนี้เรียกว่า ต่อแบบคาร์ลิงตัน ดังรูป 2.26(ก) เช่นเดียวกับ ทรานซิสเตอร์ TR9 และทรานซิสเตอร์ TR11

4.1.2 ทดสอบสัญญาณเอาต์พุต

แยกส่วนวิเคราะห์สภาพอากาศเอาต์พุตโดยทำการป้อนแรงดัน VinAC 10 โวลต์ ดังรูปที่ 4.2
พิจารณาผลที่เกิดขึ้น



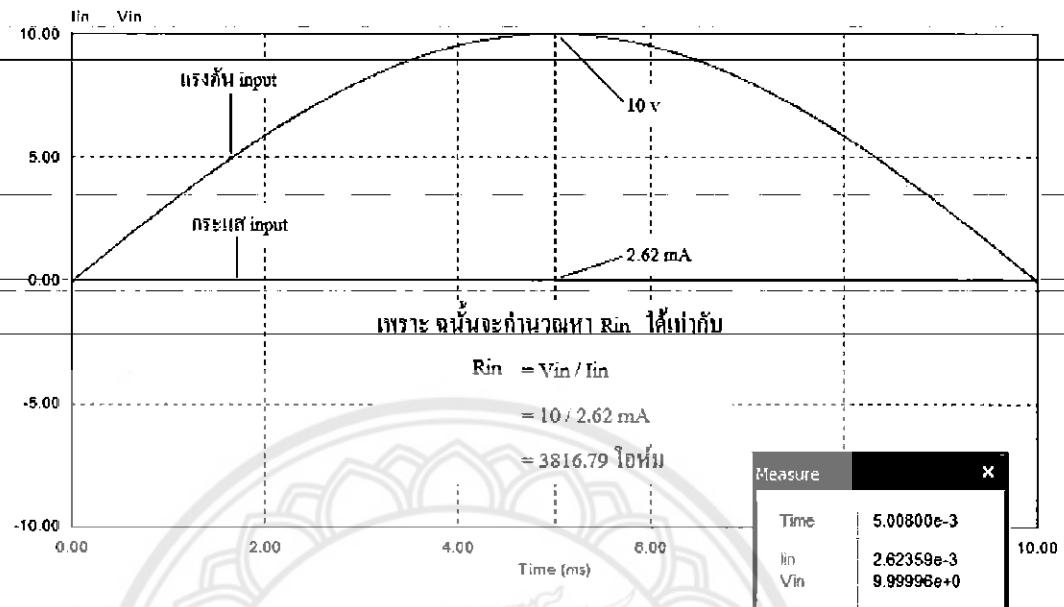
รูปที่ 4.2 วงจรทางด้านเอาต์พุต



รูปที่ 4.3 แสดงให้เห็นว่า V_{out} เกิดขึ้นเวลาที่ทรานซิสเตอร์ทำงานสลับกัน ณ จุดเดียวกัน

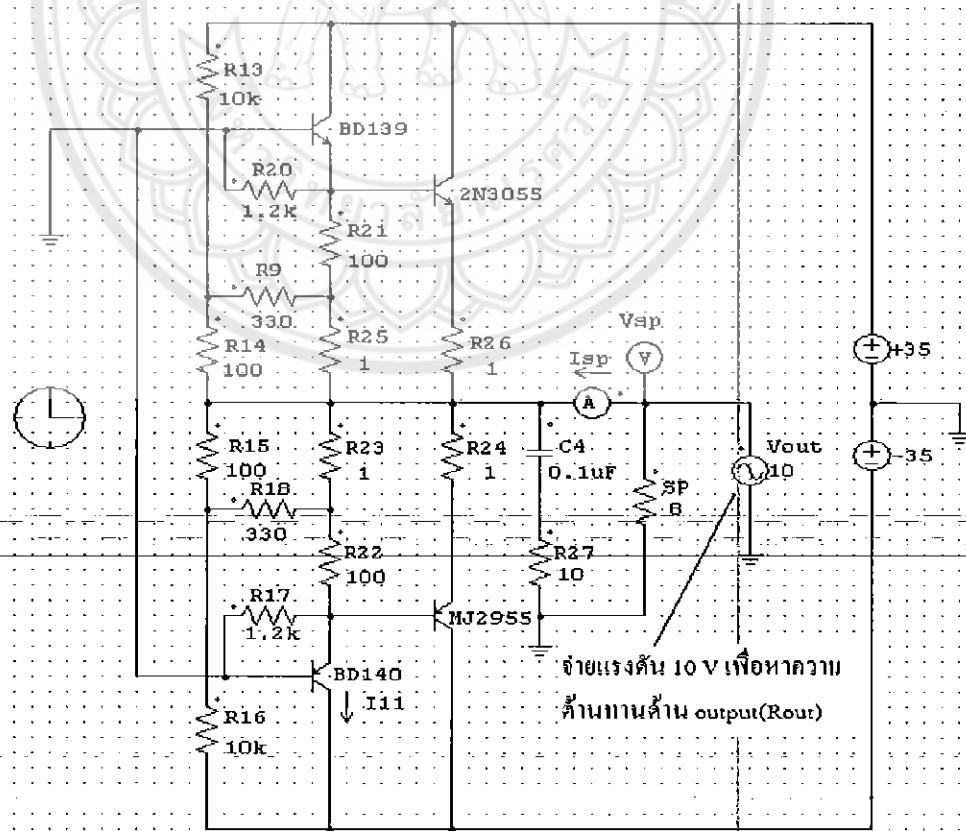
4.1.3 หาค่า R_{in}

หาค่า R_{in} โดยวัดกระแสอินพุตและแรงดันอินพุตดังรูป 4.2 จะทำให้ได้ค่า R_{in} ดังรูป 4.4

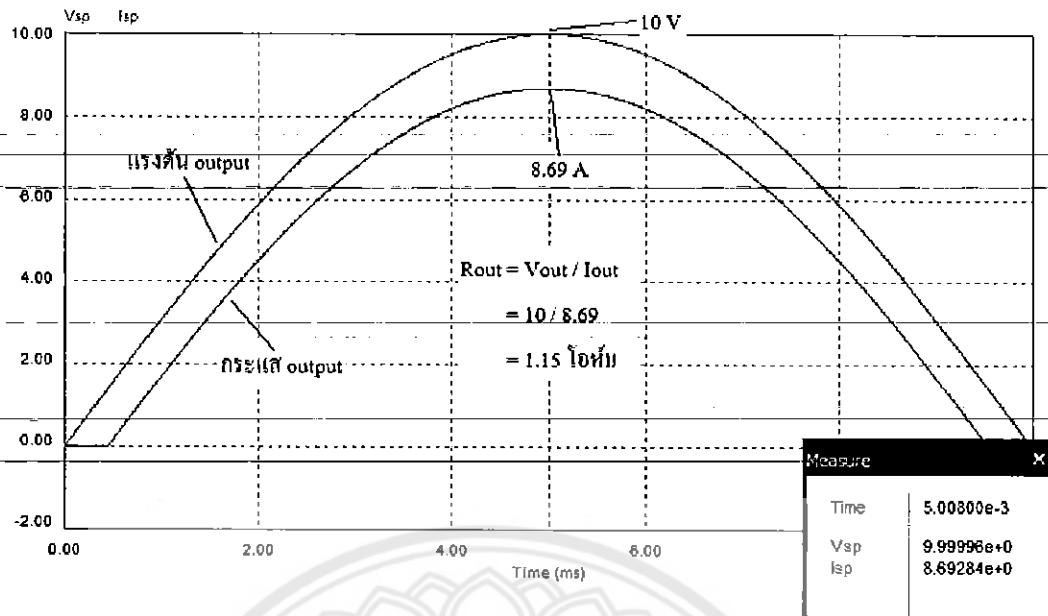


รูปที่ 4.4 แสดงการหา R_{in}

4.1.4 หาค่า R_{out}



รูปที่ 4.5 แสดงการวัดหาค่า I_{out} หรือ I_{sp} และ V_{out} หรือ V_{sp}

รูปที่ 4.6 แสดงการหา R_{out}

4.1.5 หลักการทำงาน

การที่ทรานซิสเตอร์ TR10 กับ TR11 จะทำงานได้ต้องอาศัยทรานซิสเตอร์ภาค ไดรเวอร์ (Driver) มาทำหน้าที่ขับกระแสไฟให้นั่นคือ ทรานซิสเตอร์ TR8 กับ TR9 โดยมีตัวต้านทาน R21 กับ R22 มาทำหน้าที่ป้องกันการอิ่มตัวให้กับทรานซิสเตอร์ TR8 และ TR9

เนื่องจากวงจรขยายชุดนี้เป็นระบบ OCL ดังนั้นทรานซิสเตอร์ TR8 ต้องทำงานเท่ากันกับ ทรานซิสเตอร์ TR9 ส่วนทรานซิสเตอร์ TR10 จะต้องทำงานเท่ากันกับทรานซิสเตอร์ TR11 เพื่อรักษาแรงดันไฟที่จุดเชื่อมต่อระหว่างออกคำโพงให้มีค่าแรงดันไฟเดียวกันคูณด้วย

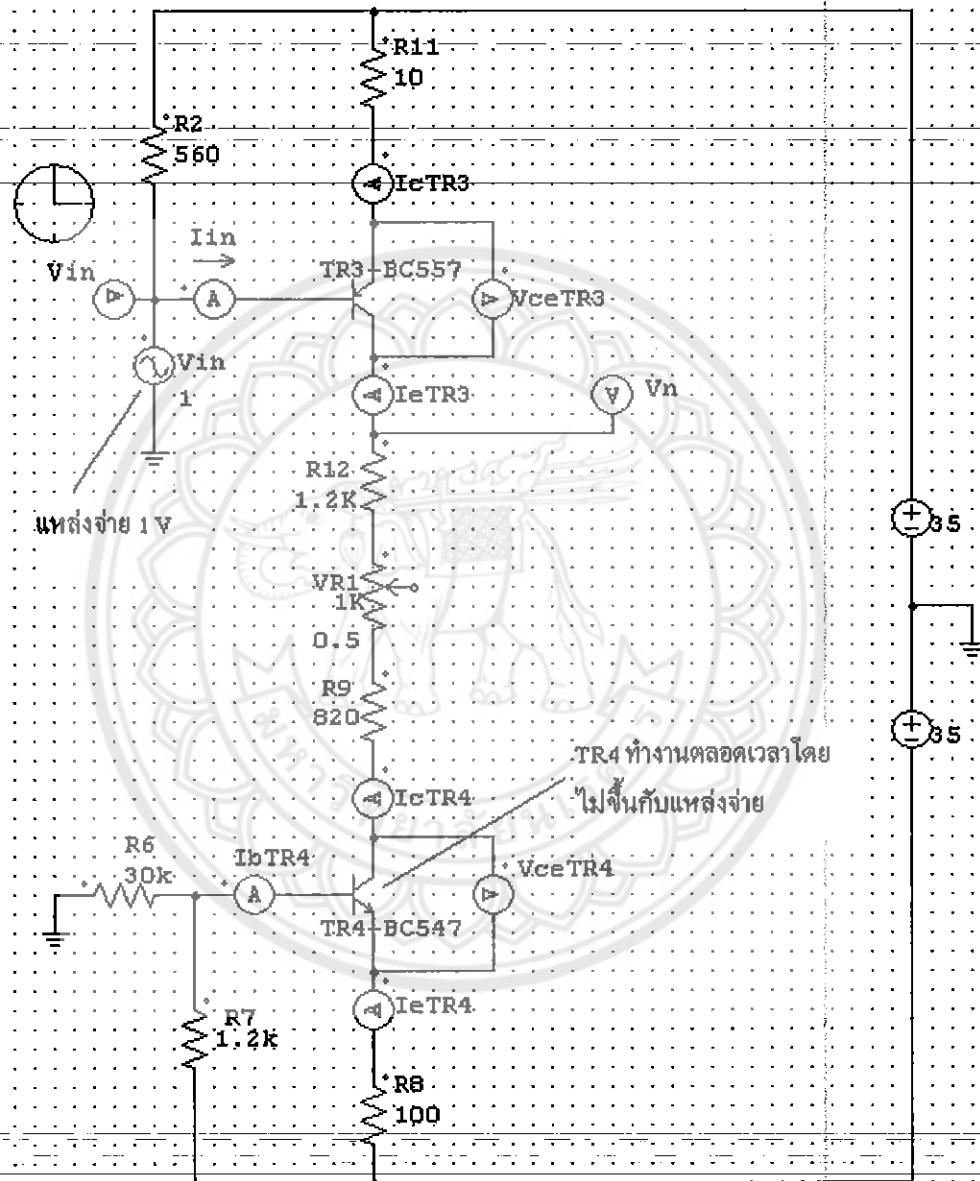
วงจรทางด้านเอาต์พุตใช้ทรานซิสเตอร์รูปตัวถังงานบิน (TO-3) เบอร์ยอดนิยมคือ คู่แมตช์ 2N3055 และ MJ2955 ในวงจรคือทรานซิสเตอร์ TR10 และ TR11 ลักษณะของการจัดวงจรเป็นไปในลักษณะของไชคอมพเลมิเนทารี (Quasi-Complementary) เพื่อไม่ให้เฟสเสียงมีปัญหา กล่าวคือ การทำงานของวงจรไฟฟ้าบวก ทรานซิสเตอร์ TR10 จะต้องทำงานได้เท่ากันกับวงจรขยายไฟฟ้าลบ คือ ทรานซิสเตอร์ TR11 คุณภาพเสียงที่ได้จึงเกิดความสมบูรณ์มากขึ้น

ปัญหาสำคัญประการหนึ่งสำหรับทรานซิสเตอร์เอาต์พุตคือปัญหาที่เกี่ยวกับเรื่องการขับกระแสไฟเพื่อส่งให้กับคำโพง ถ้ากำลังวัตต์มีค่าสูงขึ้นมากเท่าไร ความร้อนที่เกิดขึ้นต้องมีค่าสูงขึ้นตามมากเท่านั้น จากปัญหาดังกล่าว เพื่อมิให้ทรานซิสเตอร์เกิดการอิ่มตัวมากเกินไป จำเป็นต้องมีตัวต้านทานมาทำหน้าที่จำกัดกระแสไฟดังกล่าว คือ ตัวต้านทาน R25 ขนาดกับ R26 และ ตัวต้านทาน R23 ขนาดกับ R24 ซึ่งแต่ละตัวมีความต้านทานเท่ากัน 1 โอห์ม จึงได้ค่าความต้านทานแต่ละด้านเท่ากับ 0.5 โอห์ม เพื่อให้ R25 ขนาดกับ R26 จำกัดกระแสได้ $70 \text{ A} (+35\text{V}/0.5\Omega = 70 \text{ A})$

จากการคำนวณโดยประมาณ สามารถออกแบบกำลังวัตต์ได้ ตัวด้านหน้าดึงกล่ำว่าจะต้องเป็นชนิดลวดพัน (Wire Wound)

4.2 วงจรภาคแหล่งจ่ายกระแสคงที่

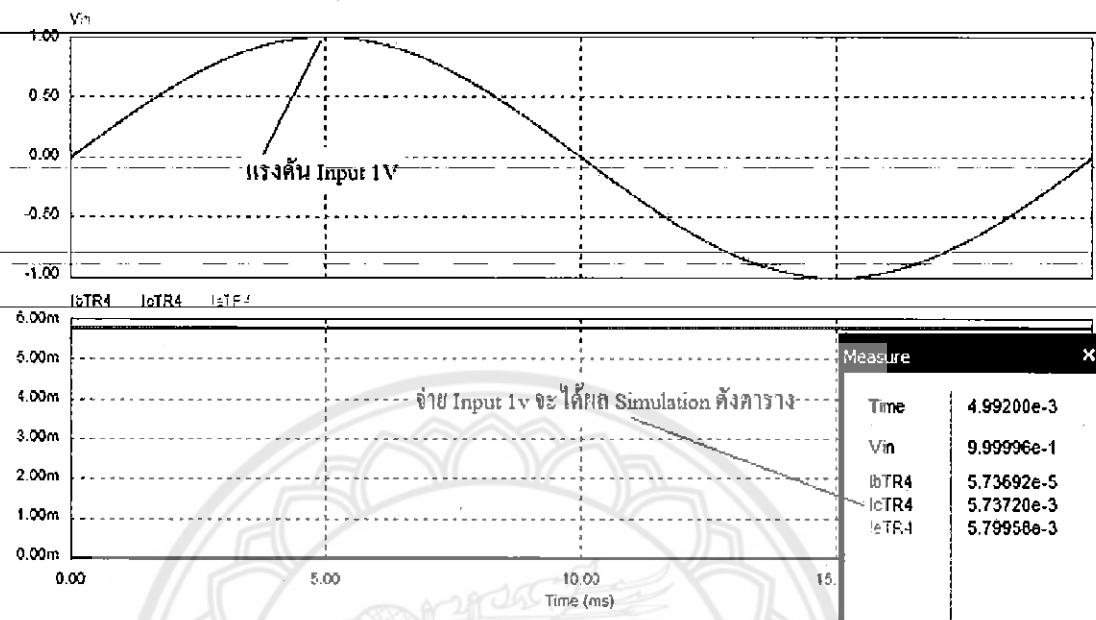
4.2.1 พิจารณาการทำงานของทรานซิสเตอร์ TR4



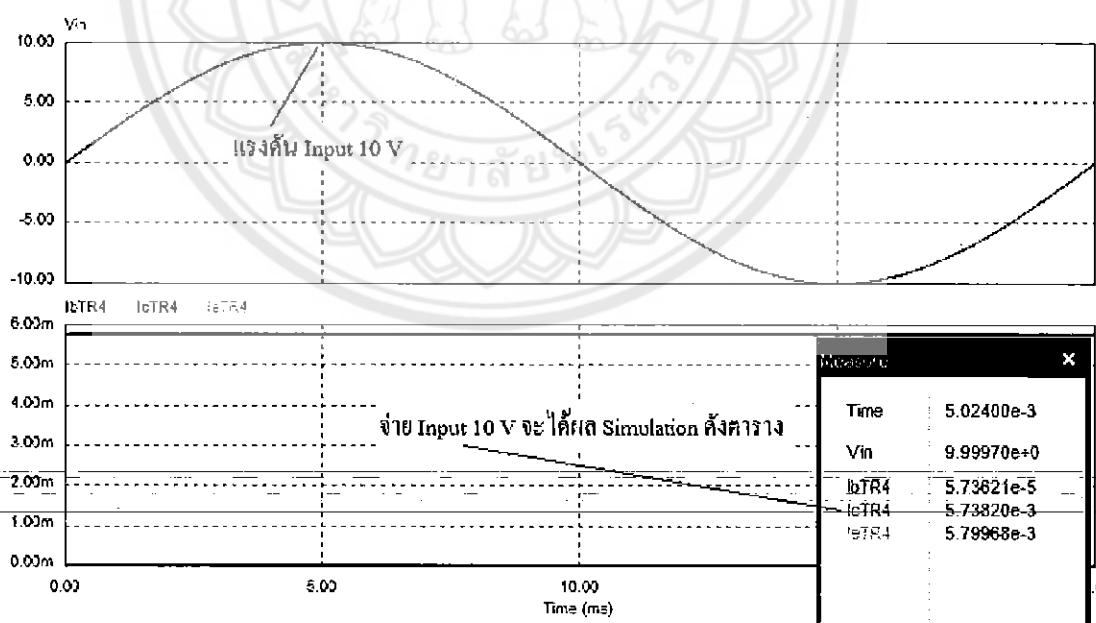
รูปที่ 4.7 พิจารณาการทำงานของทรานซิสเตอร์ TR4

ทรานซิสเตอร์ TR4 ทำงานตลอดเวลาเนื่องจากมีกระแสไฟหลักจาก +35 โวลต์ (ระหว่าง Ground และ -35 โวลต์) ผ่านตัวด้านหน้า R7 และ R6 ลงสู่กราว์ด จึงทำให้เกิดแรงดันตกคร่อม R7 เกิดกระแสเบสไปป้อนแอดส์ให้ทรานซิสเตอร์ TR4 ทำงานตลอดเวลา โดยไม่ขึ้นกับแหล่งจ่าย Vin ในรูปที่ 4.7

จากรูปที่ 4.7 ทดสอบป้อนแหล่งจ่ายแรงดัน Vin เป็น 1 โวลต์ และ 10 โวลต์ เพื่อพิจารณา
ถึงค่ากระแส IcTR4 ของทรานซิสเตอร์ TR4 ว่ามีการเปลี่ยนแปลงหรือไม่



รูปที่ 4.8 ป้อนแหล่งจ่ายแรงดัน Vin 1 โวลต์

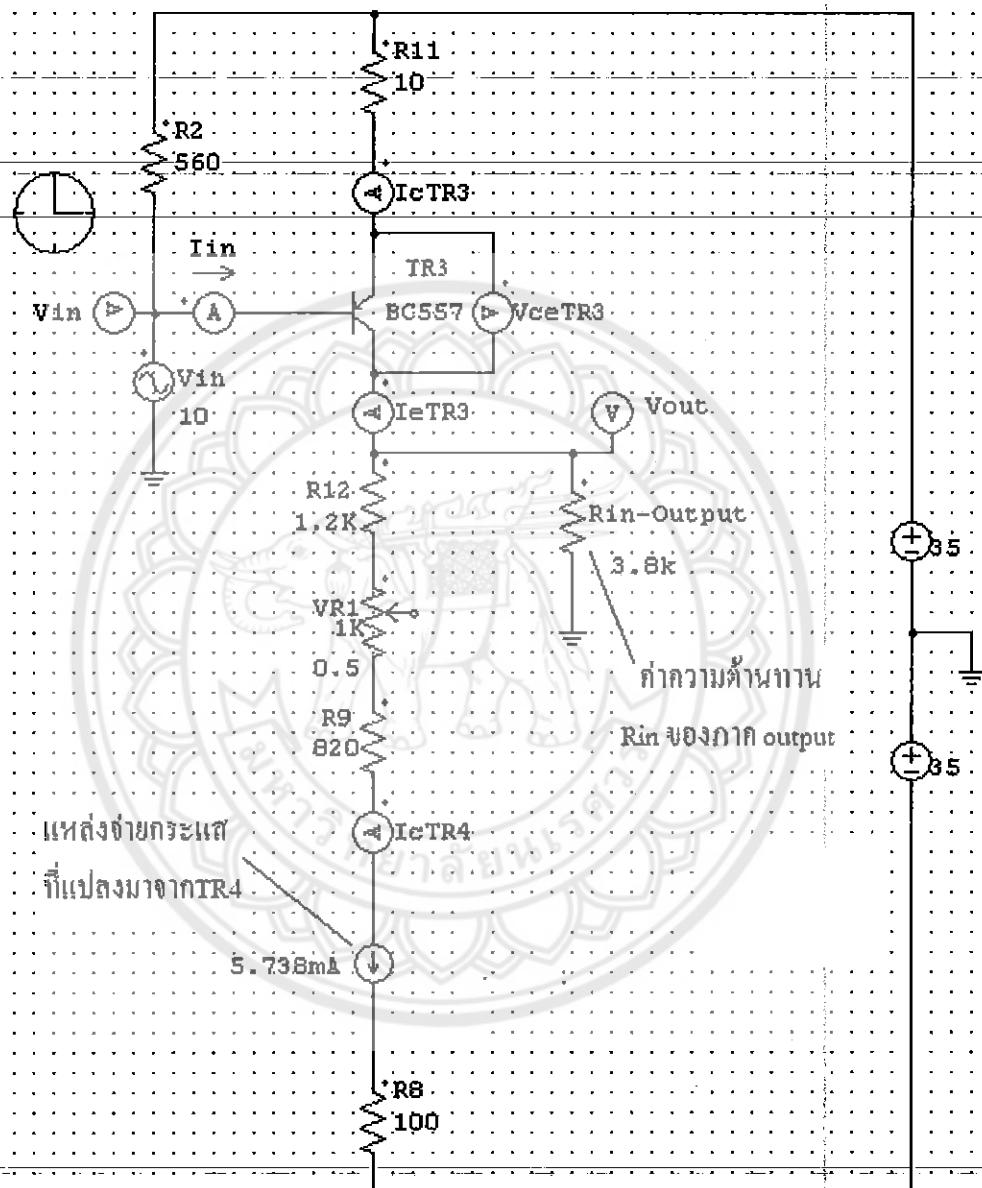


รูปที่ 4.9 ป้อนแหล่งจ่ายแรงดัน Vin 10 โวลต์

จากผลการ Simulation จะเห็นได้ว่ากระแส IcTR4 มีค่าเท่ากับ 5.73 mA ไม่ว่าแหล่งจ่าย
แรงดัน Vin ในรูปที่ 4.7 จะเป็น 1 โวลต์ หรือ 10 โวลต์ จึงสามารถแปลงทรานซิสเตอร์ TR4 เป็น

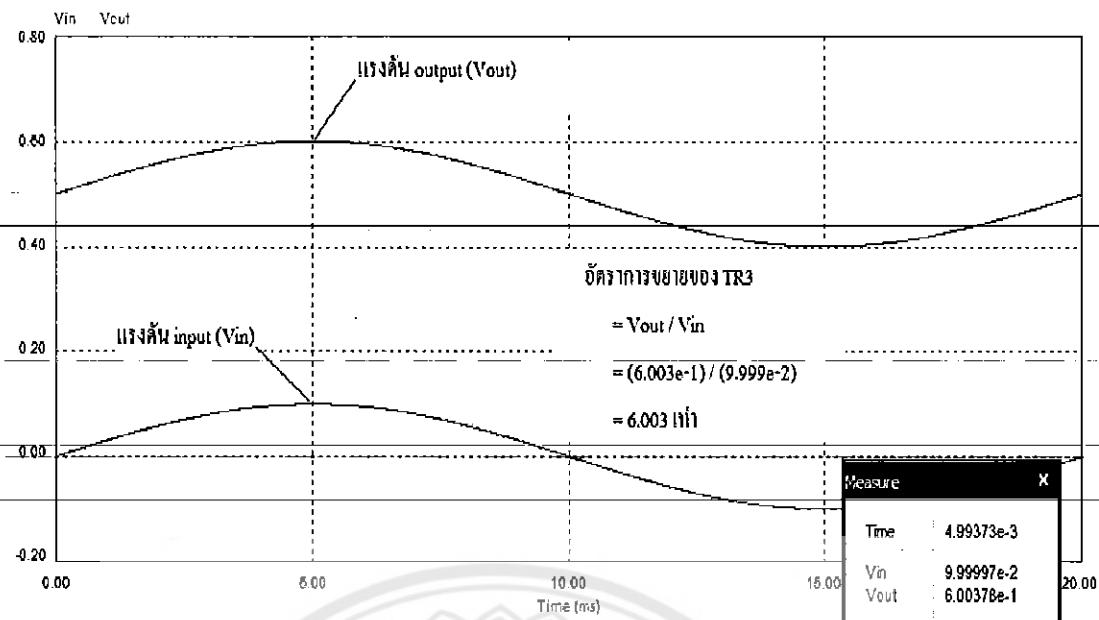
แหล่งจ่ายกระแสแรงที่มีค่าเท่ากับกระแส I_{cTR4} ขนาดกับ R_{out} ของทรานซิสเตอร์ TR4 ในกรณีนี้ให้สมมุติว่าความด้านทานมีค่าเป็น无穷อนันต์ไปก่อน จึงไม่นำมาใส่ไว้ในวงจรขั้ลของการทำงานดังรูปที่ 4.10

4.2.2 หาอัตราการขยายของทรานซิสเตอร์ TR3



รูปที่ 4.10 แสดงการหาอัตราการขยายของทรานซิสเตอร์ TR3

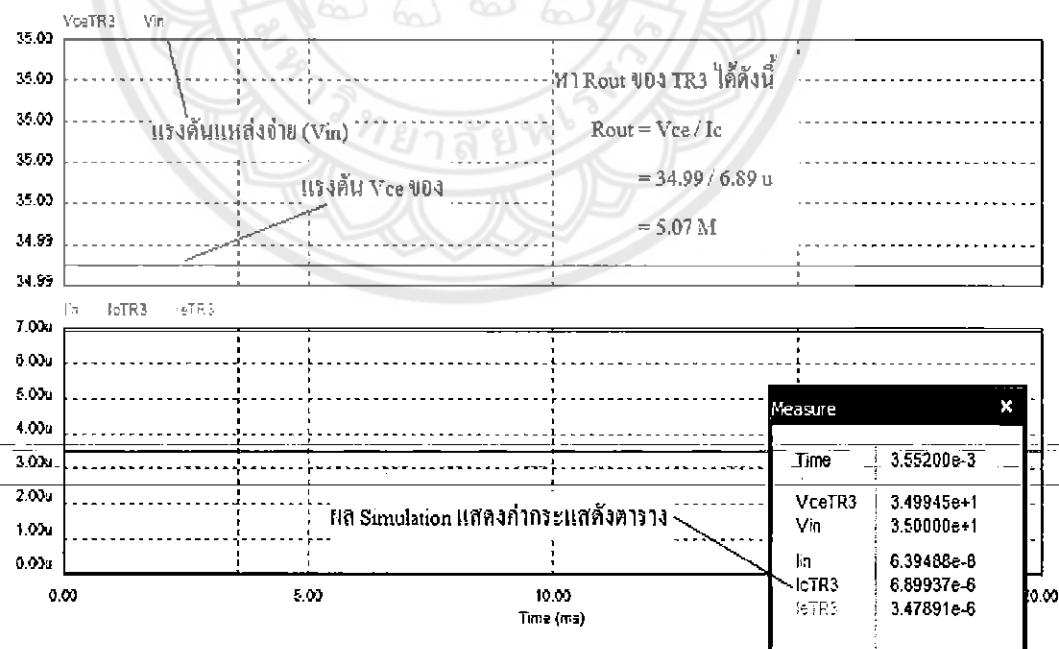
นำค่าความด้านทาน R_{in} ของภาคเอาต์พุตจากการคำนวณดังรูปที่ 4.4 มาต่อค้างเอาต์พุตของทรานซิสเตอร์ TR3 แล้วหาอัตราการขยายโดยวัดแรงดันเอาต์พุตเทียบกับแรงดันอินพุตดังรูป 4.10



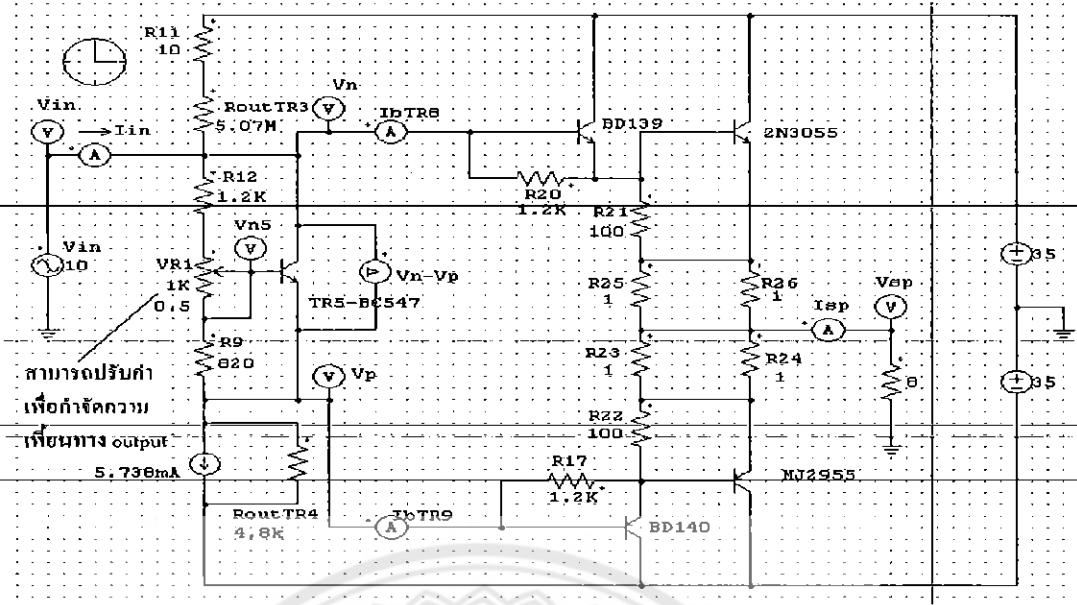
รูปที่ 4.11 แสดงค่าแรงดันเอาต์พุตและอินพุต

ดังนั้น อัตราการขยายของทรานซิสเตอร์ TR3 มีค่าเท่ากับ 6.003 เท่า

4.2.3 วิเคราะห์วงจรลดความเพี้ยนขณะเวลาเมื่อทรานซิสเตอร์ทำงานสลับกัน ณ จุดเดียวกัน

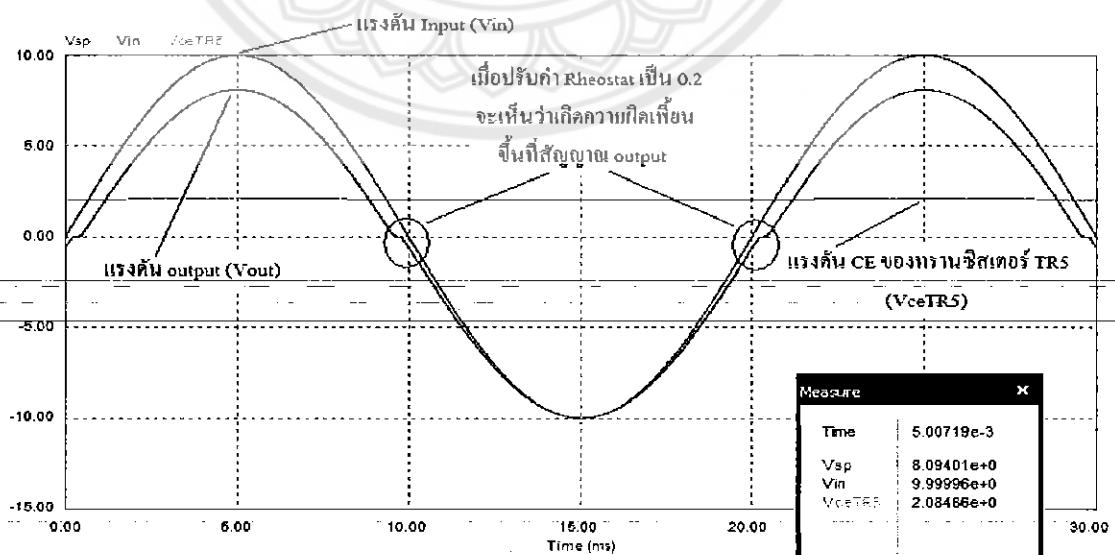


รูปที่ 4.12 หาค่า R_{out} ของทรานซิสเตอร์ TR3



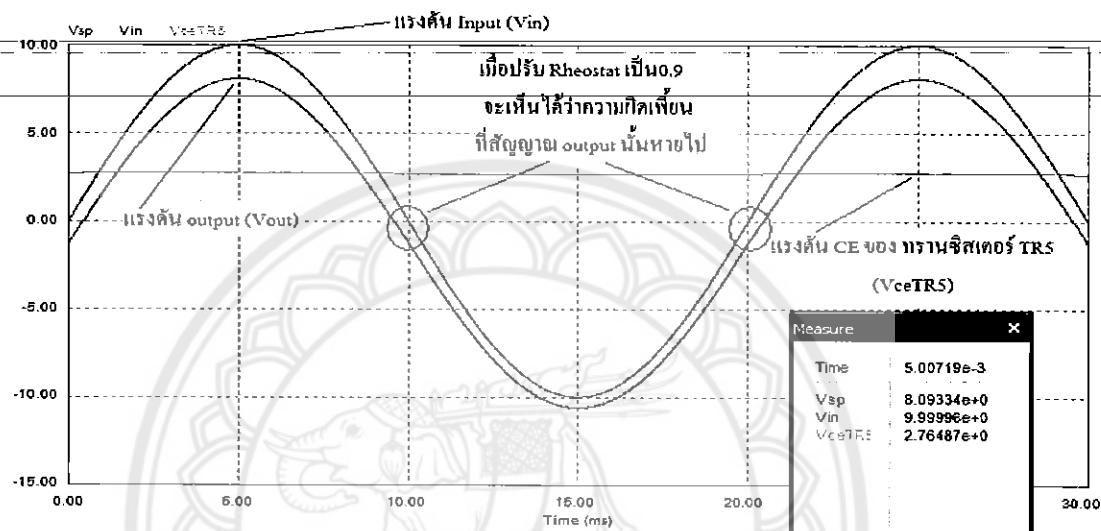
รูปที่ 4.13 แสดงวงจรภาคปรับแรงดันต่อ กับ วงจรภาค OUTPUT

จุดประสงค์ของวงจรในรูปที่ 4.13 คือการปรับค่าความต่างศักย์ต่อกลไก CE ของ ทรานซิสเตอร์ TR5 โดยทดสอบปรับค่า Rheostat VR1K เป็น 0.2 จะทำให้ค่าความด้านหน้า VR1 มี ค่าลดลง ทำให้แรงดันที่ R9 มีค่าเพิ่มขึ้นดังนั้นค่ากระแสไปแออส ทรานซิสเตอร์ TR5 ก็จะเพิ่มขึ้น ทำ ให้กระแสออกเดือดเอ่าต์พุตของทรานซิสเตอร์ TR5 ไฟล์ได้มากขึ้น สังผลให้แรงดันไฟระหว่าง ขบวนของทรานซิสเตอร์ TR5 กับขบวนของทรานซิสเตอร์ TR9 มีค่าลดลง ค่ากระแสไปแออสที่ได้ มีค่าลดต่ำลงด้วย ผลการทำงานของวงจรแสดงดังรูปที่ 4.14 จะเห็นว่าเกิดจุดที่ทรานซิสเตอร์ทำงาน ลักษณะ ณ จุดเดียวกัน ทำให้กราฟของแรงดันที่โอลด์ลัมโพง (Vsp) เกิดการผิดเพี้ยนขึ้นบางจุด



รูปที่ 4.14 แสดงผล Vsp เมื่อกำหนดให้ Rheostat เป็น 0.2

ทำการปรับค่า Rheostat VR1 เป็น 0.9 จะทำให้ค่าความด้านทาน VR1 มีค่าเพิ่มขึ้น ทำให้แรงดันที่ R9 มีค่าลดลงดังนั้นค่ากระแสไบแอดส์ทรานซิสเตอร์ TR5 ที่จะลดลง ทำให้กระแสคอลเลกเตอร์เอาต์พุตของทรานซิสเตอร์ TR5 ในลดลง ส่งผลให้แรงดันไฟระหว่างขาเบสของทรานซิสเตอร์ TR8 กับขาเมดิัตของทรานซิสเตอร์ TR9 มีเพิ่มขึ้น ค่ากระแสไบแอดส์ที่ได้มีค่าเพิ่มขึ้นด้วย ผลการทำงานของวงจรแสดงดังรูปที่ 4.15 จะเห็นว่าเกิดจุดที่ทรานซิสเตอร์ทำงานสลับกัน ณ จุดเดียวกันนั้นจะหายไป ทำให้กราฟของแรงดันที่โอลด์ลัมโพง (V_{sp}) ไม่เกิดการผิดเพี้ยนขึ้น



รูปที่ 4.15 แสดงผล V_{sp} เมื่อกำหนดให้ Rheostat เป็น 0.9

4.2.4 องค์ประกอบของการปรับแรงดัน

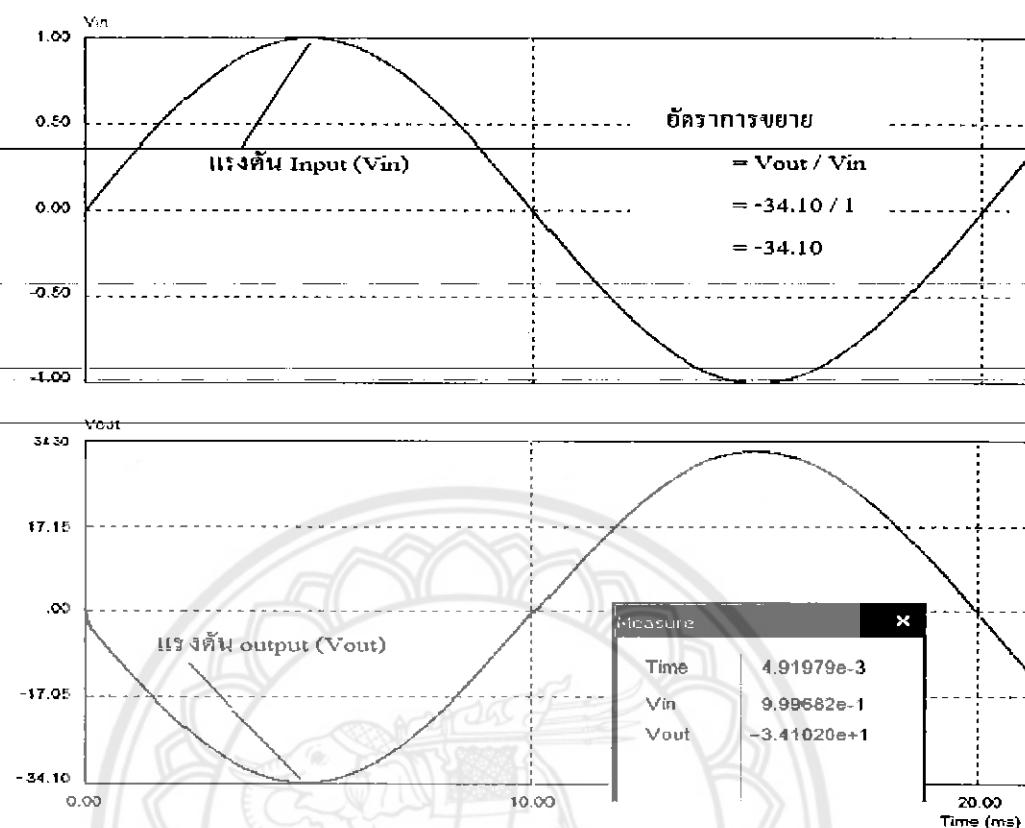
4.2.4.1 วงจรแอมป์ไฟเออร์ไดโอด (Diode Amplifier)

แอมป์ไฟเออร์ไดโอดไม่ได้หมายถึงการนำไดโอดมาทำหน้าที่ขยายเสียงเพียงแต่ทำหน้าที่เป็นกระแสไบแอดส์ให้กับวงจรไคเวอร์ เป็นการปรับกระแสไบแอด อุปกรณ์ที่ทำหน้าที่ดังกล่าวนี้คือทรานซิสเตอร์ TR5 บางครั้งเรียกว่าทรานซิสเตอร์แอมป์ไฟเออร์ (Transistor Amplifier) กระแสไบแอดจากทรานซิสเตอร์ TR5 ที่จ่ายให้กับวงจรทรานซิสเตอร์ไครเรอร์สามารถปรับได้โดยใช้trimmer โพเทนชิอามิเตอร์ (Trimmer Potentiometer) VR1 เรายังคงเรียก VR1 อย่างสั้นๆว่า “trimmer” ในความหมายของช่างอิเล็กทรอนิกส์คือ อาร์เก็อกน้ำ

VR1 มีความหมายและสำคัญดังนี้ เพราะการปรับ VR1 แต่ละครั้งย่อมทำให้กระแสไบแอดเปลี่ยนแปลงไป ถ้าค่ากระแสไบแอดมากขึ้น ย่อมทำให้ทรานซิสเตอร์ไครเรอร์มีการตื่นตัวทำงานได้ดีขึ้น คุณภาพเสียงที่ได้จะมากกว่าเดิม เสียงดีขึ้นอย่างเห็นได้ชัด แต่ข้อเสียคือทำให้ทรานซิสเตอร์ไครเรอร์และเอาต์พุตร้อนเร็วขึ้น แต่ถ้ามีการปรับกระแสไบแอดให้น้อยลง เมื่อทรานซิสเตอร์ไครเรอร์มีไบแอดน้อยลง คุณภาพเสียงที่ได้อาจไม่ดี แต่มีข้อดีคือ ทรานซิสเตอร์เอาต์พุตเสียงหายน้อลง แต่ทั้งนี้และทั้งนั้นมาตรฐานในการปรับกระแสไบแอดส่วนใหญ่จะนำ

MISSING





รูปที่ 4.17 แสดงค่าแรงดันเอาต์พุตและแรงดันอินพุต

จากรูปที่ 4.17 ค่าแรงดันเอาต์พุตเท่ากับ -34.1 โวลต์ แรงดันอินพุตเท่ากับ 1 โวลต์
ดังนั้น อัตราการขยายลับเฟสของวงจรคิฟเพื่อเรนเซียลทรานซิสเตอร์เท่ากับ 34.1 เท่า

4.3.2 อัตราการขยายของห้องว่าง

อัตราการขยายของห้องว่างเท่ากับอัตราการขยายของทรานซิสเตอร์ TR3 หรือเรียกว่า
อัตราขยายของวงจร โวลต์เดจแอนพลิไฟเออร์สเทาคูณกับอัตราการขยายของวงจรคิฟเพื่อเรนเซียล
ทรานซิสเตอร์

$$\text{อัตราการขยาย } Av = 6.003 * 34.1$$

$$= 204.7 \text{ เท่า}$$

4.3.3 หลักการทำงาน

วงจรขยายความแตกต่าง เรียกว่า วงจรคิฟเพื่อเรนเซียล ทำหน้าที่โดยทรานซิสเตอร์ TR1
กับ TR2 เพื่อเป็นการเชื่อมระบบแรงดันไฟดิจิที่ออกลำโพงให้มีค่าเป็นศูนย์อยู่ตลอดเวลา เป็นการ
ตรวจสอบค่าของกระแสไฟในวงจรอย่างถูกต้อง สำหรับว่าวงจรคิฟเพื่อเรนเซียลไม่สามารถ
ตรวจสอบกระแสไฟในวงจรอย่างถูกต้องได้ แนะนำว่าระบบของการขยายเสียงย่อมไม่เกิดขึ้น อาจ
เป็นไปได้ว่าจะไม่มีเสียง หรือมีเสียงเพียงแตกพร่า เป็นต้น

วงจรดิฟเฟอเรนเชียลทรานซิสเตอร์ TR1, TR2 ทำงานได้อย่างเท่าเทียมกัน เพราะว่า วงจรดิฟเฟอเรนเชียลนี้จะใช้ทรานซิสเตอร์ทรานซิสเตอร์เบอร์เดียวกัน มีการทำงานที่เท่ากัน เพียงแต่ว่าแตกต่างกันในเรื่องของเฟสเสียงท่านี้ กล่าวคือ ถ้าหากว่าทรานซิสเตอร์ TR2 ทำการขยายเสียงไฟสนับวุก จะทำให้ทรานซิสเตอร์ TR1 ขยายเสียงออกมานเป็นเฟสลบ และถ้าหากว่า TR2 ขยายเสียงออกมานเป็นเฟสลบ ทรานซิสเตอร์ TR1 ก็ต้องทำการขยายเสียงออกมานเป็นเฟสบวกทันที

และเมื่อ แรงดันไฟดิจิตอลดิจิตอลไม่เท่ากับศูนย์ ก็จะมีกระแสสปีโอนกลับมาทั่วๆ ไป เพื่อให้ทรานซิสเตอร์ TR1 และ TR2 ทำการปรับการทำงาน เช่นระบบให้ทำงานได้ดีขึ้นอีกด้วย แต่ถ้าหากแรงดันที่ออกดิจิตอลไม่ค่อนข้างมากเกินไป แรงดัน OUTPUT จะทำงาน

4.4 วงจรป้องกันการลัดวงจรทางด้านเอาต์พุต (S/C Protection)

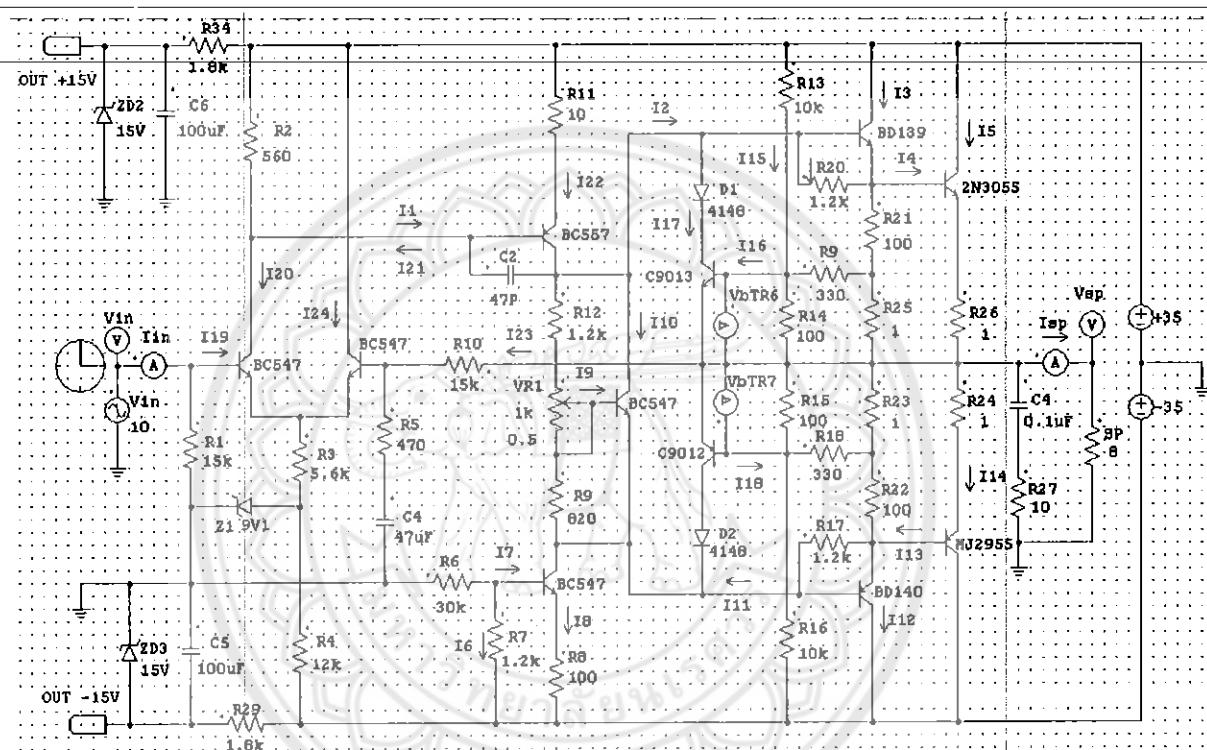
วงจรชุดนี้สามารถด้านล่างได้มาก แต่ถ้าหากว่าด้านล่างมากเกินกว่าปกติ อิมพีเดนซ์รวมของล่าโพงย่อมน้อยลง ส่งผลให้ระบบหยุดการทำงานอย่างอัตโนมัติ หรืออีกกรณีหนึ่งคือ เปิดเครื่องอยู่ดีๆ ปรากฏว่าเกิดการซื้อตสายล่าโพงขึ้น ระบบเครื่องนี้จะไม่เกิดการพังเสียหายแต่อย่างใด แต่ระบบของวงจรจะหยุดการทำงานอย่างอัตโนมัติ ทรานซิสเตอร์ TR6 กับ TR7 จะทำหน้าที่ป้องกันการลัดวงจรทางด้านเอาต์พุต (Short Circuit Protection) ซึ่งถ้าหากว่าเอาต์พุตเกิดการลัดวงจร ทำให้แรงดันไฟเข้มแคร์ต่อเข้ากับกราวด์ กรณีขึ้นไม่มีการลัดวงจรทางด้านเอาต์พุต TR6 จะมีกระแสไฟ流จากแรงดันไฟ +35v ผ่านตัวด้านทาน R13 และ R14 ที่มีค่าความต้านทานเท่ากับ 10 K และ 100 โอห์ม ตามลำดับ จากกฎการแรงดันทำให้มีแรงดันตกคร่อมที่ R13 เท่ากับ 34.65 โวลต์ แรงดันตกคร่อม R14 เท่ากับ 0.35 โวลต์ ซึ่งแรงดันตกคร่อม R16 จะเท่ากับ R13 และแรงดันตกคร่อม R15 จะเท่ากับ R14 เมื่อจากมีค่าความต้านทานเท่ากัน จะสังเกตเห็นว่า แรงดันตกคร่อม R14 มีค่าน้อยไม่เทียบเท่ากับที่จะเกิดกระแสไฟแอลให้ TR6 ทำงานได้ แต่กรณีที่มีการลัดวงจรทางด้านเอาต์พุต จะทำให้เกิดแรงดันตกคร่อมที่ R14 เป็นไปแอลให้ทรานซิสเตอร์ TR6 ทำงาน ส่งผลให้เกิดกระแสเอาต์พุตของทรานซิสเตอร์ TR6 ซึ่งเป็นกระแสකออลเด็กเตอร์ที่ดึงจากกระแสที่จะไหลไปทางส่วนของ TR8 ลงมา ทำให้วางขยายเสียงไฟสนับวุก จะไม่ได้รับการไปแอล ส่งผลให้ทรานซิสเตอร์ TR8, TR10 หยุดตัวเองลง ส่วน TR7 เมื่อมีแรงดันตกคร่อม R15 จะเกิดกระแสไฟไปแอล TR7 ให้กับแรงดันไฟ กระแสเอาต์พุตของทรานซิสเตอร์ TR7 ซึ่งเป็นกระแสකออลเด็กเตอร์จะไปดันให้ทรานซิสเตอร์ TR9 และ TR11 หยุดทำงานตามลำดับ ระบบเสียงที่ได้จะเงียบทันที

ตามปกติแล้วในวงจรทรานซิสเตอร์ไดเรเวอร์ย่อมมีไคโอดประมาณ 2-3 ตัวมาทำหน้าที่กำหนดกระแสไฟแอลให้กับระบบ แต่ในความเป็นจริงเมื่อใช้งานไปนานๆ ไคโอดย่อมเกิดความร้อนขึ้นเป็นเวลาตามตัว ส่งผลให้กระแสไฟแอลเปลี่ยนแปลงอยู่เสมอ จึงได้คิดกันคัดแปลง และหันมาใช้วงจรทรานซิสเตอร์แอมพลิไฟเออร์ที่ทำงานโดย VR1 และทรานซิสเตอร์ TR5 นั่นเอง

4.6 ลำดับการทำงานของวงจร

การเชื่อมต่อของวงจร

วงจรเพาเวอร์แอมป์โดยทั่วไปบ่อมีการเชื่อมต่อที่แตกต่างกัน ซึ่งเมื่อทำการจ่ายไฟที่มีกระแสเข้ามาบังคับจะต้องใช้ทรานซิสตอร์แต่ละตัวย้อนทำงานไม่พร้อมกันในช่วงของการเริ่มต้น แต่ถ้าอสักครู่หนึ่งทรานซิสตอร์หรืออุปกรณ์ที่ทำงานที่ข่ายสัญญาณจะทำงานได้อย่างสมบูรณ์ ไฟเซ็นเซอร์ที่จุดออกกำลังจะเป็น 0 V ได้อย่างไร โดยจ่ายกระแสไฟเลี้ยง +35 V เข้ามายังวงจร ทำให้เกิดเส้นทางกระแสไฟขึ้นมากหมายดังนี้



รูปที่ 4.18 แสดงลำดับทิศทางกระแส

- เมื่อจ่ายกระแสไฟเลี้ยงเข้าสู่วงจร ทรานซิสตอร์ TR8 จะต้องทำงานก่อนเพื่อขับกระแสให้กับทรานซิสตอร์ TR10 กระแสหมายเลข 1 ซึ่งไหลจากแรงดันไฟ +35 v ผ่านตัวต้านทาน R2 ในช่วงแรกกระแสจะไหลผ่านทางตัวเก็บประจุ C2 ก่อนเพื่อไปขับเบสให้กับทรานซิสตอร์ TR8 (ตอนนี้ทรานซิสตอร์ TR3 จะยังไม่ทำงานเนื่องจากทรานซิสตอร์ TR3 เป็นสารกึ่งตัวนำชนิด PNP จะทำงานได้ด้วยกระแสไฟบวก) โดยส่งผ่านขานแบบสองก้าวไปที่ขาอimitเตอร์ของทรานซิสตอร์ TR8 และไหลผ่านตัวต้านทาน R21, R25 ไปครองวงจรที่จุดเซ็นเซอร์ โดยมีตัวต้านทาน R20 เป็นตัวป้องกันกระแสเกินให้กับทรานซิสตอร์ TR8 จะพบว่ามีกระแสเบลสในพุทธของทรานซิสตอร์ TR8 เกิดขึ้น ไฟแอลอสให้ TR8 ทำงาน

2. TR8 เริ่มทำงาน ค่าความด้านท่านและแรงดันไฟระหว่างขาอคอลเดิกเตอร์กับขาอินิตเตอร์ของ ทรานซิสเตอร์ TR8 จึงลดลง ส่งผลให้กระแสเอาต์พุตของทรานซิสเตอร์ TR8 ซึ่งเป็นกระแส คอลเดิกเตอร์ไหลดได้เป็นเส้นทางกระแสไฟหมายเลข 3
3. กระแสไฟหมายเลข 3 จะไปลากแรงดันไฟ +35 V ส่งผ่านการทำงานของทรานซิสเตอร์ TR8 ไหลดผ่านตัวด้านท่าน R21, R25 ไปครบวงจรที่จุดเซ็นเตอร์ เท่ากับว่าตัวด้านท่าน R21, R25 มี แรงดันไฟปกติร่วมอยู่ส่วนหนึ่งซึ่งไปแยสให้กับทรานซิสเตอร์ TR10 ได้เป็นเส้นทางกระแสไฟ หมายเลข 4 กระแสหมายเลข 4 นี้เองที่ทำให้ทรานซิสเตอร์ TR10 ทำงานได้ ส่งผลให้กระแส เอาต์พุตของทรานซิสเตอร์ TR10 ไหลดได้เป็นเส้นทางกระแสไฟหมายเลข 5 เท่ากับว่าแรงดันไฟที่ จุดเซ็นเตอร์มีค่าสูงเท่ากับแหล่งจ่ายไฟ +35
4. ขณะเดียวกันฝั่งลงจะเกิดกระแสหมายเลข 6 ไหลากแรงดันไฟ -35V ผ่านตัวด้านท่าน R7 ลงสู่ กราวด์ ทำให้มีแรงดันตกคร่อมที่ตัวด้านท่าน R7 เกิดกระแสเบสหมายเลข 7 ไหแยสทรานซิสเตอร์ TR4 ให้ทำงาน ส่งผลให้กระแสเอาต์พุตของทรานซิสเตอร์ TR4 ซึ่งเป็นกระแสคอลเดิกเตอร์ไหลดได้ เป็นเส้นทางกระแสหมายเลข 8 ไปปึงกระแสเบสของทรานซิสเตอร์ TR8 ทำให้ทรานซิสเตอร์ TR8 ทำงานลดต่ำลง
5. กระแสหมายเลข 8 ผ่านตัวด้านท่าน R9 ทำให้มีแรงดันตกคร่อมตัวด้านท่าน R9 เกิดกระแสเบส หมายเลข 9 ไหแยสทรานซิสเตอร์ TR5 ให้ทำงาน ส่งผลให้กระแสเอาต์พุตของทรานซิสเตอร์ TR5 ซึ่งเป็นกระแสคอลเดิกเตอร์ไหลดได้เป็นเส้นทางกระแสหมายเลข 10 กระแสที่เกิดกระแสหมายเลข 11 ซึ่งเป็นกระแสเบสของทรานซิสเตอร์ TR9 รีเวอร์ไหแยส TR9 ให้ทำงาน ส่งผลให้เกิดกระแส เอาต์พุตของทรานซิสเตอร์ TR9 ซึ่งเป็นกระแสคอลเดิกเตอร์ที่ไหลากจุดเซ็นเตอร์ได้เป็นเส้นทาง กระแสหมายเลข 12 เกิดแรงดันตกคร่อม R22 ส่วนหนึ่งเกิดกระแสหมายเลข 13 รีเวอร์ไหแยส ให้กับทรานซิสเตอร์ TR11 ทำงาน ส่งผลให้เกิดกระแสเอาต์พุตของทรานซิสเตอร์ TR10 ซึ่งเป็น กระแสคอลเดิกเตอร์ที่ไหลากจุดเซ็นเตอร์ได้เป็นเส้นทางกระแสหมายเลข 14 ไปครบวงจรที่ แรงดันไฟ -35V
6. ส่วนของ TR6 จะมีกระแสไหลดหมายเลข 15 จากแรงดันไฟ +35V ผ่านตัวด้านท่าน R13 และ R14 ที่มีค่าความด้านท่านเท่ากับ -10 K และ -100 โอม ตามลำดับ จากกฎการแรงดันที่ทำให้มีแรงดัน ตกคร่อมที่ R13 เท่ากับ $34.65 \text{ โวลต์} \times \text{แรงดันตกคร่อม R14} / \text{แรงดันตกคร่อม R14}$ เท่ากับ 0.35 โวลต์ ซึ่งแรงดันตกคร่อม R16 จะเท่ากับ R13 และแรงดันตกคร่อม R15 จะเท่ากับ R14 เนื่องจากมีค่าความด้านท่านเท่ากัน จะ สังเกตเห็นว่าว่าแรงดันตกคร่อม R14 มีค่าน้อยไม่เพียงพอที่จะเกิดกระแสไห TR6 ทำงานได้ แต่กรณีที่แรงดันตกคร่อมที่เซ็นเตอร์ไม่เป็นสูงนัก จะทำให้เกิดแรงดันตกคร่อมที่ R14 เกิดกระแส หมายเลข 16 เบสไหแยสให้ทรานซิสเตอร์ TR6 ทำงาน ส่งผลให้เกิดกระแสเอาต์พุตของ ทรานซิสเตอร์ TR6 ซึ่งเป็นกระแสคอลเดิกเตอร์ที่คงจากกระแสที่จะไหลดไปข้างบนของ TR 8 ลงมา

ได้เป็นกระแสหมายเลข 17 ทำให้ TR 8 และ TR10 หยุดการทำงาน ส่วน TR7 ก็จะได้รับการรีไนแอสเป็นกระแสແບສหมายเลข 18 และกระแสหมายเลข 17 ก็จะไปรีไนแอสให้ทราบซิสเตอร์ TR9 และTR11 หยุดทำงานตามลำดับ

เมื่อแรงดันต่ำคร่อมลำโพงไม่เป็นศูนย์มีค่าเล็กน้อย จะมีกระแสป้อนกลับไปยัง TR1 เกิดเป็นกระแสหามายเลข 23 ไปแอลทรี่ TR1 ทำงาน เกิดกระแสเอาต์พุตหมายเลข 24 ทำให้แรงดันทางด้านอิมิตเตอร์มีค่าสูงขึ้น ทำให้ TR2 ทำงานลดลง กระแสหามายเลข 20 ลดลง กระแสหามายเลข 21 ลดลงตาม จึงเป็นการปรับการทำงานให้ทราบซิสเตอร์ทำงานลดลง แรงดันต่ำคร่อมลำโพงจึงเป็นศูนย์

บทที่ 5

บทสรุป

5.1 การวิเคราะห์เครื่องขยายเสียง

วงจรทางด้านเสียงพูดเป็น วงจรพุช พูลด้านเดียวแบบคาร์ลิงคัน การที่ทราบซิสเทอร์ TR10 กับ TR11 จะทำงานได้ต้องอาศัยทราบซิสเทอร์ภาค ไครเรอร์ (Driver) มาทำให้ที่ขับกระแสไฟให้นั่น คือ ทราบซิสเทอร์ TR8 กับ TR9 โดยมีตัวต้านทาน R21 กับ R22 มาทำหน้าที่ป้องกันการอิ่มตัว ให้กับทราบซิสเทอร์ TR8 และ TR9 เมื่อจะทราบข้อมูลนี้เป็นระบบ OCL ตั้งนั้นทราบซิสเทอร์ TR8 ต้องทำงานเท่ากันกับทราบซิสเทอร์ TR9 ส่วนทราบซิสเทอร์ TR10 จะต้องทำงานเท่ากันกับ ทราบซิสเทอร์ TR11 เพื่อรักษาแรงดันไฟที่จุดเชื่อมต่อระหว่างออกลำโพงให้มีค่าแรงดันไฟดีซีเป็น ศูนย์

ส่วนวงจรภาคปรับแรงดัน หากปรับ Rheostat VR1 ไปทางขาอminus เตอร์ของทราบซิสเทอร์ TR5 พบว่าทราบซิสเทอร์ TR5 มีกระแสเบสอินพุตต่ำลง ทำให้กระแสකอลเล็กเตอร์เอาท์พุตของ ทราบซิสเทอร์ TR5 ใหม่ได้น้อยลง ส่งผลให้แรงดันไฟระหว่างขาเบสของทราบซิสเทอร์ TR8 กับ ขาเบสของทราบซิสเทอร์ TR9 มีค่าลดลง เท่ากับค่ากระแสเบสมีค่าสูงขึ้น แต่ถ้าหากทำการปรับ VR1 ไปทางขาคอลเล็กเตอร์ของทราบซิสเทอร์ TR5 จะทำให้ทราบซิสเทอร์ TR5 ทำงานได้มากขึ้น กระแสคอลเล็กเตอร์ของทราบซิสเทอร์คั่งกล่าวไว้ให้ได้มากขึ้น ทำให้แรงดันไฟระหว่างขาเบสของ ทราบซิสเทอร์ TR8 และ TR9 มีค่าสูงขึ้น ส่งผลให้ค่ากระแสไฟแอดส์ที่ได้มีค่าลดต่ำลงด้วย

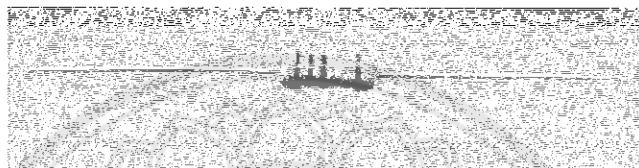
TR1, TR2 ต้องเป็นวงจรสิฟเฟอร์เรนเซียลแอนปีหรือเรียกว่า วงจรขยายความแตกต่าง มีการ ทำงานที่เท่ากัน เพียงแค่ว่าแตกต่างกันในเรื่องของเฟสเสียงเท่านั้น กล่าวคือ ถ้าหากว่าทราบซิสเทอร์ TR2 ทำการขยายเสียงเฟสนิว จะทำให้ทราบซิสเทอร์ TR1 ขยายเสียงออกมานี้เป็นเฟสลบ และถ้า กว่า TR2 ขยายเสียงออกมานี้เป็นเฟสลบ ทราบซิสเทอร์ TR1 ก็ต้องทำการขยายเสียงออกมานี้เป็นเฟส บวกกันที

ภาคผนวก

1. อุปกรณ์อิเล็กทรอนิกส์พื้นฐาน

1.1 ตัวต้านทานไฟฟ้า

ตัวต้านทานไฟฟ้า คือ อุปกรณ์ที่นักวิทยาศาสตร์ประดิษฐ์ขึ้นมาเพื่อค่อร่วมกับวงจรเพื่อบังคับให้กระแสไฟฟ้าในวงจรเปลี่ยนแปลงตามต้องการ ทำจากวัสดุที่ปล่อยให้อิเล็กตรอนหลุดจากตัวมันได้น้อยตัวต้านทานไฟฟ้ามีหน่วยเป็นโอม (Ohm) ซึ่งเป็นนามของ George Simon Ohm



รูปที่ 1 ตัวต้านทาน

วิธีอ่านโค๊ตสีบนตัวต้านทาน (Resistor Color Code Read Method) ส่วนใหญ่นิยมใช้กับตัวต้านทานแบบคาร์บอน (Carbon) ได้ดังนี้วิธีการอ่านโค๊ตสีบนตัวต้านทานชนิด 4 แผ่นสี

1.1.1 การคำนวณกำลังไฟฟ้าของตัวต้านทาน

จากที่กล่าวไปแล้ว เราต้องเดือกดูตัวต้านทานที่มีกำลังไฟฟ้าเท่าใด สามารถใช้แรงดันและกระแส เช่น ในวิทยุเราจะใช้ค่าวัตต์ ทางขนาด $1/4 - 1/2$ วัตต์ แต่ถ้าเราใช้ขนาด $1/2$ วัตต์ แล้วตัวต้านทานของเราร้อน เราต้องเปลี่ยนมาใช้ 1 วัตต์

คราวนี้ เราจะมาดูว่า กำลังไฟฟ้า (P) จะคำนวณได้

$$P = E * I$$

$$= 12 R$$

$$= E^2 / R$$

โดย P คือ กำลังไฟฟ้า มีหน่วยวัตต์

เช่นเรามีตัวต้านทาน 4.3 กิโลโอม์ ก้มวงจร ทำให้ที่มีกระแสไฟ流ผ่านตัวต้านทาน 1 มิลลิแอมป์

เราสามารถคำนวณกำลังไฟฟ้าที่เกิดขึ้นที่ $VR4$ ได้

$$P = 12R$$

$$= (I * 10-32) * (4.3 * 103)$$

$$= 4.3 \text{ มิลลิวัตต์}$$

1.1.2 การอ่านค่าตัวต้านทานชนิดค่าคงที่

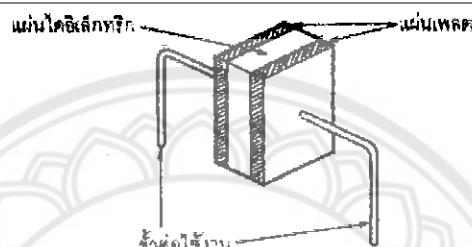
แบบสี	แบบสี แบบสี		แบบสีที่ 3 แบบสีที่ 4		แบบสีที่ 4 (%ความผิดพลาด)	
	กี 1	กี 2	แบบสีที่ 3	แบบสีที่ 4		
	แบบสี	แทน	แทน	แทนตัว	แทนค่า	
	ตัวเลข	ตัวเลข	คูณ	ค่าคงที่	คลาดเคลื่อน	
	กี 1	กี 2				
ดำ	0	0	1	-	-	
น้ำตาล	1	1	10	1%	-	
แดง	2	2	100	2%	-	
ส้ม	3	3	1000	3%	-	
เหลือง	4	4	10000	4%	-	
เขียว	5	5	100000	-	-	
น้ำเงิน	6	6	1000000	-	-	
ม่วง	7	7	10000000	-	-	
เทา	8	8	-	-	-	
ขาว	9	9	-	-	-	
ทอง	-	-	0.1	5%	-	
เงิน	-	-	1.01	10%	-	
ไนเมสี	-	-	-	20%	-	

รูปที่ 2 ตารางอ่านค่าตัวต้านทานชนิดค่าคงที่

1.2 ตัวเก็บประจุไฟฟ้า

1.2.1 โครงสร้างพื้นฐานของตัวเก็บประจุ

พื้นฐานโครงสร้างของตัวเก็บประจุประกอบด้วย แผ่นตัวนำสองแผ่นซึ่งเรียกมันว่า "แผ่น 1 เพดเดต" และคั่นด้วย "แผ่นไอดิลีกตริก" ซึ่งทำด้วยอนุวนไฟฟ้า เช่น กระดาษ, ไม้ก้า, เซรามิก หรือ อาเกต ดังแสดงในรูปที่ 1 เราถักเรียกชื่อของตัวเก็บประจุชนิดค่าคงที่ ตามสารที่ใช้ทำแผ่นไอดิลีกตริก เช่น ตัวเก็บประจุชนิดเซรามิก ก็จะมีแผ่นไอดิลีกตริกเป็นเซรามิกนั่นเอง



รูปที่ 3 อธิบายพื้นฐานโครงสร้างของตัวเก็บประจุ

ตัวแปรที่ให้ค่าของตัวเก็บประจุมากหรือน้อยมีอยู่ 3 ประการ คือ

- พื้นที่ที่แผ่นเพเดตที่วางบนกัน ตัวเก็บประจุที่มีพื้นที่แผ่นเพเดตมากก็ยิ่งมีค่าความจุมาก
- ระยะห่างระหว่างแผ่นเพเดต ยิ่งมีความห่างของแผ่นเพเดตมากขึ้นค่าความจุก็ยิ่งลดลง
- ชนิดของสารที่ใช้ทำแผ่นไอดิลีกตริก ค่าความจุจะเปลี่ยนแปลงไปตามชนิดของสารที่ใช้ทำแผ่นไอดิลีกตริก

หน่วยของตัวเก็บประจุคือ "ฟาร์ด" (Farad) เป็นสัญลักษณ์ย่อว่า "F" ในทางปฏิบัติถือว่า หนึ่งฟาร์ด มีค่ามาก ..ส่วนใหญ่ค่าที่ใช้จะอยู่ในช่วง ไม่ถึงฟาร์ดกับพิโภฟาร์ด

$$1\text{uF} = 1/1,000,000 \text{ F} = 0.000,001 \text{ F}$$

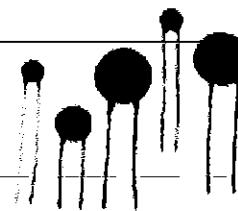
$$1\text{pF} = 1/1,000,000 \text{ uF} = 0.000,000,001 \text{ uF}$$

1.2.2 ชนิดของตัวเก็บประจุ แบ่งเป็น 2 ชนิด

1. ตัวเก็บประจุแบบค่าคงที่

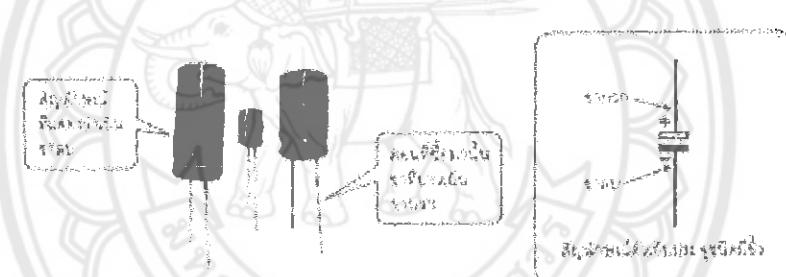
ตัวเก็บประจุแบบค่าคงที่ที่ใช้กันอยู่ในปัจจุบัน มีด้วยกันหลายชนิด แต่ในที่นี้จะยกมาถ้วนถี่ง เพียงสองชนิดเท่านั้น คือ ชนิดไอดิลีกตริกและชนิดเซรามิกตัวเก็บประจุชนิดเซรามิก โดยทั่วไป ตัวเก็บประจุชนิดนี้มีลักษณะกลมๆ แบบๆ ดังในรูปบางครั้งอาจพบแบบสี่เหลี่ยมแบบๆ ส่วนใหญ่

ตัวเก็บประจุชนิดนี้ มีค่าห้องกว่า 1 ในโครฟาร์ด และเป็นตัวเก็บประจุชนิดที่ไม่มีข้อ (ไม่ต้องคำนึงเวลาใช้งาน) และสามารถแรงดันได้ประมาณ 50-100 โวลต์



รูปที่ 4 ตัวเก็บประจุชนิดเซรามิก

ค่าความจุของตัวเก็บประจุชนิดเซรามิกที่มีใช้กันในปัจจุบันอยู่ในช่วง 1 พิโภฟาร์ด ถึง 0.1 ในโครฟาร์ด ตัวเก็บประจุชนิดอิเล็กทรอลิติก ตัวเก็บประจุชนิดนี้ต้องระวังในการนำไปใช้งานด้วย เพราะมีข้อที่แน่นอนพินพัดคิวไว้ด้านข้างตัวถังอยู่แล้ว ถ้าป้อนแรงดันให้กับตัวเก็บประจุผิดข้อจะเกิดความเสียหายกับตัวมันและอุปกรณ์ที่ประกอบร่วมกับตัวมันได้ ข้อของตัวเก็บประจุชนิดนี้ สังเกตได้ง่ายๆ เมื่อตอนซื้อมา ก็จะเห็นข้อที่ยวจะเป็นข้อบก และข้อที่สัมบูรณ์จะเป็นข้อลับ



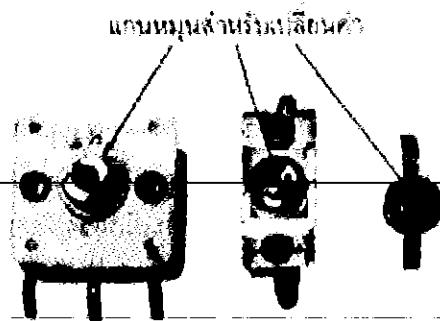
รูปที่ 5 ตัวเก็บประจุชนิดอิเล็กทรอลิติกและสัญลักษณ์ตัวเก็บประจุชนิดมีข้อ

อีกอย่างที่ต้องระวัง คือการป้อนแรงดันให้ตัวเก็บประจุที่ข้างตัวเก็บประจุชนิดอิเล็กทรอลิติกนี้ จะมีอัตราหานแรงดันพินพัดคิว เอาไว้ด้วย มีหน่วยเป็นโวลต์ (V) แต่บางตัวจะเป็น WV (Working Voltage) หมายถึงแรงดันที่ใช้งานนั้นเอง ในการใช้งานโดยทั่วไปจะເเพื่อ แรงดันของตัวเก็บประจุให้สูงกว่าแรงดันที่ใช้งานจริงประมาณเท่าตัว

ส่วนค่าของตัวเก็บประจุชนิดนี้อยู่ในช่วง 0.1 ในโครฟาร์ด ถึง 1 ฟาร์ด

2. ตัวเก็บประจุแบบปรับค่าได้

ซึ่งของตัวเก็บประจุแบบปรับค่าได้ก็จะออกกันชุดๆ แล้วว่า เราสามารถปรับค่าความจุของตัวเก็บประจุได้ ด้วยการหมุนแกนของตัวเก็บประจุ ค่าความจุก็จะเปลี่ยนไปตามหมุนที่หมุนโดยมากที่พบเห็นกันบ่อยๆ เท่าใช้ตัวเก็บประจุแบบปรับค่าได้ ในวงจรเลือกค่าที่ต้องการที่สูงที่สุด ไม่



รูปที่ 6 ตัวเก็บประจุแบบปรับค่าได้

1.2.3 การคำนวณค่าตัวเก็บประจุ

ประจุไฟฟ้าและแรงดันไฟฟ้า จึงเขียนเป็นสูตรความสัมพันธ์ได้ดังนี้

$$\text{ค่าการเก็บประจุ } (C) = \frac{Q}{V}$$

โดยที่ C = ค่าการเก็บประจุ มีหน่วยเป็น ฟาร์ด (F)

Q = ประจุไฟฟ้า มีหน่วยเป็น คูลอมบ์ (C)

V = แรงดันไฟฟ้า มีหน่วยเป็น โวลต์ (V)

การห่อตัวเก็บประจุแบบอันดับหรืออนุกรม

การคำนวณหาค่าการเก็บประจุรวมของตัวเก็บประจุที่ต่อ กันแบบอันดับ หาได้จากสูตร ดังนี้

$$C_T = \frac{1}{(1/C_1) + (1/C_2) + (1/C_3) + \dots}$$

สำหรับตัวเก็บประจุ 2 ตัว จะใช้สูตรคำนวณดังนี้

$$C_T = \frac{C_1 \times C_2}{C_1 + C_2}$$

การห่อตัวเก็บประจุแบบขนาน

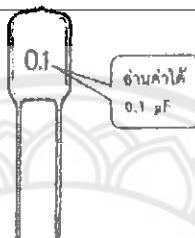
การคำนวณเก็บประจุที่ต่อ กันแบบขนาน จึงเท่ากับผลรวมของค่าการเก็บประจุของตัวเก็บประจุทุกตัว

$$C_t = C_1 + C_2 + C_3 + \dots$$

1.2.4 การอ่านค่าตัวเก็บประจุ

การอ่านค่าโดยตรง

การบวกค่าแบบเป็นตัวเลขมีค่าน้อยกว่า 1 (ค่าที่พิมพ์บนตัวเก็บประจุ) ค่าที่อ่านได้จะมีหน่วย เป็นไมโครฟาร์ด (μF) เช่น 0.1 หมายถึง 0.1 ในไมโครฟาร์ด

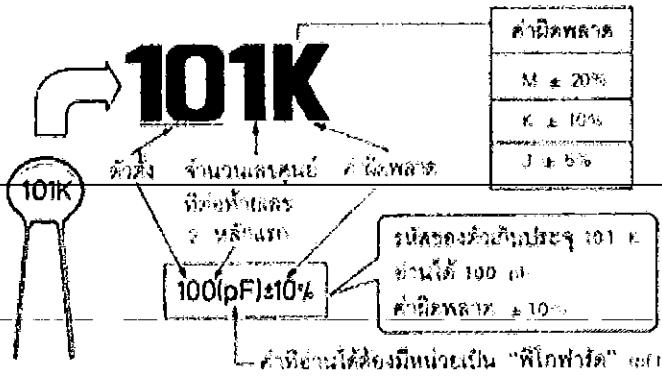


รูปที่ 7 การอ่านค่าความจุแบบเป็นตัวเลขมีค่าน้อยกว่า 1

การอ่านค่าแบบเป็นตัวเลขมีค่านากกว่า 1 ค่าที่อ่านได้จะมีหน่วยเป็นพิโ哥ฟาร์ด (pF) เช่น 20 หมายถึง 20 พิโ哥ฟาร์ด (รูปที่ 11) ยกเว้นในกรณีที่มีหน่วยตามหลังเช่น $10\mu F$ ค่าที่อ่านได้เท่ากับ 10 ในไมโครฟาร์ด และตัวเลขที่บวกค่าเกิน 2 หลัก เช่น 101 ไม่เท่ากับ 101 พิโ哥ฟาร์ด แต่เราจะอ่านค่าโดยการแบ่งหักดังที่จะนำมายกต่อไป

การอ่านค่าโดยการแบ่งหัก

สังเกตได้ว่าค่าของตัวเก็บประจุที่บวกเป็นรหัส (ตัวเลข) สองหลักแรกให้คงไว้ และหลักที่สามเป็นจำนวนศูนย์ที่นำมาต่อท้ายเลขสองหลักแรก เช่น 101 ก็จะเท่ากับ 100 ส่วนหน่วยที่ได้จาก การอ่านค่าวิธีนี้คือพิโ哥ฟาร์ด เพราะฉะนั้นค่าที่ได้จะเท่ากับ 100 พิโ哥ฟาร์ดนั่นเอง ส่วนค่าผิดพลาดถูกนอกในรูปของอัตรา百分เช่น ตัว K มีค่าผิดพลาดเท่ากับ $+ - 10\%$



รูปที่ 8 แสดงการคำนวณค่าตัวเก็บประจุที่บวกเป็นรหัส

2. อุปกรณ์สารกึ่งตัวนำในวงจรเครื่องขยายเสียง (Semiconductor Devices)

2.1 ไอดีออด

2.1.1 โครงสร้างของไอดีออด

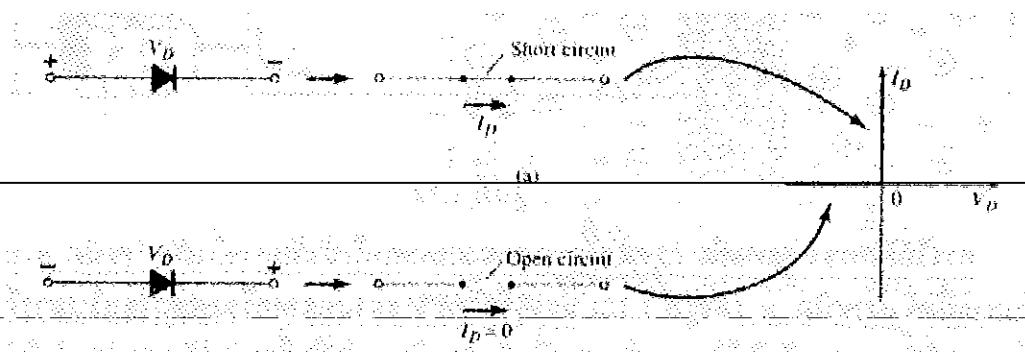


รูปที่ 9 แสดงโครงสร้างและสัญลักษณ์ไอดีออดธรรมชาติทั่วไป

อุปกรณ์สารกึ่งตัวนำเป็นอุปกรณ์ที่มีค่าความต้านทานอยู่ระหว่างตัวนำ(Conductor) กับ ฉนวน (Insulator) หากกำหนดให้ตัวนำมีค่าเท่ากับศูนย์ (กระแสไฟลมาก) กำหนดฉนวนมีค่า ต้านทานเท่ากับ 20 เมกะโอห์ม (กระแสไฟฟ้าหยุดไหลหรืออาจไหลได้น้อย) ค่าความต้านทานของ สารกึ่งตัวนำจะอยู่ระหว่าง 100-500 กิโลโอห์ม อุปกรณ์สารกึ่งตัวนำตัวแรกที่ต้องทำความรู้จักนั้น คือ ไอดีออด

2.1.2 คุณลักษณะของไอดีออด

ไอดีออดมีหน้าที่นำกระแสไฟฟ้าได้ทิศทางเดียว เกิดจากการนำสารกึ่งตัวนำชนิด p และ n ประกอบกันด้วยความร้อนสูง สารกึ่งตัวนำชนิด p (P-type) มีประจุบวกมาก สารกึ่งตัวนำชนิด n (N-type) มีประจุลบมากหากกำหนดจุดทำงานของไอดีออดให้เหมือนสมบูรณ์เกิดกระแสไฟฟ้าไหลผ่าน ไอดีออดได้ โดยกระแสนี้จะไหลเข้าจากขาแอนод (Anode, A) ไปทางแคทโอด (Cathod , K) หรือ ไหลจากแคทโอดไปทางแอนодเนื่องจากทิศทางของลูกศรนั้นเอง



รูปที่ 10 แสดงการไฟแนนออสตรองและไฟแนนออสกับบันของไคโอด

การไฟแนนออสตรองแก่ไคโอด (Forward Biasing a Diode)



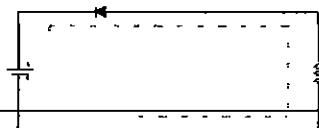
รูปที่ 11 การไฟแนนออสตรอง

ไคโอดจะยังคงนำกระแสอยู่ตลอดเวลาถ้ามีไฟรับการไฟอัลต์ถูกต้องอยู่ ดังแสดงในรูป แสดงทิศทางการไฟของกระแสทางตรง (Forward Current, IF) หรือเป็นกระแสแอลกิตรอน ซึ่งจะไหลจากชั้วบนของแหล่งจ่ายแรงดันไฟฟ้าไปยัง n-region และ p-region ตามลำดับ จากนั้นจึงไหลต่อไปยังชั้นวากของแหล่งจ่ายแรงดันไฟฟ้า สำหรับการไฟของกระแสแอลกิตรอนหรือที่เรียกว่า กระแสเดนิยม (Conventional Current) จะใหญ่ในทิศทางตรงกันข้ามกับทิศทางการไฟของกระแสแอลกิตรอน การที่ทราบถึงแรงดันไฟฟ้าที่ต่อกลางไคโอด ($Si = 0.7 \text{ V}$, $Ge = 0.3 \text{ V}$) ขนาดของแหล่งจ่ายแรงดันไฟฟ้าและค่าความต้านทานของวงจรที่สามารถคำนวณหาปริมาณกระแสทางตรงได้

$$I_F = \frac{V_S - V_{diode}}{R}$$

โดยที่	I_F	= กระแสทางตรงของวงจร มีหน่วยเป็น แอมเปอร์ (A)
	V_S	= แรงดันของแหล่งจ่ายไฟ มีหน่วยเป็น โวลต์ (V)
	V_{diode}	= แรงดันตกครื่นไคโอด มีหน่วยเป็น โวลต์ (V)
	R	= ค่าความต้านทานของวงจร มีหน่วยเป็น โอห์ม (Ω)

การให้ไฟในอัลจังแอดiod (Reverse Biasing a Diode)



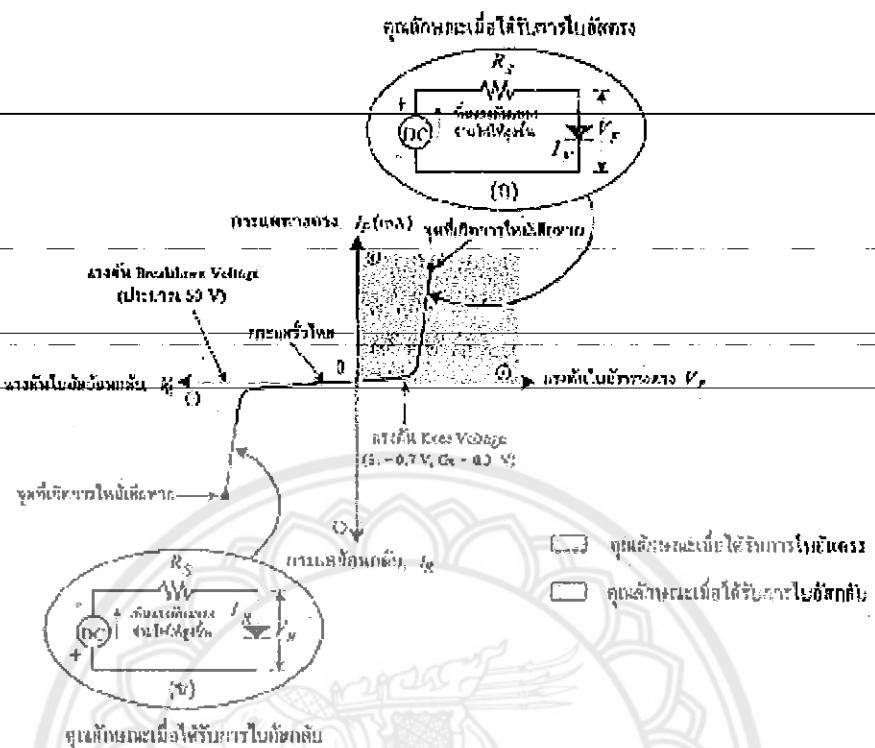
รูปที่ 12 การ ไนอัลจัง

จากรูป แสดงการต่อไดโอดแบบไนอัลจัง โดยการต่อข้อบวกของแหล่งจ่ายแรงดันไฟฟ้าเข้ากับ N-region และข้อลบเข้ากับ p-region ของไดโอด การต่อแหล่งจ่ายแรงดันไฟฟ้าในลักษณะนี้จะทำให้อิเล็กตรอนอิสระใน n-region ถูกดึงให้เคลื่อนที่ไปยังข้อบวก ในขณะเดียวกัน ช่องว่างจะถูกดึงจากข้อลบเช่นกัน จากเหตุผลดังกล่าวจึงส่งผลให้บริเวณ Depletion Region ขยายกว้างมากขึ้น จนทำให้แรงดันไฟฟ้าภายในมีค่าเท่ากับแรงดันไฟฟ้าของแหล่งจ่ายแรงดันไฟฟ้าแต่มีข้อตรงกันข้าม จึงส่งผลให้ไดโอดไม่สามารถกระแสไฟฟ้าในที่สุด

กราฟแสดงคุณลักษณะของไดโอด

จากราฟ แสดงปริมาณกระแสไฟฟ้าที่ไหลผ่านไดโอดเมื่อให้ไฟในอัลตร้า และไนอัลจัง โดยคุณลักษณะของกราฟเป็นคุณที่แรงดันไฟฟ้า และกระแสไฟฟ้านมีค่าเป็นศูนย์ สำหรับแกนนอนจะแทนค่าของกระแสไฟฟ้าที่จ่ายให้กับไดโอด ซึ่งถ้าให้ไนอัลตร้า (VF) แรงดันไฟฟ้าจะมีความเป็นบวกมากขึ้น โดยเริ่มจากจุดกึ่งกลางไปทางขวา และถ้าให้ไนอัลจัง (VR) แรงดันไฟฟ้าจะมีความเป็นลบมากขึ้น โดยเริ่มจากจุดกึ่งกลางไปทางซ้าย

สำหรับแกนตั้งจะแทนค่าของกระแสไฟฟ้าที่ไหลผ่านไดโอด โดยกระแสทางตรง (IF) จะมีความเป็นบวกมากขึ้น โดยเริ่มจากจุดกึ่งกลางขึ้นไปด้านบนของกราฟ และถ้าเป็นกระแสข้อนอกลับ (IR) จะมีความเป็นลบมากขึ้น โดยเริ่มจากจุดกึ่งกลางไปทางด้านล่างของกราฟ ซึ่งบริบทผู้ผลิตจะทดสอบคุณลักษณะของไดโอด โดยการจ่ายกระแสไฟฟ้าค่าต่างๆ ทั้งแบบทางตรง และแบบข้อนอกลับให้แก่ไดโอด และจะทำให้ไดเส้นกราฟที่มีความต่อเนื่องที่เรียกว่า เส้นกราฟความสัมพันธ์ระหว่างแรงดัน-กระแส หรือ "V-I Characteristic Curve"



รูปที่ 13 กราฟแสดงคุณลักษณะของไอดีโอด

2.1.3 การนำไอดีโอดไปใช้งาน

เมื่อนำไอดีโอดไปใช้งานที่เกี่ยวข้องกับวงจรเครื่องขยายเสียง ทราบความจริงว่าถูกนำไปใช้เป็นวงจรในภาคจ่ายไฟให้กับเครื่องขยายเสียง เรียกว่าวงจรเรียงกระแส (Rectifier Circuits) วงจรเรียงกระแสมีหน้าที่เปลี่ยนแรงดันไฟฟ้ากระแสสัมบناห์มื้อแปลงให้เป็นแรงดันไฟฟ้ากระแสตรง เพื่อจ่ายให้กับระบบของวงจรอิเล็กทรอนิกส์

วงจรเรียงกระแสมี 3 ชนิดคือ

1 วงจรเรียงกระแสครึ่งคลื่น

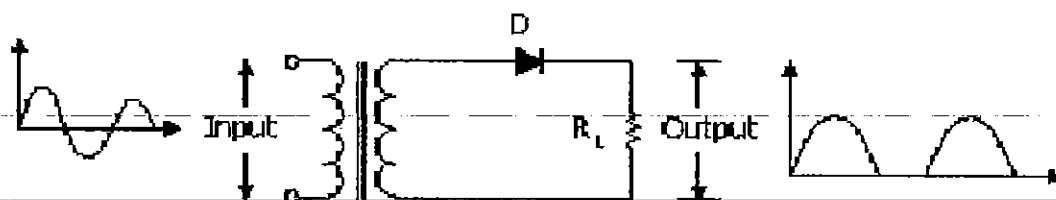
2 วงจรเรียงกระแสเต็มคลื่นชนิดเท็ปหม้อแปลง

3 วงจรเรียงกระแสเต็มคลื่นชนิดบริดจ์

1. วงจรเรียงกระแสแบบครึ่งคลื่น

การสร้างวงจรเรียงกระแสแบบครึ่งคลื่นทำได้โดยการต่อไอดีโอดให้อยู่ระหว่างหนื้มอแปลงไฟฟ้าและโอลด์ สำหรับช่วงของครึ่งบวกของแรงดันไฟฟ้า จากด้านทุติยภูมิจะทำให้ข้อต่อในครองไอดีโอดได้รับแรงดันไฟฟ้าเป็นบวก ดังนั้นไอดีโอดจึงอยู่ในสถานะ ON ในกรณีนี้ไอดีโอดจะเป็นตัวทำให้ช่วงครึ่งบวกของแรงดันไฟฟ้า จากด้านทุติยภูมิไปปรากฏคร่อมที่โอลด์ ส่วนในช่วงซึ่งกลับของ

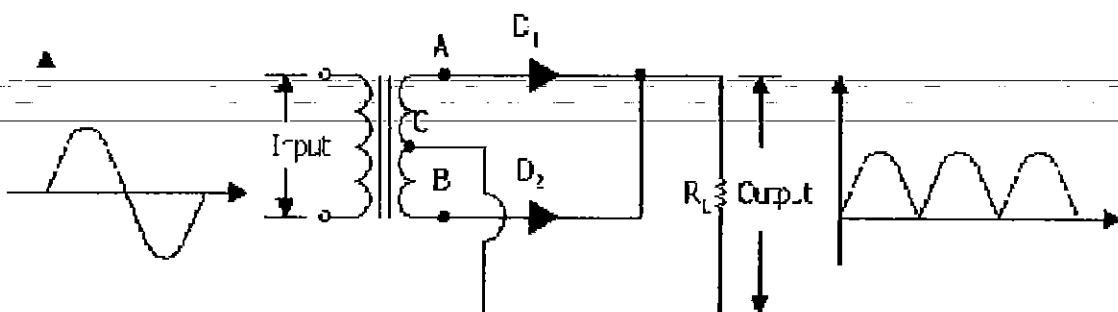
แรงดัน จากด้านทุติยภูมิ จะทำให้ขี้วของอาโนดของไดโอดได้รับแรงดันไฟฟ้าที่เป็นลบดังนี้ ไดโอดจะอยู่ในสถานะ OFF ซึ่งในกรณีจะไม่มีกระแสไฟ流ผ่านไดโอด ส่งผลให้ไม่มีแรงดันไฟฟ้าไปปรากฏคู่ร่วมที่โอลด์



รูปที่ 14 วงจรเรียงกระแสแบบครึ่งคลื่น

2. วงจรเรียงกระแสแบบเต็มคลื่น

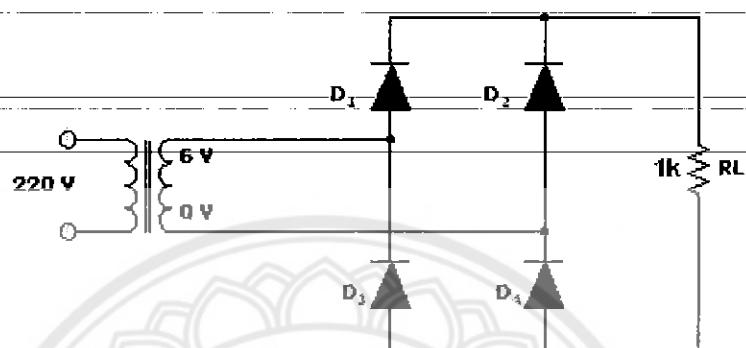
ซึ่งใช้ไดโอด 2 ตัว ในการที่จะส่งผ่านช่วงครึ่งคลื่นของสัญญาณทั้งสองไปยังโอลด์ โดยให้ไอลด์ผ่านไปในทิศทางเดียวกันวงจรเรียงกระแสแบบเข็นเตอร์แท็ป โดยส่วนที่เป็นเข็นเตอร์แท็ปของชุด漉คทุติยภูมิจะต่อลงกราวด์เพื่อให้เกิดความต่างไฟสักกันถึง 180 องศา ระหว่างสัญญาณที่ออกมาจากส่วนบนและส่วนล่างของชุด漉คทุติยภูมิ เมื่อสัญญาณอินพุตที่ป้อนเข้ามาอยู่ในช่วงครึ่งวงการทำงานของวงจร โดยสัญญาณแรงดันไฟบวกที่ปรากฏส่วนบนของชุด漉คทุติยภูมิจะมีผลทำให้ไดโอดอยู่ในสถานะ ON ในขณะที่แรงดันไฟบวกจะไปปรากฏที่ส่วนล่างของชุด漉คทุติยภูมิจะอยู่ในสถานะ OFF การทำงานของวงจรสินค์จะทำให้กระแสอิเล็กตรอนไหลจากเข็นเตอร์แท็ปไปยังโอลด์ ดังนั้นการทำงานของไดโอดจำนวน 2 ตัว และมือแปลงไฟฟ้าชนิดที่มีเข็นเตอร์แท็ปจะเป็นการเปลี่ยนไฟฟ้ากระแสสลับที่มีทิศทางการไหลของกระแสไฟฟ้า 2 ทิศทางให้เป็นไฟฟ้ากระแสตรงที่มีการไหลของทิศทางกระแสไฟฟ้าทิศทางเดียวและแรงดันอาห์มูตที่ปรากฏคู่ร่วมโอลด์จะมีสถานะขั้วไฟเหมือนกันด้วย



รูปที่ 15 วงจรเรียงกระแสแบบเต็มคลื่น

3. วงศ์เรียงกระแสบริจ*

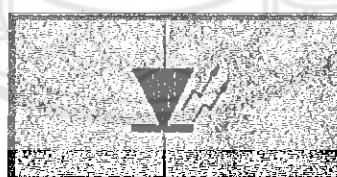
วงจรเรียบกระแสแบบบริคจ์ โดยการทำงานของวงจรเมื่อได้รับสัญญาณอินพุตที่ป้อนเข้ามาอยู่ในช่วงครึ่งคลื่นบวก การทำงานของวงจร โดยสัญญาณแรงดันไฟฟ้าที่ป้อนเข้ามาส่วนบนของวงจรบริคจ์จะส่งผลทำให้เกิดโอลดอยู่ในสภาวะ ON ซึ่งทำให้มีอิเล็กตรอนจากส่วนล่างของวงจรบริคจ์ซึ่งเป็นแรงดันไฟฟ้าไปหล่อผ่านโลด



รูปที่ 16 วงศ์จรเรียงกระถางบริจ*

2.2 ໄດ້ໂຄດແກ່ລົງແສງ

ໄໂໂອດເປົ່າງແສງ (light-emitting diode) ເຮັກຍ່ອງ ວ່າ LED ຄື່ອ ໄໂໂອດຈຶ່ງສາມາດເປົ່າງແສງ
ອອກນາໄດ້ແສງທີ່ເປົ່າງອອກນາປະກອບດ້ວຍຄື່ນຄວາມຄື່ເຕີຍວແລະເຟຟຕ່ອນໆອັນກັນ ຜົ່ງຕ່າງກັນແສງ
ຮຽນຄາທີ່ຕາຄນອນເຫັນ ຂັ້ນປະກອບດ້ວຍຄື່ນຈຶ່ງນີ້ເຟຟແລະຄວາມຄື່ຕ່າງ ຖ້າ ດັນມາຮົມກັນ ໄໂໂອດ ຈຶ່ງ
ສາມາດໃຫ້ແສງອອກນາໄດ້ ທັງໝົດທີ່ເປັນສາງກິ່ງຕົວນໍາຂອງໜ້າລວກກັ້ງ ໃນທີ່ນີ້ຈະກ່າວຄື່ງໜົດທີ່ເປັນສາງ
ກິ່ງຕົວນໍາທ່ານັ້ນ

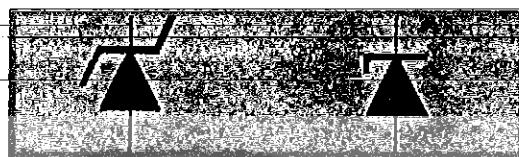


รูปที่ 17 สัญลักษณ์ของ LED

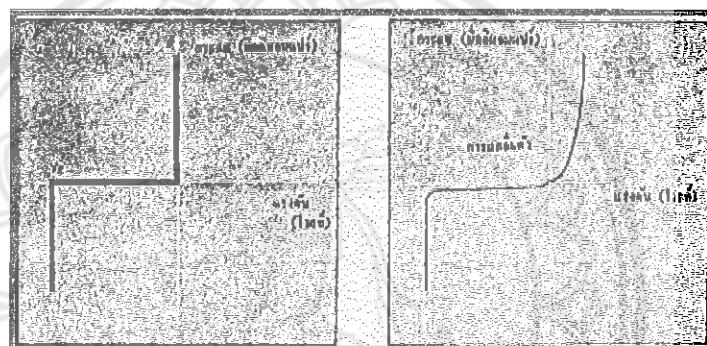
เมื่อได้โฉดคงไม่แอกสตรองจะทำให้อิเดคตอรอนที่สารกรก์ตัวนำชนิด N มีพลังงานสูงขึ้นจนสามารถวิ่งข้ามรอยต่อไปรวมกับไฮลิน P ต่อให้เกิดพลังงานในรูปของประจุไฟฟ่อน ซึ่งจะส่งแสงออกมานา การประยุกต์ LED ไปใช้งานอย่างกว้างขวางส่วนมากใช้ในภาคแสดงผล (display unit) LED โดยทั่วไป มี 2 ชนิดใหญ่ ๆ คือ LED ชนิดที่ตากนเห็นได้กับชนิดที่ตากนมองไม่เห็นต้องใช้ทรานซิสเตอร์มาเป็นตัวรับแสงแทนตากน

2.3 ชีเนอร์ไดโอด (Zener diode)

ชีเนอร์ไดโอด (Zener diode) ไดโอดธรรมดามีการทำการไบแอดสกัลันจนถึงค่าแรงดันพังจะทำให้เกิดการเสียหายได้ ชีเนอร์ไดโอดเป็นซิลิกอนไดโอดชนิดพิเศษที่กระแสเดินทางกลับสามารถไหลเกิดขึ้นทั่วทั้งตัวอย่างต่อของไดโอด จึงสามารถงานกระแสเดินทางกลับได้สูงมาก ดังนั้นชีเนอร์ไดโอดจึงสามารถใช้ควบคุมแรงดันโดยใช้แรงดันที่ต่ำกว่าต่ำกว่ามันเองเป็นตัวควบคุม สำหรับกรณีไบแอดส์ชีเนอร์ไดโอดจะทำหน้าที่เหมือนไดโอดธรรมดาก็อื่นเมื่อเป็นตัวลักษณะที่สัญลักษณ์ของตัวชีเนอร์ไดโอดเขียนได้ดังรูป



รูปที่ 18 สัญลักษณ์ของชีเนอร์ไดโอด



รูปที่ 19 ลักษณะสมบัติของชีเนอร์ไดโอดทางอุณหภูมิ ลักษณะสมบัติของชีเนอร์ไดโอดจริง ๆ

2.4 ไดโอดกำลัง (Power Diode)

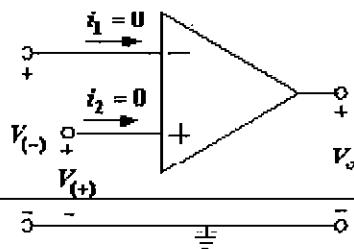
ไดโอดกำลัง เป็นไดโอดที่ออกแบบให้บริเวณรอบตัวมีช่วงกว้างมากกว่าไดโอดทั่วไป เพื่อนำไปใช้กับงานที่มีกำลังไฟฟ้าสูง กระแสสูงและทนต่ออุณหภูมิสูงได้ เช่น ประกอบเป็นวงจรเรียงกระแส ในอิเล็กทรอนิกส์กำลัง เป็นต้น โดยทั่วไปนิยมใช้ร่วมกับตัวระบายความร้อน (Heat Sinks) เพื่อเพิ่มพื้นที่ระบายความร้อนภายในตัวไดโอดกำลัง

2.5 ออปแอนป์

ลักษณะของออปแอนป์ในอุณหภูมิ

1. มีอัตราการขยายแรงดันเป็นอนันต์
2. มีค่าอินพุตอิมพีเดนซ์เป็นอนันต์
3. มีค่าเอาท์พุตอิมพีเดนซ์เป็นศูนย์

และสามารถสรุปความสัมพันธ์ของกระแสและแรงดันได้ดังต่อไปนี้



รูปที่ 20 օอปเปอเรนปีทางอุคณติ

คั้งนี้นกระແສที่ໄລເຂາອປແອນປິທາງຄ້ານອິນພຸດຈະມີຄ່າເທົກັນສູນຍໍ

$$i_1 = 0, i_2 = 0 \text{ ຫຼື } i_+ = i_-$$

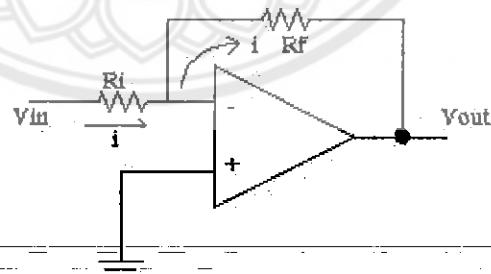
ແລະແຮງດັນທີຂາບວກແລະຂາລນຈະມີຄ່າເທົກັນ

$$V_{(+)} = V_{(-)}$$

Note: เราสามารถหา ຈໍາຍຊ້າຍກາຮສັງເກດທົ່ວງຈຳກັງໄດ້ຂ້າວໜຶ່ງຕ່ອລງກວາງຄ່າແຮງດັນທົກຄ່ອນກີ່ ຈະມີຄ່າເທົກັນສູນຍໍ ຢ້ອງສຳເກີດຕ່ອກັນແລ້ວຈໍາຍແຮງດັນ ກ່າວແຮງດັນທົກຄ່ອນທີ່ຂ້າກີ່ຈະມີຄ່າເທົກັນຄ່າ ແຮງດັນທີ່ແລ້ວຈໍາຍນີ້ນ

เราສາມາຮັດກາສົມກາຮຂອງແຮງດັນອິນພຸດ ແລະເອາຫຼຸດໄດ້ຈາກທຸນຢູ່ຂອງ Kirchhoff's Current Laws (KCL) ນາ້ວຍໃນກາຮຄ້ານວຍຫາສາມາກາຮຄວາມສັນພັນຮັນນີ້

ວຈຈະບາຍສັ່ນຍາມແບນກລັບເຟ (Inverter Amplifier)



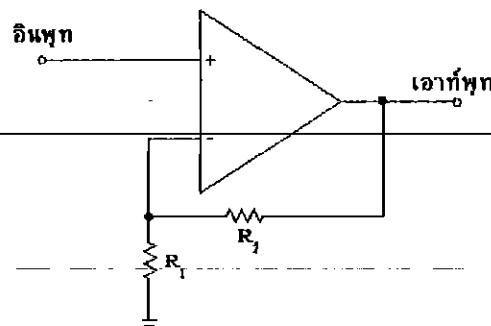
ຮູບທີ 21 ວຈຈະບາຍສັ່ນຍາມແບນກລັບເຟ

$$V_{in} = iR_i; V_{out} = iR_f$$

$$AV = V_{out}/V_{in}; -iR_f/iR_i = -R_f/R_i$$

$$\text{ເພົ່າະກະນີ້ } AV = -R_f/R_i$$

วงจรขยายสัญญาณแบบไม่กลับเฟส (Noninverting Amplifier)



รูปที่ 22 วงจรขยายแบบไม่กลับเฟส

สิ่งที่ทำให้วงจนี้แตกต่างจากวงจรขยายชนิดกลับเฟสคือเอาท์พุตที่เกิดขึ้นจะมีเฟสเดียวกับสัญญาณอินพุต นอกจานี้วงจนี้ยังให้ค่าความต้านทานอินพุตสูงมากในขณะที่อินพุตอยู่ลอยๆ เนยกะเห็นได้ว่าจะทำให้อาท์พุตเกิดการอัมตัวทันทีนั้นหมายความว่าระดับแรงดันเอาท์พุตจะเป็นค่าเท่ากับแรงดันไฟเลี้ยงด้านบวกทันที วงจรบันฟเฟอร์ ลักษณะพิเศษของวงจรบันฟเฟอร์ คือการให้อัตราขยายเท่ากับ 1 ใช้เป็นตัวกันชนหรือบันฟเฟอร์ระหว่างสองวงจรที่ต้องการจะต่อเชื่อมถึงกัน

$$V_{in} = iR_i$$

$$V_{out} = i (R_i + R_f)$$

$$AV = i (R_i + R_f) / i R_i$$

$$AV = R_i + R_f/R_i$$

$$\text{หรือ } AV = 1 + (R_f/R_i)$$

2.6 ทรานซิสเตอร์ (TRANSISTORS)

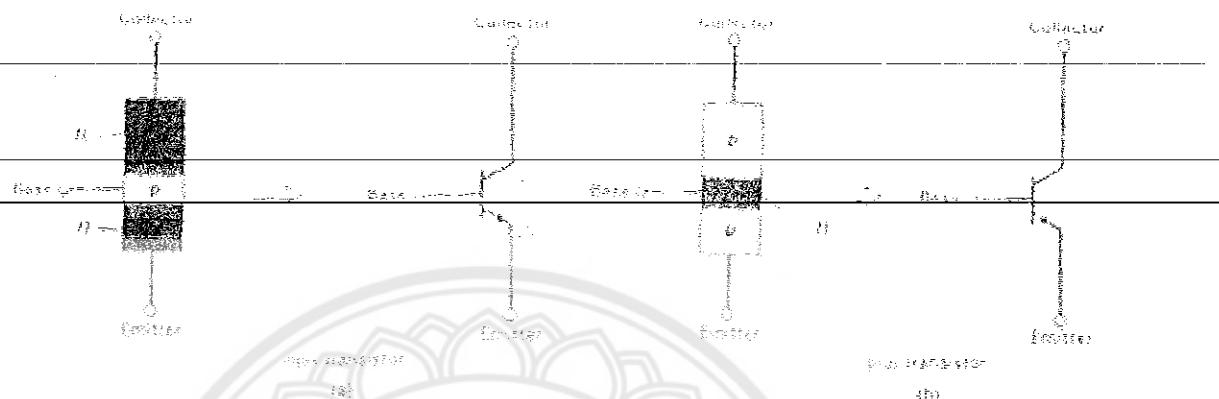
ทรานซิสเตอร์เป็นอุปกรณ์อิเล็กทรอนิกส์ซึ่งมีรอยต่อของสารกึ่งตัวนำ pn จำนวน 2 ตัวแหน่ง จึงมีชื่อเรียกอีกอย่างหนึ่งว่า ทรานซิสเตอร์ร่องรอยต่อไพลาร์ (Bipolar Junction Transistor (BJT))



รูปที่ 23 ทรานซิสเตอร์

2.6.1 ประเภทของทรานซิสเตอร์ (Type of Transistors)

ทรานซิสเตอร์แบ่งตามโครงสร้างได้ 2 ประเภท คือ ทรานซิสเตอร์แบบ npn (npn Transistor) และทรานซิสเตอร์แบบ pnp (pnp Transistor)



รูปที่ 24 ทรานซิสเตอร์แบบ npn และทรานซิสเตอร์แบบ pnp

ทรานซิสเตอร์แบบ npn ประกอบด้วยสารกึ่งตัวนำชนิด n จำนวน 2 ชั้นต่อชั้นกับสารกึ่งตัวนำชนิด p จำนวน 1 ชั้น แสดงสัญลักษณ์เป็นดังรูป

ทรานซิสเตอร์แบบ pnp ประกอบด้วยสารกึ่งตัวนำชนิด p จำนวน 2 ชั้นต่อชั้นกับสารกึ่งตัวนำชนิด n จำนวน 1 ชั้น แสดงสัญลักษณ์เป็นดังรูป

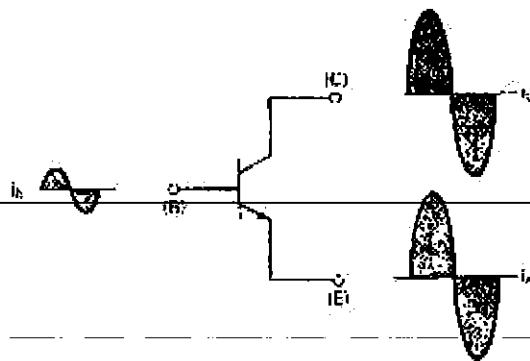
2.6.2 กระแสและแรงดันของทรานซิสเตอร์ (Transistor Current and Voltage)

เนื่องจากทรานซิสเตอร์เป็นอุปกรณ์ที่มีขั้ว 3 ขั้ว คือ ขั้วคอลเลคเตอร์ (Collector; C), ขั้วเบส (ÚBase; B) และขั้วอิมิตเตอร์ (Emitter; E) จึงมีกระแสและแรงดันทรานซิสเตอร์หลายค่า ดังนี้

กระแสของทรานซิสเตอร์

ทรานซิสเตอร์เป็นอุปกรณ์ซึ่งถูกควบคุมด้วยกระแส [Base Current; I_B] กล่าวคือ เมื่อ I_B มีการเปลี่ยนแปลงແเมพเพียงเล็กน้อยก็จะทำให้กระแสอิมิตเตอร์ [Emitter Current; I_E] และกระแสคอลเลคเตอร์ [Collector Current; I_C] เปลี่ยนแปลงไปด้วย

นอกจากนี้ถ้าเราเลือกบริเวณการทำงาน (Operating Region) หรือทำการใบอัสที่รอยต่อของทรานซิสเตอร์ทั้ง 2 ตำแหน่ง ให้เหมาะสม ก็จะได้ I_E และ I_C ซึ่งมีขนาดมากขึ้นเมื่อเทียบกับ I_B



รูปที่ 25 สัญญาณกระแส

จากรูป เมื่อจ่ายสัญญาณกระแส AC ที่ขั้วเบส (i_B) หรือที่ด้านอินพุตของทรานซิสเตอร์จะได้รับสัญญาณเอาต์พุตที่ขั้ว E (i_E) และที่ขั้ว C (i_C) มีขนาดเพิ่มขึ้น

ตัวประกอบหรือเฟกเตอร์ที่ทำให้กระแสไฟฟ้า จากขั้วเบส ไปยังขั้วคอลเลกเตอร์ของทรานซิสเตอร์มีค่าเพิ่มขึ้นเรียกว่า อัตราขยายกระแสไฟฟ้า (Current Gain) ซึ่งแทนด้วยอักษรกรีกคีอ บีต้า (Beta) ถ้าต้องการหาปริมาณ I_C ของทรานซิสเตอร์ ก็เพียงแต่คูณ I_B ด้วยพิกัด Beta เจียนเป็นสมการได้ดัง

$$I_C = \text{Beta} * I_B$$

สมการที่ 1

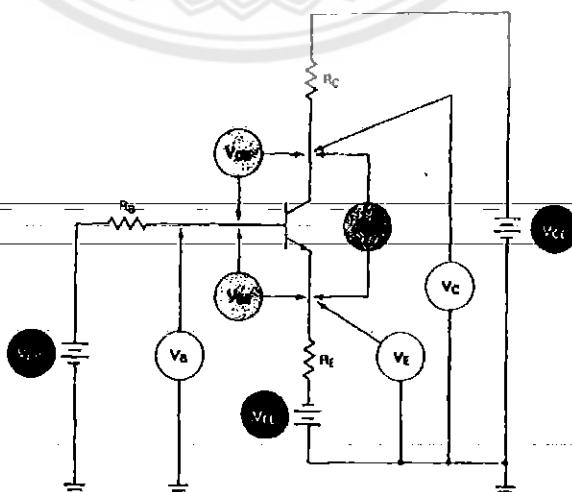
$$I_E = I_B + I_C$$

$$I_C \sim I_E$$

สมการที่ 2

แรงดันของทรานซิสเตอร์

ขณะต่อทรานซิสเตอร์เพื่อใช้กับงานจริง มีแรงดันไฟฟ้าหลายประการเกิดขึ้น ดังนี้



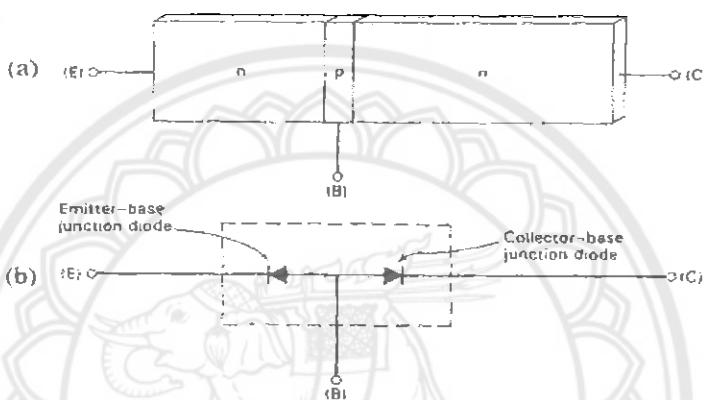
รูปที่ 26 แรงดันต่างๆ ของทรานซิสเตอร์

V_{CC} , V_{EE} , และ V_{BB} เป็นแรงดันไฟฟ้าจากแหล่งจ่ายไฟฟ้ากระแสตรง
 V_C , V_B และ V_E เป็นแรงดันไฟฟ้าที่วัดได้จากขั้ว C, B และ E
 V_{CE} , V_{BE} และ V_{EB} เป็นแรงดันไฟฟ้าที่วัดได้ระหว่างขั้วที่ระบุตามตัวห้อของ

2.6.3 โครงสร้างและการทำงานของทรานซิสเตอร์ (Transistor Construction and Operation)

ได้กล่าวมาแล้วว่าทรานซิสเตอร์ประกอบด้วยสารกึ่งตัวนำ 3 ชั้นต่อเนื่องกัน ดังนี้จะมีรูปดังนี้

pn จำนวน 2 ตัวแทนงดังรูป



รูปที่ 27 โครงสร้างและการทำงานของทรานซิสเตอร์

ตัวแทนที่อimitเตอร์กับเบสเชื่อมกันเป็นรอยต่อ pn เรียกว่า รอยต่ออimitเตอร์-เบส (Emitter Base Junction) ส่วนตัวแทนที่ คอลเลคเตอร์กับเบสต่อเชื่อมกันเรียกว่า รอยต่อคอลเลคเตอร์-เบส (Collector Base Junction) เบียนแทนได้ด้วย ค่าเทียบเคียงของไอด ไอค

2.6.4 การใช้งานทรานซิสเตอร์

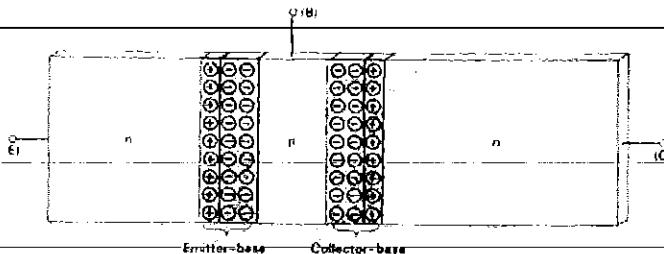
เมื่อนำหลักการ มาร่วมพิจารณา ทำให้ทราบว่าการที่จะนำทรานซิสเตอร์ไปใช้งานได้นั้น ต้องต่อแรงดันไฟฟ้าเพื่อทำการ ใบอัสที่รอยต่อหรือไอด เทียบเคียงทั้งสอง เนื่องจาก ทรานซิสเตอร์ มี 3 ขั้ว การต่อแรงดันไฟฟ้าที่ขั้วเพื่อให้ทรานซิสเตอร์ทำงานจึงเป็นไปได้ 3 แบบคือ

- การให้ทรานซิสเตอร์ทำงานที่บริเวณคัตอฟ (Cut-off Region)
- การให้ทรานซิสเตอร์ทำงานที่บริเวณอิ่มตัว (Saturation Region)
- การให้ทรานซิสเตอร์ทำงานที่บริเวณแอคทีฟ (Active Region)

ในการอธิบายถึงการทำงานที่บริเวณต่าง ๆ ของทรานซิสเตอร์นั้น จะเริ่มต้นจากการไม่มีการต่อแรงดันที่ขั้ว ของทรานซิสเตอร์ หรือกรณีไม่ได้รับการ ใบอัส

กรณีไม่ได้รับการไนอัส

ขณะท่านซิสเตอร์ไม่ได้รับการไนอัส จะเกิดบริเวณปลดพาหะ (Depletion Region) ที่รอยต่อทั้งสอง

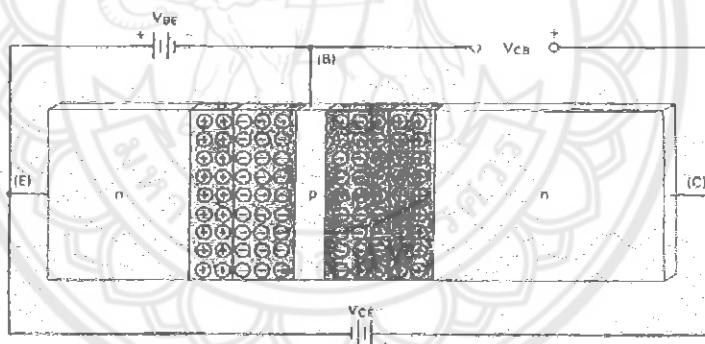


รูปที่ 28 ทรานซิสเตอร์กรณีไม่ได้รับการไนอัส

- การทำงานที่บีริเวณคัตตอฟ

การค่อแหล่งจ่ายไฟฟ้าให้ทรานซิสเตอร์ทำงานในบริเวณคัตตอฟเป็นการไนอัสกลับที่รอยต่อทั้ง 2 ตำแหน่ง ซึ่งจะทำให้กระแสที่ไหลผ่านขั้วทั้งสามมีค่าใกล้ศูนย์

จากการต่อวงจรในลักษณะดังกล่าวบริเวณปลดพาหะทั้งสองบริเวณจะขยายกว้างขึ้น จึงมีเพียงกระแสข้อนกลับ (Reverse Current) กระแสรั่วไหลปริมาณต่ำมากเท่านั้นที่ไหลจากคอลเลกเตอร์ไปยังอินิจิเตอร์ได้

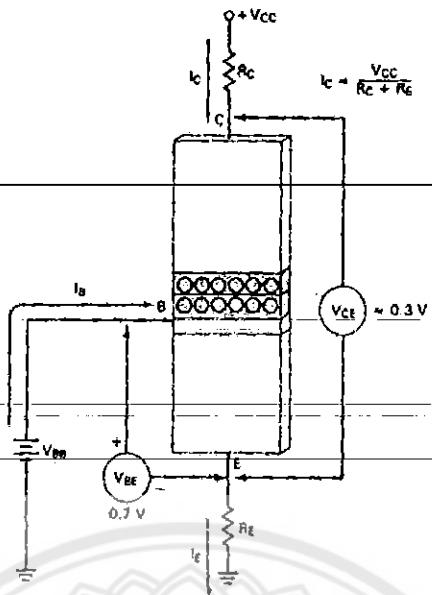


รูปที่ 29 ทรานซิสเตอร์ทำงานที่บีริเวณคัตตอฟ

- การทำงานที่บีริเวณอิมตัว

ทราบว่าถ้าค่า I_B เพิ่มขึ้น I_C ก็จะเพิ่มขึ้นด้วย เมื่อ I_C เพิ่มขึ้นจนถึงค่าสูงสุด หรือ เรียกว่า ทรานซิสเตอร์เกิดการอิมตัว ณ ตำแหน่งนี้ค่า I_C จะเพิ่มตามค่า I_B ไม่ได้อีกแล้ว

การหาค่า I_C ทำได้โดยใช้ V_{CC} หารด้วยผลรวมของความต้านทานที่ขั้วคอลเลกเตอร์ (R_C) กับความต้านทานที่ขั้วอินิจิเตอร์ (R_E) ดังรูป

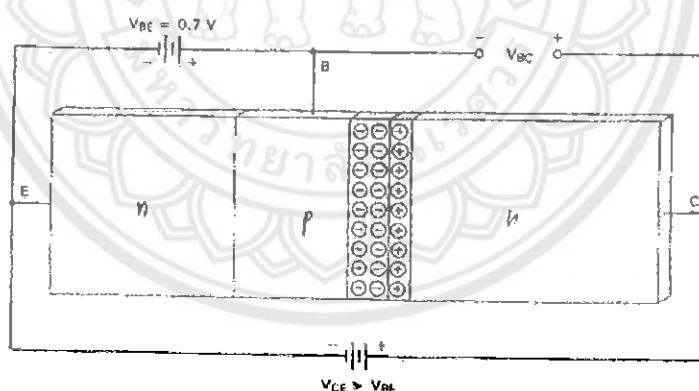


รูปที่ 30 ทรานซิสเตอร์ทำงานที่บวิเวณอิ่มตัว

สมมติจะมี V_{CE} ของทรานซิสเตอร์มีค่า 0 V (สภาพในอุดมคติ) I_C จะขึ้นอยู่กับค่า V_{CC} , R_C และ R_E ดังนี้

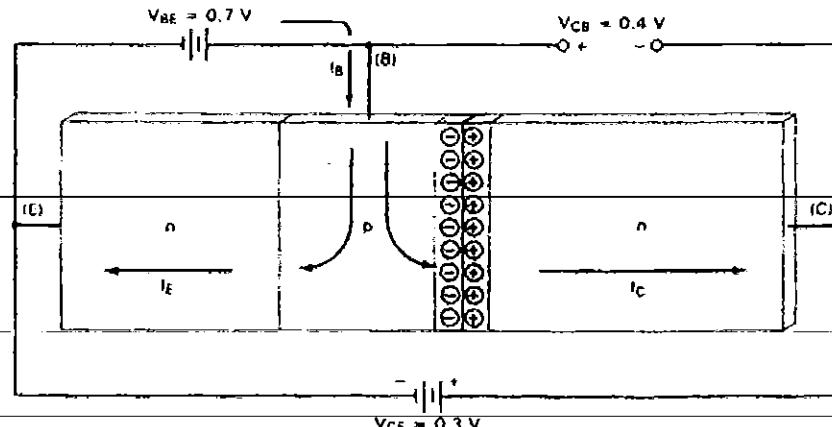
$$I_C = V_{CC} / (R_C + R_E)$$

การต่อแหล่งจ่ายไฟฟ้าให้ทรานซิสเตอร์ทำงานในบวิเวณอิ่มตัว เป็นการ ไบอัลตรองที่ร้อยต่อทั้ง 2 ตำแหน่ง ของทรานซิสเตอร์ ดังรูป 31



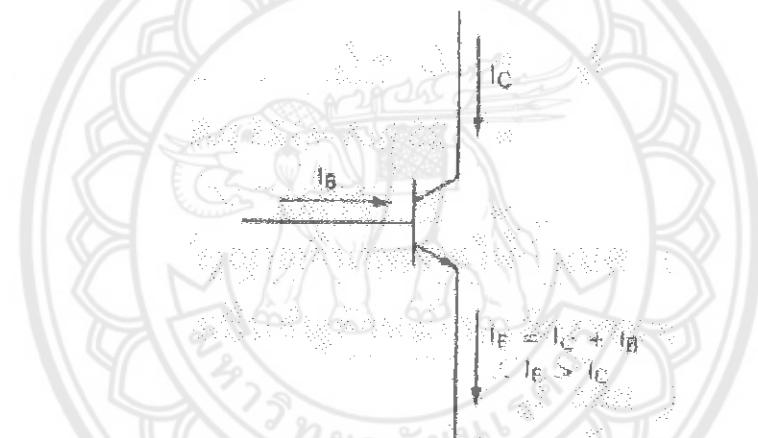
รูปที่ 31 การต่อแหล่งจ่ายไฟฟ้าให้ทรานซิสเตอร์ทำงานในบวิเวณอิ่มตัว

สมมติว่า V_{CE} ของทรานซิสเตอร์จะอิ่มตัว มีค่า 0.3 V (ซึ่งต่ำกว่า V_{BE} ที่มีค่า 0.7 V) บวิเวณ ร้อยต่อคอลเลคเตอร์-เบส จะได้รับการ ไบอัลตรองด้วยผลต่างระหว่างแรงดัน V_{BE} กับ V_{CE} (เท่ากับ 0.4 V) กระแสไฟฟ้า I_E , I_C และ I_B จะมีพิธีทาง ดังรูป



รูปที่ 32 ทิศทางกระแสการต่อเหลียงจ่ายไฟฟ้าให้ทราบชีตเตอร์ทำงานในบริเวณอิมิตัว - การทำงานที่บริเวณแยกติพ

การต่อแหล่งจ่ายไฟฟ้าให้ทราบชิสเตอร์ทำงานในบริเวณแยกดีฟเป็นการแยกดีฟเป็นการ
ใบอัสตรองที่ร้อยต่อ อิมิตเตอร์-เบส และใบอัสตรองที่ร้อยต่อคอมเพลกเตอร์-เบส ดังรูป



รูปที่ 33 กระเบนของทรายซิสเตอร์

การอธิบายหลักการทำงานพิจารณาเฉพาะรอยต่ออินิเตอร์-เบต โดยแทนด้วยสัญลักษณ์ของไคโอด์ ดังรูป [สมมติ V_{BE} มีค่ามากพอที่จะทำให้ไคโอด์ทำงาน (Si ประมาณ 0.7 V และ Ge ประมาณ 0.3 V)]

รอบต่อคอลเลกเตอร์-เบส ได้รับการใบอัลตร้าฟิล์ม ทำให้บริเวณปีกของพานะกว้างกว่าที่รอยต่อ
อัลตร้าฟิล์ม ซึ่งได้รับการใบอัลตร้าฟิล์ม ดังนั้น ความต้านทานที่เบส (R_b) จึงมีค่าสูง เมื่อพิจารณาใน
รูปของไดโอดจะเห็นว่า I_B เป็นกระแสที่มีค่าต่ำมาก เมื่อเทียบกับกระแสคอลเลกเตอร์ (I_C) และเป็น¹
ส่วนหนึ่งของ I_E ดังนั้น I_E ส่วนใหญ่จึงเป็นกระแส I_C ซึ่งผ่านรอยต่อคอลเลกเตอร์-เบส ของ
ทรานซิสเตอร์

2.6.5 ค่าพิกัดของทรานซิสเตอร์

ค่าพิกัดของทรานซิสเตอร์มีหลายประเภท ในหัวข้อนี้จะกล่าวถึงค่าพิกัดเฉพาะบางประเภท อันเป็นพื้นฐาน สำคัญสำหรับการนำทรานซิสเตอร์ไปใช้งานให้ได้ประสิทธิภาพสูงสุด และ หลักเดียวไม่ให้เกิดความเสียหายใด ๆ ซึ่งได้แก่ พิกัดเบต้า ไฟฟ้ากระแสตรง, พิกัดอัลฟ่าไฟฟ้ากระแสตรง, พิกัดกระแสไฟฟ้าสูงสุด และพิกัดแรงดันไฟฟ้าสูงสุด

เบต้าไฟฟ้ากระแสตรง (DC BETA)

พิกัดเบต้าไฟฟ้ากระแสตรงของทรานซิสเตอร์ซึ่งมักเรียกว่า ว่าเบต้า เป็นอัตราส่วนของ I_C ต่อ I_B เกี่ยวกับ เป็นสมการได้ดังนี้ คือ

$$\text{Beta} = I_C / I_B \quad \text{สมการที่ 3}$$

วงจรทรานซิสเตอร์ ส่วนมากมีสัญญาณอินพุตจ่ายให้ขึ้นเบส และสัญญาณเอาต์พุตออกจากขั้ว กอลเดคเตอร์ เบต้าของทรานซิสเตอร์จึงเป็นสัญญาณที่แทนอัตราขยายกระแส dc (dc Current Gain) ของทรานซิสเตอร์ จากสมการ 1 และ 3 หากค่ากระแสอิมิตเตอร์ได้ดังนี้

$$I_C = \text{Beta} * I_B \quad \text{สมการที่ 4}$$

$$\begin{aligned} I_E &= I_B + I_C \\ &= I_B + \text{Beta} * I_B \end{aligned}$$

$$I_E = I_B (1 + \text{Beta}) \quad \text{สมการที่ 5}$$

เราใช้เบต้ากระแสไฟฟ้าที่ขึ้นในขั้วนึงหาค่ากระแสไฟฟ้าที่ขึ้นอื่น ๆ ได้

อัลฟ้าไฟฟ้ากระแสตรง (DC Alpha)

พิกัดอัลฟ้าของทรานซิสเตอร์ ซึ่งมักเรียกว่า อัลฟ้า คือ อัตราส่วน I_C ต่อ I_E เกี่ยวกับ เป็น สมการได้ดังนี้

$$\text{Alpha} = I_C / I_E \quad \text{สมการที่ 6}$$

เมื่อนำกฎกระแสไฟฟ้าของเคอร์ชอร์ฟฟี่มาร่วมพิจารณา จะเห็นได้ว่า ความสัมพันธ์ระหว่าง กระแสไฟฟ้าที่ ขึ้นทั้งสามของทรานซิสเตอร์เป็นดังสมการ 1 คือ

$$I_E = I_B + I_C$$

$$I_C = I_E - I_B$$

เนื่องจาก I_C มีค่าต่ำกว่า I_E (เป็นปริมาณเท่ากับ I_B) ดังนั้น Alpha หรือ I_C/I_E จึงมีค่าต่ำกว่า 1

จากสมการที่ 6 ทำให้ได้

$$I_C = Alpha * I_E$$

สมการที่ 7

จากความสัมพันธ์ดังกล่าว หากค่า I_B ได้ดังนี้

$$I_B = I_E - I_C$$

$$= I_E - (Alpha * I_E)$$

$$I_B = I_E(1 - Alpha)$$

สมการที่ 8

ความสัมพันธ์ระหว่างอัลฟ้าและเบต้า (The Relationship between Alpha and Beta)

โดยทั่วไปสเปกของทรานซิสสเตอร์จะระบุค่าเบต้า แต่จะไม่มีค่าอัลฟานี้ออกจากนักใช้ค่าเบต้าสำหรับ การคำนวณในวงจรทรานซิสเตอร์มากกว่าอัลฟ้า

แต่ในบางครั้งจำเป็นต้องหาค่าอัลฟ้าเพื่อคำนวณค่าอื่นต่อไป จึงมีวิธีการหาค่าอัลฟ้าในเทอมของเบต้า โดยเริ่มต้นจาก

$$Alpha = I_C / I_E$$

เขียนสมการใหม่โดยใช้สมการที่ 4 แทนค่า I_C และสมการที่ 5 แทนค่า I_E

$$Alpha = Beta / (1 + Beta)$$

สมการที่ 9

$$I_E = (Beta + 1) * I_B$$

สมการที่ 10

พิกัดกระแสไฟฟ้าสูงสุด

สเปกของทรานซิสเตอร์ระบุค่าพิกัดสูงสุดของกระแสออกเล็กเตอร์ [$I_{C(max)}$] ไว้เสมอ $I_{C(max)}$

หมายถึง กระแสออกเล็กเตอร์สูงสุดที่ทรานซิสเตอร์ทนได้โดยไม่ทำให้เกิดความร้อนจน

ทรานซิสเตอร์เสียหาย ดังนั้นการนำทรานซิสเตอร์ไปใช้งานต้องระวังไม่ให้ค่า I_C สูงกว่า $I_{C(max)}$ ค่า

$I_{C(max)}$ จะเป็นอยู่กับค่ากระแสแบบสูงสุด [$I_{B(max)}$] ดังนี้

$$I_{B(max)} = I_{C(max)} / Beta_{max}$$

สมการที่ 11

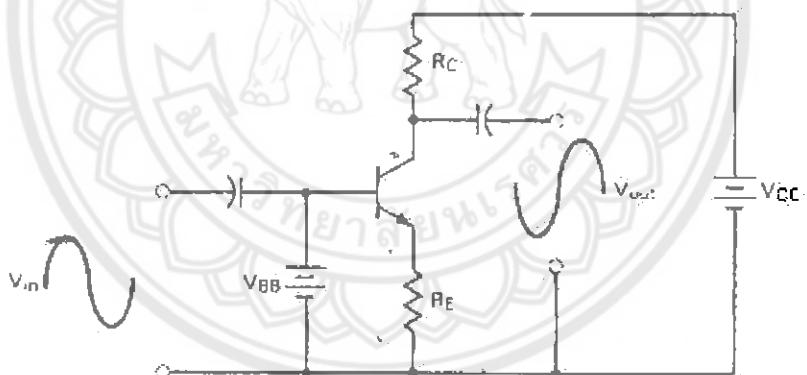
พิกัดแรงดันไฟฟ้าสูงสุด

สเปคของทรานซิสเตอร์ส่วนมากจะระบุว่าพิกัดสูงสุดของแรงดันที่ขั้วคอลเลกเตอร์-เบส [$V_{CB(max)}$] $V_{CB(max)}$ หมายถึง แรงดันในอีสกัลับที่ใช้กับอย่างต่ำคอลเลกเตอร์-เบสได้โดยไม่ทำให้ทรานซิสเตอร์เสียหาย ดังนั้นการนำทรานซิสเตอร์ไปใช้งานจึงต้องระวังไม่ให้ V_{CB} สูงกว่า $V_{CB(max)}$

2.6.6 การจัดโครงสร้างของทรานซิสเตอร์พื้นฐาน (Basic Transistor Configuration)
เราทราบว่าโครงสร้างของทรานซิสเตอร์มีจำนวนทั้งหมด 3 ขั้ว จึงจัดโครงสร้างให้อยู่ในรูปวงจรได้ 3 แบบ คือ

- วงจรอินิทเตอร์ร่วม
- วงจรคอลเลกเตอร์ร่วม
- วงจรเบสร่วม

วงจรอินิทเตอร์ (Common Emitter) วงจรอินิทเตอร์ร่วม เป็นวงจรที่มีการจ่ายอินพุตให้กับขั้วเบสและมีเอาต์พุตออกมาจากขั้วคอลเลกเตอร์



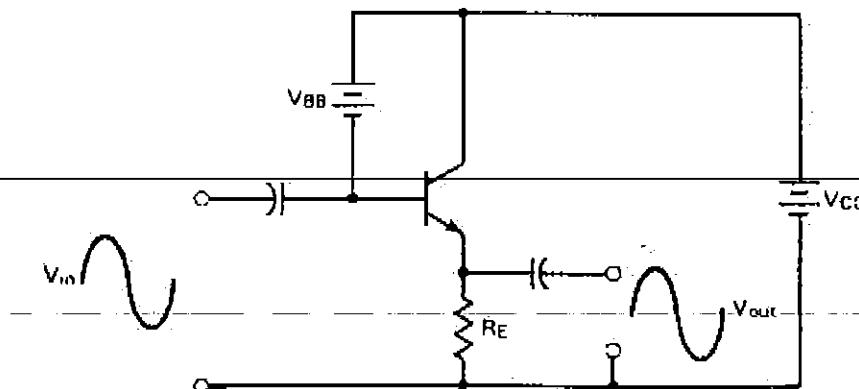
รูปที่ 34 วงจรอินิทเตอร์

แหล่งจ่ายแรงดันไฟฟ้าทั้งสองมีจุดต่อร่วมกับขั้วอินิทเตอร์ วงจรอินิทเตอร์ร่วมนี้อัตราขยายกระแสและอัตราขยายแรงดันไฟฟ้าสูงและมีการเดื่อนเพสแรงดัน AC อินพุตไปยังเอาต์พุต เป็นมุม

180 องศา

วงจรคอลเลกเตอร์ร่วมหรือวงจรตามสัญญาณอินิทเตอร์ (Common Collector or Emitter Follower)

วงจรคอลเลกเตอร์ร่วมหรือวงจรตามสัญญาณอินิทเตอร์เป็นวงจรที่มีการจ่ายอินพุตให้ขั้วเบส และเอาต์พุตออกจากขั้วอินิทเตอร์

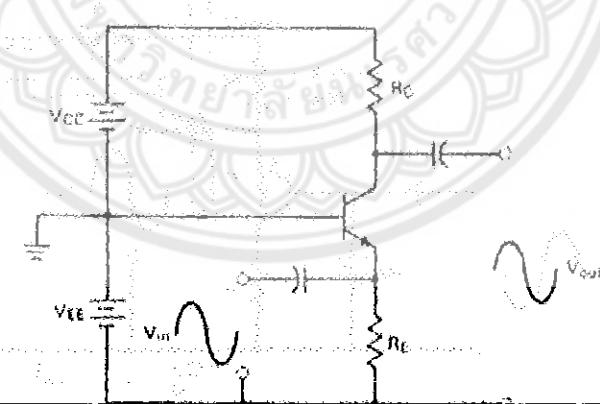


รูปที่ 35 วงจรคอลเลคเตอร์ร่วมหรือวงจรตามสัญญาณอินิตเตอร์

วงจรคอลเลคเตอร์ร่วมมีอัตราขยายกระแสไฟฟ้าสูง แต่อัตราขยายแรงดันไฟฟ้าต่ำ แรงดัน ac อินพุตกับแรงดัน ac เอาท์พุตจะ inphase กัน

วงจรเบสร่วม (Common Base)

วงจรเบสร่วม เป็นวงจรที่มีการจ่ายอินพุตให้ขั้วอินิตเตอร์ และเอาต์พุตออกจากขั้วคอลเลคเตอร์ ซึ่งเบสร่วมเป็นนัยแสดง ให้ทราบว่าขั้วเบสเป็นจุดต่อร่วมกันแหล่งจ่ายแรงดันไฟฟ้า ทั้งสองวงจรเบสร่วมใช้มากในงานที่ต้องการความถี่สูง มีอัตราขยายกระแสไฟฟ้าต่ำ อัตราขยายแรงดันไฟฟ้า สูง และแรงดัน AC อินพุตกับแรงดัน ac เอาท์พุต Inphase กัน



รูปที่ 36 วงจรเบสร่วม

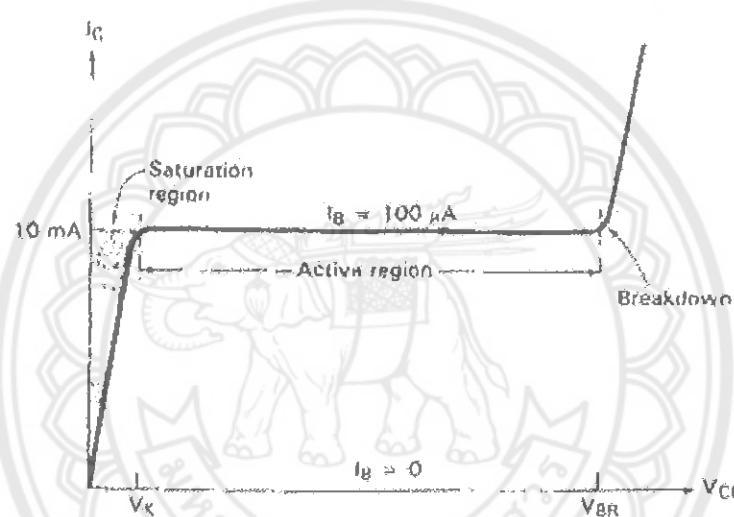
เคอร์ฟคุณลักษณะของทรานซิสเตอร์ (Transistor Characteristic Curves)

พิจารณาเคอร์ฟคุณลักษณะที่ใช้อธิบายการทำงานของทรานซิสเตอร์ ซึ่งประกอบด้วย เคอร์ฟคอลเลคเตอร์ เคอร์ฟเบส (ไม่พิจารณาเคอร์ฟของอินิตเตอร์ เนื่องจากมีคุณลักษณะเหมือนกับคอลเลคเตอร์) และเคอร์ฟเบสตัว

เคอร์ฟคอลเลคเตอร์ (Collector Curves)

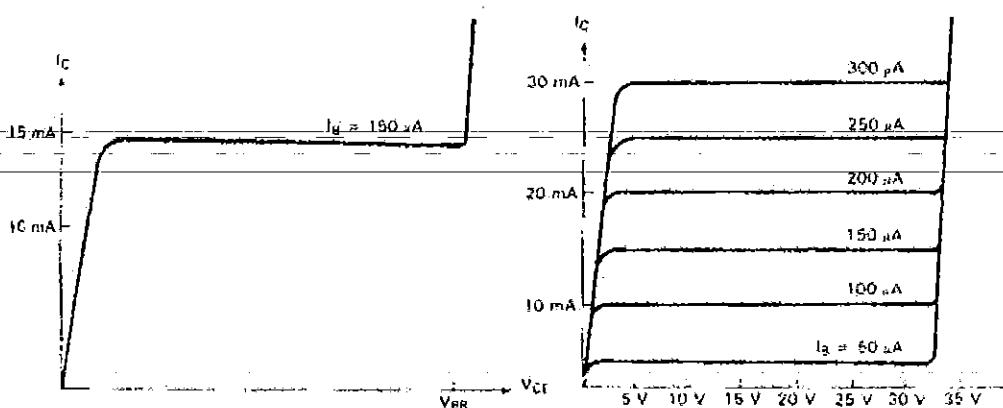
เคอร์ฟคอลเลคเตอร์แสดงความสัมพันธ์ระหว่าง I_C , I_B และ V_{CE} ดังรูป สังเกตได้ว่าเคอร์ฟแบ่งออกเป็น 3 ส่วน คือ

- บริเวณอิ่มตัว (Saturation Region) คือบริเวณที่มีค่า V_{CE} ต่ำกว่าแรงดันที่ส่วนโถงของเคอร์ฟ (Knee Voltage; V_K) ซึ่งเป็นระดับแรงดันไฟฟ้าที่ทำให้ทรานซิสเตอร์เริ่มทำงาน
- บริเวณแอคทีฟ (Active Region) คือบริเวณที่มีค่า V_{CE} อยู่ระหว่าง V_K ถึงแรงดันพังทลาย หรือแรงดันเบรกดาวน์ (Breakdown Voltage; V_{BR})
- บริเวณเบรกดาวน์ (Breakdown Region) คือบริเวณที่มีค่า V_{CE} มากกว่า V_{BR} ขึ้นไป



รูปที่ 37 เคอร์ฟคอลเลคเตอร์

ถ้าเราเพิ่มค่า I_B จาก $100 \mu\text{A}$ เป็น $150 \mu\text{A}$ ก็จะได้เคอร์ฟเป็นดังรูป และหากเปลี่ยนแปลง I_B หลาย ๆ ค่าก็จะได้เคอร์ฟคอลเลคเตอร์ ดังรูป

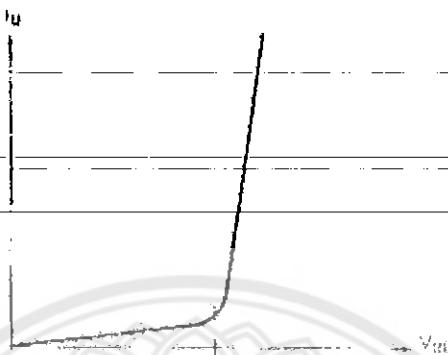


รูปที่ 38 หากเปลี่ยนแปลง I_B หลาย ๆ ค่าก็จะได้เคอร์ฟคอลเลคเตอร์

เคอร์ฟเบส (Base Curves)

เคอร์ฟเบสของทรานซิสเตอร์แสดงความสัมพันธ์ระหว่าง I_B กับ V_{BE} ดังรูป จะเห็นได้ว่า เคอร์ฟนี้

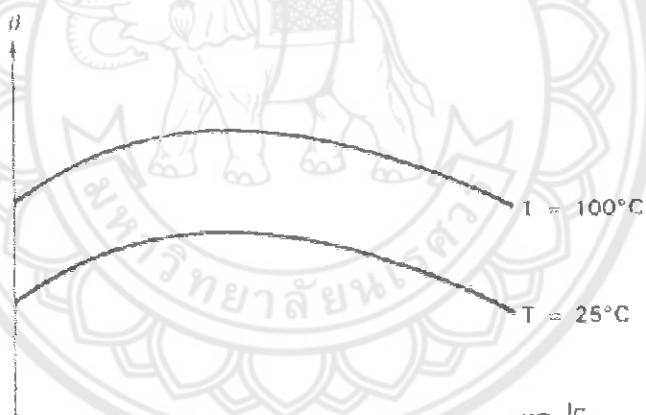
มีลักษณะคล้ายกับเคอร์ฟของไครโอดและไดร์รัมในอัลตร้า



รูปที่ 39 เคอร์ฟเบส

เคอร์ฟเบต้า (Beta Curves)

เคอร์ฟเบต้าแสดงลักษณะที่เบต้าไฟฟ้ากระแสตรงเปลี่ยนแปลงตามอุณหภูมิและ IC ดังรูป



รูปที่ 40 เคอร์ฟเบต้า

จะเห็นได้ว่าขณะอุณหภูมิ(T) = 100 $^\circ\text{C}$ เบต้าจะมีค่ามากกว่าขณะอุณหภูมิ (T) = 25 $^\circ\text{C}$

นอกจากนี้เบต้าขึ้นคล่องเมื่อ IC เปลี่ยนแปลงต่ำกว่าและสูงกว่าค่าที่กำหนดไว้อีกด้วย

2.6.7 ข้อจำกัดในการทำงาน (Limits of Operation)

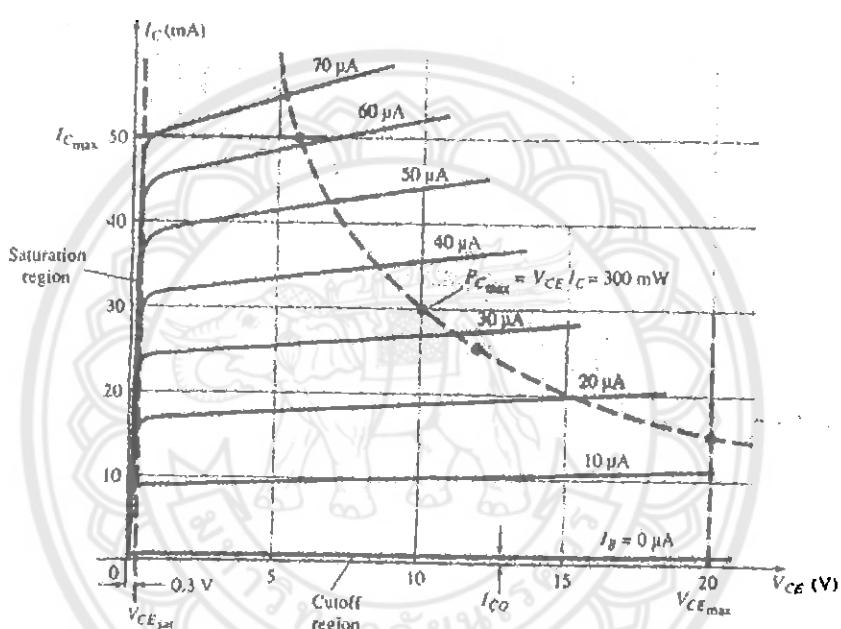
เราทราบว่าเคอร์ฟคุณลักษณะของทรานซิสเตอร์ประกอบด้วย 3 บริเวณ(ไม่รวมบริเวณเบรก ดาวน์) คือบริเวณแยกตีฟ, คัตอфф และอินตัว ถ้าต้องการได้สัญญาณเอาต์พุตที่ดีที่สุด ไม่เพียง หรือบีบเบี้ยว ต้องกำหนดบริเวณการทำงานให้อยู่ในย่านแยกตีฟเท่านั้น

จากหัวข้อที่ผ่านมา ทำให้ทราบว่าการนำทรานซิสเตอร์ไปใช้งานโดยไม่เกิดความเสียหายนั้น

จะต้องมีค่า I_C ต่ำกว่า $I_{C(\max)}$ และค่า V_{CB} ต่ำกว่า $V_{CB(\max)}$ นอกจากนั้นค่า V_{CE} ที่ใช้งานต้องต่ำกว่า $V_{CE(\max)}$ ด้วย

เกอร์ฟกอเลคเตอร์ เกิดจากความสัมพันธ์ระหว่าง I_C กับ V_{CE} เส้นแนวตั้งของเกอร์ฟที่ต่ำเท่ากับ $V_{CE(sat)}$ และ $V_{CE(\max)}$ เป็นส่วนหนึ่งที่กำหนดขอบเขตการทำงานของทรานซิสเตอร์ใน

บริเวณแรกต่อไปนี้เป็นตัวกำหนดค่า V_{CE} ต่ำสุดที่ใช้งานได้ คือยกให้ทราบว่าการทำงานของทรานซิสเตอร์ตั้งแต่ค่านี้เป็นต้นไปไม่อยู่ในบริเวณอื่นตัว ส่วนตัวกำหนดค่า $V_{CE(\max)}$ เป็นตัวกำหนดค่า V_{CE} สูงสุดที่ใช้งานได้ คือยกให้ทราบว่าการทำงานของทรานซิสเตอร์ไม่อยู่ในบริเวณเยรคดาวน์



รูปที่ 41 เกอร์ฟกอเลคเตอร์

ตัวบ่งบอกของเบตการใช้งานของทรานซิสเตอร์นอกเหนือจาก $V_{CE(sat)}$ และ $V_{CE(\max)}$ คือกำลังสูญเสียสูงสุด $P_{C(\max)}$ ซึ่งหาได้จาก

$$P_{C(\max)} = V_{CE(\max)} * I_{CE(\max)}$$

สำหรับคุณลักษณะของทรานซิสเตอร์ในรูป $P_{C(\max)} = (20V)(50mA) = 300mW$

เมื่อทราบค่า $P_{C(\max)}$ ก็จะสามารถเขียนเกอร์ฟกำลังสูญเสียสูงสุดที่มีความสัมพันธ์กับเส้นแนวตั้งของเกอร์ฟที่ต่ำเท่า $V_{CE(sat)}$ และ $V_{CE(\max)}$ ได้โดยเลือกค่า V_{CE} และ I_C ที่เหมาะสมแล้วแทนลงในสมการ

$$P_{C(max)} = V_{CE} I_C$$

สมการที่ 12

สำหรับกรณี

$$P_{C(max)} = V_{CE} I_C = 300 \text{mW}$$

เลือกค่า $I_{C(max)} = 50 \text{ mA}$ และแทนค่าลงในสมการข้างต้น

$$V_{CE} I_C = 300 \text{ mW}$$

$$V_{CE}(50 \text{ mA}) = 300 \text{ mW}$$

$$V_{CE} = 6 \text{V}$$

เลือกค่า $V_{CE(max)} = 20 \text{V}$ แทนค่าลงในสมการเดิม

$$(20 \text{V}) I_C = 300 \text{mW}$$

$$I_C = 15 \text{mA}$$

เลือกค่า $I_C = 25 \text{ mA}$

$$V_{CE}(25 \text{mA}) = 300 \text{mW}$$

$$V_{CE} = 12 \text{V}$$

จากค่าที่ได้นำมาเขียนเกอร์ฟ $P_{C(max)}$ เป็นส่วนโถงประ สำหรับบริเวณคตอฟคือบริเวณที่ I_C มีค่าเท่ากับกระแสรั่วไหล (I_{CO}) เป็นบริเวณที่ไม่เหมาะสม กับการใช้งาน เพราะจะทำให้ได้สัญญาณเอาต์พุตที่เพี้ยนหรือบิดเบี้ยว ส่วนบริเวณที่อยู่ภายในการอบเส้นประ เรียกว่า บริเวณแยกตีฟ ถ้าต้องการให้กรานชิตเตอร์ ทำงานในบริเวณดังกล่าวต้องมี

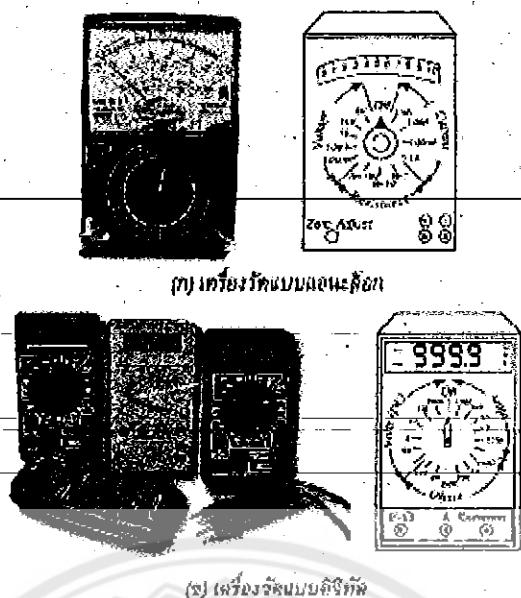
$$I_{CO} <= I_C <= I_{C(max)}$$

$$V_{CE(Sat)} <= V_{CE} <= V_{CE(max)}$$

$$V_{CE} I_C <= P_{C(max)}$$

2.7 เครื่องวัดไฟฟ้า

มัลติมิเตอร์ (Multimeter) เป็นเครื่องวัดไฟฟ้าชนิดหนึ่งที่รวมเอาเครื่องวัด 3 ชนิด มาอยู่ในตัวเดียวกัน ดังแสดงในรูป



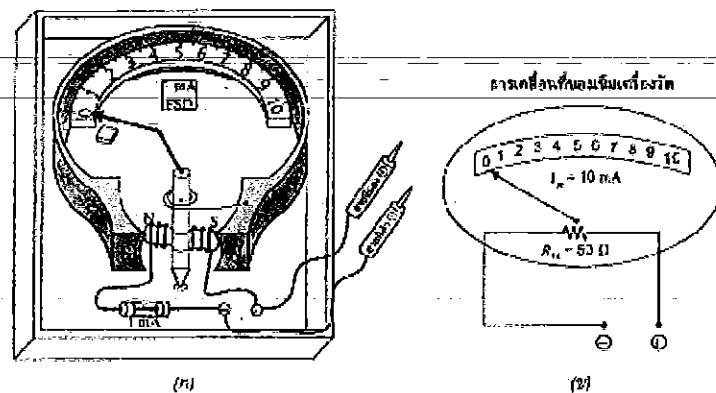
รูปที่ 42 นัลติมิเตอร์ (Multimeter)

การเลือกใช้เครื่องวัดชนิดใดสามารถทำได้โดยการเลือกจากสวิตซ์ควบคุม สำหรับนัลติมิเตอร์นั้น ประกอบด้วยเครื่องวัด ดังต่อไปนี้

1. แอมมิเตอร์ (Ammeter) ใช้สำหรับวัดค่ากระแสไฟฟ้า
2. โวลต์มิเตอร์ (Voltmeter) ใช้สำหรับวัดค่าแรงดันไฟฟ้า
3. โอห์มมิเตอร์ (Ohmmeter) ใช้สำหรับวัดค่าความต้านทาน

2.7.1 แอมมิเตอร์

รูปแสดงเครื่องวัดที่มีค่ากระแสไฟฟ้าイルสูงสุด (I_m) เท่ากับ 1 mA แต่ถ้ากระแสไฟฟ้าทำการวัดมีค่าเกินกว่า 1 mA ซึ่งเกินกว่าอุตรานกระแสของพิวเตอร์จะทำให้พิวเตอร์ขาด ซึ่งเป็นการป้องกันความเสียหายที่จะเกิดขึ้นกับเครื่องวัด

รูปที่ 43 แสดงแอมมิเตอร์ขนาด 1 mA

การวัดกระแสไฟฟ้า

ข้อควรปฏิบัติเมื่อใช้แอมมิเตอร์วัดปริมาณกระแสไฟฟ้าในวงจร ดังนี้

1. เลือกย่านการวัดให้มีค่าสูงสุดก่อนเสมอ จากนั้นค่อยลดย่านการวัดลงตามค่ากระแสไฟฟ้าที่ทำ การวัดได้ ทั้งนี้เพื่อยังกันความเสียหายไม่ให้เกิดขึ้นกับแอมมิเตอร์
2. ต่อสายสีแดง (+) ของแอมมิเตอร์เข้ากับด้านที่มีศักยไฟฟ้าเป็นบวก และสายสีดำ (-) เข้ากับด้านที่มีศักยไฟฟ้าเป็นลบของวงจร
3. การต่อแอมมิเตอร์จะต้องต่อในเส้นทางที่มีกระแสไฟฟ้าไหล นั่นคือ จะต้องทำการปิดวงจรก่อน จากนั้นจึงนำแอมมิเตอร์ไปต่ออันดับเข้ากับวงจร
4. ค่าความคลาดเคลื่อนของเครื่องวัดแบบแอนอล็อก ส่วนใหญ่จะประมาณ ของค่าที่อ่านได้เต็ม สเกล ดังนั้น การอ่านค่ากระแสไฟฟ้าควรที่จะอ่านค่าให้ใกล้เคียงกับเต็มสเกลให้มากที่สุด ตัวอย่างเช่น ถ้ากระแสไฟฟ้าค่า 7 mA วัดจากสเกล 10 mA ค่าความคลาดเคลื่อนสูงสุดเท่ากับ $+/-0.3$ mA ดังนั้นค่าที่วัดได้จะมีค่าตั้งแต่ 6.7 - 7.3 mA
5. โดยปกติแล้วเครื่องวัดแบบแอนอล็อกจะมีวงจรกิดตั้งอยู่ที่สเกลบริเวณด้านหลังเข็มของ เครื่องวัด ซึ่งจะช่วยลดห้อนของเข็มให้ปรากฏบนกระดาษ ดังนั้น ขณะทำการอ่านค่าจะต้องมอง ในลักษณะตั้งตรง เพื่อให้เข็มของเครื่องวัดและเข็มในกระดาษหันกันพอดีจึงจะได้รับผลของการวัดที่ถูกต้อง

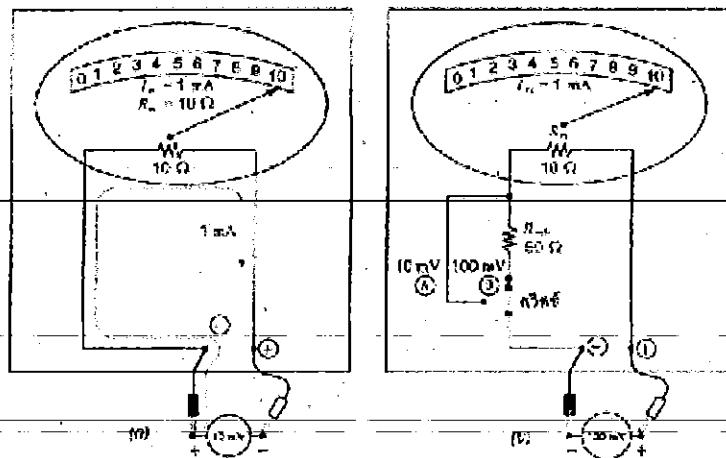
2.7.2 โวลต์มิเตอร์

การเพิ่มของแรงดันไฟฟ้าทำให้ปริมาณของกระแสไฟฟ้าเพิ่มมากขึ้นด้วย จากการสัมพันธ์ ระหว่างแรงดันไฟฟ้า และกระแสไฟฟ้า ดังแสดงในรูป (ก)

จากรูป $I_m = 1 \text{ mA}$ และ $R_m = 10 \Omega$ ถ้าต่อแหล่งจ่ายแรงดันไฟฟ้าขนาด 10 mV เข้ากับคล漉ที่มี ค่าความด้านทานภายใน 10 จะทำให้มีกระแสไฟฟ้าไหล 1 mA

$$I = \frac{V}{R} = \frac{10 \text{ mV}}{10 \Omega} = 1 \text{ mA}$$

กระแสไฟฟ้า 1 mA นี้จะทำให้เข็มของเครื่องวัดเบี่ยงเบนเต็มสเกล (FSD) และสามารถทำการวัด แรงดันไฟฟ้าได้ ๆ ที่อยู่ในย่านระหว่าง 0 ถึง 10 mV ได้



รูปที่ 44 โวลต์มิเตอร์

การวัดแรงดันไฟฟ้า

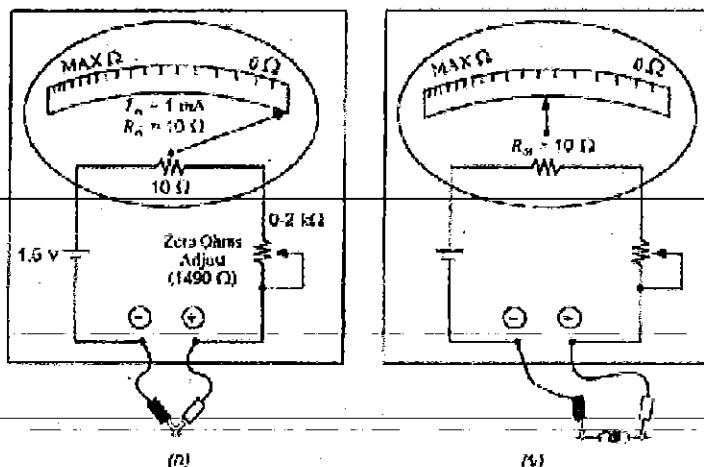
ข้อควรปฏิบัติเมื่อใช้โวลต์วัดแรงดันไฟฟ้าในวงจร มีดังนี้

- ต้องตั้งย่านการวัดให้อยู่ในย่านสูงสุดก่อนเสมอ (100 V) จากนั้นจึงค่อยลดลงตามขนาดของแรงดันไฟฟ้าที่ทำการวัดได้
- ต่อสายสีแดง (+) เข้ากับด้านที่มีศักย์ไฟฟ้าเป็นบวก และต่อสายสีดำ (-) เข้ากับด้านที่มีศักย์ไฟฟ้าเป็นลบ
- การต่อโวลต์มิเตอร์จะต้องต่อขนานกับตัวอุปกรณ์ที่ต้องการวัด
- ค่าความคลาดเคลื่อนของแรงดันไฟฟ้าที่วัด ได้จากเครื่องวัดแบบอนามัยอก จะมีค่าประมาณ 3% ดังนั้น ถ้าวัดแรงดันไฟฟ้าขนาด 7 V ค่าที่อ่านได้จะประมาณ 6.7-7.3 V
- การอ่านค่าแรงดันไฟฟ้าจากเครื่องวัดจะต้องอ่านในลักษณะตั้งตรงกับเข็มของเครื่องวัดทั้งนี้ เพื่อให้เข็มของเครื่องวัดและขาของเข็มในกระชากหันกันพอคืบจึงจะได้ค่าที่ถูกต้อง

2.7.3 โอห์มมิเตอร์

ค่าความต้านทานสามารถวัดโดยใช้เครื่องวัดที่อาศัยหลักการทำงานของขดลวดเคลื่อนที่ เช่นเดียวกัน จากรูป (ก) แสดงโครงสร้างภายในของโอห์มมิเตอร์ สิ่งที่แตกต่างของเครื่องวัดชนิดนี้ คือ แบตเตอรี่ขนาด 1.5 V ที่ใช้เป็นแหล่งข่ายกระแสไฟฟ้าเมื่อใช้วัดค่าความต้านทานเมื่อนำสายวัดมาแตะกันเข็มของเครื่องวัดจะซึ่งเต็มสเกล (0Ω) โดยสามารถปรับค่าความต้านทานจนเข็มซึ่ง FSD (1 mA) ค่าความต้านทานรวมที่ทำให้เข็มของเครื่องวัดซึ่งเต็มสเกลนี้มีค่าเท่ากับ

$$R = \frac{V}{I} = \frac{1.5V}{1mA} = 1,500 \Omega$$



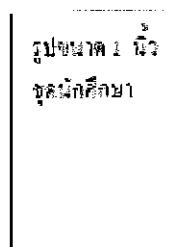
รูปที่ 45 โอห์มมิเตอร์

การวัดค่าความต้านทานด้วยโอห์มมิเตอร์

ข้อควรปฏิบัติเมื่อใช้โอห์มมิเตอร์วัดค่าความต้านทานในวงจร มีดังนี้

1. นำปลายสายวัดทั้งสองมาแตะกัน จากนั้นให้ปรับที่ปุ่ม Zero - Ohms Adjust เพื่อให้เข็มของเครื่องวัดซึ่งที่ตำแหน่ง 0 Ω การทำเช่นนี้เพื่อตรวจสอบว่าเครื่องวัดยังทำงานได้ถูกต้อง
2. ต้องแน่ใจว่าไม่มีแหล่งจ่ายแรงดันไฟฟ้าต่อเข้ากับอุปกรณ์ที่ต้องการวัด ทั้งนี้เนื่องจากแรงดันไฟฟ้าที่มีอยู่ในวงจรเมื่อร่วมกับแรงดันไฟฟ้าของแบตเตอรี่ภายในจะทำให้มีกระแสไฟฟ้าไหลในวงจรมากเกินไป ซึ่งจะทำความเสียหายให้กับเครื่องวัดได้
3. ต่อสายวัดคร่อมกับอุปกรณ์ที่ต้องการวัด อ่านค่าที่วัด ได้จากสเกล จากนั้นนำค่าที่อ่านได้คูณเข้ากับค่าการวัดที่ตั้งไว้ ได้แก่ $x1$, $x10$, $x100$, $x1,000$ หรือมากกว่า
4. เมื่อทำการวัดค่าความต้านทานของอุปกรณ์ใด ๆ จะต้องทดสอบด้วยวัดอื่นที่อาจต้องนานกับอุปกรณ์ที่ต้องการวัดนี้ การแก้ไขทำได้โดยให้ปลดปล่อยค่าหนึ่งของอุปกรณ์ที่ต้องการวัดออก จากนั้นจึงทำการวัด

ประวัติผู้เขียนโครงการ

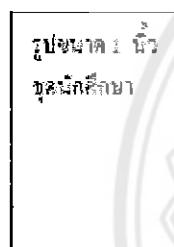


ชื่อ นายไกวัฒน์ ท้าวขาววงศ์
 ภูมิลำเนา 59 หมู่ 3 ต. อาจเห็นอ อ. แม่เมือง จ. ลำปาง
ประวัติการศึกษา

- จบระดับมัธยมศึกษาจากโรงเรียนแม่ morale วิทยา
- ปัจจุบันกำลังศึกษาในระดับปริญญาตรีชั้นปีที่ 4

สาขาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์
มหาวิทยาลัยนเรศวร

E-mail: pspuka@gmail.com



ชื่อ นางสาวอัจฉราภรณ์ อุ่นสกุล
 ภูมิลำเนา 76/7 หมู่ 5 ต. สามเงา อ. สามเงา จ. ตาก
ประวัติการศึกษา

- จบระดับมัธยมศึกษาจากโรงเรียนพดุงปัญญา
- ปัจจุบันกำลังศึกษาในระดับปริญญาตรีชั้นปีที่ 4

สาขาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์
มหาวิทยาลัยนเรศวร

E-mail: ann_minniepink@hotmail.com