

สารบัญ

	หน้า
ใบรับรองโครงการวิจัย	ก
บทคัดย่อ	ข
Abstract	ค
กิตติกรรมประกาศ	ง
สารบัญ	จ
สารบัญตาราง	ช
สารบัญรูปภาพ	ซ
สารบัญกราฟ	ญ
ลำดับสัญลักษณ์	ฉ
บทที่ 1 บทนำ	1
1.1 ที่มาและความสำคัญของโครงการ	2
1.2 วัตถุประสงค์ของโครงการ	2
1.3 ขอบข่ายของโครงการ	2
1.4 ขั้นตอนการดำเนินงาน	3
1.5 ผลที่คาดว่าจะได้รับ	3
1.6 งบประมาณที่ใช้	3
บทที่ 2 วงจรבקคอนเวอเตอร์และหลักการควบคุม	4
2.1 ทฤษฎีเบื้องต้นของวงจรבקคอนเวอเตอร์	4
2.2 การทำงานพื้นฐานของวงจร	8
2.3 การควบคุมดิฟเฟอเรนเชียลคอนเวอเตอร์	12
2.4 ไมโครคอนโทรลเลอร์กับการควบคุมสัญญาณ	14

สารบัญ (ต่อ)

	หน้า
บทที่ 3 การออกแบบวงจรดิจิทัลที่คอนเวอเตอร์และชุดควบคุม	16
3.1 การวิเคราะห์ห้วงจรบัคคอนเวอเตอร์ด้วยโปรแกรม PSpice	16
3.2 วงจรดิจิทัลพอนาลอกคอนเวอเตอร์ (DAC)	18
3.3 วงจรอนาลอกพุดิจิทัลคอนเวอเตอร์ (ADC)	19
3.4 การออกแบบวงจรดิจิทัลที่คอนเวอเตอร์และชุดควบคุม	20
3.4.1 โหมคควบคุมแบบปรับค่าด้วยตัวเอง	20
3.4.2 โหมคควบคุมแบบอัตโนมัติ	21
3.5 ขั้นตอนการออกแบบโปรแกรม	22
บทที่ 4 ผลการทดลองและผลการวิเคราะห์	24
4.1 ผลจากการวิเคราะห์ห้วงจรบัคคอนเวอเตอร์ด้วยโปรแกรม PSpice	24
4.2 ผลจากวงจรถิศจิตลพอนาลอกคอนเวอเตอร์ (DAC)	28
4.3 ผลจากวงจรถิศจิตลพอนาลอกพุดิจิทัลคอนเวอเตอร์ (ADC)	29
4.4 ผลจากวงจรถิศจิตลที่คอนเวอเตอร์ที่ควบคุมโดยไมโครคอนโทรลเลอร์	29
4.4.1 ส่วนควบคุมแบบปรับค่าด้วยตัวเอง	29
4.4.2 ส่วนควบคุมแบบอัตโนมัติ	32
บทที่ 5 สรุปผล และวิเคราะห์ผล	36
5.1 สรุปผล	36
5.2 ปัญหาที่พบ	36
5.3 แนวทางการพัฒนาต่อไป	37
บรรณานุกรม	38
ภาคผนวก	39
ประวัติผู้ทำโครงการ	61

สารบัญตาราง

	หน้า
ตารางที่ 1.1 ขั้นตอนการดำเนินงาน	3
ตารางที่ 4.1 แรงดันจากการวิเคราะห์ที่ด้วยโปรแกรม PSpice และจากการคำนวณ	24
ตารางที่ 4.2 ผลจากการทดลองวงจรดิจิทัลพอนาลอกคอนเวอร์เตอร์ (DAC)	28
ตารางที่ 4.3 ผลจากการทดลองวงจรอนาลอกทูดิจิทัลคอนเวอร์เตอร์ (ADC)	29
ตารางที่ 4.4 แรงดันเอาต์พุตที่ควิตซ์ไอเกิดต่าง ๆ ในโหมดควบคุมแบบปรับค่าด้วยตัวเอง	30
ตารางที่ 4.5 แรงดันเอาต์พุตที่ควิตซ์ไอเกิดต่าง ๆ ในโหมดควบคุมแบบอัตโนมัติ	32



สารบัญรูปภาพ

	หน้า
รูปที่ 2.1 โหลดตัวต้านทานกับสวิตช์สองทาง	4
รูปที่ 2.2 แรงดันเอาต์พุตเมื่อแยกคาบเวลาออก	5
รูปที่ 2.3 ผลที่เกิดจากตัวเหนี่ยวนำ	6
รูปที่ 2.4 วงจรที่มีตัวกรอง LC	7
รูปที่ 2.5 รูปวงจรในสถานะแรกสวิตช์ปิด	9
รูปที่ 2.6 รูปวงจรในสถานะที่สองสวิตช์เปิด	10
รูปที่ 2.7 รูปวงจรในสถานะที่สาม	11
รูปที่ 2.8 สวิตช์โหมคคีซีพาคีซีคอนเวอร์เตอร์	12
รูปที่ 2.9 บล็อกไดอะแกรมและพัลส์วีคธัมออกเดชัน	13
รูปที่ 2.10 บล็อกไดอะแกรมของสัญญาณที่ควบคุมโดยไมโครคอนโทรลเลอร์	15
รูปที่ 3.1 วงจรบัคคอนเวอร์เตอร์ที่ออกแบบจากโปรแกรม PSpice	16
รูปที่ 3.2 การตั้งค่าแหล่งจ่ายสัญญาณพัลส์	17
รูปที่ 3.3 การเลือกช่วงของการวิเคราะห์	18
รูปที่ 3.4 วงจรดิจิทัลทูลนาลอกคอนเวอร์เตอร์	19
รูปที่ 3.5 วงจรนาลอกทูลดิจิทัลคอนเวอร์เตอร์	20
รูปที่ 3.6 วงจรบัคคอนเวอร์เตอร์และวงจรชดเชยความคุม	21
รูปที่ 3.7 แผนภาพการทำงานของโปรแกรม	23
รูปที่ 4.1 สัญญาณแรงดันเอาต์พุตที่ควิต์ไซเคิล 20 เปอร์เซ็นต์เมื่อโหลด 35 โอห์ม	25
รูปที่ 4.2 สัญญาณแรงดันเอาต์พุตที่ควิต์ไซเคิล 80 เปอร์เซ็นต์เมื่อโหลด 35 โอห์ม	26
รูปที่ 4.3 สัญญาณที่ขา gate เทียบกับขา source ที่ 50% ควิต์ไซเคิล	26
รูปที่ 4.4 สัญญาณที่ขา drain เทียบกับขา source ที่ 50% ควิต์ไซเคิล	27
รูปที่ 4.5 สัญญาณเอาต์พุตที่ควิต์ไซเคิล 80% $R = 35 \Omega$	30

สารบัญรูปภาพ (ต่อ)

	หน้า
รูปที่ 4.6 สัญญาณเอาต์พุตที่ควิตซ์ไชเคิล 80% $R = 75 \Omega$	31
รูปที่ 4.7 สัญญาณเอาต์พุตที่ควิตซ์ไชเคิล 60% $R = 35 \Omega$	33
รูปที่ 4.8 สัญญาณเอาต์พุตที่ควิตซ์ไชเคิล 60% $R = 75 \Omega$	33
รูปที่ 4.9 สัญญาณที่ขา gate เทียบกับขา source ที่ 50 % ควิตซ์ไชเคิล	34
รูปที่ 4.10 สัญญาณที่ขา drain เทียบกับขา source ที่ 50 % ควิตซ์ไชเคิล	35



สารบัญกราฟ

	หน้า
กราฟที่ 4.1 ความสัมพันธ์ระหว่างแรงดันเอาต์พุตจากโปรแกรม PSpice กับค่าจากการคำนวณ	25
กราฟที่ 4.2 ความสัมพันธ์ระหว่างแรงดันเอาต์พุตในโหมดปรับค่าด้วยตัวเองกับค่าจากทฤษฎี	31
กราฟที่ 4.3 ความสัมพันธ์ระหว่างแรงดันเอาต์พุตจากแบบอัตโนมัติกับค่าจากทฤษฎี	34



ลำดับสัญลักษณ์

สัญลักษณ์

A

C

D

L

R

V

ความหมาย

กระแสไฟฟ้า

ตัวเก็บประจุ

ค่าความถี่ไซเคิล

ตัวเหนี่ยวนำ

ตัวต้านทาน

ความต่างศักย์ไฟฟ้า

หน่วย

แอมแปร์

ฟาลัด

เปอร์เซ็นต์

เฮนรี

โอห์ม

โวลต์

