

อภิธานนาการ

ท. ๒๕๖๑๒๕๗



สำนักหอสมุด



โปรแกรมออกแบบวงจรดิจิทัลให้อยู่ในรูปสมการบูลีนที่ลดรูป

Program for Digital Logic Circuit Design in Simplified Boolean Expression

สำนักหอสมุด มหาวิทยาลัยนครสวรรค์

วันลงทะเบียน - 9 พ.ค. 2544

เลขทะเบียน 4440094

เลขเรียกหนังสือ TK

7647
น458ป
2543

นายปริญญา จุฬารี รหัส 40360356

นายวสันต์ วุฒิกุลประพันธ์ รหัส 40360471

โครงการนี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต

สาขาวิศวกรรมคอมพิวเตอร์ ภาควิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์

คณะวิศวกรรมศาสตร์ มหาวิทยาลัยนครสวรรค์

ปีการศึกษา 2543




ใบรับรองโครงการงานวิจัย


หัวข้อโครงการ : โปรแกรมการออกแบบวงจรดิจิทัลให้อยู่ในรูปสมการบูลีนที่ลดรูป
 Performance : Program for Digital Logic Circuit Design in Simplified Boolean
 Expression
 ผู้ดำเนินโครงการ : นายปริญญา จุฬารี รหัส 40360356
 นายวสันต์ วุฒิกุลประพันธ์ รหัส 40360471
 อาจารย์ที่ปรึกษา : อ. ประทีป ศรีรัตนโอภาส
 สาขา : วิศวกรรมคอมพิวเตอร์
 ภาควิชา : วิศวกรรมไฟฟ้าและคอมพิวเตอร์

คณะวิศวกรรมศาสตร์ มหาวิทยาลัยราชภัฏสุรินทร์ อนุมัติให้โครงการฉบับนี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตร วิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมคอมพิวเตอร์

คณะกรรมการสอบโครงการงานวิจัย


ประธานกรรมการ
 (อาจารย์ประทีป ศรีรัตนโอภาส)


กรรมการ
 (อาจารย์วัชรวิทย์ พิชพันธ์)


กรรมการ
 (อาจารย์อุทิศ ปทุมวรรณ)