



การประยุกต์ใช้วงจรกรองดิจิตอลสำหรับประมาณค่าน้ำหนักของมะม่วงบน  
สายพานลำเลียง

APPLICATION OF DIGITAL FILTER FOR ESTIMATING MANGO  
WEIGHT ON BELT CONVEYOR



นายวนารถ ศิริวัฒนา奴รักษ์ รหัส 51383997  
นางสาวสุนิศา เลื่อนชิด รหัส 51384079

ที่องค์กรและวิทยกรรมศาสตร์	วันที่รับ.....	๑๓ ม.ย. ๒๕๕๕
เลขที่แบบ.....	๑๖๐๖ ๖๙๔๖	
หมายเหตุ.....	๕	
มหาวิทยาลัยแม่ฟ้า		๒๕๕๕

ปริญญาในพนธ์นี้เป็นส่วนหนึ่งของการศึกษาหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต  
สาขาวิศวกรรมไฟฟ้า ภาควิชาฯ วิศวกรรมไฟฟ้าและคอมพิวเตอร์  
คณะวิศวกรรมศาสตร์ มหาวิทยาลัยแม่ฟ้า  
ปีการศึกษา ๒๕๕๔



## ใบรับรองโครงการวิศวกรรม

หัวข้อโครงการ	การประยุกต์ใช้งานกรองดิจิตอลสำหรับประเมินค่า้น้ำหนักของมะม่วง บนสามพานคำเลียง
ผู้ดำเนินโครงการ	นายวนารถ ศิริพันนาภรรักษ์ รหัส 51383997 นางสาวสุนิษา เดือนชิด รหัส 51384079
อาจารย์ที่ปรึกษา	ผู้ช่วยศาสตราจารย์ ดร.สุชาติ แย้มเม่น
สาขาวิชา	วิศวกรรมไฟฟ้า
ภาควิชา	วิศวกรรมไฟฟ้าและคอมพิวเตอร์
ปีการศึกษา	2554

คณะวิศวกรรมศาสตร์ มหาวิทยาลัยนเรศวร อนุมัติให้โครงการฉบับนี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตร วิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า  
คณะกรรมการการสอน โครงการวิศวกรรม

.....ประธานกรรมการ

(ผู้ช่วยศาสตราจารย์ ดร.สุชาติ แย้มเม่น )

.....กรรมการ

(ดร.นุพนิชา สงมณีจันทร์)

.....กรรมการ

(ดร.พนัส นัดฤทธิ์)

หัวข้อโครงการ	การประยุกต์ใช้งานกรองคิจิตอลสำหรับประเมินค่า้น้ำหนักของมนุษย์บนสายพานลำเลียง	
ผู้ดำเนินโครงการ	นายวนารถ ศรีวัฒนาภูรักษ์ รหัส 51383997	
	นางสาวสุนิศา เสื่อนชิด รหัส 51384079	
อาจารย์ที่ปรึกษา	ผู้ช่วยศาสตราจารย์ ดร.สุชาติ แย้มเม่น	
สาขาวิชา	วิศวกรรมไฟฟ้า	
ภาควิชา	วิศวกรรมไฟฟ้าและคอมพิวเตอร์	
ปีการศึกษา	2554	

---

### บทคัดย่อ

โครงการนี้นำเสนอการประยุกต์ใช้งานกรองคิจิตอลสำหรับการประเมินค่าน้ำหนักของมนุษย์บนระบบสายพานลำเลียง โดยกระบวนการจะทำการรับค่าสัญญาณทางไฟฟ้าจากโอลด์เซลล์เข้าสู่วงจรแปลงสัญญาณและเลือกเป็นสัญญาณคิจิตอล ด้วยไมโครคอนโทรลเลอร์ (dsPIC30F4011) และทำการกรองสัญญาณคิจิตอลเพื่อกำจัดสัญญาณรบกวนด้วยตัวกรองค่าเฉลี่ยแบบเคลื่อนที่ จากนั้นทำการแปลงสัญญาณคิจิตอลกลับด้วยวงจรแปลงสัญญาณคิจิตอลเป็นอะนาล็อก เพื่อแสดงผลลัพธ์ของตัวกรอง จากการทดลอง พบว่า ความล่าช้าในการประมวลผลข้อมูลที่จำนวนข้อมูล 50, 100, 150 และ 200 ข้อมูล มีความล่าช้า 25, 50, 75 และ 100 มิลลิวินาที ตามลำดับ และจำนวนข้อมูลในการกรองมากขึ้นการแสดงผลช้าลง อย่างไรก็ตาม เมื่อพิจารณากราฟสัญญาณที่ผ่านตัวกรองจากการเลือกใช้จำนวนข้อมูลในการกรองค่าต่างๆ พบว่า จำนวนข้อมูลการกรองมากขึ้นทำให้สัญญาณที่ได้มีความราบรื่นขึ้นและมีประสิทธิภาพในการลดสัญญาณรบกวนได้ดี

**Project Title** Application of Digital Filter for Estimating Mango Weight on Belt Conveyor  
**Name** Mr. Voranart Siriwananulak ID 51383997  
Miss Sunisa Lueanchit ID 51384079  
**Project Advisor** Assistant Professor Suchart Yammen, Ph.D.  
**Major** Electrical Engineering  
**Department** Electrical and Computer Engineering  
**Academic** 2012

---

### Abstract

This project presents the application of digital filters for estimating the weight of mangoes on a conveyor system. The microcontroller (DsPIC30F4011) receives the electrical signal from the load cell circuit in order to convert the analog signal into a digital signal. Noise of the received signal is also eliminated with the moving average filter. The denosing digital signal is then converted into the analog signal shown in the oscilloscope. From the experimental results, it was found that the output signal of the filter is delayed 25, 50, 75 and 100 ms in processing the data of 50, 100, 150 and 200 points, respectively. Also, the more number of the filter is, the less noise in the signal is.

## กิตติกรรมประกาศ

โครงการนี้สำเร็จลุล่วงได้ด้วยดี ผู้ช่วยศาสตราจารย์ ดร.สุชาติ แย้มม่น ซึ่งเป็นอาจารย์ที่ปรึกษาโครงการและให้ความกรุณาในการตรวจงาน ปริญญาบัณฑิต คณะผู้ค้าเนิน โครงการขอทราบขอบพระคุณเป็นอย่างสูงและขอถือถึงความกรุณาของท่านไว้ตลอดไป

ขอขอบพระคุณ ดร.พนัส นัดฤทธิ์ และ ดร.นุพิตร สงวนจันทร์ ซึ่งเป็นคณะกรรมการในการสอนโครงการที่ให้คำแนะนำ ชี้แนะแนวทาง และข้อคิดเห็นต่างๆที่เป็นประโยชน์ในโครงการนี้ ทำให้โครงการนักอุปกรณ์แบบยิ่งขึ้น

ขอขอบพระคุณ ดร.นิพัทธ์ จันทร์มนิหาร ซึ่งเป็นอาจารย์ผู้รับผิดชอบรายวิชาโครงการ วิศวกรรมไฟฟ้า ที่ให้คำแนะนำ คำปรึกษาในการพิมพ์รูปเล่มปริญญาบัณฑิต รวมถึงแก้ไขปรับปรุง ให้รูปเล่มปริญญาบัณฑิตให้ถูกต้องตามหลักการพิมพ์และอื่นๆที่ทำให้ปริญญาบัณฑิตนี้ความสมบูรณ์มากยิ่งขึ้น

ขอขอบคุณ คุณประทีป สังข์แพ้น ที่กรุณาช่วยให้คำแนะนำเกี่ยวกับการออกแบบวงจร อิเล็กทรอนิกส์และการเขียนโปรแกรมในโครค่อน โทรลเลอร์ที่เป็นประโยชน์ต่อโครงการนี้รวมถึงความรู้ใหม่ๆ

ขอขอบคุณคุณชลิต อินยาศรี ที่ให้ความรู้เกี่ยวกับการประมวลผลสัญญาณดิจิตอลและอื่นๆ ที่เป็นประโยชน์ต่อการดำเนินโครงการนี้

นอกจากนี้ยังต้องขอขอบคุณภาควิชาศึกษาฯ ไฟฟ้าและคอมพิวเตอร์ที่ให้เชื้อภูมิปกรณ์ และให้ห้องปฏิบัติการ งานทำให้โครงการนี้สำเร็จลุล่วงไปได้ด้วยดี

เห็นอีสิ่งอื่นใด คณะผู้จัดทำโครงการขอกราบขอบพระคุณคุณพ่อ คุณแม่ ผู้มอบความรัก ความเมตตา สดีปัญญา เป็นที่ปรึกษาปัญหาในทุกๆ เรื่อง รวมทั้งเป็นผู้ให้ทุกสิ่งทุกอย่างด้วยดี ยิ่งใจนั้นถึงปัจจุบัน คงเป็นกำลังใจทำให้ได้รับความสำเร็จอย่างทุกวันนี้และขอบคุณทุกๆ คนในครอบครัวของคณะผู้ค้าเนิน โครงการที่ไม่ได้กล่าวไว้ ณ ที่นี่ด้วย

นายวรนารถ ศิริวัฒนานุรักษ์ รหัส 51383997  
นางสาวสุนิศา เลื่อนชิด รหัส 51384079

## สารบัญ

หน้า

ในรับรองโครงการวิศวกรรม .....	ก
บทคัดย่อ .....	ข
กิตติกรรมประกาศ .....	จ
สารบัญ .....	จ
สารบัญรูป .....	ญ
สารบัญตาราง .....	ภ
บทที่ 1 บทนำ .....	1
1.1 ที่มาและความสำคัญของโครงการ .....	1
1.2 วัตถุประสงค์ .....	1
1.3 ขอบเขตของโครงการ .....	1
1.4 วิธีดำเนินการ .....	2
1.5 แผนการดำเนินงานโครงการ .....	2
1.6 ผลที่คาดว่าจะได้รับ .....	3
1.7 งบประมาณของโครงการ .....	3
บทที่ 2 หลักการและทฤษฎีที่เกี่ยวข้อง .....	4
2.1 หลักการพื้นฐานของเซนเซอร์ .....	4
2.1.1 โหลดเซลล์ .....	4
2.2 การออกแบบของขยายสัญญาณและวงจรกรองความถี่ .....	7
2.2.1 ความรู้พื้นฐานเกี่ยวกับอปแอนป .....	7
2.2.2 ลักษณะของขาต่างๆของอปแอนป .....	8

## สารบัญ (ต่อ)

	หน้า
2.2.3 เทคนิคการเลือกใช้ออปแอนป	9
2.2.4 วงจรขยายอินสตรูเมนท์	9
2.2.5 วงจรกรองสัญญาณ	10
2.2.6 วงจรผ่านตัวบัตเตอร์เวิร์ท	11
2.2.7 วงจรบลสัญญาณ	12
2.2.8 สัญญาณรบกวน	13
2.2.9 เทคนิคการลดสัญญาณรบกวน	14
2.3 ประมวลผลสัญญาณดิจิตอล	15
2.3.1 การสุ่มตัวอย่าง	17
2.3.2 การออกแบบตัวกรองดิจิตอล	19
2.4 ไมโครคอนโทรลเลอร์	22
2.4.1 คุณสมบัติ MPLAB C Compiler	22
2.4.2 การใช้งานพอร์ตอินพุตเอาท์พุตดิจิตอล	23
2.4.3 การทดลองใช้งานไมโครแลปเปลงสัญญาณแอนะล็อกเป็นดิจิตอลภายใน dsPIC เมื่องต้น	25
2.4.4 การใช้งานฟังก์ชันไลบรารี DSP	37
2.5 คุณสมบัติเด่น โดยรวมของ dsPIC	38
2.5.1 คุณสมบัติของซีพียู	38
2.5.2 คุณสมบัติด้านการประมวลสัญญาณดิจิตอล	39
2.5.3 คุณสมบัติของไมโครฟังก์ชันพิเศษ	39
บทที่ 3 วิธีดำเนินโครงการ	40
3.1 ศึกษาทฤษฎีและหลักการใช้งานของ荷ลดเซลล์	40

## สารบัญ (ต่อ)

หน้า

3.2 ศึกษาการออกแบบวงจรอิเล็กทรอนิกส์.....	41
3.3 ศึกษาทฤษฎีประมวลผลสัญญาณดิจิตอล .....	45
3.4 ศึกษาในโครงคอนโทรลเลอร์ dsPIC30F4011 และการเขียนโปรแกรมภาษาซีเพื่อใช้.....	45
ในการประมวลผลสัญญาณดิจิตอล .....	45
3.5 ออกแบบและทำการสร้างเครื่องซั่งน้ำหนักม่วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน .....	45
3.6 ออกแบบวงจรอิเล็กทรอนิกส์.....	46
3.6.1 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์.....	46
3.6.2 วงจรปรับปรุงสัญญาณ .....	49
3.6.3 วงจรปรับความเร็วมอเตอร์ .....	51
3.6.4 วงจรในโครงคอนโทรลเลอร์ .....	53
3.7 ออกแบบวงจรกรองดิจิตอลและเขียนโปรแกรมประมวลผลสัญญาณ.....	55
3.7.1 ออกแบบวงจรกรองดิจิตอล .....	55
3.7.2 เขียนโปรแกรมประมวลผลสัญญาณดิจิตอล .....	56
3.8 ทำการทดลองวงจรกรองดิจิตอลที่ได้ออกแบบไว้ในโครงคอนโทรลเลอร์โดยใช้สัญญาณจากเครื่องซั่งน้ำหนักม่วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน .....	61
3.9 ปรับปรุงและแก้ไขระบบ .....	64
3.10 จัดทำรูปเล่นรายงาน .....	64
บทที่ 4 ผลการทดลองและวิเคราะห์ผลการทดลอง.....	65
4.1 การทดลองวงจรแปลงสัญญาณอะนาล็อกเป็นดิจิตอล.....	66
4.1.1 สัญญาณคลื่นไอน์ ความถี่ 50 เฮิรตซ์ .....	66
4.1.2 สัญญาณสี่เหลี่ยมความถี่ 50 เฮิรตซ์ .....	66

## สารบัญ (ต่อ)

หน้า

4.1.3 สัญญาณสามเหลี่ยม ความถี่ 50 เฮิรตซ์.....	67
4.1.4 สัญญาณจากโอลด์เซลล์ที่ความเร็วของสายพาน 0 เมตรต่อนาที .....	67
4.1.5 สัญญาณจากโอลด์เซลล์ที่ความเร็วของสายพาน 5 เมตรต่อนาที .....	68
4.1.6 สัญญาณจากโอลด์เซลล์ที่ความเร็วของสายพาน 10 เมตรต่อนาที .....	68
4.1.7 วิเคราะห์ผลการทดลองของรูปแบบสัญญาณแอนะล็อกเป็นคิจิตอล .....	69
4.2 การทดลองของรูปแบบสัญญาณคิจิตอล โดยการใช้ตัวกรองเกลี่ยแบบเคลื่อนที่.....	69
4.2.1 ตัวกรองเกลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 50 ข้อมูล .....	69
4.2.2 ตัวกรองเกลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 100 ข้อมูล .....	71
4.2.1 ตัวกรองเกลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 150 ข้อมูล .....	72
4.2.1 ตัวกรองเกลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 200 ข้อมูล .....	74
4.2.5 วิเคราะห์ผลการทดลองของรูปแบบสัญญาณแบบคิจิตอล โดยวิธีการใช้ตัวกรองเกลี่ยแบบเคลื่อนที่.....	75
4.3 สรุปผลการทดลอง .....	76
บทที่ 5 สรุปผลและข้อเสนอแนะ .....	77
5.1 สรุปผลการดำเนินโครงการ .....	77
5.2 ปัญหาและข้อเสนอแนะ .....	78
5.3 แนวทางในการพัฒนาโครงการ.....	78
เอกสารอ้างอิง .....	79
ภาคผนวก .....	80
ภาคผนวก ก วิธีการติดตั้งโปรแกรม.....	81

## สารบัญ (ต่อ)

หน้า

ภาคผนวก ข ขั้นตอนการสร้างโปรแกรมใน MPLAB C Compiler และการสร้างโปรแกรมการกรองเสียงแบบเกลื่อนที่ .....	99
ภาคผนวก ค วิธีการทดลองโครงการประยุกต์ใช้งานของดิจิตอลสำหรับประเมินค่า น้ำหนักของมะม่วงบนสายพานลำเลียง .....	119
ภาคผนวก ง วิธีการทำ PCB โดยใช้ Dry film .....	125
ประวัติผู้เขียนโครงการ .....	131



# สารบัญรูป

หน้า

รูปที่ 2.1 การนำสัตว์ในภาพมาต่อเข้ากับวงจรดิจิตอลชั้นเบรคจ์ .....	4
รูปที่ 2.2 โหลดเซลล์แบบลิงค์ .....	5
รูปที่ 2.3 โหลดเซลล์แบบควบคุมด้วยชีบีส่วนบุคคลกับสัตว์ในภาพ .....	5
รูปที่ 2.4 โหลดเซลล์แบบวงแหวน .....	6
รูปที่ 2.5 โหลดเซลล์ชนิดเซียร์-เรเวน .....	6
รูปที่ 2.6 โครงสร้างพื้นฐานของอปเปอเรนซ์ .....	7
รูปที่ 2.7 ลักษณะของขาที่ใช้งานของอปเปอเรนซ์ .....	8
รูปที่ 2.8 วงจรรวม (Integrated Circuit: IC) สำหรับอปเปอเรนซ์ INA114 .....	9
รูปที่ 2.9 วงจรขยายสัญญาณอินสตรูเมนท์ .....	9
รูปที่ 2.10 การกำหนดคุณลักษณะของวงจรกรองผ่านตัว ..... รูปที่ 2.11 พังก์ชันผลตอบสนองเชิงแอนพลิจูดของวงจรกรองผ่านตัวบัตเตอร์เวิร์ฟ .....	11
รูปที่ 2.12 วงจรลับสัญญาณ .....	12
รูปที่ 2.13 แสดงกลไกการพัฒนาของสัญญาณรบกวนที่อาจเกิดขึ้นในวงจร .....	13
รูปที่ 2.14 โครงสร้างระบบประมวลสัญญาณแบบลีก์อฟ .....	15
รูปที่ 2.15 โครงสร้างระบบประมวลสัญญาณดิจิตอล .....	16
รูปที่ 2.16 การแปลงสัญญาณแบบลีก์อฟเป็นสัญญาณดิจิตอลและลักษณะสัญญาณที่เกี่ยวข้อง .....	17
รูปที่ 2.17 สัญญาณอินพุตที่มีความยาวจำกัด $x[n]$ .....	19
รูปที่ 2.18 เอาท์พุตของระบบเคลื่อนที่ $y[g]$ .....	20
รูปที่ 2.19 การคำนวณการเคลื่อนที่ของฟลีตเตอร์ที่เวลา $n$ ใช้ค่าใน Sliding Window แทนเสี้ยวเข็ม .....	21
รูปที่ 2.20 โค้ดอะเ格ร์มการทำงานอย่างง่ายของโมดูล ADC ในไมโครคอนโทรลเลอร์ .....	26
รูปที่ 2.21 รูปแบบของข้อมูลผลลัพธ์ที่ได้จากการแปลงสัญญาณของโมดูล ADC .....	27
รูปที่ 2.22 บล็อกโค้ดอะเ格ร์ม ระบบการประมวลผลสัญญาณดิจิตอล .....	37
รูปที่ 3.1 แผนภาพเข็มตอนดำเนินงาน .....	40
รูปที่ 3.2 แสดงลักษณะของโหลดเซลล์ .....	41
รูปที่ 3.3 TL074CN .....	41
รูปที่ 3.4 ก. วงจรขยายสัญญาณอินสตรูเมนท์ (Instrument Amplifier Circuit) และ ข. วงจรลับ .....	42
รูปที่ 3.5 แสดงเครื่องซั่งนำหนักที่มีสายพานลำเลียงวิ่งอยู่ด้านบนที่สร้างเสร็จแล้ว .....	45
รูปที่ 3.6 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ .....	46

## สารบัญรูป (ต่อ)

หน้า

รูปที่ 3.7 ก. ลักษณะพิมพ์ของวงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ ข. ลักษณะการ.....	48
รูปที่ 3.8 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ ที่สามารถใช้งานได้.....	49
รูปที่ 3.9 วงจรปรับปรุงสัญญาณ.....	49
รูปที่ 3.10 ก. ลักษณะพิมพ์ของวงจรปรับปรุงสัญญาณ ข. ลักษณะการว่างอุปกรณ์ของ.....	50
รูปที่ 3.11 วงจรปรับปรุงสัญญาณที่อยู่บนแผ่นวงจรพิมพ์.....	51
รูปที่ 3.12 วงจรปรับความเร็วของเครื่อง.....	51
รูปที่ 3.13 ก. ลักษณะพิมพ์ของวงจรปรับความเร็วของเครื่อง ข. ลักษณะการว่างอุปกรณ์ของ.....	52
รูปที่ 3.14 วงจรปรับความเร็วของเครื่องที่สามารถใช้งานได้.....	53
รูปที่ 3.15 วงจรในโครงคอนโทรลเลอร์ .....	53
รูปที่ 3.16 ก. ลักษณะพิมพ์ของวงจรในโครงคอนโทรลเลอร์ ข. ลักษณะการว่างอุปกรณ์ของ.....	54
รูปที่ 3.17 วงจรในโครงคอนโทรลเลอร์ .....	55
รูปที่ 3.18 กระบวนการประเมินผลสัญญาณดิจิตอล .....	56
รูปที่ 3.19 แสดงตำแหน่งการเลือกขาอินพุตและตัวเลือก .....	56
รูปที่ 3.20 แสดงวงจรแปลงสัญญาณดิจิตอลเป็นอนาล็อก .....	60
รูปที่ 3.21 (1) แสดงวงจรอิเล็กทรอนิกส์ต่างๆ ที่ได้ออกแบบไว้แล้ว .....	62
รูปที่ 3.22 (2) แสดงวงจรอิเล็กทรอนิกส์ต่างๆ ที่ได้ออกแบบไว้แล้ว .....	62
รูปที่ 3.23 ส่วนประกอบต่างๆ ที่ติดตั้งเสร็จ .....	63
รูปที่ 3.24 แสดงอุปกรณ์ที่ใช้ทดลองในโครงงาน .....	63
รูปที่ 4.1 สัญญาณอินพุตและเอาท์พุตของสัญญาณคลื่นไซน์ที่ความถี่ 50 เฮิรตซ์ .....	66
รูปที่ 4.2 สัญญาณอินพุตและเอาท์พุตของสัญญาณสี่เหลี่ยมที่ความถี่ 50 เฮิรตซ์ .....	66
รูปที่ 4.3 สัญญาณอินพุตและเอาท์พุตของสัญญาณสามเหลี่ยมที่ความถี่ 50 เฮิรตซ์ .....	67
รูปที่ 4.4 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเชลล์ที่ความเร็วของสายพาน 0 เมตร ต่อนาที .....	67
รูปที่ 4.5 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเชลล์ที่ความเร็วของสายพาน 5 เมตร ต่อนาที .....	68
รูปที่ 4.6 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเชลล์ที่ความเร็วของสายพาน 10 เมตร ต่อนาที .....	68

สารบัญรูป (ต่อ)

## สารบัญตาราง

	หน้า
ตารางที่ 2.1 แสดงค่าผลลัพธ์ของ $y[n]$ .....	20
ตารางที่ 2.2 แสดงค่าผลลัพธ์ของ $y[n]$ .....	22
ตารางที่ 2.3 การกำหนดค่าให้กับรีจิสเตอร์ TRISB และการใช้งานรีจิสเตอร์ PORTB, LATB.....	24
ตารางที่ 2.4 แสดงการกำหนดค่าเวลาที่ใช้ในการแปลงสัญญาณในโมดูล ADC .....	32



## บทที่ 1

### บทนำ

#### 1.1 ที่มาและความสำคัญของโครงการ

ผลไม้บันเป็นพืชเศรษฐกิจที่สำคัญประการหนึ่งของประเทศไทย โดยผลไม้สามารถทำรายได้เข้าประเทศปีละหลายพันล้านบาท และผลไม้ไทยยังเป็นที่นิยมบริโภคกันทั่วไปทั่วในประเทศและต่างประเทศ นอกจากนี้ ความต้องการบริโภคผลไม้บันวันจะเพิ่มสูงขึ้น เนื่องจากสาเหตุหลัก คือ จำนวนประชากรที่เพิ่มมากขึ้นและความสนใจในสุขภาพที่มีมากขึ้นด้วย ในประเทศไทยได้มีการส่งออกผลไม้หลายชนิด ยกตัวอย่างเช่น มะม่วง มะม่วงเป็นผลไม้ไทยที่ทำรายได้ให้กับประเทศไทยปีละประมาณ 15 ล้านเหรียญสหรัฐ (สำนักบริการส่งออก)

ปัจจุบันการส่งออกมะม่วงอยู่ในรูปของมะม่วงสด มะม่วงกระป่อง น้ำมะม่วง และมะม่วงแปรรูปอื่นๆ เช่น มะม่วงหวาน อบแห้ง มะม่วงดอง เป็นต้น การส่งออกมะม่วงแต่ละครั้งจะต้องทำการคัดแยกมะม่วงออกเป็นขนาด ปริมาณและคุณภาพ ซึ่งการส่งออกมะม่วงสู่ต่างประเทศนั้นต้องผ่านกระบวนการคัดแยกมะม่วง เพื่อแบ่งออกเป็นขนาดต่างๆ ที่ต้องการ โดยการใช้น้ำหนักเป็นเกณฑ์วัด แต่นี่อาจเป็นภาระที่น้ำหนักเป็นเกณฑ์วัดนี้ปัจจุบันเรื่องของความไม่ถูกต้อง มีความผิดพลาดจากสัญญาณรบกวน สัญญาณรบกวนนี้อาจเกิดจากตัวเครื่องคัดมะม่วง เช่น การสั่นสะเทือนของเครื่องที่เกิดจากการสั่นของนอเตอร์ขณะทำงาน หรือเกิดจากสัญญาณไฟบ้าน 50 เฮิรตซ์ ด้วยเหตุนี้ จึงทำให้การประเมินค่าน้ำหนักมะม่วงเกิดความผิดพลาดไปจากการเป็นจริงมาก

จากปัญหาที่พบจึงได้ทำการศึกษาและประยุกต์ใช้วงจรรองคิจitol เพื่อกรองสัญญาณรบกวนออกจากสัญญาณที่ต้องการ อย่างมีประสิทธิภาพ

#### 1.2 วัตถุประสงค์

ออกแบบวงจรรองคิจitol เพื่อกรองสัญญาณรบกวนออกจากเครื่องชั่งน้ำหนักมะม่วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน

#### 1.3 ขอบเขตของโครงการ

สร้างเครื่องชั่งน้ำหนักมะม่วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบนและออกแบบวงจร อิเล็กทรอนิกส์เพื่อให้ได้สัญญาณที่ต้องการและการวัดสัญญาณจากการประมวลผลสัญญาณ คิจitol โดยการใช้ในโทรศัพท์มือถือ dsPIC30F4011 ที่ใช้ภาษาซีในการเขียนโปรแกรม

## 1.4 วิธีดำเนินการ

- 1.4.1 ศึกษาทฤษฎีและหลักการใช้งานของโหลดเซลล์
  - 1.4.2 ศึกษาการออกแบบวงจรอิเล็กทรอนิกส์
  - 1.4.3 ศึกษาทฤษฎีประมวลผลสัญญาณดิจิตอล
  - 1.4.4 ศึกษาในโครงการนี้ dsPIC30F4011 และหลักการเขียนโปรแกรมภาษาซีเพื่อใช้ในการเขียนโปรแกรมประมวลผลสัญญาณดิจิตอล
  - 1.4.5 ออกแบบและทำการสร้างเครื่องชั่งน้ำหนักมั่วที่มีสายพานลามเลียงวิ่งอยู่ค้านบัน
  - 1.4.6 ออกแบบวงจรอิเล็กทรอนิกส์และวงจรในโครงการนี้
  - 1.4.7 ออกแบบวงจรกรองคิจิตอลและเขียนโปรแกรมประมวลผลสัญญาณดิจิตอล
  - 1.4.8 ทดลองวงจรกรองคิจิตอลที่ได้ออกแบบไว้ในโครงการนี้ และใช้สัญญาณจากเครื่องชั่งน้ำหนักมั่วที่มีสายพานลามเลียงวิ่งอยู่ค้านบัน
  - 1.4.9 ปรับปรุงและแก้ไข
  - 1.4.10 จัดทำรูปเล่นรายงาน

## 1.5 แผนการดำเนินงานโครงการ

ค้านบัน							
6. ออกแบบแบบจำลองอิเล็กทรอนิกส์และวงจรในโครงคอนโทรลเลอร์							
7. ออกแบบแบบจำลองดิจิตอลและเขียนโปรแกรมประมวลผลสัญญาณดิจิตอล							
8. ทำการทดลองของวงจรกรองดิจิตอลที่ได้ออกแบบไว้ในในโครงคอนโทรลเลอร์โดยใช้สัญญาณจากเครื่องซั่งน้ำหนักขณะม้วงที่มีสายพานลำเลียงวิ่งอยู่ค้านบัน							
9. ปรับปรุงและแก้ไขระบบ							
10. จัดทำรูปเด่นรายงาน							

### 1.6 ผลที่คาดว่าจะได้รับ

วงจรกรองดิจิตอลที่ออกแบบสามารถกรองสัญญาณรบกวนออกจากสัญญาณน้ำหนักของม้วงที่ออกมากจากการซั่งน้ำหนักขณะม้วงที่มีสายพานลำเลียงอยู่ค้านบันได้

### 1.7 งบประมาณของโครงการ

1.6.1 ค่าวัสดุอุปกรณ์	1,000 บาท
1.6.2 ค่าเอกสาร	500 บาท
1.6.3 อื่นๆ	500 บาท
รวมเป็นเงินทั้งสิ้น	<u>2,000</u> บาท
หมายเหตุ ถ้าจะเลี่ยงทุกรายการ	

## บทที่ 2

### หลักการและทฤษฎีเกี่ยวข้อง

การประยุกต์ใช้งานกรองดิจิตอลสำหรับประเมินค่าน้ำหนักของมวลบนสายพาน ลำเลียงนั้นจำเป็นที่จะต้องมีความรู้พื้นฐานหลายส่วนมาประกอบกันเพื่อให้การประมวลผลมีประสิทธิภาพและมีความถูกต้องมากที่สุด จึงต้องมีความรู้พื้นฐานเกี่ยวกับหัวข้อต่างๆ ดังนี้

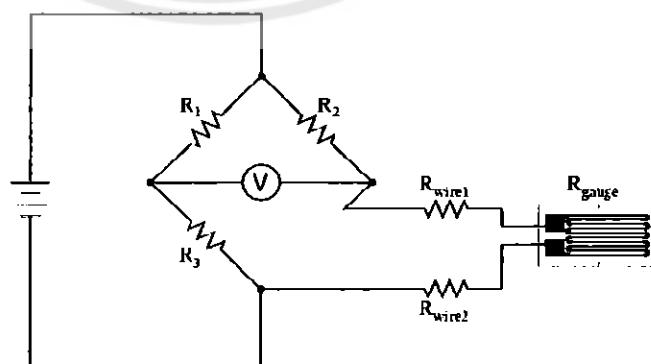
#### 2.1 หลักการพื้นฐานของเซนเซอร์

ระบบเซนเซอร์ (Sensor System) หมายถึง ระบบที่รับค่าเปลี่ยนแปลงทางกล แล้วนำมาแปลงค่าเป็นค่าทางไฟฟ้า (กระแสและแรงดัน) เพื่อที่จะนำค่าทางไฟฟ้าไปใช้งานต่างๆ ต่อไป เช่น นำสัญญาณไฟฟ้าไปเป็นสัญญาณอินพุตของระบบควบคุมหรือแปลงค่าไฟฟ้าที่ได้เป็นสัญญาณตัวเลขตัวอย่างของระบบเซนเซอร์ เช่น ระบบโหลดเซลล์ (Load Cell) เป็นดังนี้

##### 2.1.1 โหลดเซลล์

โหลดเซลล์เป็นระบบเซนเซอร์ที่แปลงค่าน้ำหนักทางกลของสิ่งของให้เป็นปริมาณทางไฟฟ้าซึ่งประกอบด้วยสเตตเรนเกจ (Strain Gage) เป็นส่วนตัวขึ้นซึ่งจะคงเปลี่ยนค่าความเครียดทางกลอันเนื่องจากน้ำหนักของวัตถุเป็นค่าความด้านทานไฟฟ้า

จากรูปที่ 2.1 เมื่อนำค่าความด้านทานที่ได้จากสเตตเรนเกจต่อเข้ากับวงจรดีเฟลกชั่นบริดจ์ (Deflection Bridge) ซึ่งต่อเข้ากับแหล่งจ่ายแรงดันกระแสตรงก็จะสามารถหาค่าเอาร์มูตของน้ำหนักวัตถุที่เป็นการเปลี่ยนแปลงของค่าแรงดันไฟฟ้าและนำสัญญาณไฟฟ้าที่ได้ไปประมวลผลเพื่อแสดงผลค่าน้ำหนักออกมาเป็นตัวเลขได้

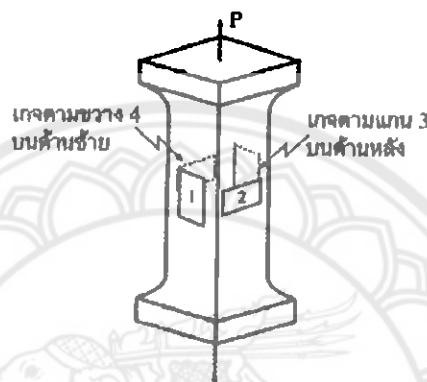


รูปที่ 2.1 การนำสเตตเรนเกจมาต่อเข้ากับวงจรดีเฟลกชั่นบริดจ์

荷重เซลล์แบ่งออกเป็น 4 แบบ ดังนี้

#### 2.1.1.1 荷重เซลล์แบบลิงค์

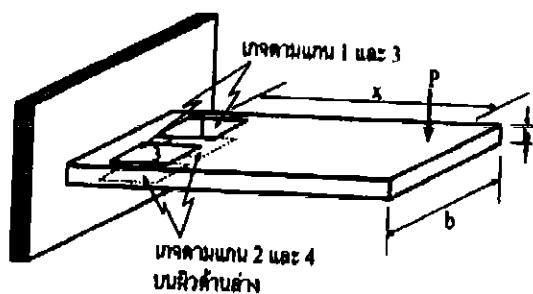
荷重เซลล์แบบลิงค์ (Link-type load cell) ประกอบด้วยลิงค์และสเตรนเกจ ตั้งรูปที่ 2.2 ภาระ (Load) จุด P สามารถเป็นไปได้ทั้งแรงดึงหรือแรงอัด สเตรนเกจทั้ง 4 อัน จะต่อเป็นวงจรตีสโตรนบิวต์โดยเกาที่อยู่ในแนวแกนต่ออยู่ในแนวนอน 1 และ 3 ส่วนเกาที่อยู่ในแนววางต่ออยู่กับแนวนอน 2 และ 4



รูปที่ 2.2 荷重เซลล์แบบลิงค์

#### 2.1.1.2 荷重เซลล์แบบคาน

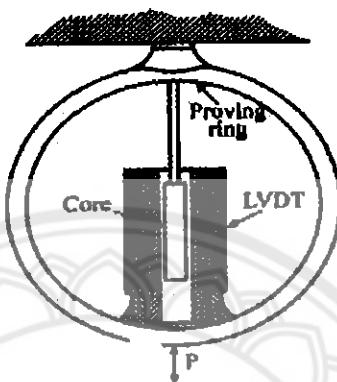
荷重เซลล์แบบคาน (Beam-type load cell) ใช้วัสดุระหัสในการผลิตที่ใช้荷重เซลล์แบบลิงค์ไม่ได้ จากรูปที่ 2.3 ใช้คานยื่นทำหน้าที่เป็นชิ้นส่วนยึดหุ้นซึ่งมีสเตรนเกจ 2 อันติดอยู่ที่ผิวค้านบนและอีก 2 อัน ติดที่ผิวค้านล่าง (ทั้งหมดติดอยู่ในแนวราบกับแกนของคาน) ทำหน้าที่เป็นตัวรับรู้



รูปที่ 2.3 荷重เซลล์แบบคานประกอบด้วยชิ้นส่วนยึดหุ้นกับสเตรนเกจ

### 2.1.1.3 โหลดเซลล์แบบวงแหวน

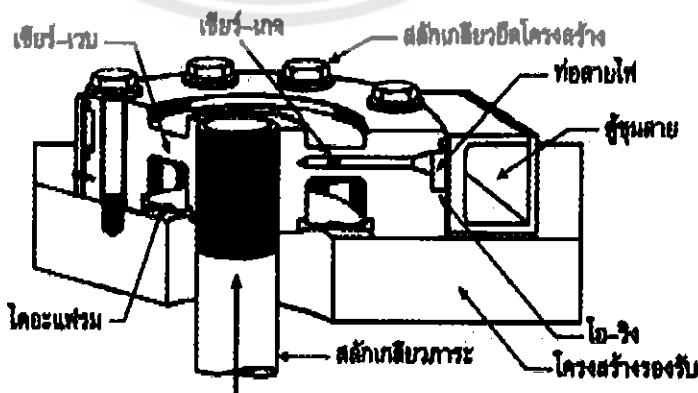
จากรูปที่ 2.4 แสดงส่วนประกอบของโหลดเซลล์แบบวงแหวน (Ring-type load cell) มีวงแหวนพ루พวิ้ง (Proving ring) เป็นส่วนยึดหยุ่นและมีตัวรับแรงซึ่งสามารถใช้ได้ทั้ง สเตронเกจและ LVDT ดังแสดงใน



รูปที่ 2.4 โหลดเซลล์แบบวงแหวน

### 2.1.1.4 โหลดเซลล์ชนิดเชียร์-เวน

โหลดเซลล์ชนิดเชียร์-เวน (Shear-web-type load cell) เรียกอีกอย่างหนึ่งว่า โหลดเซลล์แบบแพลต (Flat load cell) มีประโยชน์สำหรับการใช้งานเมื่อที่ว่างในแนวภาระกระทำ มีจำกัด จากรูปที่ 2.5 โหลดเซลล์ชนิดเชียร์-เวนประกอบด้วย ดุ้นรับภาระข้างใน (Inner loading hub) และหน้าจานรองรับข้างนอก (Outer supporting flange) ซึ่งต่อ กันด้วยเชียร์-เวน สเตронเกจชนิดรับ แรงเฉือนติดตั้งอยู่ในรูเล็ก ๆ ที่ถูกเจาะเข้าไปในเชียร์-เวน

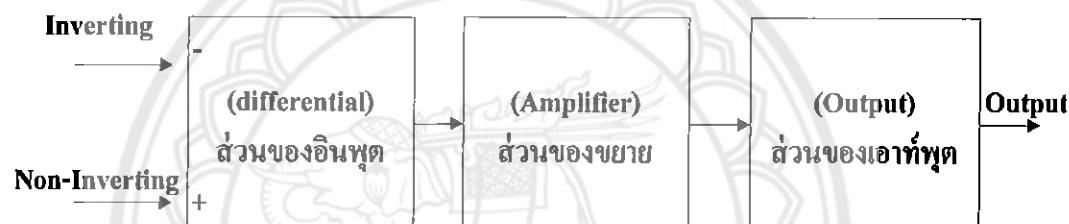


รูปที่ 2.5 โหลดเซลล์ชนิดเชียร์-เวน

## 2.2 การออกแบบวงจรขยายสัญญาณและวงจรกรองความถี่

### 2.2.1 ความรู้พื้นฐานเกี่ยวกับอปแอนป

อปแอนป (Op-Amp) เป็นวงจรขยายสัญญาณที่อยู่ในรูปของตัวไอซี โดยจะมีอยู่ 2 แบบ คือ อปแอนป แบบ 8 ขา และ 14 ขา ซึ่งจะมีลักษณะเป็นโลหะและจะเป็นแบบพลาสติก โดยจะมีการจัดวางขาเป็นแบบ (Dual In-Line Package: DIP) ซึ่งภายในตัวของอปแอนปนั้นจะมีในของอุปกรณ์ทางอิเล็กทรอนิกส์ประกอบด้วยอุปกรณ์อิเล็กทรอนิกส์ที่มีคุณสมบัติต่างๆ หลากหลายตัว ด้วยกัน คือ ทรานซิสเตอร์ (BJT), มอสเฟส (MOSFET), ไดโอด (Diode) และตัวต้านทาน (Resistor) มาประกอบกันเป็นอปแอนป และอปแอนปมีโครงสร้างที่สำคัญ 3 ส่วนคือ 1. ส่วนของสัญญาณเข้า (Differential) 2. ส่วนของการขยายสัญญาณ (Amplifier) 3. ส่วนของสัญญาณออก (Output) ดังในรูปที่ 2.6



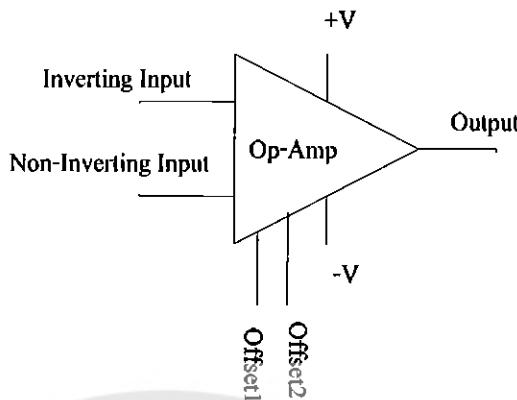
รูปที่ 2.6 โครงสร้างพื้นฐานของอปแอนป

จากรูปที่ 2.6 เป็นโครงสร้างพื้นฐานของอปแอนปซึ่งประกอบด้วย ส่วนของสัญญาณเข้า หรือที่เรียกว่า ส่วนผลต่าง นั้นจะมีลักษณะเป็นวงจรขยายสัญญาณผลต่าง ซึ่งถ้าคุณส่วนของอัตราการขยายสัญญาโนินพุตจะพบว่ามีอัตราการขยายที่สูง แต่ในการกลับกันในส่วนของอัตราขยายสัญญาโนินพุตจะร่วมจะมีค่าที่ต่ำ และในส่วนของอินพีเดนซ์ขาเข้าของวงจรจะมีค่าที่สูงมาก ซึ่งโดยทั่วไปจะมีค่าประมาณ 1 เมกะโอห์ม

ส่วนของการขยายสัญญาณ หรือที่เรียกว่า แอมเพลิฟายเออร์ (Amplifier) นั้นก็จะทำหน้าที่ขยายสัญญาณทั้งแรงดันและกระแส เพื่อที่จะทำให้อัตราขยายโดยรวมนั้นมีค่าที่สูงขึ้น

ส่วนของสัญญาณออก หรือที่เรียกว่า เอาท์พุต ซึ่งในส่วนนี้ถ้ามาพิจารณาโครงสร้างของวงจรภายในจะทราบว่าจะเป็นวงจรขยายสัญญาณแบบอินิเตอร์ร่วม เพื่อที่จะทำให้อินพีเดนซ์ที่ขาออกของวงจรนั้นมีค่าที่ต่ำและเพื่อที่จะสามารถขับกระแสให้กับโหลดที่ต่อได้

### 2.2.2 ลักษณะของขาต่างๆของอปแอมป์



รูปที่ 2.7 ลักษณะของขาที่ใช้งานของอปแอมป์

จากรูปที่ 2.7 จะเห็นถึงลักษณะ โครงสร้างพื้นฐานของอุปกรณ์อปแอมป์ ซึ่งคุณสมบัติ โดยทั่วไปของอปแอมป์ จะมีคุณสมบัติพื้นฐานดังนี้ คือ อินพุตอินพุตที่แคนเซ็ฟ์มีค่าที่สูง เอาท์พุต อินพุตที่แคนเซ็ฟ์มีค่าต่ำและอัตราขยายแรงดันจะมีค่าที่สูงมาก ลักษณะ โครงสร้างพื้นฐานของอุปกรณ์ อปแอมป์ ประกอบด้วยขาที่จะนำมาใช้งานดังนี้

ขาอินเวอร์ติง (Inverting) ซึ่งเป็นขาอินพุต (Input) ของอปแอมป์ โดยมีไว้เพื่อป้อน สัญญาณที่เป็นได้ทั้งสัญญาณไฟกระแสตรงและสัญญาณไฟกระแสสลับซึ่งสัญญาณที่ถูกป้อนเข้าไปที่ขาอินเวอร์ติง ก็จะได้สัญญาณกลับเฟสที่จะออกมานาทางขาเอาท์พุต

ขาอนอินเวอร์ติง (Non-Inverting) ซึ่งเป็นขาอินพุตของอปแอมป์ โดยมีไว้เพื่อป้อน สัญญาณ ที่เป็นได้ทั้งสัญญาณไฟกระแสตรงและสัญญาณไฟกระแสสลับ ซึ่งสัญญาณที่ถูกป้อนเข้าไปที่ขาอนอินเวอร์ติง ก็จะได้สัญญาณที่ไม่กลับเฟสออกมานาทางขาเอาท์พุต

ขาเอาท์พุต ซึ่งเป็นขาเอาท์พุตของอปแอมป์ โดยมีไว้เพื่อบอกถึงสภาวะการทำงานของ อปแอมป์ ซึ่งจะเกิดขึ้นจากการที่ทำการป้อนสัญญาณเข้าที่ขาอินพุต ทั้งสองของอปแอมป์

ขาป้อนไฟบวก (+V) โดยจะมีค่าแรงดันไฟประมาณ 9 โวลต์ ถึง 18 โวลต์ ซึ่งโดยทั่วไป แล้วจะใช้แรงดันไฟประมาณ 15 โวลต์

ขาป้อนไฟลบ (-V) โดยจะมีค่าแรงดันไฟประมาณ -9 โวลต์ ถึง -18 โวลต์ ซึ่งโดยทั่วไป แล้วจะใช้แรงดันไฟประมาณ -15 โวลต์

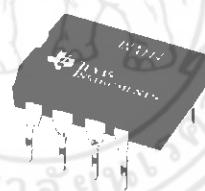
ขาออฟเซ็ทหนึ่ง (Offset1) และ ขาออฟเซ็ทสอง (Offset2) โดยทั่งสองขา呢จะใช้ต่อ อุปกรณ์เพื่อที่จะเป็นการป้องกันการเกิดอิสระผลของอปแอมป์

### 2.2.3 เทคนิคการเลือกใช้อปปีแอมป์

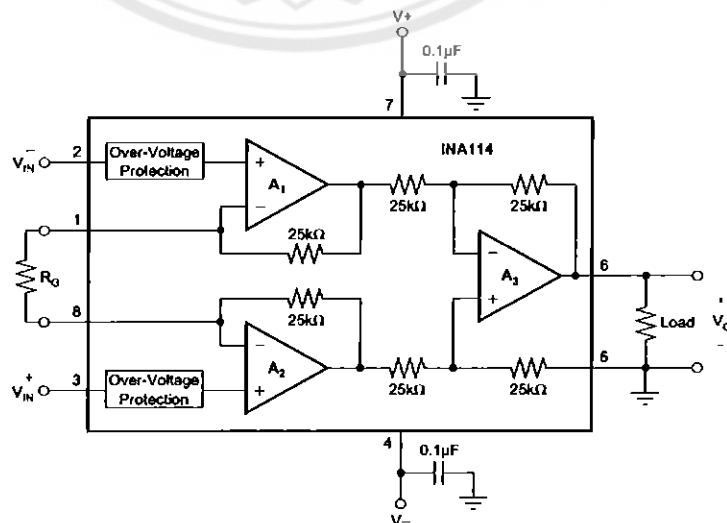
อปปีแอมป์ เป็นอุปกรณ์ที่จะพบเห็นได้ทั่วไปในส่วนวงจรแอนะล็อกของหลาย ๆ ระบบ อปปีแอมป์ ในปัจจุบันมีให้เลือกใช้มากนาก เมื่อจะเลือกอปปีแอมป์มาใช้ ก็ต้อง慮ด้านวนตัวเลือก ลงโดยพิจารณาจากเกณฑ์หรือคุณสมบัติบางประการคือ การกินกำลังไฟต่ำ (Low-Power) แบนวิช (Bandwidth) ระดับแรงดันตั้งแต่ระดับไฟเลี้ยงด้านลบจนถึงระดับไฟเลี้ยงด้านบวก (Rail-to-rail op amps) การทำงานที่แรงดันต่ำ (Low-voltage operation) ความแม่นยำ (Precision) และสัญญาณ รบกวนต่ำ (Low noise)

### 2.2.4 วงจรขยายอินสตรูเมนท์

วงจรขยายอินสตรูเมนท์ (Instrument Amplifier Circuit) เป็นวงจรขยายสัญญาณในการวัดทางอุตสาหกรรมจะมีวงรอปปีแอมป์ที่ใช้ในการขยายสัญญาณที่ได้จากการวัดซึ่งใช้ในงานอุตสาหกรรมทั่ว ๆ ไป ในการออกแบบวงจรจะใช้รูปแบบของวงจรขยายอินสตรูเมนท์ ดังรูปที่ 2.8 เป็นวงจรขยายอินสตรูเมนท์ ซึ่งเป็นวงจรรวม (Integrated Circuit: IC) สำเร็จรูปเบอร์ INA114 โดยมีความสามารถในการกำจัดแรงดันอฟเฟกท์ทั้งที่เป็นบวกและลบอันเนื่องมาจากร่างกายได้ โดยการใช้เทคนิคการป้อนกลับทางแสงจากเอต้าพุตมายังอินพุตของวงจร แรงดันอฟเฟกทนี้หากปะปนเข้าไปในวงจรจะทำให้วงจรไม่สามารถขยายสัญญาณได้ทั้งนี้ เพราะวงจรเกิดการอิ่มตัว



รูปที่ 2.8 วงจรรวม (Integrated Circuit: IC) สำเร็จรูปเบอร์ INA114



รูปที่ 2.9 วงจรขยายสัญญาณอินสตรูเมนท์

จากกฎที่ 2.9 เป็นวงจรขยายสัญญาณอินสตრูเมนท์ที่ออกแบบอยู่ในวงจรรวม สำเร็จรูป  
เมอร์ INA114 ซึ่งประกอบไปด้วยอปปแอนปและตัวค้านทาน ร่วมถึงวิธีการต่อเมื่อนำไปใช้งาน  
ในวงจรนี้สามารถกำหนดอัตราขยายได้ด้วยสมการที่ 2.1

$$G = 1 + \frac{50k\Omega}{R_G} \quad (2.1)$$

จากสมการที่ 2.1 เป็นคุณสมบัติของวงจรขยายอินสตრูเมนท์ จะเห็นได้ว่า  $R_G$  เป็น  
ตัวกำหนดอัตราขยาย ยกตัวอย่างเช่น ต้องการอัตราอันตรายที่ 300 เท่า  
จะได้ว่า

$$\begin{aligned} R_G &= \frac{50k\Omega}{G-1} \\ &= \frac{50k\Omega}{300-1} \\ &= 167.22\Omega \end{aligned}$$

ดังนั้นเลือกใช้  $R$  ปรับค่าได้ที่ 167 โอห์ม อัตราขยาย 300.40 เท่า

## 2.2.5 วงจรกรองสัญญาณ

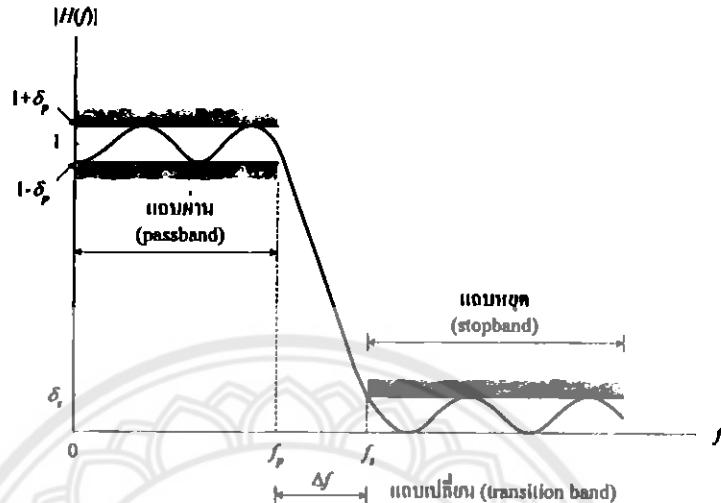
### 2.2.5.1 วงจรกรองผ่านต่ำ

วงจรกรองผ่านต่ำ (Lowpass Filter) มีคุณสมบัติในการขอมให้ความถี่ต่ำ  
สามารถผ่านได้ การกำหนดคุณลักษณะของผลตอบสนองเชิงขนาดสำหรับวงจรกรองผ่านต่ำ ดังกฎ  
ที่ 2.10 มีการแบ่งคุณสมบัติทางความถี่เป็น 3 ส่วน ได้แก่ แฉบผ่าน (Passband) แฉบเปลี่ยน  
(Transition Band) และแฉบทุด (Stopband) ช่วงแฉบผ่านจะถูกกำหนดด้วยพารามิเตอร์สองตัว  
ได้แก่  $\delta_p$  และ  $f_p$  คือ ความถี่ต้องแต่กระแสดงไปจนถึงความถี่  $f_p$  จะได้รับการส่งผ่านโดยมีค่า  
ผลตอบสนองเชิงขนาด  $|H(f)|$  อยู่ในช่วง  $1 - \delta_p$  และ  $1 + \delta_p$  กล่าวคือ

$$1 - \delta_p \leq |H(f)| \leq 1 + \delta_p \text{ สำหรับ } |f| \leq f_p \quad (2.2)$$

ช่วงแฉบเปลี่ยนมีพารามิเตอร์สองตัว ได้แก่  $f_s$  และ  $f_c$  เป็นตัวกำหนดช่วงความกว้างของความถี่  
สูงสุดที่วงจรกรองจะเปลี่ยนจากการทำงานในช่วงของแฉบผ่านไปสู่ช่วงของแฉบทุด ซึ่งวงจร  
กรองที่ต้องกำหนดให้ช่วงเปลี่ยน  $\Delta f$  มีขนาดเล็ก และช่วงสูงท้าย ช่วงแฉบทุดมีพารามิเตอร์  
สองตัว ได้แก่  $f_s$  และ  $\delta_s$  พารามิเตอร์  $f_s$  เป็นตัวกำหนดค่าความถี่แรกที่วงจรกรองจะต้อง

ทำงานในช่วงของแอนด์บุต ส่วนพารามิเตอร์  $\delta_s$  เป็นค่าผลตอบสนองเชิงขนาด  $|H(f)|$  สูงสุดที่วงจรกรองจะยอมรับได้สำหรับองค์ประกอบความถี่ของสัญญาณขาเข้าที่สูงกว่า  $f_s$



รูปที่ 2.10 การกำหนดคุณลักษณะของวงจรกรองผ่านด้าน

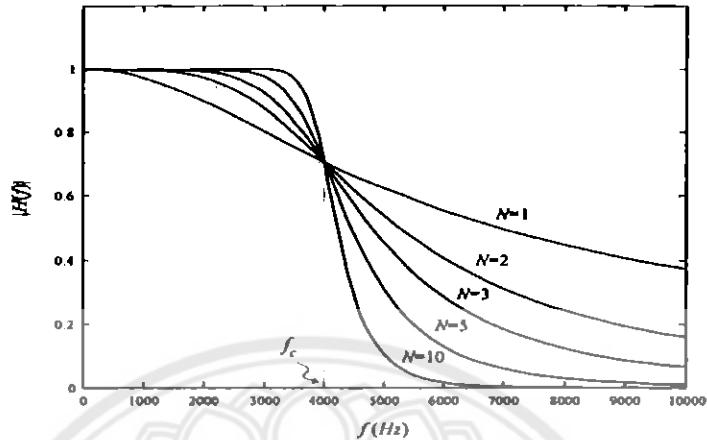
### 2.2.6 วงจรผ่านด้านบัดเตอร์เวิร์ท

วงจรกรองผ่านด้านบัดเตอร์เวิร์ท อันดับที่ N (Nth Order Butterworth Lowpass Filter) มีผลตอบสนองเชิงแอนพลิจูด (amplitude response) ดังสมการที่ 2.3

$$|H(f)| = \frac{G}{\sqrt{1 + \left(\frac{f}{f_c}\right)^{2N}}} \quad (2.3)$$

โดยที่  $G$  คือ อัันตรายของแอนด์บัน ซึ่งในการนี้ของวงจรผ่านด้านบัดเตอร์เวิร์ท กำหนดให้มีค่าเท่ากับอัตราขยายที่ความถี่เท่ากับ 0 เอิร์ตซ์ ก้าวเดียว คือ  $G = |H(0)|$  สำหรับ  $f_c$  คือ ความถี่ตัด (Cutoff Frequency) ของวงจรกรอง ณ ที่ความถี่ต้องถูกตัด ผลตอบสนองเชิงแอนพลิจูดจะลดลง  $1/\sqrt{2}$  เท่ากับอัตราขยายแอนด์บัน โดยทั่วไปจะกำหนดให้  $G = 1$  พิจารณากราฟดังรูปที่ 2.11 แสดงการเปรียบเทียบผลตอบสนองเชิงแอนพลิจูดของวงจรกรองผ่านด้านบัดเตอร์เวิร์ทอันดับต่าง ๆ โดยกำหนดที่ความถี่ตัดที่เดียวกันคือ 4,000 เอิร์ตซ์ สังเกตว่าเมื่อวงจรมีอันดับเพิ่มขึ้นอัตราขยายมีการเปลี่ยนแปลงจากแอนด์บัน หยุด ได้อ่อนโยนมากขึ้น นั่นคือวงจรมีความแคนบนา กขึ้นออกจากนี้ในช่วงแอนด์บันหรือแอนด์บุต มีการแก่งว่าตัวขึ้นลงของอัตราขยายอย่างไร (Maximally Flat) เมื่อจากผลตอบสนองเชิงแอน

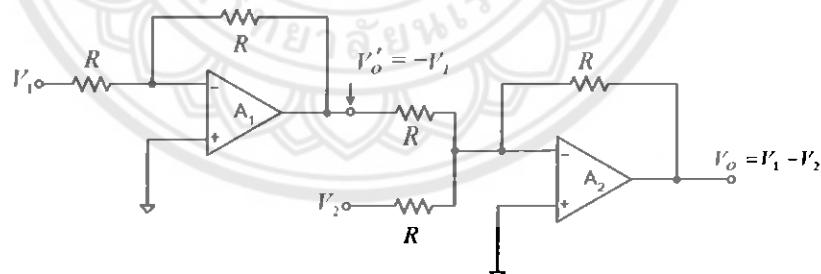
พลิจูดมีค่าลดลงตลอดตามการเพิ่มขึ้นของความถี่ จึงขึ้นว่าเป็นคุณลักษณะของฟังก์ชันโนโนโทนิก (Monotonic Function) และเป็นคุณสมบัติเฉพาะตัวของวงจรกรองผ่านต่ำบัดเตอร์เวิร์ก



รูปที่ 2.11 ฟังก์ชันผลตอบสนองเชิงแย่ม พลิจูดของวงจรกรองผ่านต่ำบัดเตอร์เวิร์ก

### 2.2.7 วงจรลบสัญญาณ

สามารถสร้างวงจรลบสัญญาณ (Substractor) ได้โดยการใช้วงจรขยายแบบกลับเฟสที่มีอัตราขยายแรงดันเป็น 1 เพื่อเปลี่ยนเครื่องหมายของสัญญาณอินพุต จากนั้นจึงนำ มาผ่านวงจรบวกสัญญาณ ดังวงจรในรูปที่ 2.12



รูปที่ 2.12 วงจรลบสัญญาณ

จากรูปที่ 2.12 พบร่วมกับอปแอมป์  $A_1$  ต่อเป็นวงจรขยายแบบกลับเฟสที่มีอัตราขยายแรงดันเป็น 1 ดังนั้น  $V'_o = -V_1$  ส่วนอปแอมป์  $A_2$  ต่อเป็นวงจรบวกสัญญาณที่มีอัตราขยายเป็น 1 เท่านั้น ดังนั้น

$$V_o = -[-V_1 + V_2] \quad (2.4)$$

$$V_0 = V_1 - V_2 \quad (2.5)$$

โดยที่  $V_1$  สัญญาณอินพุต (Input) และ  $V_2$  สัญญาณลบ

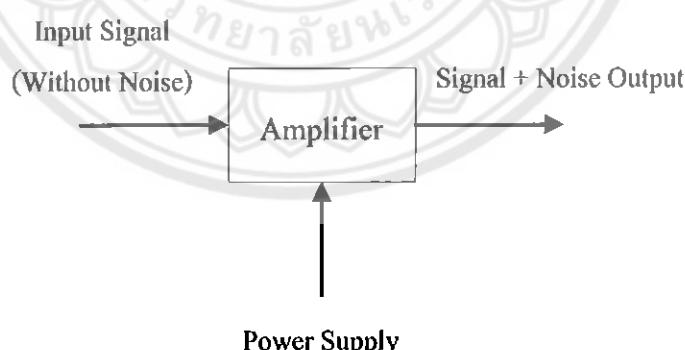
#### 2.2.8 สัญญาณรบกวน

สัญญาณรบกวน (Noise) หมายถึงกระแสหรือแรงดันจากภายนอกที่เข้ามาขึ้นลงเกี่ยวกับวงจรไฟฟ้าหรืออิเล็กทรอนิกส์จนทำให้เกิดผลผิดพลาดได้ การเกิดของสัญญาณรบกวนอาจมาจากการรบกวนและเข้ามาในวงจรในทิศทางใดทิศทางหนึ่งหรืออาจเกิดขึ้นจากวงจรภายในเองก็ได้

แหล่งกำเนิดของสัญญาณรบกวนสัญญาณรบกวนสามารถนิยามได้ด้วยค่าที่ไม่ต้องการซึ่งเป็นค่าการเบี่ยงเบนใหญ่ ที่ได้จากการเปรียบเทียบกับค่าที่คาดหวังต่อค่าสัญญาณที่สนใจ ความสำคัญของสัญญาณรบกวนจะมีความสัมพันธ์กับขนาดแอลตราสูบ (Amplitudes) ของค่าที่ไม่ต้องการต่อค่าสัญญาณที่สนใจถ้าค่าที่ไม่ต้องการมีขนาดเล็กอัตราส่วนของสัญญาณเมื่อเทียบกับสัญญาณรบกวนจะมีค่ามาก (Large) หมายความว่าสัญญาณรบกวนก็จะไม่มีความสำคัญ

ในกระบวนการวัดสามารถกำหนดระดับการยอมรับได้ของอัตราส่วนความสัมพันธ์ระหว่างสัญญาณต่อสัญญาณรบกวนที่มีค่ามากให้คงไว้ให้ด้วยการเพิ่มระดับสัญญาณให้สูงขึ้นโดยปราศจากการเพิ่มขึ้นของสัญญาณรบกวนหรืออาศัยเทคนิควิธีการลดสัญญาณรบกวน

ตัวกำหนดคุณลักษณะของสัญญาณรบกวนซึ่งเป็นส่วนประกอบที่อาจเกิดขึ้นจากภายในตัวขยายสัญญาณจากวงจรที่ทำงานเชิงกล 3 อย่าง สามารถพิจารณาได้จากรูปที่ 2.13



รูปที่ 2.13 แสดงกลไกการพัฒนาของสัญญาณรบกวนที่อาจเกิดขึ้นในวงจร

จากรูปที่ 2.13 กำหนดให้สัญญาณอินพุตไม่มีสัญญาณรบกวน ส่วนขยายสัญญาณมีแหล่งจ่ายพลังงานไฟฟ้าสัญญาณเอาต์พุต โดยประมาณมีค่าเป็นหลายเท่าของสัญญาณอินพุตที่รวมกับสัญญาณรบกวนแหล่งของสัญญาณรบกวนที่เป็นไปได้อาจเกิดจากอุปกรณ์ในระบบการขยายสัญญาณ เช่น ตัวต้านทาน ตัวเก็บประจุ ทรานซิสเตอร์ และอื่นๆ เป็นต้น ซึ่งเป็นการผลิตขึ้นภายใต้ตัวขยายสัญญาณและเรียกว่าสัญญาณรบกวนจากการผลิต (Generated Noise) แหล่งจ่ายพลังงาน

ไฟฟ้าอาจเป็นแหล่งของสัญญาณรบกวนได้หากรูปคลื่นมีลักษณะที่ไม่เป็นปกติ เช่น คลื่นที่มีลักษณะยอดแหลม คลื่นที่มาเป็นระดับหรือเป็นช่วง ๆ และคลื่นที่มีการเบี่ยงเบนไม่แน่นอน เป็นต้น และถูกนำเข้าไปสู่ตัวขยายสัญญาณโดยผ่านสายไฟฟ้ากำลังหรือสายต่อเครื่องมือวัด สัญญาณรบกวนในลักษณะนี้เรียกว่า สัญญาณรบกวนจากตัวนำ (Conducted Noise) สัญญาณรบกวนจากแม่เหล็กไฟฟ้าเป็นการแพร่รัศมีไปในบริเวณโดยรอบของตัวขยายสัญญาณอาจเกิดจากไฟฟ้าสนามแม่เหล็ก หรือสิ่งรบกวนต่าง ๆ โดยทั่วไปปกเป็นส่วนประกอบของแม่เหล็กไฟฟ้าชั้นจะช่วย เช่น การเกิดประกายไฟที่เดารับและการผลิตสัญญาณรบกวนในภาครับวิทยุ เป็นต้น สัญญาณรบกวนจะแพร่รัศมีไปส่องเกี่ยวกับเสาอากาศวิทยุและนำไปสู่การทำงานของจอมทรัพนิกส์ภายในหรืออาจเป็นการนำไปสู่การทำงานของวงจรโดยผ่านสายไฟฟ้ากำลังก็ได้

#### 2.2.9 เทคนิคการลดสัญญาณรบกวน

ในการจัดหรือลดสัญญาณรบกวนให้อยู่ในระดับที่น่าพอใจนั้นคำนึงแรกต้องนอกให้ได้ว่าสัญญาณรบกวนเข้ามายังระบบใดอย่างไร อาจเกิดขึ้นจากการผลิต การนำหรือการแพร่รัศมีจากนั้นจึงนำเข้าสู่ขั้นตอนความเป็นไปได้ที่จะแก้ปัญหาหากมีสัญญาณรบกวนจากการผลิตภายในจากกลไกต่าง ๆ ตัวต้านทานอาจเป็นแหล่งหนึ่งเนื่องจากการนำของตัวต้านทานนั้นประกอบด้วย กุญแจของอะตอมที่ต้องคงสภาพของความนำเอาไว้ อะตอมเหล่านี้จะถูกส่ง หรือนำอิเล็กตรอนไปทำให้เกิดกระแสไฟลัดแต่เนื่องจากความเร็วที่เกิดจากการสั่นสะเทือนภายในอะตอมนั้น ทำให้เกิดความร้อนหรืออุณหภูมิการสั่นของอะตอมจะส่งต่อไปยังอิเล็กตรอนซึ่งอาจเกิดขึ้นร่วมกันกับกระแสที่ไม่ต้องการหรือสัญญาณรบกวน เมื่อสัญญาณรบกวนขึ้นอยู่กับอุณหภูมิและเพิ่มขึ้นด้วยค่าสัญเสียงในลักษณะของความร้อน หรือในลักษณะสภาพแวดล้อมที่มีอุณหภูมิเพิ่มขึ้น สัญญาณรบกวนที่เกิดโดยกลไกนี้เรียกว่า สัญญาณรบกวนแบบของหันสัน (Johnson noise) หากการสั่นสะเทือนภายในอะตอมตัวต้านทานขึ้นกับช่วงของความถี่แล้วสัญญาณรบกวนที่เกิดขึ้นก็จะเป็นส่วนประกอบอันเนื่องมาจากการแก้ไขความถี่ บางครั้งเรียกว่าสัญญาณรบกวนสีขาว (white noise) เช่น สัญญาณรบกวนที่เกิดขึ้นจากเครื่องบิน ไอพั่น เป็นต้น

ความถี่เป็นส่วนประกอบอันหนึ่งที่ทำให้เกิดสัญญาณรบกวนได้ เช่น แหล่งจ่ายไฟฟ้าจ่ายสัญญาณที่ความถี่ 60 เฮิรตซ์ นำเข้าสู่ระบบโดยผ่านสายตัวนำไฟฟ้าและส่งถ่ายเข้าสู่อุปกรณ์อื่นในระบบต่อไปหรืออาจแพร่รัศมีไปสู่ระบบโดยผ่านสายตัวนำและจากหม้อแปลงการลดสัญญาณรบกวนนี้สามารถทำได้แต่ก็ยากมากเนื่องจากเป็นการเข้ามาด้วยการแพร่รัศมีหรือด้วยการนำสัญญาณถ้าเกิดจากการนำสัญญาณจากแก๊สได้ด้วยการใช้ตัวกรองที่วางที่ตัวนำสำหรับดักสัญญาณรบกวนแต่ถ้าเกิดจากการแพร่รัศมีอาจแก๊สได้ด้วยการวางแนวตัวนำป้องกัน (Shielding) เพื่อลดสัญญาณที่จะแทรกเข้ามาได้การวางแนวป้องกันจะมีความยุ่งยากสูง เพราะต้องป้องกันที่ตัวนำสายท่อสบายน้ำแหล่งจ่ายไฟฟ้า หรืออาจทำทึ่งหมุดภายในวงจร

### 2.3 ประมวลผลสัญญาณดิจิตอล

ปัจจุบันการประมวลสัญญาณเกิดขึ้นมากหมายในระบบสื่อสาร โทรคมนาคม ระบบวัดและการควบคุมเครื่องจักรในโรงงานอุตสาหกรรม การบังคับหุ่นยนต์ ระบบนำวิถีจราจรในวงการทางการตรวจจับเครื่องบินด้วยเรดาร์ การพยากรณ์อากาศจากสภาพอากาศตามที่ ihm การวินิจฉัยโรคจากภาพถ่ายรังสีเอกซ์ การบีบอัดข้อมูลเพื่อการบันทึกจัดเก็บ และอื่น ๆ อีกมากหมาย กรรมวิธีการประมวลสัญญาณสามารถแบ่งแยกออกได้เป็น 2 ประเภทหลัก ได้แก่

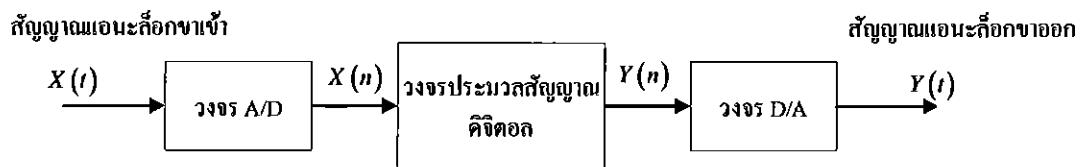
- กรรมวิธีสัญญาณแอนะล็อก (analog signal processing)
- กรรมวิธีสัญญาณดิจิตอล (digital signal processing)

ในอดีตการประมวลสัญญาณแบบทั่วไปจะอาศัยกรรมวิธีทางแอนะล็อกเป็นหลัก ดูโครงสร้างการทำงานโดยรวมของระบบที่ใช้การประมวลสัญญาณแอนะล็อกในรูปที่ 2.14 จากรูปสัญญาณแอนะล็อกที่ป้อนเข้าสู่ระบบจะได้รับการประมวลผลโดยตรงในรูปของสัญญาณที่มีค่าต่อเนื่องทางเวลา โดยอุปกรณ์ทางไฟฟ้าที่ใช้ในกระบวนการประมวลผลสัญญาณแอนะล็อกที่สำคัญประกอบด้วย ตัวต้านทาน ตัวเก็บประจุ ตัวเหนี่ยวนำ วงจรขยาย และไดโอด สัญญาณที่ได้ทางขาออกมักจะอยู่ในรูปของสัญญาณแอนะล็อกด้วยเช่นกัน ข้อดีของการประมวลสัญญาณในลักษณะนี้คือ อุปกรณ์ต่าง ๆ ที่ใช้ในการประมวลผลสามารถ安排สมการอนุพันธ์สำหรับจำลองการทำงานของระบบจริงได้โดยไม่ต้องมีการประมาณค่า นอกจากนี้ระบบสามารถทำงานแบบเรียลไทม์ (real-time) ได้โดยไม่เสื่อมกับความถี่ของสัญญาณแอนะล็อกขาเข้า



รูปที่ 2.14 โครงสร้างระบบประมวลสัญญาณแอนะล็อก

และปัจจุบันความก้าวหน้าของเทคโนโลยีคอมพิวเตอร์ได้ส่งผลให้การประมวลสัญญาณดิจิตอลมีบทบาทเพิ่มมากขึ้นและได้เข้ามาแทนที่การประมวลสัญญาณแอนะล็อกลักษณะการทำงานของกรรมวิธีประมวลสัญญาณดิจิตอลสามารถแบ่งแยกออกได้เป็นสามส่วนหลัก ได้แก่ วงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอล (A/D converter) วงจรประมวลสัญญาณดิจิตอลและวงจรแปลงสัญญาณดิจิตอลเป็นแอนะล็อก (D/A converter) ดังแสดงในรูปที่ 2.15



รูปที่ 2.15 โครงสร้างระบบประมวลผลสัญญาณดิจิตอล

จากรูปที่ 2.15 แปลงสัญญาณขาเข้า  $X(t)$  ให้เป็นสัญญาณดิจิตอล  $X(n)$  ซึ่งเป็นสัญญาณที่มีค่าดิสก์เรตทางเวลา (discrete time signal) ก่อนจะนำไปผ่านการประมวลผล กรรมวิธี การประมวลผลสัญญาณดิจิตอลมีความต่างไปจากการลีช่องการประมวลผลสัญญาณแอนะล็อก โดยอุปกรณ์หลักที่ใช้ในการประมวลผลสัญญาณดิจิตอลประกอบด้วย วงจรวนก วงจรวน และหน่วยความจำ ซึ่งก็คือการคำนวณตัวเลขในทางคณิตศาสตร์ผลที่ได้จากการประมวลผลจะขังคงอยู่ในรูปของสัญญาณดิจิตอล ดังนั้นในขั้นตอนท้ายสุดจึงต้องมีกระบวนการแปลงกลับให้ได้เป็นสัญญาณแอนะล็อกเหมือนเดิม โดยใช้วงจรแปลงสัญญาณดิจิตอลเป็นแอนะล็อก (D/A)

ในระบบการประมวลผลสัญญาณดิจิตอลต้องมีการเพิ่มขั้นตอนขึ้นสองส่วนเพื่อแปลงสัญญาณแอนะล็อกไปเป็นดิจิตอลก่อนการประมวลผลและแปลงกลับให้มีรูปแบบเดิมขั้นตอนเหล่านี้ทำให้มีข้อจำกัดเกิดขึ้น กล่าวคือในบางสถานการณ์ระบบไม่สามารถทำงานแบบเรียลไทม์ได้โดยเฉพาะเมื่อต้องประมวลผลสัญญาณที่มีความถี่สูงมาก ๆ อย่างไรก็ตาม ระบบการประมวลผลสัญญาณดิจิตอลมีข้อดีหลายประการดังนี้คือ

ประการแรกคือ ระบบการประมวลผลสัญญาณดิจิตอลมีความยืดหยุ่นสูงมาก สามารถปรับเปลี่ยนไปตามความต้องการของผู้ออกแบบได้อย่างรวดเร็วและมีประสิทธิภาพ ยกตัวอย่างเช่น ในการออกแบบวงจรกรองผ่านต่ำสำหรับใช้งานในระบบสื่อสารหนึ่ง เมื่อได้มีการระบุข้อกำหนดของวงจรไว้แล้ว สามารถเลือกออกแบบโดยใช้วงจรประมวลผลสัญญาณแอนะล็อกหรือวงจรประมวลผลสัญญาณดิจิตอลก็ได้และก็มักจะให้ผลที่ใกล้เคียงกัน แต่ยังไร์ก็ตามพิจารณาหากเกิดสถานการณ์ที่มีความต้องการให้ปรับข้อกำหนดของวงจรกรองใหม่แม้เพียงเล็กน้อย การออกแบบโดยใช้วงจรประมวลผลสัญญาณแอนะล็อกจะต้องมีการปรับแก้วงจรใหม่หรือเปลี่ยนอุปกรณ์บางส่วนออกในขณะที่ถ้าเป็นการออกแบบโดยใช้การประมวลผลสัญญาณดิจิตอล ผู้ออกแบบเพียงแค่ปรับแก้ค่าตัวเลขในโปรแกรมใหม่บางส่วนเท่านั้น ไม่ต้องมีการเปลี่ยนอุปกรณ์ใด ๆ ในระบบ นอกจากนี้หากต้องการออกแบบวงจรกรองรูปแบบอื่น เช่น วงจรกรองผ่านสูง แนะนำกว่าการใช้วงจรประมวลผลสัญญาณแอนะล็อกจะต้องมีการออกแบบใหม่ทั้งหมดและใช้อุปกรณ์ที่ต่างไปจากเดิม แต่สำหรับการออกแบบโดยใช้การประมวลผลสัญญาณดิจิตอลสามารถใช้อุปกรณ์ชุดเดิมได้ เพียงแต่ต้องมีการปรับเปลี่ยนโปรแกรมในวงจรใหม่เท่านั้น

ข้อได้เปรียบอีกประการของการประมวลสัญญาณดิจิตอลคือขีดความสามารถในการปรับตัวได้ในขณะใช้งาน เนื่องจากคุณลักษณะของระบบประมวลสัญญาณดิจิตอลสามารถปรับเปลี่ยนได้โดยง่ายจากโปรแกรมคอมพิวเตอร์ที่เป็นเพียงการคำนวณตัวเลข ทำให้สามารถสร้างระบบที่สามารถปรับเปลี่ยนคุณลักษณะการทำงานระหว่างการใช้งานจริงได้ เพื่อให้สอดคล้องกับสภาพแวดล้อมที่มีการเปลี่ยนแปลงไป ปัจจุบันความสามารถในการปรับตัวได้นี้มีการใช้งานอย่างกว้างขวางในทางปฏิบัติ และเป็นวิทยาการที่เรียกโดยรวมว่า วงจรกรองปรับตัวได้ (adaptive filter)

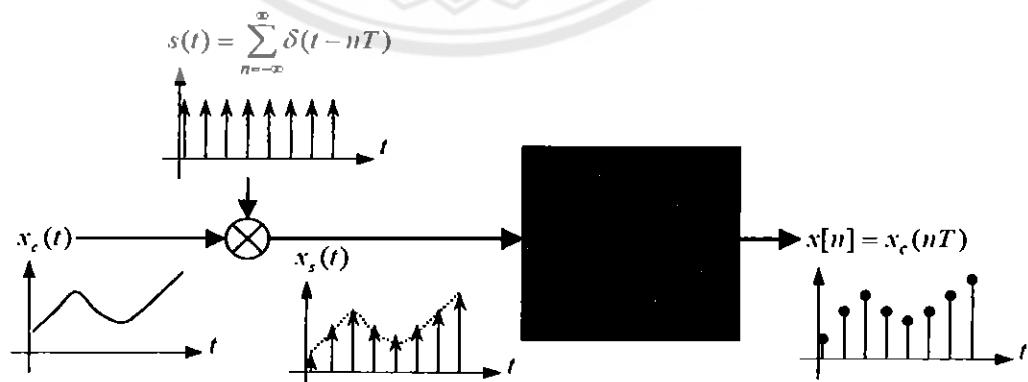
### 2.3.1 การสุ่มตัวอย่างรายคาน

#### 2.3.1.1 การสุ่มตัวอย่างรายคาน

โดยทั่วไปการแปลงสัญญาณอะนาล็อกเป็นสัญญาณดิจิตอล จะใช้วิธีการสุ่มตัวอย่างรายคาน (Periodic Sampling) ที่คงที่ซึ่งเป็นวิธีมาตรฐาน เป็นไปได้เมื่อกันที่จะใช้วิธีการสุ่มตัวอย่างรายคานแบบไม่คงที่เพื่อที่จะปรับตัวตามธรรมชาติของสัญญาณมีการเปลี่ยนแปลงตลอดเวลา แต่วิธีนี้ไม่เป็นที่นิยมในปัจจุบัน เนื่องจากกระบวนการคุณการเปลี่ยนรายคานตามลักษณะของสัญญาณเข้ามีความซับซ้อนสูงและทำให้ระบบการประมวลสัญญาณต้องปรับตัวตามไปด้วย สมการการแปลงสัญญาณอะนาล็อกเป็นสัญญาณดิจิตอลสามารถเขียนได้ดังนี้

$$x(n) = x_c(nT), \quad -\infty < n < \infty \quad (2.6)$$

โดยที่  $T$  คือค่าการสุ่มตัวอย่าง (Sampling Period) และ  $f_s = \frac{1}{T}$  คือความถี่การสุ่มตัวอย่าง (Sampling Frequency) โครงสร้างบล็อกพร้อมลักษณะของสัญญาณในแต่ละจุดได้ ดังรูปที่ 2.16



รูปที่ 2.16 การแปลงสัญญาณอะนาล็อกเป็นสัญญาณดิจิตอลและลักษณะสัญญาณที่เกี่ยวข้อง  
ที่มา: วุฒิพงศ์ (2548)

จากรูปที่ 2.16 จะเห็นได้ว่า จากรากที่  $x_c(t)$  ซึ่งเป็นสัญญาณแอนะล็อกหรือสัญญาณต่อเนื่อง จะถูกนำมาคูณกับสัญญาณสุ่มความถี่และคาบคงที่  $s(t)$  จะทำให้กลาหเป็นสัญญาณ  $x_s(t)$  คือสัญญาณไม่ต่อเนื่อง ดังต่อไปนี้

$$x_s(t) = x_c(t)s(t) \quad (2.7)$$

แทนค่าสัญญาณสุ่ม  $s(t)$  ด้วยการเขียนในลักษณะอนุกรมของสัญญาณอินพัลล์

$$= x_c(t) \sum_{n=-\infty}^{\infty} \delta(t-nT) \quad (2.8)$$

สัญญาณ  $x_c(t)$  ไม่เกี่ยวข้องกับผลรวมอนุกรม จึงสามารถดึงข้าไปอยู่ร่วมในอนุกรมได้

$$= \sum_{n=-\infty}^{\infty} x_c(nT) \delta(t-nT) \quad (2.9)$$

เพื่อความเข้าใจการสุ่มตัวอย่างต้องพิจารณาสัญญาณ ในเชิงความถี่ด้วย พิจารณาการแทนการแปลงฟูริเยร์ของสัญญาณสุ่ม  $s(t)$

$$s(t) \xleftrightarrow{F} S(j\Omega) \quad (2.10)$$

$$\sum_{n=-\infty}^{\infty} \delta(t-nT) \xleftrightarrow{F} \frac{2\pi}{T} \sum_{k=-\infty}^{\infty} \delta(\Omega - k\Omega_s) \quad (2.11)$$

โดยที่  $\Omega_s = \frac{2\pi}{T}$  radian/second การถูกทางเวลาเทียบเท่ากับการค่อนโวลุชันทางความถี่ แต่ สัญญาณ  $S(j\Omega)$  เป็นลักษณะอินพัลล์ การค่อนโวลุชันกับอินพัลล์เดียวกันจะทำให้ได้สัญญาณเหมือนเดิม

$$X_s(j\Omega) = \frac{1}{2\pi} X_c(j\Omega) * S(j\Omega) \quad (2.12)$$

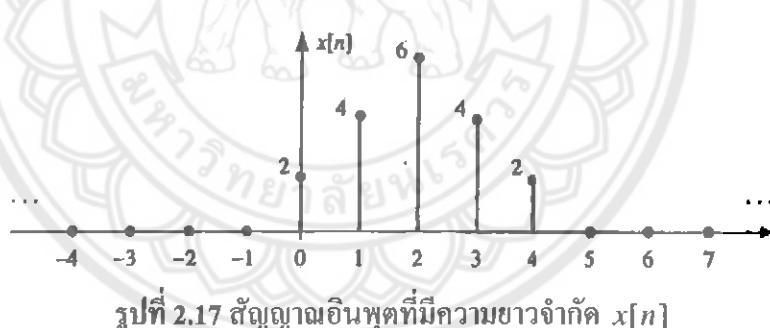
$$= \frac{1}{T} \sum_{k=-\infty}^{\infty} X_c(j\Omega - k\Omega_s) \quad (2.13)$$

### 2.3.2 การออกแบบตัวกรองดิจิตอล

#### 2.3.2.2 กรองเฉลี่ยแบบเคลื่อนที่ (Moving Average Filter)

การทราบสภาพรวมของสัญญาณดิจิตอลที่ง่ายแต่มีประโยชน์ คือการทำรากวนค่าเฉลี่ยแบบเคลื่อนที่ (Moving Average หรือ Running Average) ของจำนวนตัวเลขสองจำนวนหรือมากกว่าที่อยู่ติดกันในชีวีเควนซ์ และทำการสร้างชีวีเควนซ์ของค่าเฉลี่ยของกมา เอฟไออาร์ ไฟลเตอร์คือกรณีที่กว้างขึ้นของแนวคิดของการหาค่าเฉลี่ยแบบเคลื่อนที่นี้ การทำการหาค่าเฉลี่ยนี้ใช้บอยเมื่อข้อมูลมีการเปลี่ยนแปลงค่อนข้างรวดเร็วและจะต้องถูกทำให้สัญญาณเรียบก่อนที่จะนำไปประมวลผลต่อไป ตัวอย่างเช่น ราคาหุ้น โดยทั่วไปจะมีการเปลี่ยนแปลงที่เร็วในหนึ่งชั่วโมงหรือหนึ่งวัน ดังนั้นอาจต้องทำการหาค่าราคาเฉลี่ยในช่วงหลายวันก่อนที่จะหาแนวโน้มของราคา

ในการที่จะพูดถึงนิยามทั่วไปของระบบแบบเอฟไออาร์ มาเริ่มต้นในการพิจารณาระบบเฉลี่ยค่าแบบเคลื่อนที่ เป็นตัวอย่างของระบบที่ประมวลผลค่าอินพุตชีวีเควนซ์เพื่อทำการสร้างเอาท์พุตชีวีเควนซ์ เพื่อให้เจาะจงมากขึ้น พิจารณาวิธีการหาค่าเฉลี่ยของค่าสามค่า (3-Point Average) ซึ่งก็คือแต่ละค่าอาท์พุตชีวีเควนซ์คือผลรวมของสามค่าอินพุตชีวีเควนซ์ที่ติดกันแล้วหารด้วยสาม ถ้าใช้ลักษณะที่นี้กับชีวีเควนซ์ที่เป็นรูปทรงสามเหลี่ยมดังแสดงในรูปที่ 2.18 สามารถคำนวณชีวีเควนซ์ใหม่ขึ้นมาเรียกว่า  $y[n]$  ซึ่งก็คือเอาท์พุตของตัวดำเนินการที่ทำการหาค่าเฉลี่ย



ชีวีเควนซ์ในรูปที่ 2.17 นี้เป็นตัวอย่างสัญญาณที่มีความยาวจำกัด (Filter Length Signal) ค่าเฉลี่ยของสามค่าของ  $\{x[0], x[2]\} = \{2, 4, 6\}$  ให้ผลลัพธ์  $\frac{1}{3}(2+4+6) = 4$  ซึ่งเป็นค่าหนึ่งของเอาท์พุตชีวีเควนซ์ ค่าต่อไปได้จากการหาค่าเฉลี่ย  $\{x[1], x[2], x[3]\} = \{4, 6, 4\}$  ให้ผลลัพธ์  $14/3$  ก่อนที่จะทำต่อไปจากนั้นเรารู้เลือกการใช้อินเด็กซ์ที่เหมาะสมสำหรับเอาท์พุต เช่น ค่า 4 และ  $14/3$  สามารถที่จะกำหนดให้เป็นค่าของ  $y[0]$  และ  $y[1]$  ได้ แต่การกำหนดในลักษณะนี้เป็นเพียงหนึ่งวิธี ในความเป็นไปได้มากน้อยหลาภูมิ ถ้าใช้การกำหนดในลักษณะนี้ สมการสำหรับการคำนวณเอาท์พุตจากอินพุตเป็นดังนี้คือ

$$y[0] = \frac{1}{3}(x[0] + x[1] + x[2])$$

$$y[1] = \frac{1}{3}(x[1] + x[2] + x[3])$$

ซึ่งสามารถเขียนให้อยู่ในรูปทั่วไปของสมการอินพุต-เอาท์พุตได้ดังนี้คือ

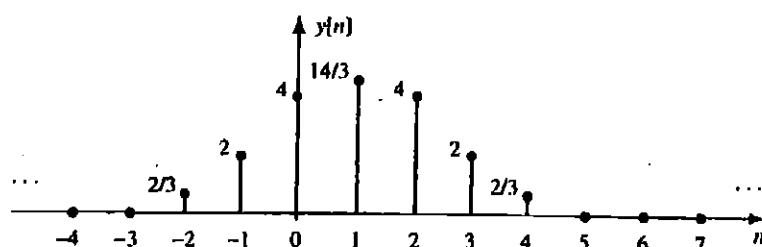
$$y[n] = \frac{1}{3}(x[n] + x[n+1] + x[n+2]) \quad (2.49)$$

สมการ (2.49) เรียกว่า สมการดิฟเฟอเรนซ์ (Difference Equation) ซึ่งเป็นการระบุการทำงานที่สมบูรณ์ของระบบแบบอิเล็กทรอนิกส์ ในการคำนวณหาสัญญาณเอาท์พุตทั้งหมด ได้สำหรับค่าอินเด็กซ์ทุกๆ ค่า  $-\infty < n < \infty$  สำหรับอินพุตแบบ Triangular ดังแสดงในรูปที่ 2.17 จะได้ผลลัพธ์  $y[n]$  ดังแสดงในตารางดังนี้คือ

$n$	$n < -2$	$-2$	$-1$	$0$	$1$	$2$	$3$	$4$	$5$	$n > 5$
$x[n]$	0	0	0	2	4	6	4	2	0	0
$y[n]$	0	$\frac{2}{3}$	2	4	$\frac{14}{3}$	4	2	$\frac{2}{3}$	0	0

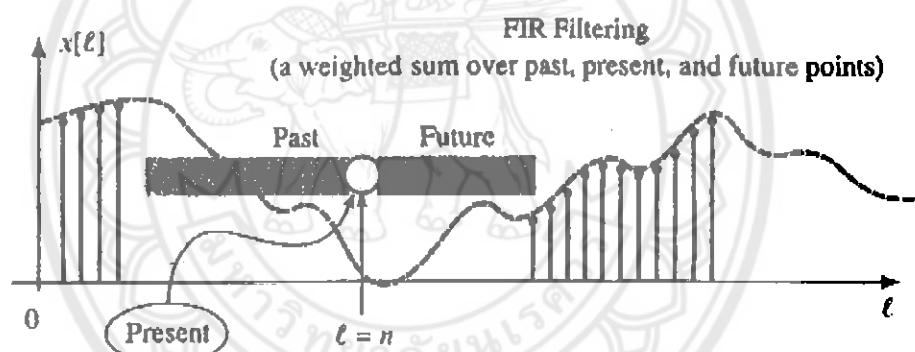
ตารางที่ 2.1 แสดงค่าผลลัพธ์ของ  $y[n]$

สังเกตว่าค่าตัวเลขที่เป็นตัวหนาในແລขอ  $x[n]$  เป็นตัวเลขที่เกี่ยวข้องกับการคำนวณของ  $y[2]$  และสังเกตด้วยว่า  $y[n]=0$  นอกช่วง  $-2 \leq n \leq 4$  นั่นคือเอาท์พุตมีลักษณะ Finite Support เอาท์พุตซึ่ควนซ์แสดงในรูปที่ 2.18 สังเกตว่าเอาท์พุตซึ่ควนซ์มากกว่าอินพุตซึ่ควนซ์ และเอาท์พุตมีลักษณะสัญญาณที่มีการเปลี่ยนแปลงที่นุ่มนวลกว่าอินพุตซึ่ควนซ์ ซึ่งเป็นคุณลักษณะของอิเล็กทรอนิกส์



รูปที่ 2.18 เอาท์พุตของระบบเฉลี่ยค่า  $y[n]$

การเลือกการคำนวณหมายเล็กกับหรืออินเด็กซ์ของเอาท์พุตสามารถคำนวณอย่างไรก็ได้ แต่จะมีผลเมื่อพิจารณาถึงคุณสมบัติของฟิลเตอร์ ตัวอย่างเช่น ฟิลเตอร์ที่ถูกคำนวณโดยสมการที่ (2.49) จะมีคุณสมบัติที่ค่าเอาท์พุตจะเริ่มต้น (หรือมีค่าไม่ใช่ศูนย์) ก่อนการเริ่มต้นของอินพุต ลักษณะเช่นนี้เป็นลักษณะที่ไม่พึงประสงค์ถ้าสัญญาณอินพุตมาโดยตรงจากการแปลงสัญญาณและถูกเปลี่ยนคิจิตอล (A-to-D) ซึ่งเป็นลักษณะทั่วไปในการประยุกต์ใช้งานทางด้านการประมวลผลสัญญาณเสียง ในการผันนี้  $n$  จะหมายถึงแกนของเวลา และสามารถแปลงความหมาย  $y[n]$  ในสมการ (2.49) เป็นการคำนวณของค่าเอาท์พุตปัจจุบันโดยการใช้ค่าอินพุตสามตัว เนื่องจากอินพุตเหล่านี้ถูกคำนวณค่าอินเด็กซ์ด้วย  $n$ ,  $n+1$  และ  $n+2$  ค่าอินเด็กซ์ที่มีค่า  $n+1$  และ  $n+2$  นี้เป็นค่าอนาคต โดยทั่วไปแล้ว การคำนวณอาจใช้ค่าที่มาจากการดีดห้องรืออนาคต ดังแสดงในรูปที่ 2.19 ในกรณีของระบบเคลื่อนค่าแบบเคลื่อนที่แบบ 3 พอยต์ นี้จะเห็นได้ว่าจะมี สไลดิงวินโดว์ (Sliding Window) ขนาดสามแซนเปลี่ยนตัวกำหนดค่าว่าสามแซนเปลี่ยนใดที่จะถูกนำมาใช้ในการคำนวณ  $y[n]$



รูปที่ 2.19 การคำนวณการเฉลี่ยค่าของฟิลเตอร์ที่เวลา  $n$  ใช้ค่าใน Sliding Window และสีเทาเข้มแสดงค่าอนาคต ( $l > n$ ) ส่วนແບບสีเทาอ่อนแสดงค่าอดีต ( $l < n$ )

ฟิลเตอร์ที่ใช้เฉพาะค่าอินพุตปัจจุบันและอดีตเรียกว่าฟิลเตอร์ชนิดก่อซอด (Causal) ซึ่งมีความหมายว่า ผลลัพธ์ (Effect) จะไม่นำหน้าเหตุ (Cause) และฟิลเตอร์ที่ใช้ค่าอนาคตของอินพุต เรียกว่า นอนก่อซอด (Noncausal) ระบบแบบนอนก่อซอดจะไม่สามารถสร้างให้ทำงานได้ในการประยุกต์ใช้งานแบบเรียลไทม์ เนื่องจากค่าอินพุตบางไม่มีเมื่อจะต้องคำนวณค่าเอาท์พุตส่วนในกรณีอื่นๆ เมื่อข้อมูลถูกเก็บไว้ในหน่วยความจำในคอมพิวเตอร์ล่วงหน้าแล้ว การที่ระบบจะเป็นแบบก่อซอดหรือไม่ก่อซอด จึงไม่ใช่เรื่องสำคัญ

การคำนวณค่าอินเด็กซ์อีกรูปแบบหนึ่งที่จะทำให้ฟิลเตอร์เฉลี่ยค่าแบบ 3 พอยต์ นี้เป็นแบบก่อซอดคือการที่เอาท์พุต  $y[n]$  เป็นการเฉลี่ยค่าอินพุตที่  $n$  (ค่าปัจจุบัน) ที่  $n-1$  (ที่

แซมเปิลก่อนหน้า 1 แซมเปิล) และที่  $n-2$  (ที่แซมเปิลก่อนหน้า 2 แซมเปิล) สมการดิฟเฟอเรนซ์สำหรับฟิลเตอร์นี้คือ

$$y[n] = \frac{1}{3}(x[n] + x[n-1] + x[n-2]) \quad (2.50)$$

รูปแบบในสมการ (2.50) เป็นการเฉลี่ยค่าแบบเคลื่อนที่แบบคงอัตรารึเรียกอีกชื่อหนึ่งว่า การเฉลี่ยค่าแบบกลับหลัง (Backward Average) การใช้สมการดิฟเฟอเรนซ์ในสมการที่ (2.50) สามารถสร้างตารางของค่าเอาท์พุตทั้งหมดที่อยู่ในช่วง  $-\infty < n < \infty$  สังเกตว่าค่าของ  $x[n]$  ที่เป็นตัวหนา ถูกใช้ในการคำนวณ  $y[4]$  แทนที่จะเป็น  $y[2]$

$n$	$n < -2$	-2	-1	0	1	2	3	4	5	6	7	$n > 7$
$x[n]$	0	0	0	2	4	6	4	2	0	0	0	0
$y[n]$	0	0	0	$\frac{2}{3}$	2	4	$\frac{14}{3}$	4	2	$\frac{2}{3}$	0	0

ตารางที่ 2.2 แสดงค่าผลลัพธ์ของ  $y[n]$

ผลลัพธ์  $y[n]$  มีค่าเหมือนกันกับกรณีก่อนหน้านี้ แต่ช่วงค่าซัพพอร์ตในกรณีนี้อยู่ในช่วง  $0 \leq n \leq 6$  สังเกตว่า เอาท์พุตของฟิลเตอร์แบบคงอัตรารู้สึกว่าค่าของฟิลเตอร์นั้นก่อให้เกิดความไม่สม่ำเสมอ แต่เมื่อเราเพิ่มช่วงเวลาของฟิลเตอร์นั้น ก็จะทำให้ค่าของฟิลเตอร์นั้นคงที่ขึ้น

## 2.4 ไมโครคอนโทรลเลอร์

### 2.4.1 คุณสมบัติ MPLAB C Compiler

- เป็นไปตามมาตรฐานของ ANSI C ซึ่งประกอบด้วยไลบรารีที่มาตรฐาน เช่น ไลบรารีคณิตศาสตร์, หน่วยความจำ, การแปลงข้อมูล เป็นต้น
- รองรับการสร้างโค้ดในรูปแบบโนดูล เพื่อให้สามารถนำโค้ดกลับมาใช้ได้ใหม่
- สามารถอปติไมซ์โค้ด ได้มากกว่า 30% ทำให้โค้ดโปรแกรมมีขนาดเล็ก
- สนับสนุนการเขียนโค้ดโปรแกรมแบบ In-line assembly คือสามารถแทรกคำสั่งภาษาแม่ชุดเดียวในโค้ดภาษาซี ได้ตามรูปแบบที่คอมไพล์เตอร์กำหนดไว้ เมื่อต้องการควบคุมชุดคำสั่งด้วยภาษาแม่ชุดเดียว
- มีไลบรารีสำหรับโนดูลต่างๆ ภายในตัวของ ไมโครคอนโทรลเลอร์ dsPIC เพื่อความรวดเร็วในการพัฒนาโปรแกรม

- แยกหน่วยความจำโค้ดและข้อมูลออกจากกันในตำแหน่งที่เฉพาะเจาะจงในหน่วยความจำหลัก (แอคเดรสหน่วยความจำจริง (Absolute Addresse))
- สนับสนุนรีจิสเตอร์แยกคุณวิเดเตอร์และมีฟังก์ชัน DSP ที่เปลี่ยนคุณภาพของแซมบลีซึ่งสามารถเรียกใช้ผ่านทางภาษาซี ได้โดยตรง ทำให้ทำงานได้อย่างรวดเร็วเทียบเท่ากับภาษาแอสแซมบลี
- มีเอกสารชั้นให้ทดลองใช้งานคอมไฟเลอร์ได้ฟรี (Student Edition)

#### 2.4.2 การใช้งานพอร์ตอินพุตเอาท์พุตดิจิตอล

ขาพอร์ตในโครคอนโถรลเลอร์ dsPIC ทุกขา (ยกเว้น VDD, VSS, MCLR และ OSC1/CLK1) สามารถทำงานได้ 2 รูปแบบคือ

1. ขาพอร์ตไมโครฟังก์ชันสำหรับการคิดคู่กับอุปกรณ์ภายนอก (Peripherals) หน้าที่เป็นขาพอร์ตอินพุตเอาท์พุตให้กับไมโครฟังก์ชันที่เปิดใช้งาน เมื่อขาพอร์ตถูกไมโครฟังก์ชันใช้งานแล้วจะไม่สามารถเป็นขาพอร์ต I/O ปกติได้ เช่น ไมครอ SPI, I<sup>2</sup>C, DCI, UART, CAN เป็นต้น
2. ขาพอร์ตสำหรับอินพุตเอาท์พุต (I/O Ports) หน้าที่เป็นขาพอร์ตสำหรับรับและส่งสัญญาณ รวมถึงควบคุมการทำงานของอุปกรณ์ทั่วไปเมื่อเป็นขาพอร์ตอินพุตเอาท์พุตดิจิตอล ซึ่งเป็นรูปแบบการทำงานพื้นฐานที่สุด เมื่อจากควบคุมการใช้งานขาพอร์ตเพียงแค่ 2 สถานะ คือ 1. ระดับสัญญาณ logic “1” หรือ High และ 2. logic “0” หรือ Low

##### 2.4.2.1 รีจิสเตอร์ควบคุมการทำงานพอร์ต I/O

การควบคุมการทำงานของขาพอร์ตจะทำผ่านรีจิสเตอร์ 3 ตัวด้วยกันคือ รีจิสเตอร์

- TRISx (Data Direction register)
- PORTx (I/O Port register)
- LATx (I/O Latch register)

โดยรายละเอียดของรีจิสเตอร์เหล่านี้ได้มีการกำหนดไว้แล้วในแซคเดอร์ไฟล์

##### ก. รีจิสเตอร์ TRIS

รีจิสเตอร์ TRISx ใช้ในการกำหนดทิศทางการทำงานของขาพอร์ตให้เป็นอินพุตหรือเอาท์พุตพอร์ต หากกำหนดค่า ‘1’ ในบิตใดของรีจิสเตอร์ TRISx จะทำให้บิตที่ตำแหน่งเดียวกันของรีจิสเตอร์ PORTx และ LATx เป็นอินพุต และหากกำหนดค่า ‘0’ จะเป็นเอาท์พุต รีจิสเตอร์ TRISx เช่น TRISA, TRISB, TRISC, TRISD เป็นต้น ตัวอย่างการกำหนดค่ารีจิสเตอร์ TRIS ดังตารางที่ 2.3 ดังนี้

SFR Name	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
TRISB	TRISB5	TRISB4	TRISB3	TRISB2	TRISB1	TRISB0
ค่าที่กำหนดให้กับ TRISB	1	1	0	0	1	1
PORTB	RB5	RB4	RB3	RB2	RB1	RB0
LATB	LATB5	LATB4	LATB3	LATB2	LATB1	LATB0
สถานะของพอร์ต	Input	Input	Output	Output	Input	Input

ตารางที่ 2.3 การกำหนดค่าให้กับรีจิสเตอร์ TRISB และการใช้งานรีจิสเตอร์ PORTB, LATB

หมายเหตุ ข้อสังเกต 1 เทียบ ได้กับ 1 ซึ่งเท่ากับ Input และ 0 เทียบ ได้กับ 0 ซึ่งเท่ากับ Output

#### บ. รีจิสเตอร์ PORT

รีจิสเตอร์ PORTx ใช้ในการอ่านเขียนข้อมูลกับขาพอร์ต การอ่านข้อมูลคือการรีจิสเตอร์ PORTx จะเป็นการอ่านข้อมูลจากขาพอร์ตโดยตรง (I/O pin) และหากเป็นการเขียนข้อมูลคือรีจิสเตอร์ PORTx จะเป็นการเขียนข้อมูลไปที่แลตช์พอร์ตข้อมูล (port data latch) รีจิสเตอร์ PORTx เช่น PORTA, PORTB, PORTC, PORTD ในบางชุดคำสั่งของ dsPIC เช่นคำสั่ง BSET และ BCLR เมื่อนำมาใช้กับรีจิสเตอร์ PORT ในโหมดการอ่านเขียนข้อมูลต่อเนื่อง อาจทำให้เกิดความผิดพลาดได้ เพราะการนำรีจิสเตอร์ PORT มาใช้ในการบวนการ อ่าน-แก้ไข-เขียน (read-modify-write) นั้น ขาพอร์ตจะถูกกำหนดเป็นอินพุตและเอาท์พุตในเวลาที่กระชันชิดเกินไป ส่งผลให้เกิดความผิดพลาดของข้อมูลได้

#### ค. รีจิสเตอร์ LAT

รีจิสเตอร์ LATx ถูกนำมาใช้ในการแก้ไขปัญหาของรีจิสเตอร์ PORTx ในกระบวนการ อ่าน-แก้ไข-เขียนข้อมูลแบบต่อเนื่องกระชันชิด โดยการอ่านข้อมูลคือรีจิสเตอร์ LATx จะเป็นการอ่านข้อมูลที่ถูกอยู่ในแลตช์พอร์ตเอาท์พุต (port output latches) และการเขียนข้อมูลจะเป็นไปในรูปแบบเดียวกับรีจิสเตอร์ PORTx คือ เขียนข้อมูลไปที่แลตช์พอร์ตข้อมูล (port data latch) ด้วยวิธีการนี้ทำให้ไม่เกิดความผิดพลาดในการอ่านเขียนข้อมูล

สรุปความแตกต่างระหว่างรีจิสเตอร์ PORT และ LAT มีรายละเอียดดังนี้

- การเขียนข้อมูลไปที่รีจิสเตอร์ PORTx จะเขียนข้อมูลไปที่แลตช์พอร์ต
- การเขียนข้อมูลไปที่รีจิสเตอร์ LATx จะเขียนข้อมูลไปที่แลตช์พอร์ต
- การอ่านข้อมูลจากรีจิสเตอร์ PORTx จะเป็นการอ่านข้อมูลจาก I/O พอร์ต

โดยตรง

- การอ่านข้อมูลจากรีจิสเตอร์ LATx เป็นการอ่านข้อมูลซึ่งถูกอยู่ในแลตช์พอร์ต

#### 2.4.2.2 การใช้งานพอร์ต

เนื่องจากพอร์ตของ dsPIC สามารถทำหน้าที่ได้มากกว่าหนึ่งหน้าที่ ก่อนการใช้งานจึงต้องตรวจสอบว่าสถานะเริ่มต้นเมื่อไม่ได้รับสัญญาณ แต่ละขาพอร์ตจะถูกกำหนดให้ทำหน้าที่ใดบ้าง และต้องไม่มีสิ่งที่จะกำหนดสถานะพอร์ตว่าจะใช้งานเป็นอินพุตหรือเอาท์พุตด้วย โดยกำหนดผ่านทางรีจิสเตอร์ TRIS ก่อนที่จะใช้งาน สำหรับการกำหนดหน้าที่ใช้งาน เป็นพอร์ตอินพุตเอาท์พุตคิจิตอลแนะนำดังนี้

1. กำหนดขาพอร์ตอินพุตหรือเอาท์พุตด้วยรีจิสเตอร์ TRIS
2. อ่านค่าข้อมูลจากพอร์ตหรือเป็นอินพุตพอร์ตให้ใช้รีจิสเตอร์ PORT
3. เสียงส่งค่าข้อมูลไปที่พอร์ตหรือเอาท์พุตพอร์ตให้ใช้รีจิสเตอร์ LAT หรือ PORT (แนะนำให้ใช้ LAT)

4. พอร์ตแนะนำล็อกเมื่อต้องการใช้งาน เป็นพอร์ตอินพุตคิจิตอล ต้องทำการเซตบิตในรีจิสเตอร์ ADPCFG (ADC Port Configuration Register) โดยการเซตค่า ‘1’ ที่รีจิสเตอร์ เพื่อปิด อินพุตแนะนำล็อก ควบคู่กับการกำหนดรีจิสเตอร์ TRIS

5. หากมีการเปิดใช้งานโมดูลที่เกี่ยวข้องกับขาพอร์ต ขาพอร์ตนั้นจะถูกควบคุมด้วยโมดูล และไม่สามารถที่จะนำมาใช้งานเป็นอินพุตเอาท์พุตคิจิตอลได้

#### 2.4.3 การทดลองใช้งานโมดูลแปลงสัญญาณแนะนำล็อกเป็นดิจิตอลภายใน dsPIC เมื่อทัน

การเขียนโปรแกรมภาษา C เพื่อทดลองใช้งานโมดูลแปลงสัญญาณแนะนำล็อกเป็นคิจิตอล (ADC) ภายในไมโครคอนโทรลเลอร์ dsPIC30F4011 ซึ่งมีการบรรจุโมดูลแปลงสัญญาณ แนะนำล็อกเป็นคิจิตอลที่มีความละเอียด 10 บิตจำนวน 6 ช่อง ที่ความละเอียดของการแปลงข้อมูล 10 บิต ทำให้ได้ข้อมูลคิจิตอลมีค่าตั้งแต่ 0 ถึง  $1023 (2^{10} \text{ หรือ } 1,024 \text{ ค่า})$

##### 2.4.3.1 คุณสมบัติโดยสรุปของโมดูลแปลงสัญญาณแนะนำล็อกเป็นคิจิตอล

- เป็นโมดูลที่ใช้แปลงสัญญาณแนะนำล็อกเป็นคิจิตอลที่มีความละเอียด 10 บิต จำนวน 6 ช่อง

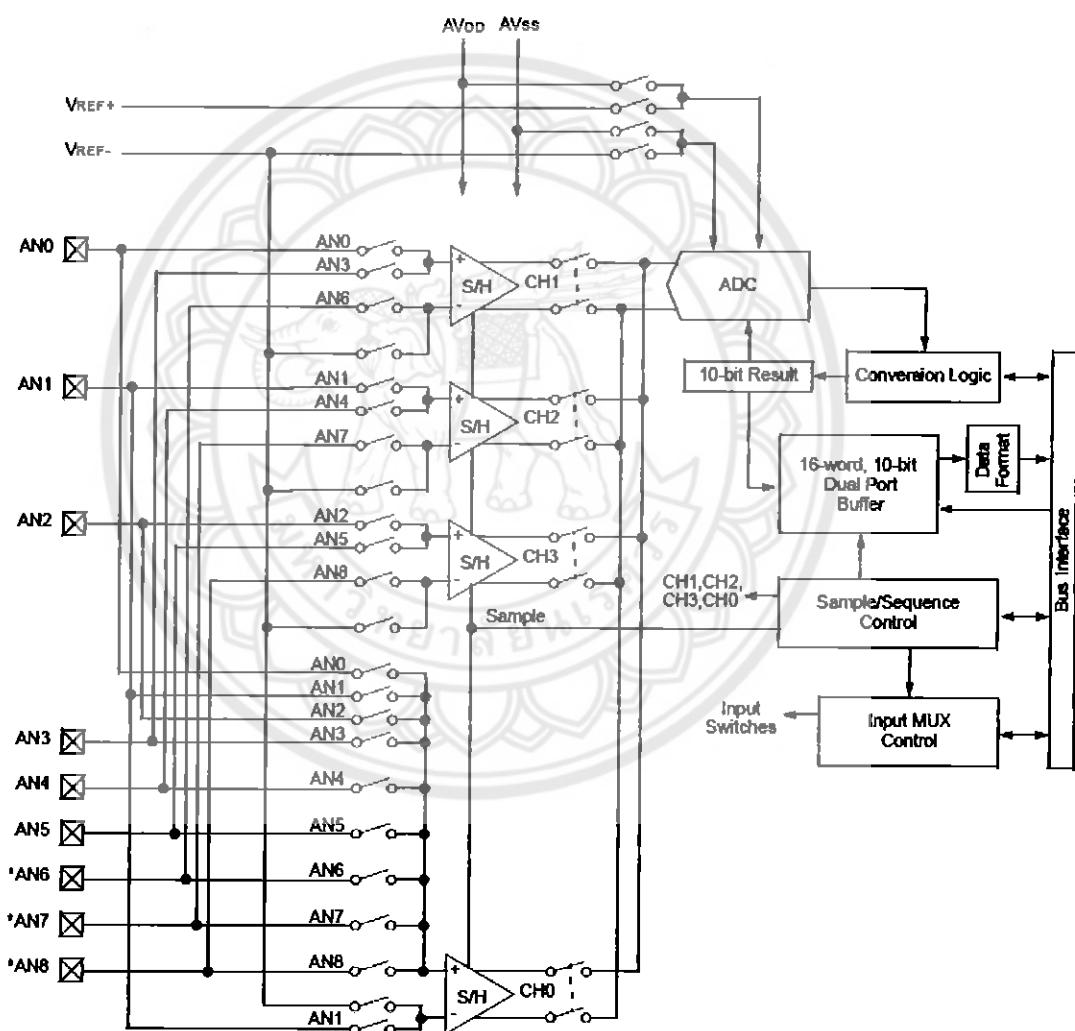
- ใช้วิธีการแปลงสัญญาณแบบประมาณค่าหรือชักเชสซีฟ และปาร์อกซิเมชัน (Successive Approximation)

- มีอัตราเร็วในการสุ่มสัญญาณสูงสุดที่ 500 กิโลแซนเบิลต่อวินาที (ksps) หรือ 500,000 ชุดตัวอย่างต่อวินาที

- สามารถกำหนดให้ทำงานได้ขณะเข้าสู่โหมดสลีป (Sleep mode)
- สามารถกำหนดระดับแรงดันอ้างอิง ที่ได้ทั้งจากภายในผ่านทางขา  $A_{V_{DD}}$  กับ  $A_{V_{SS}}$  และภายนอกผ่านทางขา  $V_{REF+}$  และ  $V_{REF-}$

### 2.4.3.2 การทำงานเบื้องต้นของโมดูล ADC ใน dsPIC30F4011

การทำงานของโมดูล ADC ใน dsPIC30F4011 ซึ่งมีขาพอร์ตอินพุตแอนะล็อกทั้งสิ้น 9 ขาคือ AN0-AN8 คังรูปที่ 2.20 เป็นໄโคะแกรน ໂດຍมี 2 ขาที่สามารถใช้รับแรงดันอ้างอิงเพื่อบาധย่างของแรงดันอินพุต กายในโมดูลนี้วงจรสุ่มและเก็บค่าสัญญาณ (Sample and Hold : S/H) จำนวน 4 ชุด โดยทำงานร่วมกับส่วนควบคุมการมัลติเพล็กซ์สัญญาณอินพุต ทำให้สามารถจัดสรรงจรสุ่มและเก็บค่าสัญญาณให้สามารถรองรับกับสัญญาณอินพุตแอนะล็อกทั้ง 6 ช่องได้ด้วยความเร็วสูงสุด

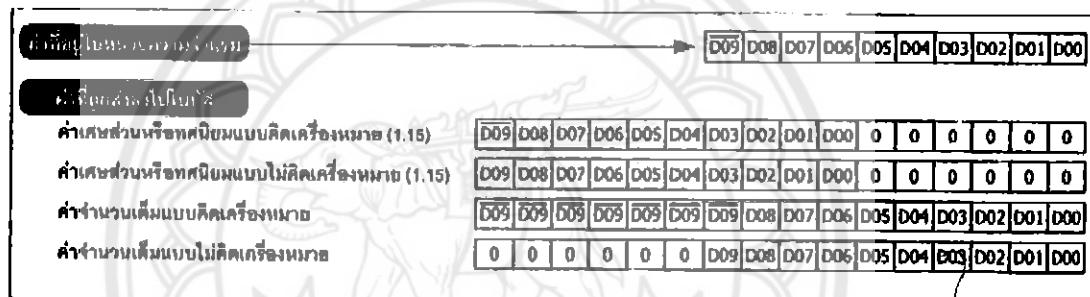


รูปที่ 2.20 ໄโคะแกรนการทำงานอย่างง่ายของโมดูล ADC ในໄโนໂຄຣຄອນໄທຣລເຄ່ອງ

dsPIC30F2010

สัญญาณที่ผ่านจากการจดจำสุ่มและเก็บค่าสัญญาณ (Sample and Hold : S/H) จะถูกป้อนเข้าสู่วงจรแปลงสัญญาณและเลือกเป็นคิจคอลแบบซัพแซฟฟิ แล็ปพรีอคชิเมชั่น ขนาด 10 บิต ข้อมูลที่ได้จากการแปลงจะถูกพักไว้ในหน่วยความจำแรม งานนี้จะได้รับการจัดรูปแบบตามที่ผู้พัฒนาโปรแกรมกำหนด ดังแสดงในรูปที่ 2.21 จากนั้นข้อมูลจะถูกถ่ายทอดลงบนบัสข้อมูลเพื่อส่งไปยังชิปซีพียูต่อไป

อีกองค์ประกอบหนึ่งที่ทำให้ไมโคร ADC สามารถแปลงสัญญาณได้รวดเร็วคือภายในไมโคร ADC มีบันเฟอร์ความจุ 16 เวิร์ค นั่นคือ สามารถรองรับข้อมูลที่ได้จากการแปลงสูงสุด 16 ชุดข้อมูล ดังนั้นเมื่อแปลงสัญญาณครั้งหนึ่งก็สามารถแกนไว้ทันที หากบันเฟอร์ยังไม่เต็ม ก็สามารถลับไปแปลงสัญญาณต่อได้ทันที โดยไม่ต้องรอให้การถ่ายทอดข้อมูลไปยังรีจิสเตอร์ที่ใช้เก็บค่าการแปลงเสร็จสิ้น



รูปที่ 2.21 รูปแบบของข้อมูลผลลัพธ์ที่ได้จากการแปลงสัญญาณของไมโคร ADC

### 1. รีจิสเตอร์หลักที่ใช้ในไมโคร ADC

ADCON1 (A/D Control Register 1) : รีจิสเตอร์ควบคุมไมโคร ADC ศั不住ที่ 1

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
AON	-	ASIDL	-	-	-	FORM1	FORM0
R/W -0	U -0	R/W -0	U -0	U -0	U -0	R/W -0	R/W -0
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
SSRC2	SSRC1	SSRC0	-	SIMSAM	ASAM	SAMP	DONE
R/W -0	R/W -0	R/W -0	U -0	R/W -0	R/W -0	R/W -0	R/C -0

บิต 15 – ADON (A/D Operating Mode bit): บิตเลือกให้ไมโคร ADC ทำงาน

“1” = เลือกให้ไมโคร ADC ทำงาน

“0” = ปิดการทำงานของไมโคร ADC

บิต 14 ไม่ใช้งาน กำหนดเป็น “0”

บิต 13 – ADSIDL (Stop in IDLE Mode bit): บิตกำหนดให้ไมโคร ADC หยุดทำงานในโหมดไฮเดล

บิต 12 ถึง 10 ไม่ใช้งาน กำหนดเป็น “0”

บิต 9 และ 8 – FROM1 และ FROM0 (Data Output Format bits): บิตเลือกรูปแบบข้อมูลเอาท์พุต

บิต 7 ถึง 5 – SSRC2 ถึง SSRC0 (Conversion Trigger Source Select bits): บิตเลือกแหล่งกำเนิดสัญญาณกระตุ้นให้โนดูล ADC แปลงสัญญาณ

“000” = เลือกให้กระตุ้นเมื่อเกิดการเคลียร์บิต SAMP

“001” = เลือกให้กระตุ้นเมื่อเกิดการเปลี่ยนแปลงสัญญาณที่ขา INT0

“010” = เลือกให้กระตุ้นเมื่อการเปลี่ยนเทียบข้อมูลในไทมอร์ 3 เสร็จสิ้น

“011” = เลือกให้กระตุ้นเมื่อเสร็จสิ้นการสุ่มสัญญาณจากโนดูล PWM ควบคุมมอเตอร์

“100” = สำรองไว้

“101” = สำรองไว้

“110” = สำรองไว้

“111” = เลือกให้กระตุ้นเมื่อตัวบันค่าภายในเสร็จสิ้นการสุ่มสัญญาณและเริ่มต้นการแปลงสัญญาณ เป็นการกำหนดให้แปลงสัญญาณโดยอัตโนมัติ

บิต 4 ไม่ใช้งาน กำหนดเป็น “0”

บิต 3 – SIMSAM (Simultaneous Sample Select bit): บิตเลือกการสุ่มสัญญาณแบบทันทีทันใด จะใช้ก็ต่อเมื่อบิต CHPS = “01”, “10”, หรือ “11”

“0” = สุ่มสัญญาณเรียงลำดับตามหมายเลขช่องสัญญาณ

ถ้าบิต CHPS = “10” หรือ “11”

“1” = เลือกสุ่มสัญญาณจากการชาร์สุ่มและเก็บค่าสัญญาณช่อง CH0, CH1, CH2, CH3 ทันที

ถ้าบิต CHPS = “01”

“1” = เลือกสุ่มสัญญาณจากการชาร์สุ่มและเก็บค่าสัญญาณช่อง CH0 และ CH1 ทันที

บิต 2 – ASAM (A/D Sample Auto-Start bit): บิตกำหนดการเริ่มต้นสุ่มสัญญาณอัตโนมัติ

“0” = เริ่มสุ่มสัญญาณเมื่อบิต SAMP ถูกเชตเป็น “1”

“1” = เริ่มสุ่มสัญญาณทันทีที่ทำการแปลงสัญญาณครั้งล่าสุดเสร็จสิ้นลง ทำให้บิต SAMP เชตอัตโนมัติ

บิต 1 – SAMP (A/D Sample Enable bit): บิต啟用การสุ่มสัญญาณของโนดูล ADC

“0” = เลือกให้พักราชการทำงานของวงจรสุ่มและเก็บค่าสัญญาณหรือคิดเสียบิลการสุ่มสัญญาณ

“1” = เลือกให้วงจรสุ่มและเก็บค่าสัญญาณอย่างน้อยหนึ่งวงจรทำการสุ่มสัญญาณหรือ啟用 เอเบิลให้เกิดการสุ่มสัญญาณ

- เมื่อบิต ASAM = “0” การเขียนข้อมูล “1” มาที่บิตนี้จะเป็นการกระตุ้นให้เริ่มสุ่มสัญญาณ

- เมื่อบิต SSRC = “000” คือการเขียนข้อมูล “0” มาที่บิตนี้ ซึ่งจะเป็นการกำหนดให้หยุดสุ่มสัญญาณแล้วเริ่มต้นกระบวนการแปลงสัญญาณ

บิต 0 – DONE (A/D Conversion Status bit): บิตแสดงสถานะ การแปลงสัญญาณอะนาล็อกเป็นดิจิตอล

“0” = การแปลงสัญญาณยังไม่เสร็จสิ้น

“1” = การแปลงสัญญาณเสร็จสิ้น

บิตนี้สามารถเคลียร์ได้ด้วยกระบวนการการทำงานของฟต์แวร์ หรือเมื่อเริ่มต้นการแปลงสัญญาณอะนาล็อกเป็นดิจิตอลแต่อย่างใด

ADCON2 (A/D Control Register 2): รีจิสเตอร์ควบคุมโมดูล ADC ตัวที่ 2

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
VDFG2	VCFG1	VCFG0	-	-	CSCNA	CHPS1	CHPS0
R/W -0	U -0	R/W -0	U -0	U -0	R/W -0	R/W -0	R/W -0
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
BUFS	-	SMPI3	SMPI2	SMPI1	SMPI0	BUFM	ALTS
R/W -0	U -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0

บิต 15 ถึง 13 – VCFG2 ถึง VCFG0 (Voltage Reference Configuration bits): บิตกำหนดแรงดันอ้างอิงสำหรับใช้ในโมดูล ADC

ค่าของข้อมูล	แรงดันอ้างอิงด้านสูง $V_{REFH}$	แรงดันอ้างอิงด้านต่ำ $V_{REFL}$
“000”	จากขา AVDD (ปกติมีค่า +5V)	จากขา AVSS (ปกติต่อลบกราวด์)
“001”	จากภายนอกผ่านขา VREF+	จากขา AVSS (ปกติต่อลบกราวด์)
“010”	จากขา AVDD (ปกติมีค่า +5V)	จากภายนอกผ่านขา VREF-
“011”	จากภายนอกผ่านขา VREF+	จากภายนอกผ่านขา VREF-
“1xx”	จากขา AVDD (ปกติมีค่า +5V)	จากขา AVSS (ปกติต่อลบกราวด์)

บิต 12 และ 11 ไม่ใช้งาน กำหนดเป็น “0”

บิต 10 – CSCNA (Scan Input Selections for CH0+ S/H Input for MUX A Input Multiplexer Setting bit): บิตเลือกการสแกนช่องสัญญาณของวงจรสุ่มและเก็บค่าสัญญาณผ่านมัลติเพล็กเซอร์ A

“0” = ไม่มีการสแกโนินพุต

“1” = กำหนดให้สแกโนินพุต

บิต 9 และ 8 – CHPS1 และ CHPS0 (Selects Channels Utilized bits): บิตเลือกกลุ่มของช่องสัญญาณผ่านทางวงจรสุ่มและเก็บค่าสัญญาณ

“00” = ต้องการแปลงวงจรสุ่มและเก็บค่าสัญญาณช่อง CH0

“01” = ต้องการแปลงวงจรสุ่มและเก็บค่าสัญญาณช่อง CH0 และ CH1

“1x” = ต้องการแปลงวงจรสุ่มและเก็บค่าสัญญาณช่อง CH0, CH1, CH2 และ CH3

เมื่อบิต SIMSAM (บิต 3 ในรีจิสเตอร์ ADCON1) = “0” จะมีการสุ่มสัญญาณจากทุกช่อง เมื่อบิต SMSAM = “1” การเลือกช่องสัญญาณจะกระทำผ่านบิต CHPS1 และ CHPS0

บิต 7 – BUFS (Buffer Fill Status bit): บิตแสดงสถานะบัฟเฟอร์

จะมีการแสดงผลเกิดขึ้นเมื่อบิต BUFM ถูกเซ็ตเป็น “1” (รีจิสเตอร์ ADRES แบ่งเป็น 2 ส่วน ส่วนละ 8 เวิร์ด)

“0” = แจ้งว่า ขณะนี้ในคูล ADC กำลังเขียนข้อมูลลงในบัฟเฟอร์ที่ตำแหน่ง 0x0-0x7 ผู้พัฒนาโปรแกรมสามารถเข้าถึงข้อมูลในบัฟเฟอร์ที่ตำแหน่ง 0x8-0xF ได้

“1” = แจ้งว่า ขณะนี้ในคูล ADC กำลังเขียนข้อมูลลงในบัฟเฟอร์ที่ตำแหน่ง 0x8-0xF ผู้พัฒนาโปรแกรมสามารถเข้าถึงข้อมูลในบัฟเฟอร์ที่ตำแหน่ง 0x0-0x7 ได้

บิต 6 ไม่ใช้งาน กำหนดเป็น “0”

บิต 5 ถึง 2 – SMPI3 ถึง SMPI0 (Sample/Convert Sequences Per Interrupt Selection bits): บิตเลือกการเกิดอินเตอร์รัปต์ในกระบวนการสุ่มและแปลงสัญญาณในโมดูล ADC

“0000” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 2 ของกระบวนการสุ่มและแปลงสัญญาณ

“0001” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 2 ของกระบวนการสุ่มและแปลงสัญญาณ

“0010” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 3 ของกระบวนการสุ่มและแปลงสัญญาณ

“0011” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 4 ของกระบวนการสุ่มและแปลงสัญญาณ

“0100” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 5 ของกระบวนการสุ่มและแปลงสัญญาณ

“0101” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 6 ของกระบวนการสุ่มและแปลงสัญญาณ

“0110” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 7 ของกระบวนการสุ่มและแปลงสัญญาณ

“0111” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 8 ของกระบวนการสุ่มและแปลงสัญญาณ

“1000” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 9 ของกระบวนการสุ่มและแปลงสัญญาณ

“1001” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 10 ของกระบวนการสุ่มและแปลงสัญญาณ

“1010” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 11 ของกระบวนการสุ่มและแปลงสัญญาณ

“1011” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 12 ของกระบวนการสุ่มและแปลงสัญญาณ

“1100” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 13 ของกระบวนการสุ่มและแปลงสัญญาณ

“1101” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 14 ของกระบวนการสุ่มและแปลงสัญญาณ

“1110” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 15 ของกระบวนการสุ่มและแปลงสัญญาณ

“1111” = เกิดอินเตอร์รัปต์เมื่อการแปลงสัญญาณเสร็จสิ้นทุกๆ ลำดับที่ 16 ของกระบวนการสุ่มและแปลงสัญญาณ

**บิต 1 – BUFM (Buffer Mode Select bit):** บิตเลือกโหมดของบันฟเฟอร์

“0” = กำหนดให้บันฟเฟอร์มีความจุ 16 เวิร์ค มีชื่อเป็น ADCBUF0 ถึง ADCBUF15

“1” = แบ่งบันฟเฟอร์เป็น 2 ส่วน ส่วนละ 8 เวิร์ค คือ รีจิสเตอร์ ADCBUF8 ถึง 15 และ รีจิสเตอร์ ADCBUF7 ถึง ADCBUF0

**บิต 0 – ALTS (Alternate Input Sample Mode Select bit):** บิตเลือกโหมดการทำงานของอินพุต นัลติเพล็กเซอร์

“1” = เลือกใช้อินพุต A สำหรับการสุ่มสัญญาณกรองแรก จากนั้นสลับกันระหว่างอินพุต A และ B

“0” = เลือกใช้อินพุต A ตลอดการทำงาน

**ADCON3 (A/D Control Register 3):** รีจิสเตอร์ควบคุมโหมด ADC ตัวที่ 3

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
-	-	-	SAMC4	SAMC3	SAMC2	SAMC1	SAMC0
U -0	U -0	U -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
ADRC	-	ADCS5	ADCS4	ADCS3	ADCS2	ADCS1	ADCS0
R/W -0	U -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0

บิต 15 ถึง 13 ไม่ใช้งาน กำหนดเป็น “0”

บิต 12 ถึง 8 – SAMC4 ถึง SAMC0 (Auto-Sample Time bits): บิตเลือกเวลาในการสุ่มสัญญาณ อัตโนมัติ

“00000” = 0  $T_{AD}$  (กำหนดให้ในกรณีที่เลือกใช้วงจร S/H มากกว่าหนึ่งวงจร)

$$\text{"00001"} = 1 T_{AD}$$

$$\text{"00010"} = 2 T_{AD}$$

$$\text{"11111"} = 31 T_{AD}$$

**บิต 7 – ADRC (A/D Conversion Clock Source bit):** บิตเลือกแหล่งกำเนิดสัญญาณนาฬิกาสำหรับการแปลงสัญญาณ

“0” = ใช้จากสัญญาณนาฬิกาหลักของระบบ

“1” = ใช้จากวงจร RC ภายในโมดูล ADC

**บิต 6 ไม่ใช้งาน กำหนดเป็น “0”**

**บิต 5 ถึง 0 – ADCS5 ถึง ADCS0 (A/D Conversion Clock Select bits):** บิตเลือกค่าเวลาที่ใช้ในการแปลงสัญญาณ

$$\text{"000000"} = 0.5T_{CY} \times (000000+1) = 0.5T_{CY}$$

$$\text{"000001"} = 0.5T_{CY} \times (000001+1) = T_{CY}$$

$$\text{"111111"} = 0.5T_{CY} \times (111111+1) = 32 \times 0.5T_{CY}$$

สัญญาณ นาฬิกา ของ A/D	บิตเลือกสัญญาณ นาฬิกา		ค่าเวลาในการแปลงสัญญาของโมดูล ADC ( $T_{AD}$ ) ที่ความถี่สัญญาณนาฬิกาภายในต่ำ					
	ADRC	ADCS5- ADCS0	$F_{CY} = 30MHz$	$F_{CY} = 30MHz$	$F_{CY} =$ $12.5MHz$	$F_{CY} = 6.25MHz$	$F_{CY} = 1MHz$	
$T_{CY}/2$	0	000000	16.67 นาที	20 นาที	40 นาที	80 นาที	500 นาที	
$T_{CY}/2$	0	000001	33.33 นาที	40 นาที	80 นาที	160 นาที	1 วัน	
$T_{CY}/2$	0	000011	66.66 นาที	80 นาที	160 นาที	320 นาที	2 วัน	
$T_{CY}/2$	0	000111	133.32 นาที	160 นาที	320 นาที	640 นาที	4 วัน	
$T_{CY}/2$	0	001111	266.64 นาที	320 นาที	640 นาที	1.28 วัน	8 วัน	
$T_{CY}/2$	0	011111	533.28 นาที	640 นาที	1.28 วัน	2.56 วัน	16 วัน	
$T_{CY}/2$	0	111111	1066.56 นาที	1280 นาที	2.56 วัน	5.12 วัน	32 วัน	
$T_{CY}/2$	0	xxxxxx	200-400 นาที	200-400 นาที	200-400 นาที	200-400 นาที	200-400 นาที	

ตารางที่ 2.4 แสดงการกำหนดค่าเวลาที่ใช้ในการแปลงสัญญาณในโมดูล ADC

**ADCHS (A/D Input Select Register):** รีจิสเตอร์เลือกช่องของวงจร S/H ที่ต่อกับขาพอร์ตอินพุตและล็อกที่ต้องการแปลงสัญญาณ

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
CH123NB1	CH123NB0	CH123SB	CH0NB	CH0SB3	CH0SB2	CH0SB1	CH0SB0
R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
CH123NA1	CH123NA0	CH123SA	CH0NA	CH0SA3	CH0SA2	CH0SA1	CH0SA0
R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0	R/W -0

บิต 15 และ 14 – CH123NB1 และ CH123NB0 (Channel 1, 2, 3 Negative Input Select for MUX B Multiplexer Setting bits): บิตเลือกช่องอินพุตคลบของวงจร S/H ช่อง CH1, CH2 และ CH3 สำหรับมัลติเพล็กเซอร์ B

“11” = อินพุตคลบของ CH1 ต่อกับอินพุต AN9, อินพุตคลบของ CH2 ต่อกับอินพุต AN10, อินพุตคลบของ CH3 ต่อกับอินพุต AN11

“10” = อินพุตคลบของ CH1 ต่อกับอินพุต AN6, อินพุตคลบของ CH2 ต่อกับอินพุต AN7, อินพุตคลบของ CH3 ต่อกับอินพุต AN8

“00” และ “01” = อินพุตคลบของ CH1, CH2 และ CH3 ต่อกับ VREF- ให้ใช้รูปที่ 8-1 ประกอบ

บิต 13 – CH123SB (Channel 1, 2, 3 Positive Input Select for MUX B Multiplexer Setting bit): บิตเลือกช่องอินพุตบวกของวงจร S/H ช่อง CH1, CH2 และ CH3 สำหรับมัลติเพล็กเซอร์ B

“1” = CH1 positive input is AN3, CH2 positive input is AN4, CH3 positive input is AN5

“0” = อินพุตบวกของ CH1 ต่อกับอินพุต AN0, อินพุตบวกของ CH2 ต่อกับอินพุต AN1, อินพุตบวกของ CH3 ต่อกับอินพุต AN2

บิต 12 – CH0NB (Channel 0 Negative Input Select for MUX B Multiplexer Setting bit): บิตเลือกช่องอินพุตคลบของวงจร S&H ช่อง CH0 สำหรับมัลติเพล็กเซอร์ B

“0” = อินพุตคลบของ CH0 ต่อกับ VREF-

“1” = อินพุตคลบของ CH0 ต่อกับ AN1

บิต 11 ถึง 8 CH0SB3 ถึง CH0SB0 (Channel 0 Positive Input Select for MUX B Multiplexer Setting bits): บิตเลือกช่องอินพุตบวกของวงจร S/H ช่อง CH0 สำหรับมัลติเพล็กเซอร์ B

“0000” = อินพุตบวกของ CH0 ต่อกับขา AN0

“0001” = อินพุตบวกของ CH0 ต่อกับขา AN1

.....

“1110” = อินพุตบวกของ CH0 ต่อกับขา AN14

“111” = อินพุตบวกของ CH0 ต่อ กับขา AN15

**บิต 7 และ 6 – CH123NA1 และ CH123NA0 (Channel 1, 2, 3 Negative Input Select for MUX A Multiplexer Setting bits):** บิตเลือกช่องอินพุตลบของวงจร S&H ช่อง CH1, CH2 และ CH3 สำหรับมัลติเพล็กเซอร์ A

“11” = อินพุตลบของ CH1 ต่อ กับ อินพุต AN9, อินพุตลบของ CH2 ต่อ กับ อินพุต AN10, อินพุตลบของ CH3 ต่อ กับ อินพุต AN11

“10” = อินพุตลบของ CH1 ต่อ กับ อินพุต AN6, อินพุตลบของ CH2 ต่อ กับ อินพุต AN7, อินพุตลบของ CH3 ต่อ กับ อินพุต AN8

“00” และ “01” = อินพุตลบของ CH1, CH2 และ CH3 ต่อ กับ VREF-

**บิต 5 – CH123SA (Channel 1, 2, 3 Positive Input Select for MUX A Multiplexer Setting bit):** บิตเลือกช่องอินพุตบวกของวงจร S&H ช่อง CH1, CH2 และ CH3 สำหรับมัลติเพล็กเซอร์ A

“1” = CH1 positive input is AN3, CH2 positive input is AN4, CH3 positive input is AN5

“0” = อินพุตบวกของ CH1 ต่อ กับ อินพุต AN0, อินพุตบวกของ CH2 ต่อ กับ อินพุต AN1, อินพุตบวกของ CH3 ต่อ กับ อินพุต AN2

**บิต 4 – CH0NA (Channel 0 Negative Input Select for MUX A Multiplexer Setting bit):** บิตเลือกช่องอินพุตลบของวงจร S&H ช่อง CH0 สำหรับมัลติเพล็กเซอร์ A

“0” = อินพุตลบของ CH0 ต่อ กับ VREF-

“1” = อินพุตลบของ CH0 ต่อ กับ AN1

**บิต 3 ถึง 0 – CH0SA3 ถึง CH0SA0 (Channel 0 Positive Input Select for MUX A Multiplexer Setting bits):** บิตเลือกช่องอินพุตบวกของวงจร S&H ช่อง CH0 สำหรับมัลติเพล็กเซอร์ A

“0000” = อินพุตบวกของ CH0 ต่อ กับขา AN0

“0001” = อินพุตบวกของ CH0 ต่อ กับขา AN1

“1101” = อินพุตบวกของ CH0 ต่อ กับขา AN13

“1110” = อินพุตบวกของ CH0 ต่อ กับขา AN14

“1111” = อินพุตบวกของ CH0 ต่อ กับขา AN15

หมายเหตุ ส่วนอินพุตมัลติเพล็กเซอร์สามารถกำหนดการทำงานทางอินพุตได้ 2 รูปแบบ คือ มัลติเพล็กเซอร์ A (MUX A) และ มัลติเพล็กเซอร์ B (MUX B) โดยบิต 15 ถึง 8 ของรีจิสเตอร์ ADCHS ใช้ตั้งค่าสำหรับ MUX B ส่วนบิต 7 ถึง 0 ของรีจิสเตอร์ ADCHS ใช้ตั้งค่าสำหรับ MUX A

**ADPCFG (A/D Port Configuration Register):** รีจิสเตอร์กำหนดค่าทางชาร์ดแวร์ของพอร์ตอินพุตและล็อก

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
PCFG15	PCFG14	PCFG13	PCFG12	PCFG11	PCFG10	PCFG9	PCFG8
R/W -0							
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
PCFG7	PCFG6	PCFG5	PCFG4	PCFG3	PCFG2	PCFG1	PCFG0
R/W -0							

รีจิสเตอร์ตัวนี้สามารถรองรับการกำหนดค่าของพอร์ตอินพุตและเลือกได้ครบถ้วนทั้ง 16 ช่อง (กรณีใช้ dsPIC เมอร์ไพร์ที่มีอินพุตและเลือกครบ 16 ช่อง) โดยการกำหนดนี้จะอย่างกันอย่างอิสระ เริ่มจากบิต 15 (PCFG15) สำหรับกำหนดค่าของอินพุต AN15 ไปตามลำดับจนถึงบิต 0 (PCFG0) สำหรับกำหนดค่าของอินพุต AN0 สำหรับ dsPIC30F2010 มี 6 ช่อง จึงใช้งานเพียง 6 บิตคือ PCFG0-PCFG5

“0” = กำหนดให้อินพุตและเลือกทำงานในโหมดแนะนำ

“1” = กำหนดให้อินพุตและเลือกทำงานในโหมดคัดเลือก

ADCSSL (A/D Input Scan Select Register): รีจิสเตอร์เลือกช่องอินพุตที่ต้องการแปลงสัญญาณ

บิต 15	บิต 14	บิต 13	บิต 12	บิต 11	บิต 10	บิต 9	บิต 8
CSSL15	CSSL14	CSSL13	CSSL12	CSSL11	CSSL10	CSSL9	CSSL8
R/W -0							
บิต 7	บิต 6	บิต 5	บิต 4	บิต 3	บิต 2	บิต 1	บิต 0
CSSL7	CSSL6	CSSL5	CSSL4	CSSL3	CSSL2	CSSL1	CSSL0
R/W -0							

รีจิสเตอร์ตัวนี้ใช้กำหนดให้วางรูปแบบสัญญาณและเลือกเป็นคิติกอลมาอ่านค่าจากอินพุตแบบเรียงลำดับอัตโนมัติ ซึ่งสามารถเลือกได้ว่า ต้องการให้อ่านค่าจากช่องใดบ้าง การกำหนดค่าของรีจิสเตอร์ตัวนี้สามารถรองรับอินพุตและเลือกได้ครบถ้วนทั้ง 16 ช่อง (กรณีใช้ dsPIC เมอร์ไพร์ที่มีอินพุตและเลือกครบ 16 ช่อง) โดยการกำหนดนี้จะอย่างกันอย่างอิสระ เริ่มจากบิต 15 (CSSL15) สำหรับกำหนดค่าของอินพุต AN15 ไปตามลำดับจนถึงบิต 0 (CSSL0) สำหรับกำหนดค่าของอินพุต AN0 สำหรับ dsPIC30F2010 มี 6 ช่อง จึงใช้งานเพียง 6 บิต คือ CSSL0-CSSL5

“0” = ไม่อ่านค่าจากอินพุต

“1” = เลือกให้อ่านค่าอินพุต

## 2. บัฟเฟอร์เก็บผลลัพธ์จากการแปลงสัญญาณของโมดูล ADC

มีชื่อเรียกว่า ADCBUF เป็นหน่วยความจำ RAMขนาด 16 บิต มีทั้งสิ้น 16 ตัว หรืออาจกล่าวได้ว่า เป็นบัฟเฟอร์ 16 เวิร์ค จึงสามารถกำหนดชื่อเรียกได้เป็น ADCBUF0, ADCBUF1, ADCBUF2, ..., ADCBUFE,

ADCBUFF ใช้สำหรับเก็บค่าผลลัพธ์ที่ได้จากการแปลงสัญญาณของวงจร แปลงสัญญาณแอนะล็อกเป็นดิจิตอลชั่วคราว ก่อนที่จะส่งต่อไปจัดรูปแบบข้อมูล แล้วถ่ายทอดต่อไปยังบัสของระบบต่อไป

## 3. การกำหนดค่าเพื่อใช้งานโมดูล ADC

มีขั้นตอนโดยสรุปดังนี้

### I. ตั้งค่าของโมดูล ADC

1.1 เลือกขาพอร์ตให้ทำงานเป็นอินพุตแอนะล็อกที่รีจิสเตอร์ ADPCFG

1.2 เลือกแหล่งจ่ายแรงดันอ้างอิงให้เหมาะสมกับข่ายแรงดันແணະล็อกทางอินพุตที่บิต 15 ถึง 13 ของรีจิสเตอร์ ADCON2

1.3 เลือกสัญญาณนาฬิกาสำหรับการใช้แปลงสัญญาณที่บิต 5 ถึง 0 ของรีจิสเตอร์ ADCON3

1.4 กำหนดจำนวนช่องของวงจรสุ่มสัญญาณและเก็บค่าของสัญญาณที่ต้องใช้ที่บิต 9 และบิต 8 ของรีจิสเตอร์ ADCON2

1.5 กำหนดควิซิการสุ่มสัญญาณของบิตที่ 3 ของรีจิสเตอร์ ADCON1 และรีจิสเตอร์ ADCSSL

1.6 กำหนดจำนวนอินพุตที่จะต้องใช้ทำงานร่วมกับวงจรสุ่มและเก็บค่าของสัญญาณ (S&H) ที่รีจิสเตอร์ ADCHS

1.7 เลือกค่าดับการสุ่มสัญญาณและแปลงสัญญาณที่บิต 7 ถึงบิต 0 ของรีจิสเตอร์ ADCON1 และ บิต 12 ถึง 8 ของรีจิสเตอร์ ADCON3

1.8 เลือกรูปแบบของผลลัพธ์ที่ต้องการที่บิต 9 และบิต 8 ของรีจิสเตอร์ ADCON1

1.9 เลือกการอินเตอร์รัปต์ที่บิต 9 ถึง 5 ของรีจิสเตอร์ ADCON2

1.10 เปิดการทำงานของโมดูล ADC ที่บิต 15 ของรีจิสเตอร์ ADCON1

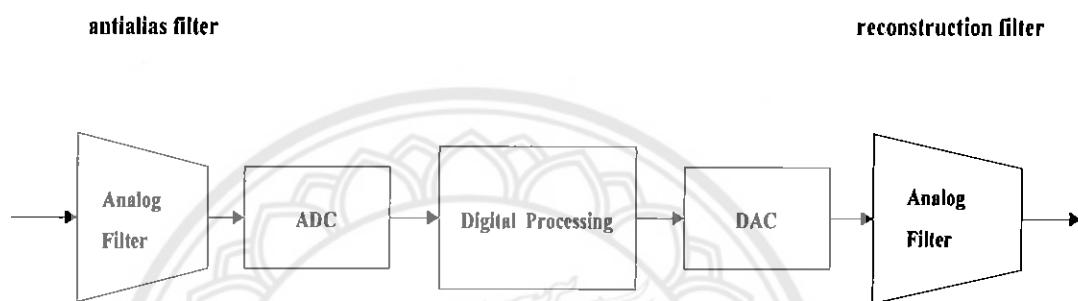
### 2. กำหนดการอินเตอร์รัปต์ (ถ้าต้องการ)

2.1 เคลียร์บิต ADIF

2.2 เลือกระดับความสำคัญของการอินเตอร์รัปต์

#### 2.4.4 การใช้งานฟังก์ชันไลบรารี DSP

คุณสมบัติของในโครคون โทรลเลอร์ dsPIC ที่แตกต่างจากในโครคุน โทรลเลอร์ PIC ทั่วไป นอกจากจะมีขนาด 16 บิตแล้ว คือ ความสามารถทางด้านการประมวลผลสัญญาณดิจิตอล (Digital Signal Processing) หรือที่เรียกว่า DSP จากรูปที่ 2.22 แสดงการใช้งานหน่วยประมวลผลสัญญาณดิจิตอลในรูปแบบหนึ่งที่ประกอบไปด้วย ภาคแปลงสัญญาณแอนะล็อกเป็นดิจิตอล ภาคประมวลผลสัญญาณดิจิตอล (Digital Processing) และภาคแปลงสัญญาณดิจิตอลเป็นแอนะล็อก



รูปที่ 2.22 บล็อกໄโคะแกรน ระบบการประมวลผลสัญญาณดิจิตอล

จากรูปที่ 2.22 ภาคแปลงสัญญาณแอนะล็อกเป็นดิจิตอล ประกอบไปด้วย ชุดกรองสัญญาณ (Analog Filter) โดยจะส่งต่อสัญญาณให้ส่วนแปลงสัญญาณแอนะล็อกเป็นดิจิตอล ที่จะทำหน้าที่ในการรับและแปลงสัญญาณแอนะล็อกเป็นดิจิตอล จากนั้นจะส่งข้อมูลเข้าสู่ ภาคประมวลผล ซึ่งจะทำหน้าที่ในการประมวลผลสัญญาณดิจิตอลตามความต้องการที่ระบบได้สร้างไว้ แล้ว หลังจากที่ประมวลผลเสร็จสิ้น จะส่งข้อมูลไปที่ภาคแปลงสัญญาณดิจิตอลเป็นแอนะล็อก แล้ว ผ่านการกรองสัญญาณอีกรั้ง จะได้สัญญาณแอนะล็อกในรูปแบบใหม่ตามความต้องการของระบบ ที่เกิดจากการประมวลผลสัญญาณดิจิตอล

ในโครคุน โทรลเลอร์ dsPIC ได้เตรียมคุณสมบัติการประมวลผลสัญญาณดิจิตอลทั้งทางด้านอาร์คแวร์และทางด้านซอฟต์แวร์ไว้ให้พร้อมแล้ว ในด้านซอฟต์แวร์นั้น เครื่องมือพัฒนาโปรแกรม MPLAB + MPLAB C30 ได้เตรียมไลบรารีที่เกี่ยวกับการประมวลผลสัญญาณดิจิตอลไว้ แล้วใน “DSP Library” ทั้งในส่วนของภาษาซีและภาษาแอสเซมบลี โดยประกอบไปด้วยฟังก์ชันต่อไปนี้

##### 2.4.2.1 ฟังก์ชันเวกเตอร์

ฟังก์ชันเวกเตอร์ (Vector Functions) (เวกเตอร์ คือ ปริมาณที่มีทั้งขนาดและทิศทาง) รวมรวมฟังก์ชันที่ใช้ในการคำนวณเกี่ยวกับเวกเตอร์ เช่น การบวก, ลบ, คูณ, หาร, การคุณโวจุลชัน (convolution), การคอร์เรลชัน (correlation) ของเวกเตอร์ เป็นต้น

#### 2.4.2.2 พังก์ชันแบบหน้าต่าง

พังก์ชันแบบหน้าต่าง (Window Function) เป็นการวิเคราะห์สัญญาณพื้นฐาน วิธีหนึ่งที่ใช้ในการหาค่าสัมประสิทธิ์ของตัวกรอง (filter) โดยกำหนดกรอบสัญญาณเป็นช่วงสั้น ๆ ที่เก้ากัน โดยการคูณสัญญาณด้วยพังก์ชันหน้าต่าง สัญญาณช่วงสั้นที่ได้ สามารถนำไปวิเคราะห์ต่อ ได้ เช่น พังก์ชันหน้าต่างบาร์เรต (Barlett window), แบล็คแมน (Blackman window), แฮมมิ่ง (Hamming), ฮานนิ่ง (Hanning window) และไคเซอร์ (Kaiser window) เป็นต้น

#### 2.4.2.3 พังก์ชันเมตริกซ์

พังก์ชันเมตริกซ์ (Matrix Functions) (เมตริกซ์ กือ การจัดการข้อมูลในลักษณะ แฉะและหลัก) รวมรวมพังก์ชันที่ใช้ในการคำนวณเกี่ยวกับเมตริกซ์ เช่น การบวก, ลบ, คูณ, ทรานส์โพส (Transposes), อินเวอร์ส (Inverse) เมตริกซ์ เป็นต้น

#### 2.4.2.4 พังก์ชันการกรองสัญญาณ

พังก์ชันการกรองสัญญาณ (Filtering Functions) ถูกใช้งานด้วยชุดประสังค์ 2 ประการหลัก กือ ใช้ในการแยก (Separation) สัญญาณดิจิตอลที่มีการรวมกันอยู่และแก้ไข (Restoration) สัญญาณดิจิตอลที่มีความผิดเพี้ยนในทางใดทางหนึ่ง พังก์ชันกรองสัญญาณ เช่น ผลตอบสนองอินพัลส์จำนวนจำกัด (Finite Impulse Response (FIR)), ผลตอบสนองอินพัลส์จำนวนไม่จำกัด (Infinite Impulse Response (IIR)) เป็นต้น

#### 2.4.2.5 พังก์ชันการแปลงสัญญาณ

ใช้ในการแปลงสัญญาณ (Transform Functions) ในเชิงเวลาและสัญญาณในเชิง ความถี่ พังก์ชันการแปลงสัญญาณ เช่น การแปลงโคลไซน์ไม่ต่อเนื่อง (Discrete Cosine Transform (DCT)), การแปลงฟูริเยร์แบบเร็ว (Fast Fourier Transform (FFT)), การแปลงผกผันฟูริเยร์แบบเร็ว (Inverse Fast Fourier Transform (IFFT)) เป็นต้น

### 2.5 คุณสมบัติเด่นโดยรวมของ dsPIC

#### 2.5.1 คุณสมบัติของซีพียู

- เป็นไมโครคอนโทรลเลอร์ที่ใช้ซีพียูแบบ RISC
- ความเร็วในการทำงานสูงถึง 30 ล้านคำต่อวินาที
- มีจำนวน 84 คำสั่งภาษาแอสเซมบลีมาตรฐาน ซึ่งรองรับรูปแบบการอ้างแอดเดรสได้ อย่างอิสระ
- ชุดคำสั่งมีขนาด 24 บิต สามารถประมวลผลข้อมูลได้ 16 บิต

- มีหน่วยความจำโปรแกรมเป็นแบบแฟลช ที่สามารถลบและเขียนใหม่ได้ไม่น้อยกว่า 100,000 ครั้ง สามารถป้องกันการอ่านได้ และสามารถโปรแกรมตัวเอง โดยใช้กระบวนการทางซอฟต์แวร์

- มีหน่วยความจำข้อมูลอิอิพรม ที่สามารถลบและเขียนใหม่ได้ไม่น้อยกว่า 1,000,000 ครั้ง

- มีอินเตอร์รัปต์เวกเตอร์จำนวนมากจึงรองรับการตอบสนองสัญญาณอินเตอร์รัปต์ได้ดี

- มีวงจรตรวจจับแรงดันไฟเลี้ยงค่ากว่ากำหนดแบบโปรแกรมได้

- มีเพาเวอร์-ออนรีเซ็ต, เพาเวอร์-อัปไทด์ และอสซิลเลเตอร์สตาร์ต-อัปไทด์

- มีอัตโนมัติไทยเมอร์แบบโปรแกรมได้

- มีวงจรตรวจสอบการทำงานของแรงดันสัญญาณไฟฟ้า

- รองรับการโปรแกรมในวงจรแบบอนุกรม (ICSP : In-Circuit Serial Programming)

- สามารถเลือกโหมดการใช้งานได้

### 2.5.2 คุณสมบัติค้านการประมวลผลสัญญาณดิจิตอล

- มีแยกความเหลื่อมล้ำ 40 มิลลิวัตต์ 2 ตัว ที่รองรับการประมวลผลทางคอมพิวเตอร์ได้เป็นอย่างดี

- มีหน่วยประมวลผลทางค้านการคูณและการหารเลข 17 บิต ในรูปของอาร์ดแวร์ซึ่งทำให้สามารถคูณและการหารเลขได้อย่างรวดเร็ว

- ทำการคูณเลข 16 บิต ได้ภายในสัญญาณไฟฟ้าเพียง 1 ไซคลัส

- มีตัวเลื่อนข้อมูลนาร์เรล 40 สเตจ ช่วยให้การประมวลผลข้อมูลที่จำนวนบิตมากๆ สามารถทำได้อย่างรวดเร็ว

- มีวงจรเฟตซ์ข้อมูลคู่ ซึ่งทำให้สามารถประมวลผลข้อมูลได้อย่างรวดเร็ว

### 2.5.3 คุณสมบัติของโมดูลฟังก์ชันพิเศษ

- สามารถจ่ายกระแสออกทางขาพอร์ตได้ 25 mA ทั้งแบบกระแสซิงก์และซอฟต์ส

- ไทนเมอร์/คาน์เตอร์ขนาด 16 บิต ไม่น้อยกว่า 3 ตัวต่อใช้งานร่วมกันเป็นไทนเมอร์ 32 บิต

- มีโมดูลตรวจจับและเบริญเกียบสัญญาณดิจิตอล

- มีส่วนเรื่องต่ออุปกรณ์อนุกรมทั้งแบบ SPI และผ่านระบบบัส I2C

- มีโมดูลสำหรับข้อมูลอนุกรม UART พร้อมบัฟเฟอร์แบบ FIFO

- มีวงจรแปลงสัญญาณอะโนดีออกเป็นดิจิตอล ความละเอียด 10 หรือ 12 บิต

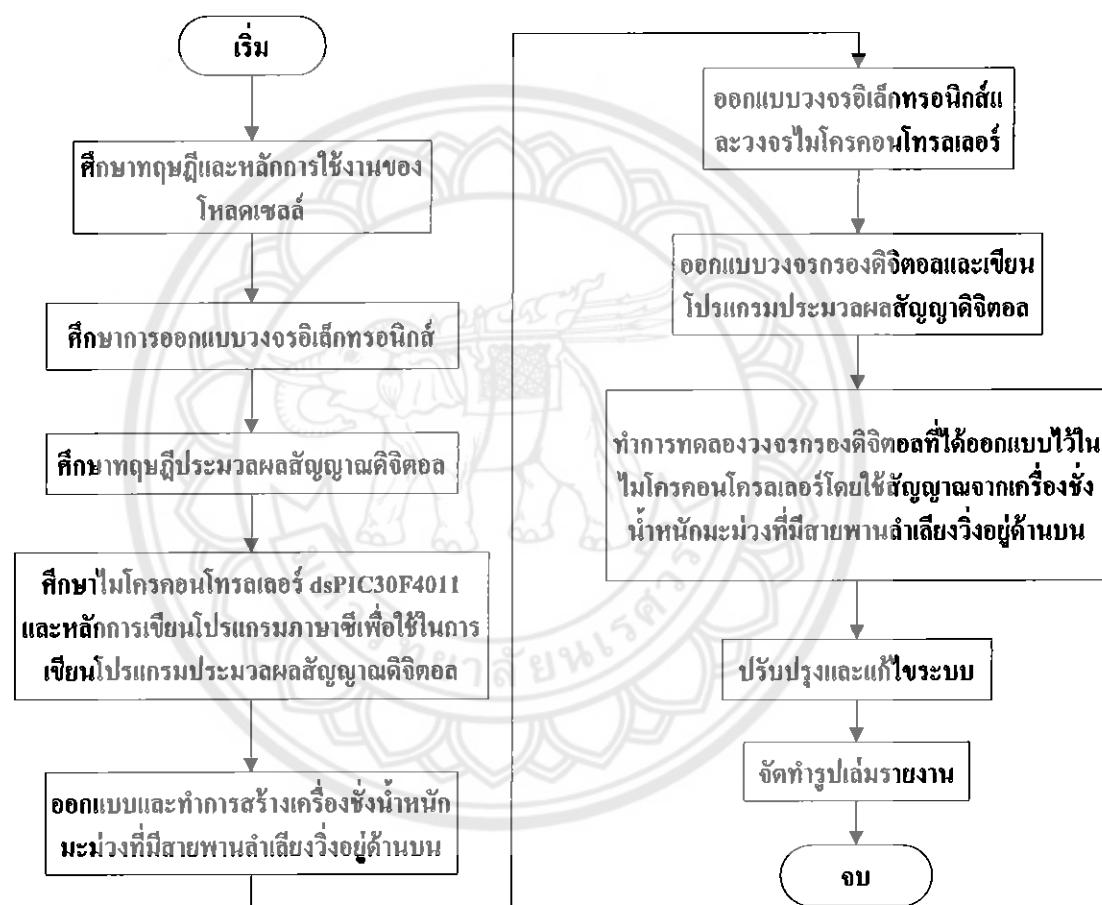
- มีโมดูลสร้างสัญญาณ PWM สำหรับควบคุมมอเตอร์

- มีโมดูลเชื่อมต่อตัวเข้ารหัสแบบความปลอดภัย

## บทที่ 3

### วิธีดำเนินโครงการ

จากการที่ได้ศึกษาทฤษฎีบทที่ 2 มาแล้วในบทนี้จะกล่าวถึงขั้นตอนการดำเนินงานในการออกแบบวงจรอิเล็กทรอนิกส์และวงจรกรองคิจิตอลพร้อมทั้งสร้างเครื่องชั่งน้ำหนักนะม่วงที่มีสายพานล่าเดียงวิ่งอยู่ด้านบน โดยมีขั้นตอนดังนี้



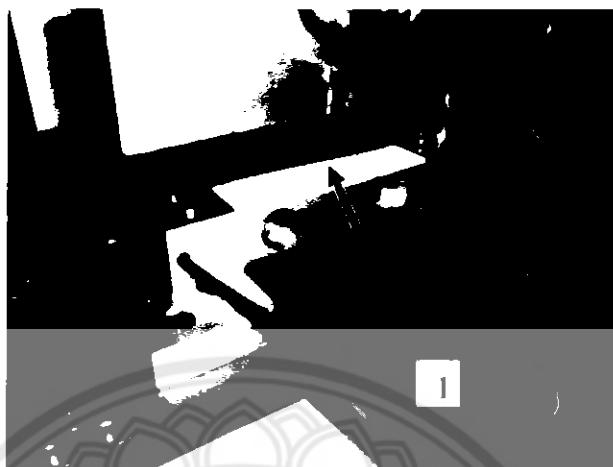
รูปที่ 3.1 แผนภาพขั้นตอนดำเนินงาน

จากรูปที่ 3.1 แสดงขั้นการดำเนินงานทั้งหมดสามารถอธิบายรายละเอียดได้ ดังนี้

#### 3.1 ศึกษาทฤษฎีและหลักการใช้งานของ荷重เซลล์

เป็นการศึกษาถึงทฤษฎีที่เกี่ยวข้องกับ荷重เซลล์ (Load Cell) แต่ละชนิดอย่างเช่น荷重เซลล์แบบคาน (Beam-type load cell) ที่ใช้คานยื่นทำหน้าที่เป็นชิ้นส่วนยึดหยุ่นซึ่งมีสเตรนเกจ 2

อันติดอยู่ที่ผิวค้านบนและอีก 2 อัน ติดที่ผิวค้านล่างทั้งหมดติดอยู่ในแนวขานานกับแกนของงานทำหน้าที่เป็นตัวรับรู้ ดังรูปที่ 3.2



รูปที่ 3.2 แสดงลักษณะของໂໂລຄເໜີລ໌

“ 1 ” กือ ตำแหน่งของสเทронເກາ ໂດຍຕິດທີ່ພິວຕ້ານບນແລະຕິດທີ່ພິວຕ້ານລ່າງ ທັ້ງໝາດຕິດອູ້ໃນ  
แนวขานานກับแกนของงานແລະມີສາຣສືບາວເກລືອບອູ້ເພື່ອປຶ້ອງກັນແຮງຮະແກກ ກາຮົຟຄວ້ັນແລະ  
ປຶ້ອງກັນສັງຢູ່ມາຮັບກວນມີບາດແຮງດັນທີ່ອອກມານີ້ຄໍາເຫຼຸ່າກັນ 2 ມິລືລີໄວລີຕ່ອໄວລີ່ ນາຍຄົ້ງ ປ້ອນແຮງ  
ໃຫ້ກັນໂໂລຄເໜີລ໌ 10 ໄວລີ່ ແຮງດັນທີ່ອອກມາກີ່ຈະໄດ້ 20 ມິລືລີໄວລີ່

### 3.2 ສຶກໝາກຮອກແບນວງຈອງອີເລີກທຣອນິກສໍ

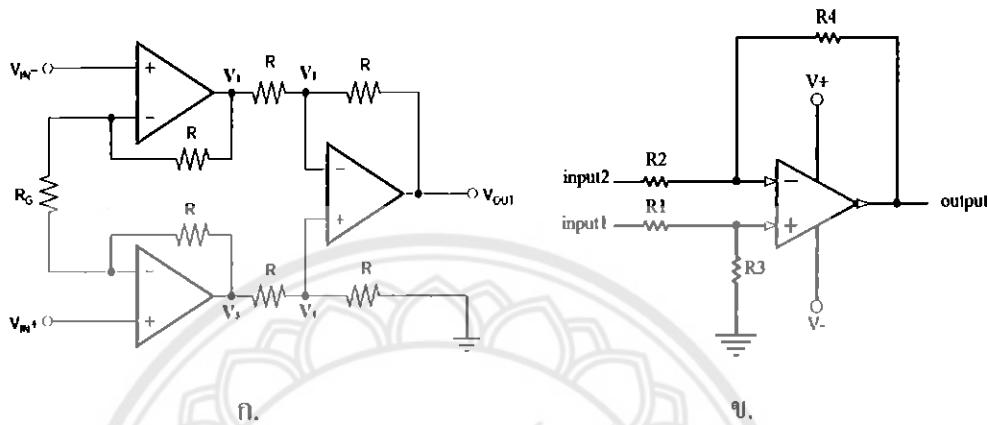
ສຶກໝາອຸປະກອບຜົວອີເລີກທຣອນິກສໍຕ່າງໆ ທີ່ໃຊ້ໃນກາຮົຟຄວ້ັນ ເຊັ່ນ ອອປແອນປິເນອຣ໌ TL074CN  
ດັງຮູບທີ່ 3.3



ຮູບທີ່ 3.3 TL074CN

ຈາກຮູບທີ່ 3.3 ແສດງລັກຍົມຂອງອປແອນປິເນອຣ໌ TL074CN ຜຶ້ງຮັບໄຟເລີ້ນໄຟເລີ້ນ +18 ໄວລີ່  
ອືນພູຕ ໄຟເລີນ +15 ໄວລີ່ ຈະມີອັດຕາຍຂາຍ 200,000 ເທົ່າ ຮາຍລະເອີຍຄນອກຈາກນີ້ສາມາດຄຸດໄດ້ຈາກ  
ກາຄຸນວກ

และศึกษาการออกแบบวงจรอิเล็กทรอนิกส์เพื่อใช้ในการปรับปรุงสัญญาณที่ได้จากโหลด เช่น ซึ่งเป็นสัญญาณอะนาล็อก (Analog) เช่น ศึกษาการออกแบบวงจรขยายสัญญาณอินสตรูเมนท์ (Instrument Amplifier Circuit) วงจรลบสัญญาณ ดังรูปที่ 3.4 นอกจากนี้ยังมีวงจรอินอีกแห่งเช่นกันในหัวข้อปรับระดับแรงดันและวงจรแหล่งจ่ายไฟตรง (DC Power Supply) ดังรูปที่ 3.4



รูปที่ 3.4 ก. วงจรขยายสัญญาณอินสตรูเมนท์ (Instrument Amplifier Circuit) และ ข. วงจรลบสัญญาณ (Subtractor Circuit)

จากรูปที่ 3.4 ก. วงจรขยายสัญญาณอินสตรูเมนท์ เป็นวงจรขยายความแตกต่างของ 2 สัญญาณ สามารถหาอัตราขยายได้ดังนี้

กำหนดให้

$$V_{IN^+} = V_a$$

$$V_{IN^-} = V_b$$

nond  $V_b$ :

$$\frac{V_b - V_a}{R_G} + \frac{V_b - V_1}{R} = 0$$

$$\frac{V_b(R + R_G)}{R} - \frac{V_1 R_G}{R} = V_a \quad (3.1)$$

nond  $V_a$ :

$$\frac{V_a - V_b}{R_G} + \frac{V_a - V_3}{R} = 0$$

$$\frac{V_a(R + R_G)}{R} - \frac{V_3 R_G}{R} = V_b$$

$$V_a(1 + \frac{R_G}{R}) - \frac{V_3 R_G}{R} = V_b \quad (3.2)$$

โอนค  $V_2$ :

$$\frac{V_2 - V_1}{R} + \frac{V_2 - V_0}{R} = 0 \\ 2V_2 - V_0 = V_1 \quad (3.3)$$

$$\frac{V_2 - V_3}{R} + \frac{V_2 - 0}{R} = 0 \\ 2V_2 = V_3 \quad (3.4)$$

นำสมการที่ (3.4) แทนในสมการที่ (3.3) จะได้

$$V_3 - V_0 = V_1 \quad (3.5)$$

นำสมการที่ (3.5) แทนในสมการที่ (3.1) จะได้

$$V_b(1 + \frac{R_G}{R}) - (V_3 - V_0) \frac{R_G}{R} = V_a \quad (3.6)$$

นำสมการที่ (3.6) ลบกับสมการที่ (3.2) จะได้

$$V_a - V_b = \left[ V_b(1 + \frac{R_G}{R}) - (V_3 - V_0) \frac{R_G}{R} \right] - \left[ V_a(1 + \frac{R_G}{R}) - \frac{V_3 R_G}{R} \right] \\ V_a - V_b = V_b(1 + \frac{R_G}{R}) - \frac{V_3 R_G}{R} + \frac{V_0 R_G}{R} - V_a(1 + \frac{R_G}{R}) + \frac{V_3 R_G}{R} \\ V_a - V_b = V_b(1 + \frac{R_G}{R}) - V_a(1 + \frac{R_G}{R}) + \frac{V_0 R_G}{R} \\ V_a \left[ 1 + (1 + \frac{R_G}{R}) \right] - V_b \left[ 1 + (1 + \frac{R_G}{R}) \right] = \frac{V_0 R_G}{R} \\ (V_a - V_b) \left( 2 + \frac{R_G}{R} \right) = \frac{V_0 R_G}{R} \\ A_v = \frac{V_0}{(V_a - V_b)} = \frac{R}{R_G} (2 + \frac{R_G}{R})$$

ดังนั้นจะได้อัตราขยายคือ

$$A_v = \frac{V_0}{(V_{IN^+} - V_{IN^-})} = 1 + \frac{2R}{R_G} \quad (3.7)$$

และจากรูปที่ 3.4 ข. วงจรลบสัญญาณ (Subtractor Circuit) ทำหน้าที่ลบสัญญาณที่ได้จากการขยายสัญญาณความแตกต่างของวงจรขยายสัญญาณอินสตรูเมนท์ (Instrument Amplifier Circuit) ให้ออกประนาม 0 โวลต์ เมื่อจากมีนำหนักของฐานของรับนำหนัก มอเตอร์ และส่วนประกอบอื่นๆที่อยู่ด้านบน โหลดเซลต์ ซึ่งเป็นนำหนักที่เราไม่ต้องการ สามารถหาสมการได้ดังนี้

$$\begin{aligned} \frac{Va - input1}{R1} + \frac{Va - 0}{R3} &= 0 \\ Va(R3) - input1(R3) - Va(R1) &= 0 \\ Va(R3 - R1) &= input1(R3) \\ Va = input1\left(\frac{R3}{R3 + R1}\right) & \end{aligned} \tag{3.8}$$

$$\begin{aligned} \frac{Va - input2}{R2} + \frac{Va - output}{R4} &= 0 \\ Va(R4) - input1(R4) + Va(R2) - output(R2) &= 0 \\ Va(R4 + R2) - input2(R4) &= output(R2) \end{aligned} \tag{3.9}$$

นำสมการที่ (3.8) แทนในสมการที่ (3.9) จะได้

$$\begin{aligned} input1\left(\frac{R3}{R3 + R1}\right)(R4 + R2) - input2(R4) &= output(R2) \\ input1\left(\frac{R3}{R3 + R1}\right)(R4 + R2) - input2(R4) &= output(R2) \end{aligned}$$

ให้  $R1 = R2 = R3 = R4$  จะได้

$$input1 - input2 = output$$

ดังนั้นจะได้สมการคือ

$$output = input1 - input2 \tag{3.10}$$

### 3.3 ศึกษาทฤษฎีประมวลผลสัญญาณดิจิตอล

ศึกษาทฤษฎีเกี่ยวกับกรรมวิธีสัญญาณดิจิตอลต่าง ๆ เพื่อใช้ในการออกแบบวงจรรองสัญญาณดิจิตอล เช่น สัญญาณแตะระบบ การซุ่มตัวอย่าง และการออกแบบตัวกรองดิจิตอล เป็นต้น

### 3.4 ศึกษาไมโครคอนโทรลเลอร์ dsPIC30F4011 และการเขียนโปรแกรมภาษาซีเพื่อใช้ในการประมวลผลสัญญาณดิจิตอล

เป็นการศึกษาถึงคุณสมบัติและวิธีการใช้งานพื้นที่ชันไลบรารีต่าง ๆ ที่เกี่ยวกับการประมวลผลสัญญาณ (DSP) ของไมโครคอนโทรลเลอร์ dsPIC30F4011 (สามารถศึกษาข้อมูลและคุณสมบัติต่างของ dsPIC30F4011 ได้จากภาคผนวก) รวมถึงศึกษาคำสั่งและเงื่อนไขการเขียนโปรแกรมภาษาซีที่ใช้ในไมโครคอนโทรลเลอร์ dsPIC30F4011 เพื่อทำการประมวลผลสัญญาณดิจิตอล (โปรแกรมที่จำเป็นในการทดสอบและวิธีการลงโปรแกรมร่วมถึงรายละเอียดที่จำเป็นสามารถดูได้จากภาคผนวก)

### 3.5 ออกแบบและทำการสร้างเครื่องซั่งน้ำหนักม้วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน

ออกแบบและทำการสร้างเครื่องซั่งน้ำหนักม้วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน ซึ่งมีส่วนประกอบที่สำคัญดังรูปที่ 3.5



รูปที่ 3.5 แสดงเครื่องซั่งน้ำหนักที่มีสายพานลำเลียงวิ่งอยู่ด้านบนที่สร้างเสร็จแล้ว

จากรูปนี้ส่วนประกอบดังนี้

“ 1 ” คือ สายพานลำเลียงซึ่งทำจากผ้าทั่วไป โดยมีความกว้างประมาณ 11 เซนติเมตร และมีความยาวประมาณ 110 เซนติเมตร ใช้สำหรับการลำเลียงมะม่วง

“ 2 ” คือ ชุดล้อลูกปืนมีทั้งหมด 4 ชุด อยู่บริเวณหัวท้ายอย่างละ 1 ชุด ทำหน้าที่ล็อกแรง

เสียงคานเพื่อช่วยให้สายพานวิ่งไปได้จ่ายขึ้นและอยู่ด้านล่าง 2 ชุด ทำหน้าที่เหมือนกับ 2 ชุดแรกและยังทำหน้าที่ในการปรับความดึงของสายพานเมื่อสายพานย่อนเกินไปหรือตึงเกินไป

“3” คือ โหลดเซลล์แบบคาน ทำหน้าที่เปลี่ยนแรงทางกลให้เป็นแรงดันไฟฟ้า

“4” คือ ฐานรองรับของโหลดเซลล์ โดยมีความกว้างประมาณ 13 เซนติเมตร และมีความยาวประมาณ 35 เซนติเมตร

“5” คือ ฐานรองรับน้ำหนัก ซึ่งทำหน้าที่ในการรับน้ำหนักของมะม่วงขณะที่วิ่งอยู่ โดยจะมีสายพานลำเลียงวิ่งอยู่ด้านบน

“6” คือ ชุดเดื่องทด ทำหน้าที่เป็นตัวกลางในการส่งแรงจากมอเตอร์ไปยังสายพานลำเลียง โดยมีการทดเคียร์เพื่อเป็นการผ่อนแรงจึงทำให้มอเตอร์แรงน้อยสามารถขับโหลดที่มีมากกว่าได้แต่ความเร็วของสายพานจะต่ำจึงทำให้สายพานวิ่งช้า

“7” คือ มอเตอร์กระแสตรง 12 โวลต์ ทำหน้าที่ในการขับสายพานลำเลียง

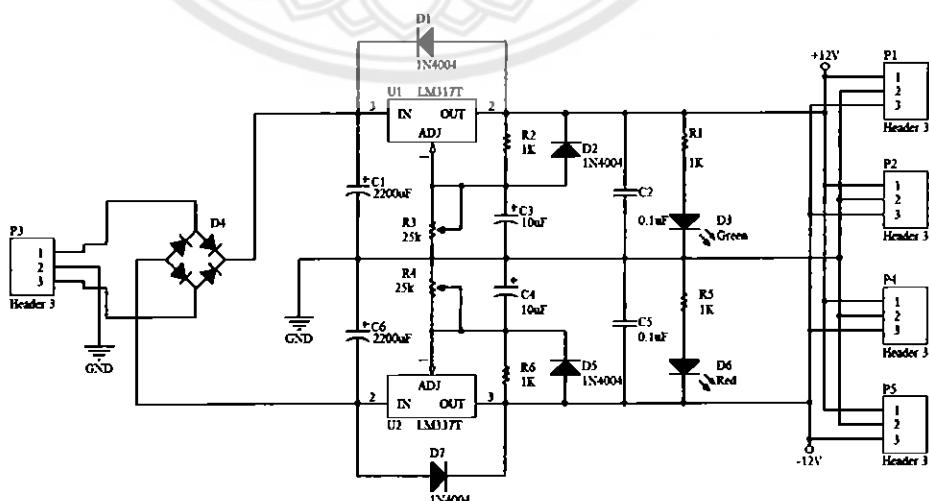
“8” คือ แท่นเหล็กโหลดเซลล์ที่อยู่ด้านล่างกับฐานรับน้ำหนักที่อยู่ด้านบน

### 3.6 ออกแบบวงจรอิเล็กทรอนิกส์

ทำการออกแบบวงจรอิเล็กทรอนิกส์เพื่อใช้สำหรับประมวลผลสัญญาณ โดยมีวงจรดังนี้

1. วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์
2. วงจรปรับปรุงสัญญาณ
3. วงจรปรับความเร็วมอเตอร์
4. วงจรในโครงคอนโทรลเลอร์

#### 3.6.1 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์



รูปที่ 3.6 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์

วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ จากรูปที่ 3.6 มีหน้าที่จ่ายไฟฟ้าให้กับวงจรต่างๆ ดังนี้

1. จ่ายไฟเลี้ยงให้กับอุปกรณ์ปี ในการของวงจรปรับปรุงสัญญาณ (วงจรปรับปรุงสัญญาณจะขอกล่าวในหัวข้อด้านไป)
2. จ่ายไฟเลี้ยงให้กับอุปกรณ์ปี ในการของวงจรในโครค่อน โทรลเลอร์ส่วนของการแปลงสัญญาณดิจิตอลเป็นอะนาล็อก (D to A) (วงจรในโครค่อน โทรลเลอร์จะกล่าวในหัวข้อด้านไป)
3. จ่ายไฟให้กับโหลดเซลล์ +12 โวลต์
4. จ่ายไฟให้กับพัดลมระบายอากาศ 24 โวลต์ โดยการจ่ายไฟ +12 โวลต์ และ -12 โวลต์ อย่างละหัวของพัดลม

วงจรวงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ จากรูปที่ 3.6 มีการทำงานโดยรับไฟฟ้ากระแสสลับจากไฟบ้านผ่านทาง P3 ไปยังส่วนของไดโอด D4 เพื่อทำหน้าที่ในการแปลงไฟฟ้ากระแสสลับเป็นไฟฟ้ากระแสตรง ไฟฟ้ากระแสตรงที่ได้จะมีลักษณะของครึ่งคลื่นไชน์อยู่ซึ่งไม่สามารถใช้งานได้จึงต้องนำไฟปีกของอุปกรณ์ออกโดยการนำไปผ่าน C1 จะทำให้สัญญาณที่ได้มีลักษณะเป็นเส้นตรงมากขึ้นแต่ซึ่งไม่มีประสิทธิภาพพอ ดังนั้นจึงต้องมีการใช้ U1 (LM317T) จะช่วยในการคุณแรงดันทำให้สัญญาณที่ได้เป็นเส้นตรงและมีประสิทธิภาพมากขึ้นและยังสามารถปรับแรงดันตามความต้องการได้ สามารถปรับแรงดันตามสมการที่ (3.11)

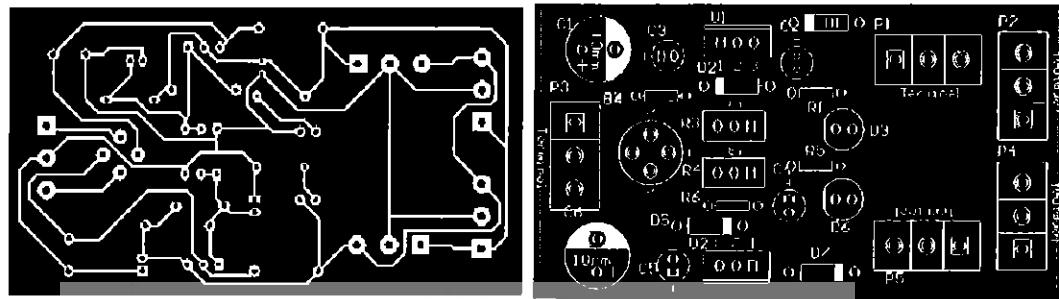
$$V_{out} = 1.25 \left( 1 + \frac{R3}{R2} \right) + I_{ADJ} (R3) \quad (3.11)$$

โดยที่  $I_{ADJ}$  เท่ากับ  $50 \times 10^{-6}$  แอมป์ ส่วนวงจรค้านไฟลบก็เช่นเดียวกันกับวงจรค้านไฟบวก แต่เปลี่ยน U1 (LM317T) เป็น U2 (LM337T) สามารถปรับแรงดันตามสมการที่ (3.12)

$$-V_{out} = \left| -1.25 \left( 1 + \frac{R4}{R2} \right) - (I_{ADJ} (R4)) \right| \quad (3.12)$$

โดยที่  $I_{ADJ}$  เท่ากับ  $65 \times 10^{-6}$  แอมป์ ไดโอด D1, D2, D5 และ D7 ทำหน้าที่ป้องกันกระแสที่ไหลย้อนกลับเนื่องจากการปรับค่าแรงดันของวงจรที่นำมาต่อเพื่อใช้งาน C3 และ C4 ทำหน้าที่กรองสัญญาณรบกวนจากการปรับค่า R3 และ R4 D3 และ D6 มีไว้แสดงสถานะไฟบวกและไฟลบ ตามลำดับ

วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ จากรูปที่ 3.6 นำมาทำลายวงจรพิมพ์บนแผ่นวงจรพิมพ์ (Printed Circuit Board: PCB) โดยใช้โปรแกรม Altium Designer จะแสดงไว้ดังรูปที่ 3.7

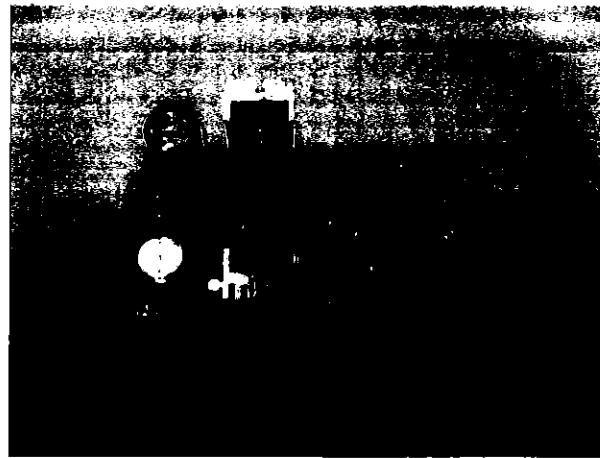


รูปที่ 3.7 ก. ลายวงจรพิมพ์วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ ข. ลักษณะการ  
วาง

จากรูปที่ 3.7 ข. เป็นการวางแผนของอุปกรณ์ที่ได้ออกแบบไว้โดยมีอุปกรณ์ดังนี้

- U1 คือ ไอซี LM317T จำนวน 1 ตัว
- U2 คือ ไอซี LM337T จำนวน 1 ตัว
- C1, C6 = 2200 ไมโครฟาร์ด จำนวน 2 ตัว
- C3, C4 = 10 ไมโครฟาร์ด จำนวน 2 ตัว
- C2, C5 = 0.22 ไมโครฟาร์ด จำนวน 2 ตัว
- ความต้านทานปรับค่าได้ R3, R4 = 25 กิโลโอห์ม จำนวน 2 ตัว
- ความต้านทาน R1, R2, R5, R6 = 1 กิโลโอห์ม จำนวน 4 ตัว
- D4 (W04M) จำนวน 1 ตัว
- ไอดีodi IN4004 D1, D2, D5, D7 จำนวน 4 ตัว
- ไอดีodiเปล่งแสง (LED) D6 จำนวน 1 ตัว
- ไอดีodiเปล่งแสง (Green) D3 จำนวน 1 ตัว

ดังนั้นจะได้วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ ที่อยู่บนแผ่นวงจรพิมพ์  
ดังรูปที่ 3.8

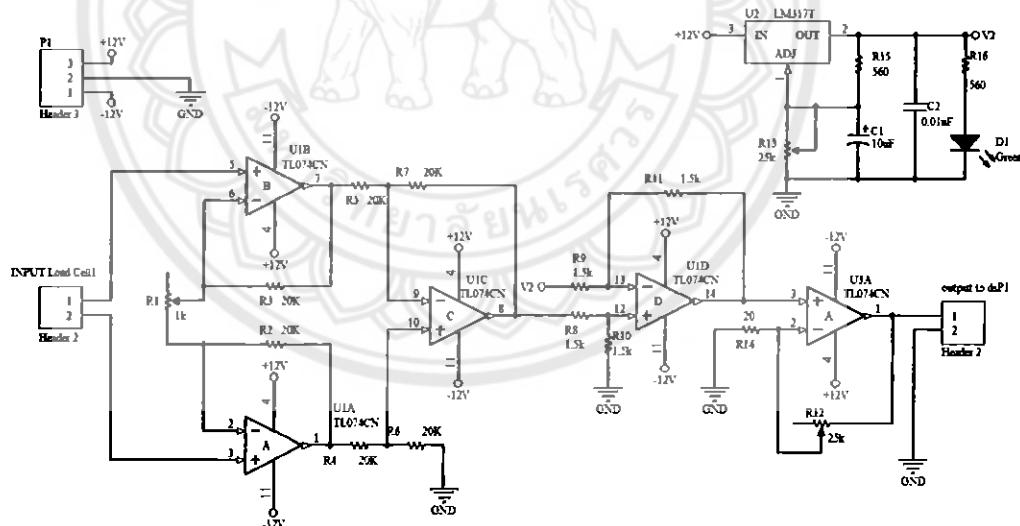


รูปที่ 3.8 วงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ ที่สามารถใช้งานได้

### 3.6.2 วงจรปรับปรุงสัญญาณ

วงจรรับปรุงสัญญาณจะเป็นส่วนที่กระทำกับสัญญาณที่ได้จากโหลดเซลล์ให้มีขนาดที่เหมาะสมกับการประมวลผลสัญญาณดิจิตอลต่อไปโดยประกอบไปด้วย

วงจรขยายแบบสัญญาโนินสตรูเมนท์ ดังรูปที่ 3.9



รูปที่ 3.9 วงจรปรับปรุงสัญญาณ

จากรูปที่ 3.9 เป็นวงจรขยายความแตกต่างของสัญญาณที่ออกมานอกจากโหลดเซลล์สัญญาณที่ออกมานอกจากโหลดเซลล์จะมีขนาดน้อยมากอยู่ในระดับมิลลิแอมป์จึงไม่สามารถนำมาประมวลผลได้ จึงต้องนำวงจรขยายความแตกต่างอย่างวงจรขยายอินสตรูเมนท์มาขยายเพื่อให้ได้สัญญาณที่เหมาะสม จากนั้นเมื่อขยายสัญญาณแล้วก็จะใช้วงจรลงสัญญาณเพื่อทำการลงสัญญาณที่ไม่ต้องการที่เกิดจากน้ำหนักของส่วนต่างๆ ที่โหลดเซลล์รับน้ำหนักอยู่ เช่น น้ำหนักจาก

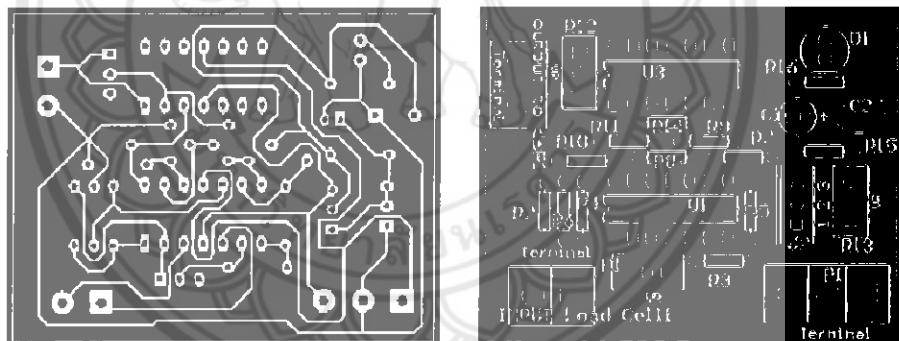
มอเตอร์ ฐานรับนำหนักที่มีสายพานวิ่งอยู่ด้านบน เป็นคัน วงจรสุดท้ายของส่วนปรับปรุงสัญญาณ คือวงจรขยายสัญญาณแบบธรรมชาติ มีหน้าที่ในการขยายสัญญาณอีกทีเพื่อให้ได้สัญญาณความความต้องการและยังช่วยจำกัดสัญญาณอยู่ในช่วงประมาณ 0 โวลต์ ถึง 5.5 โวลต์ ด้านแรงดันที่ได้มีค่าเกิน 5.5 โวลต์ จะทำให้วงจรในโครค่อนโโทรลเลอร์เสียหายได้ เมื่อจากในโครค่อนโโทรลเลอร์ dsPIC30F4011 รับอินพุตสูงสุดได้แค่ 5.5 โวลต์

วงจรปรับปรุงสัญญาณจากรูปที่ 3.9 สามารถปรับอัตราขยายได้จาก RI ซึ่งเป็นความต้านทานปรับค่าได้มีค่าเท่ากับ 0-1000 โอห์ม ได้จากการสมการที่ (3.7) ดังนี้

$$A_v = \frac{V_o}{(V_{IN^+} - V_{IN^-})} = 1 + \frac{2R}{R_G}$$

โดยที่  $R_G$  เท่ากับ RI

วงจรปรับปรุงสัญญาณจากรูปที่ 3.9 นำมาทำลายวงจรพิมพ์บนแผ่นวงจรพิมพ์ (Printed Circuit Board: PCB) โดยใช้โปรแกรม Altium Designer จะได้ดังรูปที่ 3.10



ก.

ก.

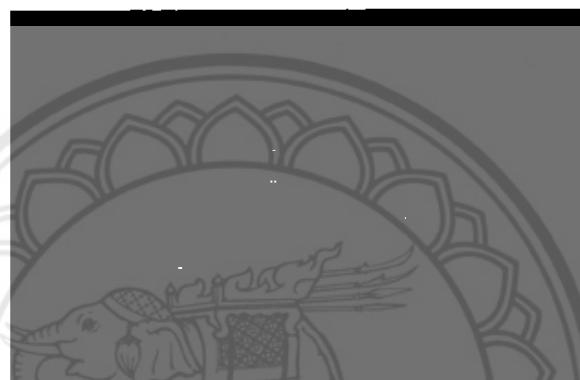
รูปที่ 3.10 ก. ลายวงจรพิมพ์ของวงจรปรับปรุงสัญญาณ ข. ลักษณะการว่างอุปกรณ์ของวงจรปรับปรุงสัญญาณ

จากรูปที่ 3.10 ข. มีอุปกรณ์อิเล็กทรอนิกส์ดังนี้

- U1, U3 คือ แอดแอมป์เบอร์ TL074CT จำนวน 2 ตัว
- U2 คือ ไอซี LM317T จำนวน 1 ตัว
- C1 = 10 ไมโครฟาร์ด จำนวน 1 ตัว
- C2 = 0.01 ไมโครฟาร์ด จำนวน 1 ตัว
- ความต้านทานปรับค่าได้ R13, R12 = 25 กิโลโอห์ม จำนวน 2 ตัว

- ความต้านทานปรับค่าได้  $R_1 = 1$  กิโลโอห์ม จำนวน 1 ตัว
- ไคโอดเปล่งแสง (Green)  $D_1$  จำนวน 1 ตัว
- ความต้านทาน  $R_2, R_3, R_4, R_5, R_6, R_7 = 20$  กิโลโอห์ม จำนวน 6 ตัว
- ความต้านทาน  $R_8, R_9, R_{10}, R_{11} = 1.5$  กิโลโอห์ม จำนวน 4 ตัว
- ความต้านทาน  $R_{14} = 20$  โอห์ม จำนวน 1 ตัว
- ความต้านทาน  $R_{15}, R_{16} = 560$  โอห์ม จำนวน 2 ตัว

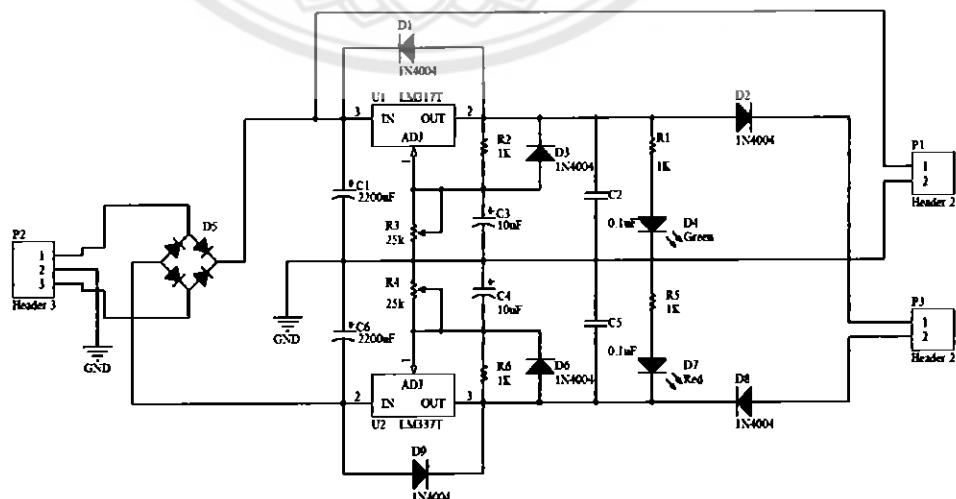
ดังนั้นจะได้วงจรปรับปุ่มสัญญาณที่อยู่บนแผ่นวงจรพิมพ์ ดังรูปที่ 3.11



รูปที่ 3.11 วงจรปรับปุ่มสัญญาณที่อยู่บนแผ่นวงจรพิมพ์

### 3.6.3 วงจรปรับความเร็วมอเตอร์

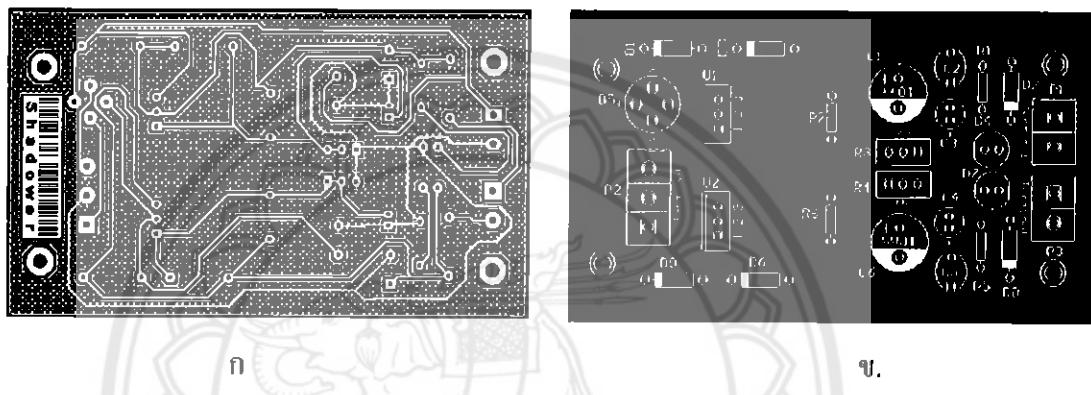
นำวงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ มาประยุกต์ใช้เป็นวงจรปรับความเร็วมอเตอร์ ดังรูปที่ 3.12



รูปที่ 3.12 วงจรปรับความเร็วมอเตอร์

วงจรปรับความเร็วมอเตอร์ จากรูปที่ 3.12 การทำงานของวงจรปรับความเร็วมอเตอร์จะเนื่องกลับวงจรแหล่งจ่ายไฟกระแสตรง +12 โวลต์ -12 โวลต์ โดยปรับความเร็วจากการปรับค่าความด้านทานปรับค่าได้ R3, R4 โดยใช้ตัวด้านทานปรับค่าได้แบบสองชั้นหมุนด้วยมือ แทนนอกจากปรับความเร็วมอเตอร์แล้วข้างนำแรงดันที่ได้จากการแปลงไฟฟ้ากระแสสลับเป็นไฟฟ้ากระแสตรงไปใช้เพื่อสร้างแหล่งให้กับวงจรในโครค่อน โทรศัพท์

วงจรปรับความเร็วมอเตอร์ จากรูปที่ 3.12 นำมาทำลายวงจรพิมพ์บนแผ่นวงจรพิมพ์ (Printed Circuit Board: PCB) โดยใช้โปรแกรม Altium Designer จะได้ดังรูปที่ 3.13

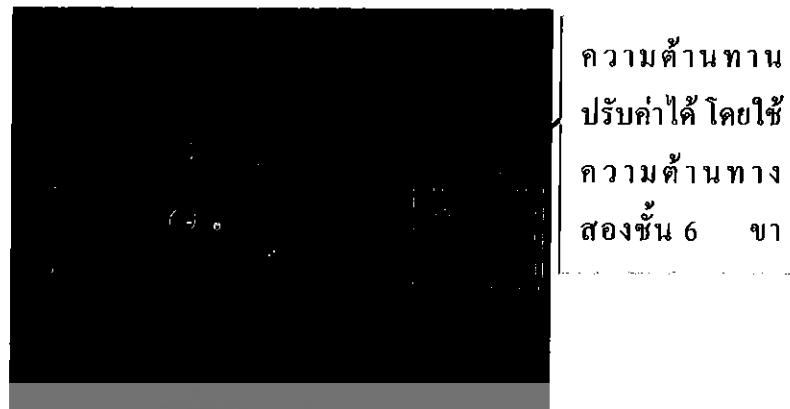


รูปที่ 3.13 ก. ลายวงจรพิมพ์วงจรปรับความเร็วมอเตอร์ ข. ลักษณะการว่างอุปกรณ์วงจร  
ปรับความเร็วมอเตอร์

จากรูปที่ 3.13 ข. เป็นการวางแผนของอุปกรณ์ที่ได้ออกแบบไว้ โดยมีอุปกรณ์ดังนี้

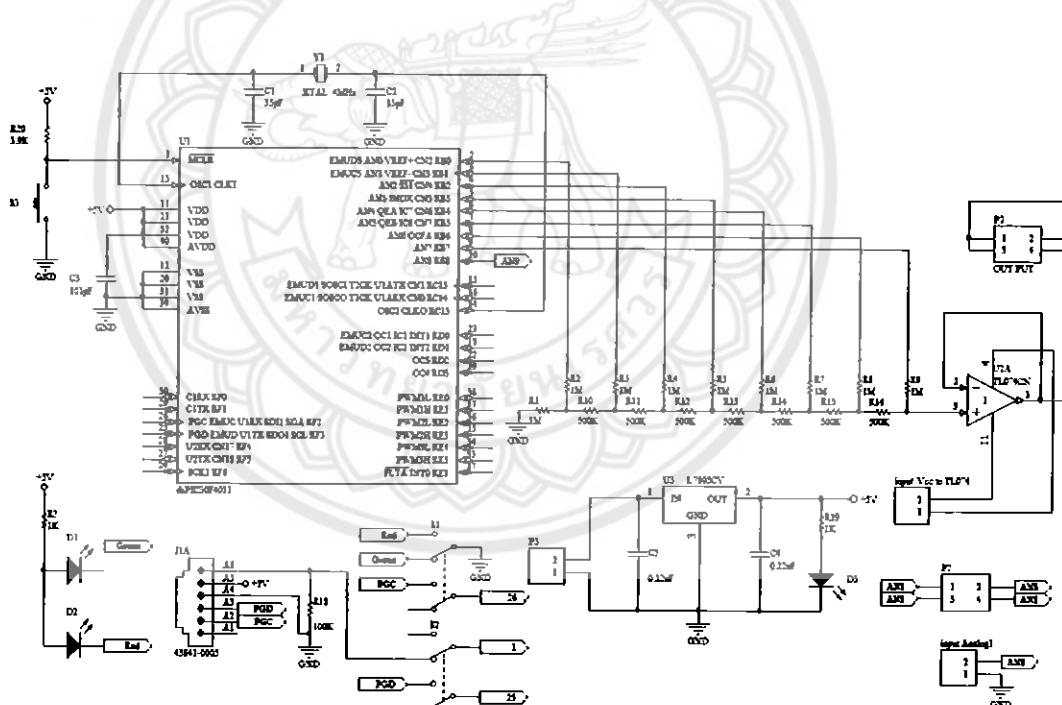
- U1 คือ ไอซี LM317T จำนวน 1 ตัว
- U2 คือ ไอซี LM337T จำนวน 1 ตัว
- C1, C6 = 2200 ไมโครฟาร์ด จำนวน 2 ตัว
- C3, C4 = 10 ไมโครฟาร์ด จำนวน 2 ตัว
- C2, C5 = 0.22 ไมโครฟาร์ด จำนวน 2 ตัว
- ความด้านทานปรับค่าได้ โดยใช้ความด้านทานสองชั้น 6 ขา หมุนด้วยมือได้แทน R3, R4 = 20 กิโลโอมิเตอร์ จำนวน 1 ตัว
- ความด้านทาน R1, R2, R5, R6 = 1 กิโลโอมิเตอร์ จำนวน 4 ตัว
- D5 (W04M) จำนวน 1 ตัว
- ไอดีโอดี IN4004 D1, D2, D5, D7 จำนวน 4 ตัว
- ไอดีโอดีปลั่งแสง (LED) D4 จำนวน 1 ตัว
- ไอดีโอดีปลั่งแสง (Green) D7 จำนวน 1 ตัว

ดังนั้นจะได้วงจรปรับความเร็วอเดอร์ที่อยู่บนแผ่นวงจรพิมพ์ ดังรูปที่ 3.14



รูปที่ 3.14 วงจรปรับความเร็วอเดอร์ที่สามารถใช้งานได้

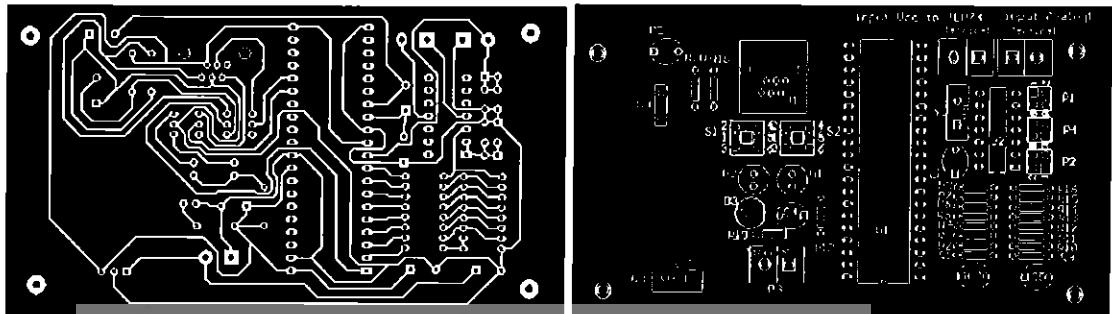
#### 3.6.4 วงจรไมโครคอนโทรเลอร์



รูปที่ 3.15 วงจรไมโครคอนโทรเลอร์

วงจรไมโครคอนโทรเลอร์ จากรูปที่ 3.15 มีหน้าที่ในการประมวลผลสัญญาณดิจิตอลจากสัญญาณแอนะล็อกของวงจรปรับปรุงสัญญาณโดยใช้ไมโครคอนโทรเลอร์ dsPIC30F4011 ใน การประมวลผลสัญญาณจากนั้นทำการแปลงสัญญาณดิจิตอลเป็นแอนะล็อกเพื่อวัดสัญญาณต่อไป (การประมวลผลสัญญาณจะบอกถ่วงในหัวข้อถัดไป) วงจรไมโครคอนโทรเลอร์ที่รูปที่ 3.15

สามารถนำมาทำลายวงจรพิมพ์บนแผ่นวงจรพิมพ์ (Printed Circuit Board: PCB) โดยใช้โปรแกรม Altium Designer จะได้ดังรูปที่ 3.16



ก.

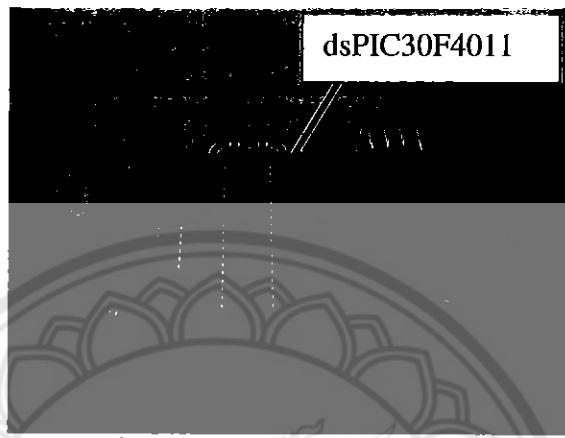
ข.

รูปที่ 3.16 ก. ลายวงจรพิมพ์ของวงจร ไมโครคอนโทรเลอร์ ข. ลักษณะการวางอุปกรณ์วงจรในไมโครคอนโทรเลอร์

จากรูปที่ 3.16 ข. เป็นการวางตำแหน่งของอุปกรณ์ที่ได้ออกแบบไว้โดยนีอุปกรณ์ดังนี้

- U1 คือ ไมโครคอนโทรเลอร์ dsPIC30F4011 จำนวน 1 ตัว
- U2 คือ ไอซีแอลจี IC TL074CN จำนวน 1 ตัว
- U3 คือ ไอซี L7805CV จำนวน 1 ตัว
- ตัวต้านทาน R1, R2, R3, R4, R5, R6, R7, R8, R9 = 1 เมกะโอห์ม ใช้งานจำนวน 9 ตัว
- ความต้านทาน R10, R11, R12, R13, R14, R15, R16 = 500 กิโลโอห์ม จำนวน 7 ตัว
- ความต้านทาน R17 = 560 โอห์ม จำนวน 1 ตัว
- ความต้านทาน R18 = 100 กิโลโอห์ม จำนวน 1 ตัว
- ความต้านทาน R19 = 1 กิโลโอห์ม จำนวน 1 ตัว
- Y1 คือ คลิสตอล 4 เมกะاهرتز จำนวน 1 ตัว
- ตัวเก็บประจุ C1, C2 = 33 พิโโภารัค จำนวน 2 ตัว
- ตัวเก็บประจุ C3 = 101 พิโโภารัค จำนวน 1 ตัว
- ตัวเก็บประจุ C4, C5 = 0.22 ไมโครฟารัค จำนวน 2 ตัว
- สวิตช์ Push switch S1, S2 ชนิด 6 ขา แบบ Lock type

- สวิตช์รีเซต S3 จำนวน 1 ตัว
  - ไฟแสดงสถานะสีเขียว D1 = LED (Red) จำนวน 1 ตัว
  - ไฟแสดงสถานะสีแดง D2, D3 = LED (Green) จำนวน 2 ตัว
- ดังนั้นจะได้วงจรในโครค่อนโถรเลอร์ที่อยู่บนแผ่นวงจรพิมพ์ ดังรูปที่ 3.17



รูปที่ 3.17 วงจรในโครค่อนโถรเลอร์

### 3.7 ออกรูปแบบวงจรรองคิดิจิตอลและเขียนโปรแกรมประมวลผลสัญญาณ

ออกแบบวงจรรองคิดิจิตอลและเขียนโปรแกรมประมวลผลสัญญาณเป็นการกระทำในส่วนของการเขียนโปรแกรมในโครค่อนโถรเลอร์เพื่อรองรับกระบวนการที่ไม่ต้องการออกไป ก่อนที่จะเขียนโปรแกรมรองรับกระบวนการที่ต้องการอุปกรณ์ที่ต้องการใช้ในโครค่อนโถรเลอร์ ให้เขียนโปรแกรมรองรับกระบวนการนี้ ด้วยการใช้แบบเคลื่อนที่ (Moving Average Filter)

#### 3.7.1 ออกรูปแบบวงจรรองคิดิจิตอล

การออกแบบตัวรองคิดิจิตอลเลือกใช้วิธีรองรับแบบเคลื่อนที่ เนื่องจากมีกระบวนการที่ง่ายและมีประโยชน์ สามารถนำไปประยุกต์ใช้โดยการเขียนโปรแกรมเพื่อรองรับสัญญาณรบกวนออกໄได้ไม่ซับซ้อนมากนักและเหมาะสมสำหรับสัญญาณที่มีการเปลี่ยนแปลงค่าอย่างรวดเร็ว เช่น สัญญาณที่ได้จากโหลดเซลล์ ที่มีสัญญาณรบกวนจำนวนมากที่เกิดจากสัญญาณภายนอกและสัญญาณจากการลับของมอเตอร์ขณะที่กำลังขับสายพาน

โดยวิธีรองรับแบบเคลื่อนที่โดยเป็นแบบคงคลือการที่เอาต์พุต  $y[n]$  เป็นการเฉลี่ยค่าอินพุตที่  $n$  (ค่าปัจจุบัน) ที่  $n-1$  (ที่แขนเปลก่อนหน้า 1 แขนเปิล) และที่  $n-2$  (ที่แขนเปลก่อนหน้า 2 แขนเปิล) สามารถคำนวณเพื่อเรนซ์สำหรับพิวเตอร์จำนวน 3 ข้อมูล คือ

$$y[n] = \frac{1}{3}(x[n] + x[n-1] + x[n-2]) \quad (3.13)$$

สังเกตว่า สามารถที่ (13) ทำให้เป็นรูปทั่วไปดังนี้คือ

$$y[n] = \sum_{k=0}^M b_k x[n-k] \quad (3.14)$$

โดยที่  $M = 2$  และ  $b_k = 1/3$  สำหรับ  $k = 0, 1, 2$

### 3.7.2 เขียนโปรแกรมประมวลผลสัญญาณดิจิตอล

การประมวลผลสัญญาณดิจิตอล แสดงดังรูปที่ 3.18

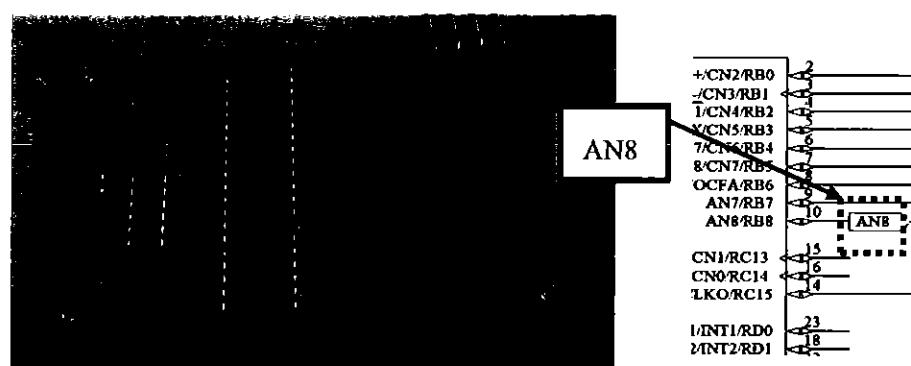


รูปที่ 3.18 กระบวนการประมวลผลสัญญาณดิจิตอล

จากรูปที่ 3.18 จะแสดงกระบวนการประมวลผลสัญญาณดิจิตอล เริ่มต้น โดยการรับสัญญาณอินพุตที่เป็นสัญญาณแอนะล็อกจากโหลดเซลล์เพื่อทำการประมวลผลสัญญาณดิจิตอล โดยมีกระบวนการดังนี้

#### 1. วงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอล

การแปลงสัญญาณแอนะล็อกเป็นดิจิตอล โดยการเลือกใช้โมดูลแปลงสัญญาณ แอนะล็อกเป็นดิจิตอลที่มีอยู่ในตัวในโครค่อนไทรเลอร์ เมื่อจากสะควรและรวมเร็วว่า สามารถกำหนดความเร็วของอัตราการสุ่มตัวอย่างได้ง่าย เริ่มต้น โดยการเลือกขาอินพุตแอนะล็อกของไมโครค่อนไทรเลอร์ dsPIC30F4011 ดังรูปที่ 3.19



รูปที่ 3.19 แสดงตำแหน่งการเลือกขาอินพุตแอนะล็อก

เมื่อเลือกขาได้แล้วจากนั้นทำการเขียนโปรแกรมแปลงสัญญาณอะโนดลีกเป็นคิตอลโดยมีขั้นตอนดังนี้

### 1.1 ตั้งค่าของโมดูล ADC

1.1.1 เลือกขาพอร์ตให้ทำงานเป็นอินพุตอะโนดลีกที่รีจิสเตอร์ ADPCFG

1.1.2 เลือกแหล่งจ่ายแรงดันอ้างอิงให้เหมาะสมกับบานแรงดันอะโนดลีกทางอินพุตที่บิต 15 ถึงบิต 13 ของรีจิสเตอร์ ADCON2

1.1.3 เลือกสัญญาณนาฬิกาที่ใช้สำหรับการแปลงสัญญาณที่บิต 5 ถึงบิต 0 ของรีจิสเตอร์ ADCON3

1.1.4 กำหนดจำนวนช่องของวงจรสุ่มสัญญาณและเก็บค่าของสัญญาณ ที่ต้องใช้ที่บิต 9 และบิต 8 ของรีจิสเตอร์ ADCON2

1.1.5 กำหนดวิธีการที่จะใช้สุ่มสัญญาณที่บิต 3 ของรีจิสเตอร์ ADCON1 และของรีจิสเตอร์ ADCSSL

1.1.6 กำหนดจำนวนอินพุต เพื่อใช้ทำงานร่วมกับวงจรสุ่มสัญญาณและเก็บค่าสัญญาณที่รีจิสเตอร์ ADCHS

1.1.7 เลือกลำดับการสุ่มและการแปลงสัญญาณที่บิต 7 ถึงที่บิต 0 ของรีจิสเตอร์ ADCON1 และบิต 12 ถึง 8 ของรีจิสเตอร์ ADCON3

1.1.8 เลือกรูปแบบของผลลัพธ์ที่ต้องการใช้ที่บิต 9 และที่บิต 8 ของรีจิสเตอร์ ADCON1

1.1.9 เลือกการอินเตอร์รัปต์ที่บิต 9 ถึง 5 ของรีจิสเตอร์ ADCON2

1.1.10 เปิดการทำงานของโมดูล ADC ที่บิต 15 ของรีจิสเตอร์ ADCON1

### 1.2 กำหนดการอินเตอร์รัปต์ (ถ้าต้องการ)

1.2.1 เคลียร์บิต ADIF

1.2.2 เลือกระดับความสำคัญของการอินเตอร์รัปต์

จากขั้นตอนดังกล่าวสามารถดูรายละเอียดของแต่ละบิตของแต่ละส่วนของการตั้งค่าในบทที่ 2 หัวข้อการทำงานเบื้องต้นของโมดูลแปลงสัญญาณอะโนดลีกเป็นคิตอล ใน dsPIC30F4011 เมื่อทำตามขั้นตอนเสร็จก็จะได้ค่าต่างๆ ที่จำเป็นต่อการใช้โมดูลแปลงสัญญาณและลีกเป็นคิตอลแล้วทำการเขียนฟังก์ชันการแปลงสัญญาณขึ้นมาดังนี้ (ทำการแยกแยะคราวไฟล์ชื่อ adc10.h เข้ามาร่วมด้วย วิธีการแยกไฟล์ดูได้จากภาคผนวก)

```
void ADC10_Init(void) // พังก์ชัน ADC_Init()
```

```
{
```

```
unsigned int config1, config2, config3; // กำหนดตัวแปลงให้กับ ADCON1 ADCON2 ADCON3
```

```
unsigned int configport, configscan; // กำหนดตัวแปลงให้กับ ADPCFG ADCSSL
```

```

unsigned int channel; // กำหนดค่าแปลงให้กับ ADCHS
CloseADC10(); // เรียกใช้ฟังก์ชัน CloseADC10(); เพื่อปิดการทำงานไม่ดูแปลงสัญญาณ
config1 = 0x00E6; // ADCON1>> 0000 0000 1110 0110 (บิต 7 ถึง 5 – SSRC2 ถึง SSRC0 =
"111" เลือกให้กระตุ้นเมื่อตัวนับค่าภายในเสร็จสิ้นการสุ่มสัญญาณและเริ่มต้นการแปลงสัญญาณ
เป็นการกำหนดให้แปลงสัญญาณโดยอัตโนมัติ

```

บิต 2 – ASAM = "1" เริ่มสุ่มสัญญาณทันทีที่การแปลงสัญญาณครั้งล่าสุดเสร็จ  
สิ้นลง ทำให้บิต SAMP เซตอัตโนมัติ

บิต 1 – SAMP = "1" เลือกให้วางขอรุ่มและเก็บค่าสัญญาณอย่างน้อยหนึ่งวงจร  
ทำการสุ่มสัญญาณหรืออี็น  
เอเมลให้เกิดการสุ่มสัญญาณ)

```

config2 = 0x0000; // ADCON2>> 0000 0000 0000 0000 (บิต 15 ถึง 13 – VCFG2 ถึง
VCFG0 = "000" จากขา AVDD (ปกติมีค่า +5V) จากขา AVSS (ปกติดต่อลงกราวด์)

```

บิต 10 – CSCNA = "0" ไม่มีการสแกนอินพุต

บิต 9 และ 8 – CHPS1 และ CHPS0 = "00" ต้องการแปลงขอรุ่มและเก็บค่า  
สัญญาณของ CH0

บิต 7 – BUFS = "0" = แจ้งว่า ขณะนี้ไม่ดูแล ADC กำลังเขียนข้อมูลลงใน  
บัฟเฟอร์ที่ตำแหน่ง 0x0-0x7 ผู้พัฒนาโปรแกรมสามารถเข้าถึงข้อมูลในบัฟเฟอร์ที่ตำแหน่ง 0x8-0xF  
ได้

บิต 5 ถึง 2 – SMP13 ถึง SMP10 = "0000" = เกิดอินเตอร์รัปต์เมื่อการแปลง  
สัญญาณเสร็จสิ้นทุกลำดับของกระบวนการสุ่มและแปลงสัญญาณ

บิต 1 – BUFM = "0" = กำหนดให้บัฟเฟอร์มีความจุ 16 เริร์ค มีชื่อเป็น  
ADCBUF0 ถึง ADCBUF15

บิต 0 – ALTS = "0" = เลือกใช้อินพุต A ตลอดการทำงาน)

```

config3 = 0x0101; // ADCON3>> 0000 0001 0000 0001 (บิต 12 ถึง 8 – SAMC4 ถึง
SAMC0 = "00001" | TAD เลือกความเร็วสุ่มสัญญาณสูงสุด

```

บิต 5 ถึง 0 – ADCS5 ถึง ADCS0 = "000001" 0.5T<sub>CY</sub> x (000001+1) = T<sub>CY</sub>  
เลือกเวลาในการทำงานน้อยสุด)

```

channel = 0x0008; // ADCHS >> 0000 0000 0000 1000 (บิต 3 ถึง 0 – CH0SA3 ถึง
CH0SA0 = "1000" = อินพุตบวกของ CH0 ต่อกับขา AN8)

```

configport = 0xFEFF; //ADPCFG >> 1111 1110 1111 1111 (กำหนดให้ AN8 = "0" กำหนดให้  
อินพุตแอนะล็อกทำงานในโหมดแอนะล็อก)

```

configscan = 0x0100; // ADCSSL>> 0000 0001 0000 0000 (บิต8 (AN8) = "1" เลือกให้อ่านค่า
อินพุต)

OpenADC10(config1, config2, config3, configport, configscan); // เรียกใช้ฟังก์ชั่น
OpenADC10(); เพื่อเริ่มต้นการทำงานในคุแปลงสัญญาณแอนะล็อกเป็นดิจิตอล

SetChanADC10(channel); //เรียนกใช้ฟังก์ฟัน SetChanADC10(); เพื่อทำการเลือกขาอินพุต
AN8 แปลงสัญญาณแอนะล็อกเป็นดิจิตอล
}

```

## 2. วงจรกรองสัญญาณดิจิตอล

เมื่อกำหนดค่าต่างๆ ในโมดูลแปลงสัญญาณแอนะล็อกเป็นสัญญาณดิจิตอลแล้วต่อไปจะเป็นการเขียนโปรแกรมกรองสัญญาณดิจิตอล โดยการยกตัวอย่างสามารถที่ 3.13 การกรองสัญญาณโดยใช้ข้อมูล 3 ข้อมูล ดังนี้

$$y[n] = \frac{1}{3}(x[n] + x[n-1] + x[n-2])$$

เมื่อนำมากรองข้างต้นมาเขียนโปรแกรมจะได้ดังนี้

```

int main(void); // โปรแกรมหลัก
{
    TRISBbits.TRISB0= 0; // กำหนดให้ขา RB0 เป็นขาเอาท์พุต
    TRISBbits.TRISB1= 0; // กำหนดให้ขา RB1 เป็นขาเอาท์พุต
    TRISBbits.TRISB2= 0; // กำหนดให้ขา RB2 เป็นขาเอาท์พุต
    TRISBbits.TRISB3= 0; // กำหนดให้ขา RB3 เป็นขาเอาท์พุต
    TRISBbits.TRISB4= 0; // กำหนดให้ขา RB4 เป็นขาเอาท์พุต
    TRISBbits.TRISB5= 0; // กำหนดให้ขา RB5 เป็นขาเอาท์พุต
    TRISBbits.TRISB6= 0; // กำหนดให้ขา RB6 เป็นขาเอาท์พุต
    TRISBbits.TRISB7= 0; // กำหนดให้ขา RB7 เป็นขาเอาท์พุต

    int y1=0; //กำหนดตัวแปรชนิดจำนวนเต็มและกำหนดค่าเริ่มต้นให้กับ
               //y1=0
    unsigned int x1=0,x2=0,x3=0; //กำหนดตัวแปรชนิดจำนวนเต็มแบบไม่คิดเครื่องหมายและ
                                //กำหนดค่าเริ่มต้นให้กับ x1=0, x2=0, x3=0
    while(1) //วนลูปไปเรื่อยๆ
    {

```

```

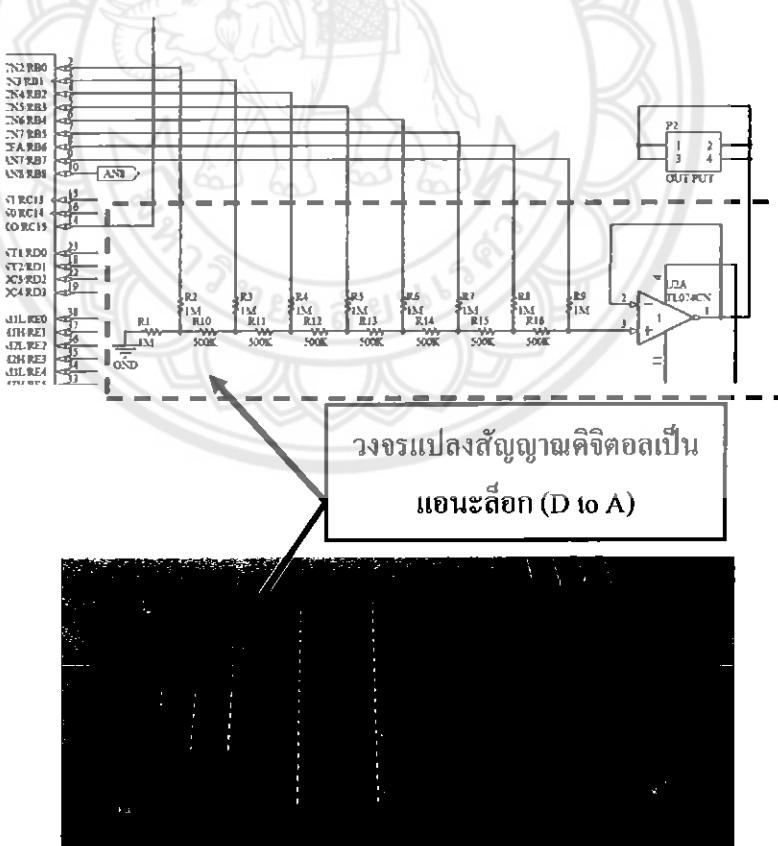
x1=ReadADC10(0)/4; //อ่านค่าข้อมูลใส่ในตัวแปร x1
y1=(x1+x2+x3)/3; //หาค่าเฉลี่ยแล้วเก็บไว้ในตัวแปร y1
LATB=y1; //แสดงค่า y1 ออกทางพอร์ต RB0 – RB7
x3=x2;x2=x1; //ข้อมูล x1>>x2>>x3
}
return 0; //ไม่มีการคืนค่ากลับ
}

```

### 3. วงจรแปลงสัญญาณดิจิตอลเป็นอะนาล็อก

วงจรแปลงสัญญาณดิจิตอลเป็นอะนาล็อก 8 บิต โดยการใช้ความต้านทานต่อเป็นสำลับของสัญญาณทั้งหมด 8 สำลับ โดยแต่ละสำลับรับค่าแรงดันที่ออกมาจากขาของไมโครคอนโทรเลอร์ RB0, RB1, RB2, RB3, RB4, RB5, RB6 และ RB7 และใช้ออปแอมป์ เมอร์ TL074CN ทำหน้าที่ในการรวมสัญญาณทั้งหมด 8 สัญญาณ ออกทางขา 1 ของออปแอมป์ จากนั้น

3.20



รูปที่ 3.20 แสดงวงจรแปลงสัญญาณดิจิตอลเป็นอะนาล็อก

จากรูปที่ 3.20 เมื่อออคแบบวงจรแปลงสัญญาณดิจิตอลเป็นแอนะล็อกที่อยู่ภายนอกแล้วจากนั้นทำการเขียนโปรแกรมเพื่อแปลงค่าดิจิตอลที่ได้จากการกรองสัญญาณออกทางขาเอาท์พุตที่ได้ออคแบบไว้ทั้ง 8 ขา

วิธีการสั่งค่าที่ได้ออคทางขา RB0 – RB7 โดยใช้คำสั่งดังนี้

```

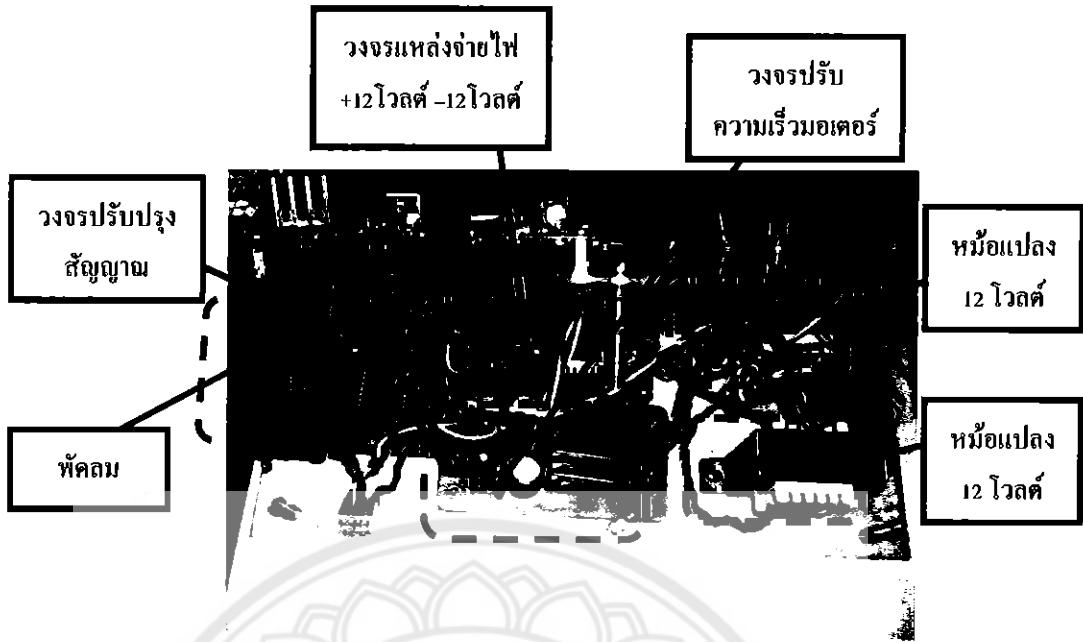
int main(void); // โปรแกรมหลัก
{
    int y1=0;
    TRISBbits.TRISB0= 0; // กำหนดให้ขา RB0 เป็นขาเอาท์พุต
    TRISBbits.TRISB1= 0; // กำหนดให้ขา RB1 เป็นขาเอาท์พุต
    TRISBbits.TRISB2= 0; // กำหนดให้ขา RB2 เป็นขาเอาท์พุต
    TRISBbits.TRISB3= 0; // กำหนดให้ขา RB3 เป็นขาเอาท์พุต
    TRISBbits.TRISB4= 0; // กำหนดให้ขา RB4 เป็นขาเอาท์พุต
    TRISBbits.TRISB5= 0; // กำหนดให้ขา RB5 เป็นขาเอาท์พุต
    TRISBbits.TRISB6= 0; // กำหนดให้ขา RB6 เป็นขาเอาท์พุต
    TRISBbits.TRISB7= 0; // กำหนดให้ขา RB7 เป็นขาเอาท์พุต

    While
    {
        y1=ReadADC10(0)/4; // อ่านค่าจากการแปลงแอนะล็อกเป็นดิจิตอลใส่
        // ในตัวแปร y1 ขนาด 8 บิต
        LATB = y1; // ส่งค่าในตัวแปร y1 ออกทางขา RB0 – RB7
    }
    return 0; // ไม่มีการคืนค่ากลับ
}

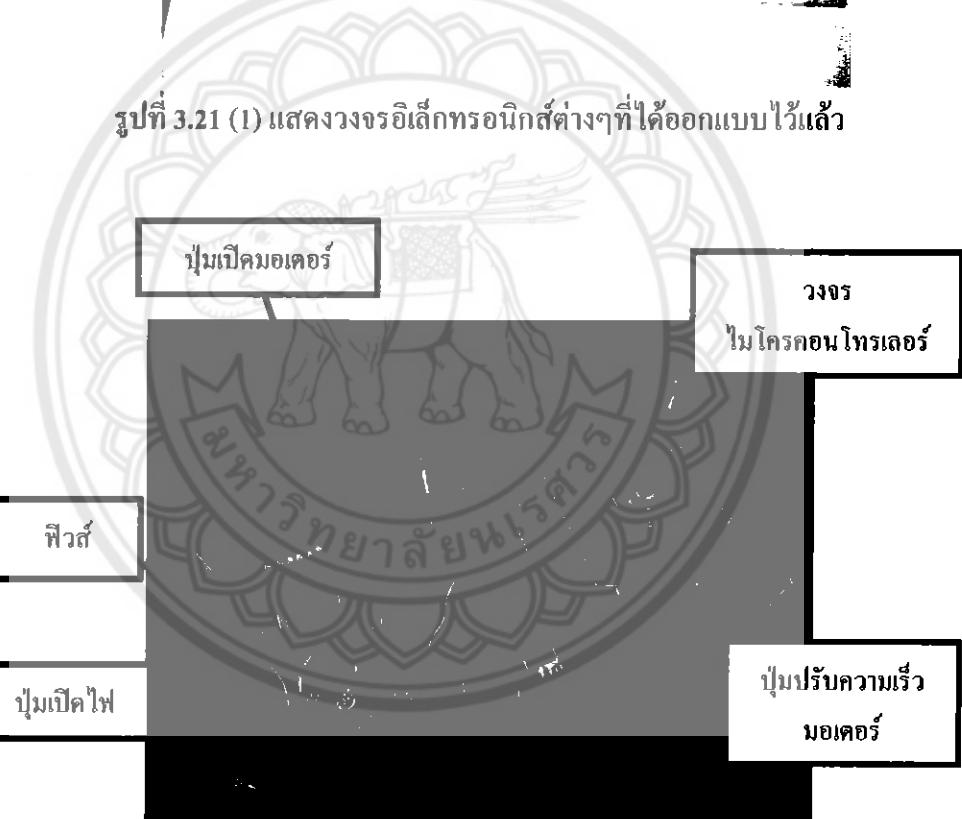
```

**3.8 ทำการทดลองของกรองดิจิตอลที่ได้ออคแบบไว้ในไมโครคอนโทรลเลอร์โดยใช้สัญญาณจากเครื่องซั่งหนานหกมม่วงที่มีสายพานลำเลียงวิ่งอยู่ด้านบน**

หลังจากออกแบบวงจรอิเล็กทรอนิกส์ต่างๆแล้วนำมาประกอบเป็นชุดทดลองเพื่อทำการทดลองดังรูปที่ 3.21

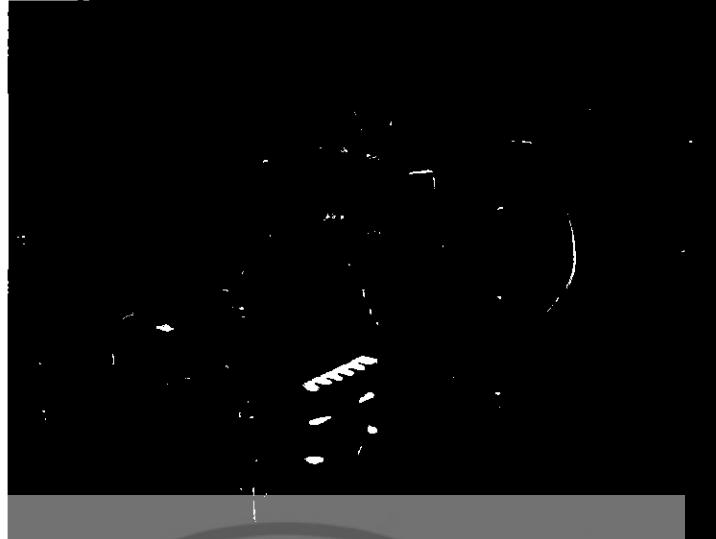


รูปที่ 3.21 (1) แสดงวงจรอิเล็กทรอนิกส์ต่างๆที่ได้ออกแบบไว้แล้ว



รูปที่ 3.22 (2) แสดงวงจรอิเล็กทรอนิกส์ต่างๆที่ได้ออกแบบไว้แล้ว

จากข้อที่ 3.21 (1) (2) แสดงการนำเอาส่วนประกอบต่างๆ ได้แก่ วงจรของในโครงตนไฟรัลเลอร์ หน้าแปลงขนาด 12 โวลต์ จำนวน 2 ตัว วงจรปรับปรุงสัญญาณ วงจรแหล่งจ่ายไฟกระแสตรง วงจรปรับความเร็วมอเตอร์ พัดลมระบบอากาศ และส่วนประกอบอื่นๆ เช่น สวิตช์ เป็นต้น มาขัดเรียงบนแผ่นอะคริลิก



รูปที่ 3.23 ส่วนประกอบต่างๆ ที่ติดตั้งเสร็จ

จากรูปที่ 3.22 แสดงการติดตั้งส่วนประกอบต่างๆ บนแผ่นอะคริลิกเรียบร้อย จากรูปจะเห็นได้ว่าทำการติดตั้งวงจรทั้งหมดและส่วนประกอบอื่นๆ แบบออกแบบชั้น คือ ชั้นบน ได้ติดตั้งวงจรในโครค่อนໂโทรลเลอร์และสวิตซ์ต่างๆ ส่วนชั้นล่าง ได้ติดตั้ง หน้อแปลง วงจรปรับปรุงสัญญาณ วงจรแหล่งจ่ายไฟกระแสตรง วงจรปรับความเร็วอเรโทร์ และพัดลมระบายอากาศ จากรูปชี้งได้เห็นต่อวงจรทั้งหมดเรียบร้อยพร้อมที่จะนำไปใช้งาน



รูปที่ 3.24 แสดงอุปกรณ์ที่ใช้ทดลองในโครงงาน

จากรูปที่ 3.23 ได้แสดงอุปกรณ์ที่ใช้ในการทดลองของโครงงานนี้ ซึ่งประกอบไปด้วย ชุดประมวลผลสัญญาณ ที่ได้ประกอบบนแผ่นอะคริลิก เครื่องชั่งໂหลดเซลล์ที่มีสายพานลามเลียงวิ่งอยู่ด้านบน เครื่องออสซิลโลสโคป (Oscilloscope) ฟังก์ชันเจนเนอเรเตอร์ (Sweep Function Generator) สายไฟรับสำหรับออสซิลโลสโคป และสายสัญญาณสำหรับฟังก์ชันเจน

เมื่ออุปกรณ์ต่างๆครบแล้ว จากนั้นทำการทดลองตามที่ได้ออกแบบดังนี้

1. การทดลองวงจรแปลงแอนะล็อกเป็นดิจิตอล (A to D) และการวงจรแปลงดิจิตอลเป็นแอนะล็อก (D to A) เป็นการทดสอบตัวแปลงสัญญาณแอนะล็อกเป็นดิจิตอลที่ความถี่อัตราการสุ่มสัญญาณ 2000 เฮิร์ต และแปลงดิจิตอลเป็นแอนะล็อก เพื่อวัดสัญญาณเอาท์พุต
2. การทดลองวงจรกรองสัญญาณดิจิตอล โดยการใช้ตัวกรองเฉลี่ยแบบเคลื่อนที่ (Moving Average Filter) เป็นการทดสอบตัวกรองที่ใช้จำนวนข้อมูลที่ต่างกันที่ได้ออกแบบไว้คือ จำนวนข้อมูล 50, 100, 150 และ 200 ข้อมูล ตามลำดับ

รายละเอียดการทดลองจะขอกล่าวในบทที่ 4 ต่อไป

### 3.9 ปรับปรุงและแก้ไขระบบ

ทำการปรับปรุงและแก้ไขระบบให้มีความถูกต้องในการประมวลผลสัญญาณให้มีประสิทธิภาพตามที่ต้องการ

### 3.10 จัดทำรูปเล่มรายงาน

ทำการวิเคราะห์ข้อมูลและขั้นตอนวิธีการต่างๆ ทั้งหมดในการดำเนินงาน การทดลอง พลการทดลองและวิเคราะห์ผลการทดลองรวมถึงทฤษฎีที่ใช้ในโครงงานนี้

## บทที่ 4

### ผลการทดลองและวิเคราะห์ผลการทดลอง

หลังจากการออกแบบและสร้างชุดการทดลองของกรองคิจิตอลสำหรับประเมินค่าน้ำหนักของมะม่วงบนสายพานลำเลียง โดยมีเครื่องชั่งน้ำหนักที่มีสายพานลำเลียงอยู่ด้านบนและชุดประมวลผลสัญญาณที่ประกอบด้วยวงจรปรับปรุงสัญญาณและวงจรในicrocon โทรเลอร์ dsPIC30F4011 แล้ว ในบทนี้จะกล่าวถึงการทดลอง ผลการทดลองและวิเคราะห์ผลการทดลองรวมถึงสรุปผลการทดลอง ซึ่งนิวิธีการทดลองที่ได้ออกแบบไว้แล้วดังนี้

1. การทดลองของวงจรแปลงสัญญาณอะโนดลีอิกเป็นคิจิตอล (A to D) โดยการป้อนสัญญาณต่างๆ เพื่อทดสอบ จากนั้นทำการแปลงกลับโดยใช้งจรแปลงสัญญาณคิจิตอลเป็นอะโนดลีอิก (D to A) โดยจะใช้สัญญาณที่ได้กำหนดไว้ดังนี้

- 1.1 สัญญาณคลื่นไซน์ (Sine wave) ที่ความถี่ 50 เฮิรตซ์
- 1.2 สัญญาณสี่เหลี่ยม (Square wave) ที่ความถี่ 50 เฮิรตซ์
- 1.3 สัญญาณสามเหลี่ยม (Triangle wave) ที่ความถี่ 50 เฮิรตซ์
- 1.4 สัญญาณจากโหลดเซลล์ (Load Call Signal) ที่ความเร็วของสายพาน 0 เมตรต่อนาที
- 1.5 สัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 5 เมตรต่อนาที
- 1.6 สัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 10 เมตรต่อนาที

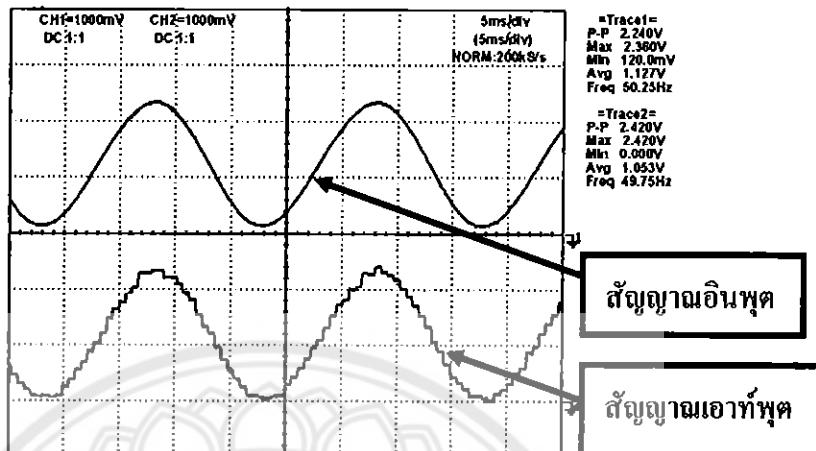
2. การทดลองของกรองสัญญาณคิจิตอล โดยการใช้ตัวกรองเฉลี่ยแบบเคลื่อนที่ (Moving Average Filter) ที่จำนวนข้อมูล 50, 100, 150 และ 200 ข้อมูล โดยการป้อนสัญญาณจากโหลดเซลล์ที่ใช้น้ำหนักของมะม่วงที่ 390 กรัม ที่ความเร็วต่างๆ ดังนี้

- 2.1 สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที
- 2.2 สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที
- 2.3 สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่มีความเร็วของสายพาน 10 เมตรต่อนาที

จากหัวข้อที่กล่าวมาข้างต้นสามารถอธิบายอย่างละเอียดได้ดังต่อไปนี้

## 4.1 การทดลองวงจรแปลงสัญญาณอะนาล็อกเป็นดิจิตอล

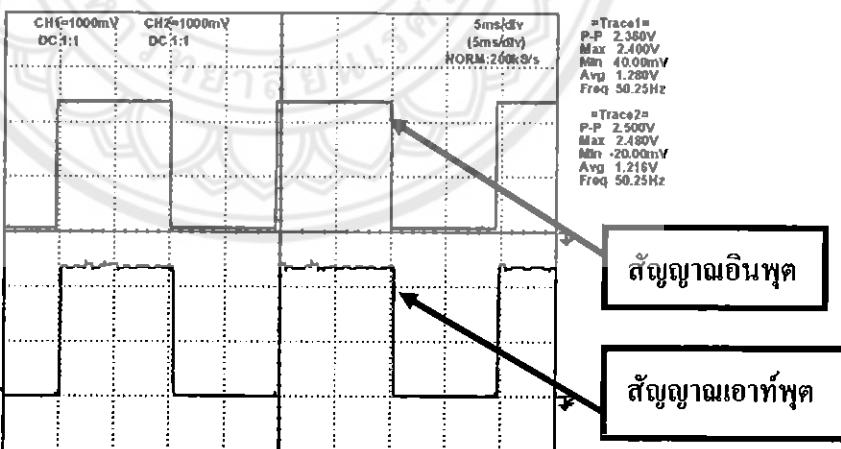
### 4.1.1 สัญญาณคลื่นไอน์ ความถี่ 50 เฮิรตซ์



รูปที่ 4.1 สัญญาณอินพุตและเอาท์พุตของสัญญาณคลื่นไอน์ที่ความถี่ 50 เฮิรตซ์

จากรูปที่ 4.1 ทำการป้อนสัญญาณคลื่นไอน์ ที่ความถี่ 50 เฮิรตซ์ เพื่อศึกษาภาพของ การแปลงสัญญาณอะนาล็อกเป็นดิจิตอล ที่อัตราการสุ่มสัญญาณ 2000 เฮิรตซ์ จากนั้นทำการแปลง กลับจากสัญญาณดิจิตอลเป็นอะนาล็อกเพื่อวัดสัญญาณเอาท์พุตที่ได้

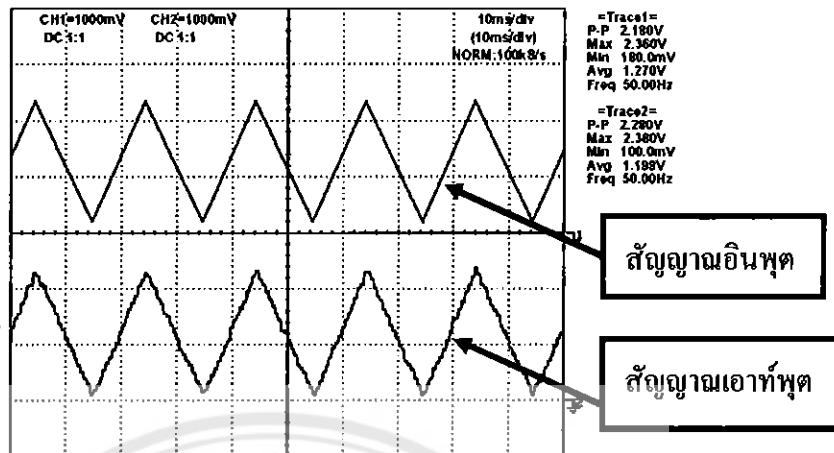
### 4.1.2 สัญญาณสี่เหลี่ยมความถี่ 50 เฮิรตซ์



รูปที่ 4.2 สัญญาณอินพุตและเอาท์พุตของสัญญาณสี่เหลี่ยมที่ความถี่ 50 เฮิรตซ์

จากรูปที่ 4.2 ทำการป้อนสัญญาณคลื่นสี่เหลี่ยม ที่ความถี่ 50 เฮิรตซ์ เพื่อศึกษาภาพ การแปลงสัญญาณอะนาล็อกเป็นดิจิตอลที่อัตราการสุ่มสัญญาณ 2000 เฮิรตซ์ จากนั้นทำการแปลง กลับจากสัญญาณดิจิตอลเป็นอะนาล็อกเพื่อวัดสัญญาณเอาท์พุตที่ได้

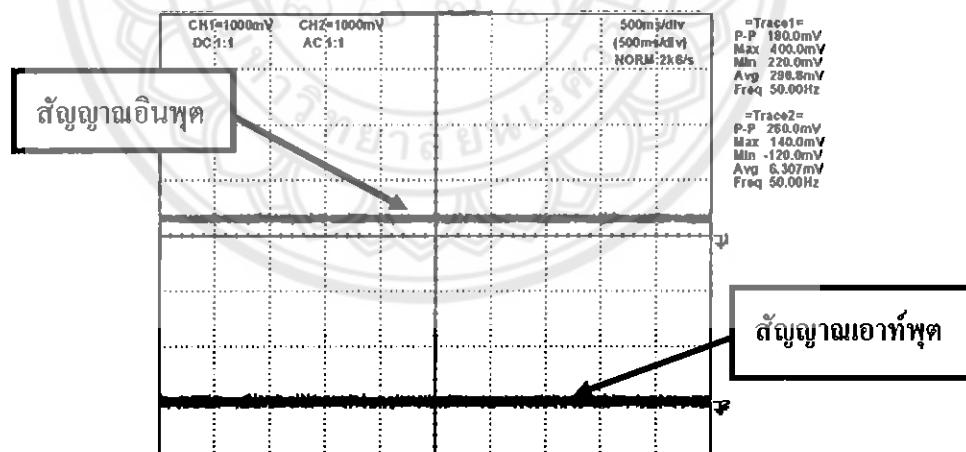
#### 4.1.3 สัญญาณสามเหลี่ยม ความถี่ 50 เฮิรตซ์



รูปที่ 4.3 สัญญาณอินพุตและเอาท์พุตของสัญญาณสามเหลี่ยมที่ความถี่ 50 เฮิรตซ์

จากรูปที่ 4.3 ทำการป้อนสัญญาณลีนสามเหลี่ยม ที่มีขนาดความถี่ 50 เฮิรตซ์ เพื่อคุ้มประสีทชิวภาพการแปลงสัญญาณและลีอกเป็นคิจ托ลที่อัตราการสุ่นสัญญาณ 2000 เฮิรตซ์ จากนั้นทำการแปลงกลับจากสัญญาณคิจ托ลเป็นแอนะลีอกเพื่อวัดสัญญาณเอาท์พุตที่ได้

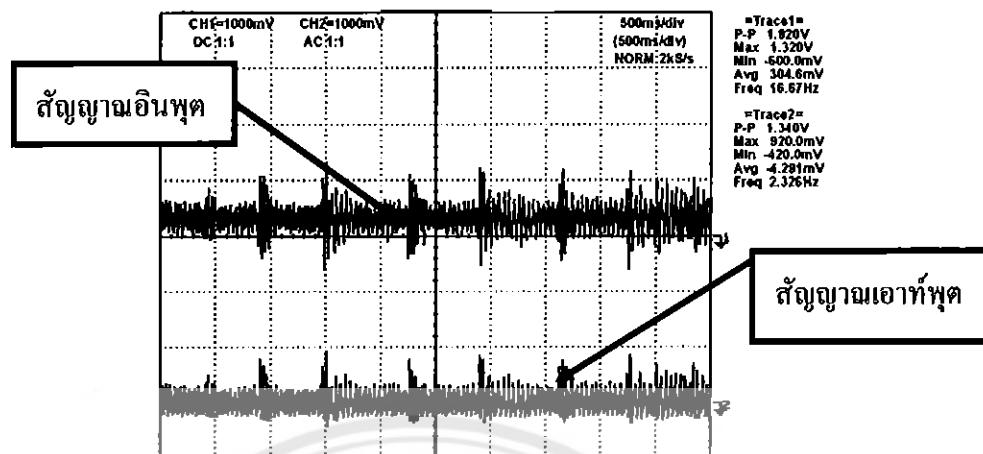
#### 4.1.4 สัญญาณจากโอลด์เซลล์ที่ความเร็วของสายพาน 0 เมตรต่อนาที



รูปที่ 4.4 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เซลล์ที่ความเร็วของสายพาน 0 เมตรต่อนาที

จากรูปที่ 4.4 ทำการป้อนสัญญาณจากโอลด์เซลล์ที่สายพานมีความเร็ว 0 เมตรต่อนาที เพื่อคุ้มประสีทชิวภาพการแปลงสัญญาณและลีอกเป็นคิจ托ลที่อัตราการสุ่นสัญญาณ 2000 เฮิรตซ์ ที่มีสัญญาณรบกวน และทำการแปลงกลับจากคิจ托ลเป็นแอนะลีอกเพื่อวัดสัญญาณเอาท์พุตที่ได้

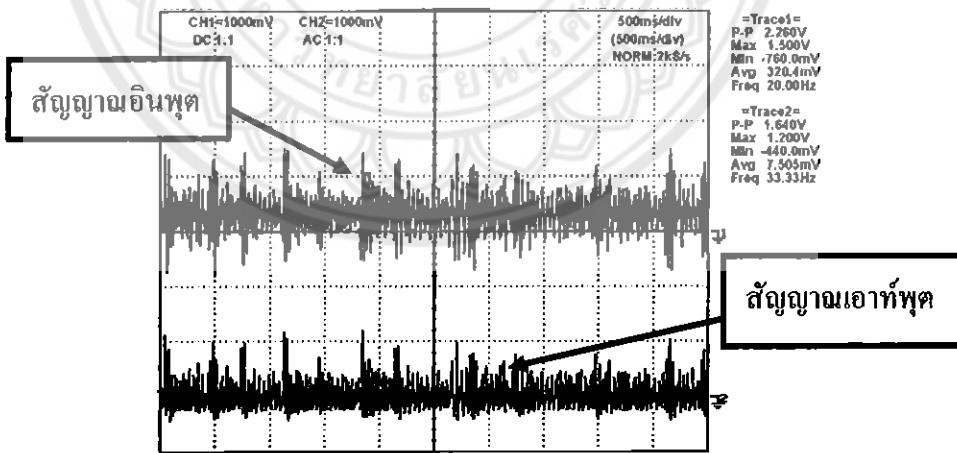
#### 4.1.5 สัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 5 เมตรต่อนาที



รูปที่ 4.5 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 5 เมตรต่อนาที

จากรูปที่ 4.5 ทำการป้อนสัญญาณจากโหลดเซลล์ที่สายพานมีความเร็ว 5 เมตรต่อนาที เพื่อคุณภาพการแปลงสัญญาณแนะนำลือกเป็นคิจitolที่อัตราการสุ่มสัญญาณ 2000 เฮิรตซ์ ที่มีสัญญาณรบกวน และทำการแปลงกลับจากคิจitolเป็นแนะนำลือกเพื่อวัดสัญญาณเอาท์พุตที่ได้

#### 4.1.6 สัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 10 เมตรต่อนาที



รูปที่ 4.6 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่ความเร็วของสายพาน 10 เมตรต่อนาที

จากรูปที่ 4.6 ทำการป้อนสัญญาณจากโหลดเซลล์ที่สายพานมีความเร็ว 10 เมตรต่อนาที เพื่อคุณภาพการแปลงสัญญาณแนะนำลือกเป็นคิจitolที่อัตราการสุ่มสัญญาณ 2000 เฮิรตซ์ ที่มีสัญญาณรบกวน และทำการแปลงกลับจากคิจitolเป็นแนะนำลือกเพื่อวัดสัญญาณเอาท์พุตที่ได้

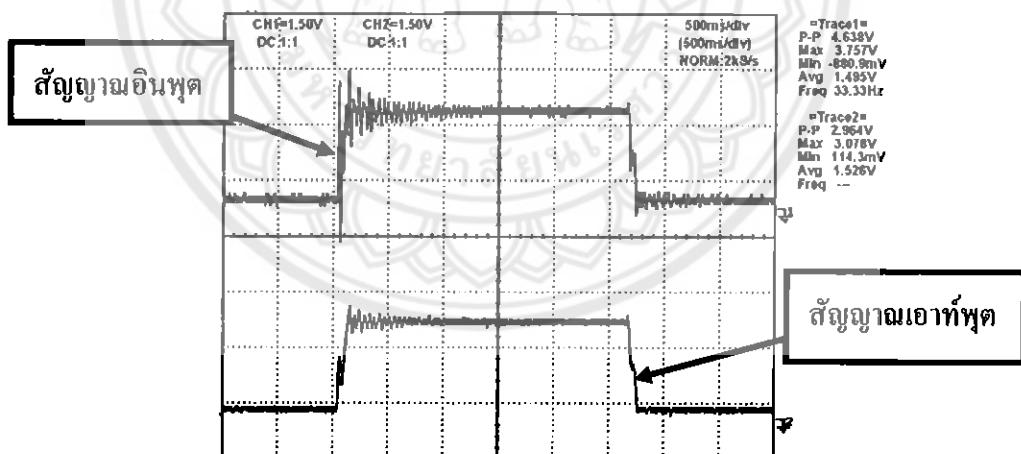
#### 4.1.7 วิเคราะห์ผลการทดลองของร่างเปล่งสัญญาณและลือกเป็นดิจิตอล

จากการทดลองเมื่อป้อนคลื่นไซน์ความถี่ 50 เฮิรตซ์ จากรูปที่ 4.1 พบว่าเอาท์พุตที่ออกมานั้นมีลักษณะเป็นคลื่นไซน์ที่เป็นขั้นบันได เกิดจากการสุ่มสัญญาณที่มีค่าน้อย มีค่าอัตราการสุ่มประมาณ 2000 เฮิรตซ์ จึงทำให้คลื่นไซน์ที่ความถี่ 50 เฮิรตซ์ ใน 1 ลูกคลื่นจะมีข้อมูลแค่ 40 ข้อมูล จึงทำให้เห็นเป็นลักษณะขั้นบันได สัญญาณสี่เหลี่ยมและสัญญาณสามเหลี่ยม จากรูปที่ 4.2 และ 4.3 ที่ช่วยเดียวกัน และเมื่อนำสัญญาณจากโอลด์เซลล์ที่ความเร็วต่างๆ จากรูปที่ 4.4 ถึง 4.6 จะพบว่ามีสัญญาณรบกวนมาก ยิ่งความเร็วของสายพานมากสัญญาณรบกวนก็มากขึ้นตามลำดับ และเมื่อนำสัญญาณมาเปล่งกลับเป็นสัญญาณและลือกที่จะทำให้สัญญาณรบกวนถูกกรองออกไปบางส่วนเนื่องจากการเลือกใช้อัตราการสุ่มสัญญาณที่น้อยลง 2000 เฮิรตซ์ ทำให้สัญญาณที่ได้มาไม่ครบถ้วนความถี่

#### 4.2 การทดลองของรกรองสัญญาณดิจิตอลโดยการใช้ตัวกรองเสียงแบบเคลื่อนที่

##### 4.2.1 ตัวกรองเสียงแบบเคลื่อนที่ที่จำนวนข้อมูล 50 ข้อมูล

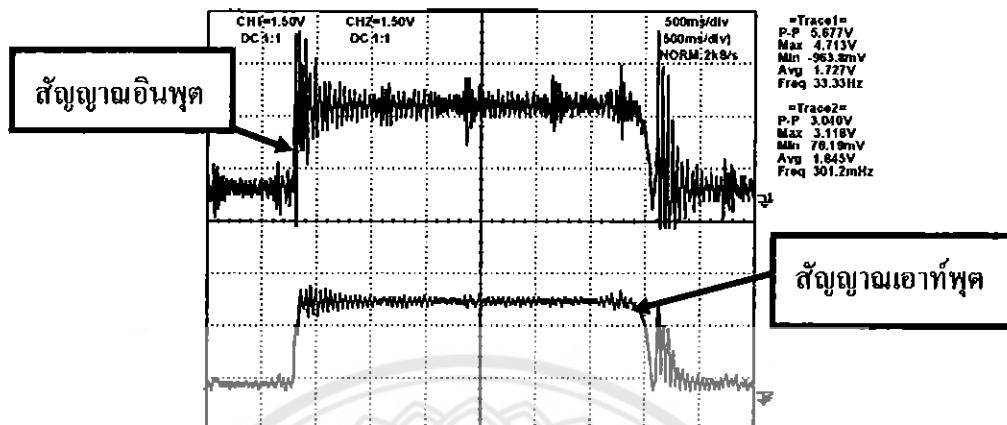
1. สัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที



รูปที่ 4.7 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที

จากรูปที่ 4.7 ทำการป้อนสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 50 ข้อมูล จากนั้นใช้ออสซิลโลสโคป (Oscilloscope) ทำการวัดสัญญาณเอาท์พุตที่ได้

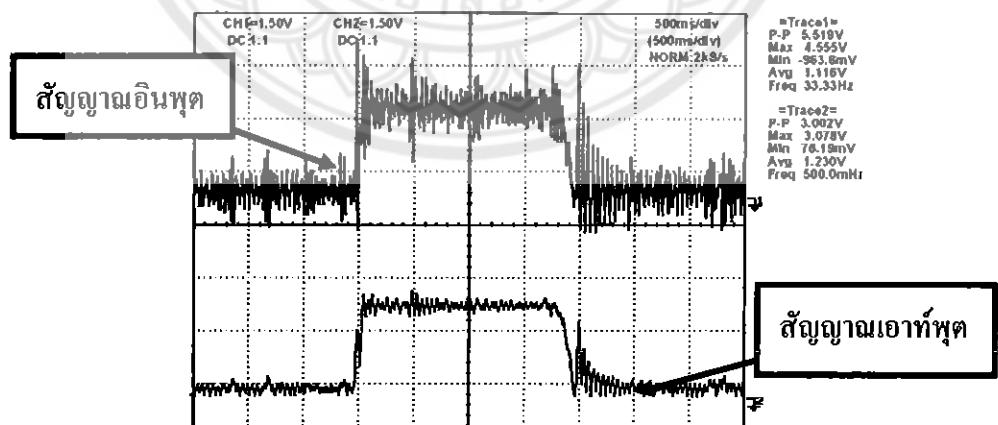
**2. สัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที**



**รูปที่ 4.8 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที**

จากรูปที่ 4.8 ทำการป้อนสัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพานที่ 5 เมตรต่อนาที โดยจะใช้วงจรกรองที่จำนวนข้อมูล 50 ข้อมูล จากนั้นใช้ออสซิลโลสโคป (Oscilloscope) ทำการวัดสัญญาณเอาท์พุตที่ได้

**3. สัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**

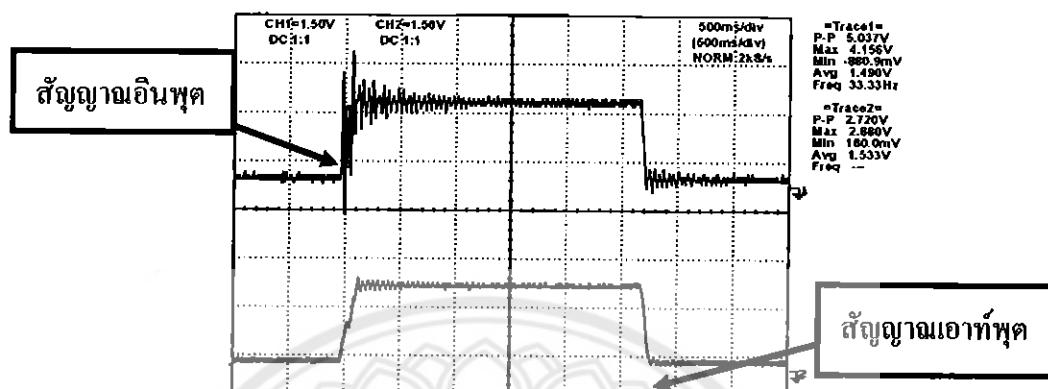


**รูปที่ 4.9 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**

จากรูปที่ 4.9 ทำการป้อนสัญญาณจากโอลด์เชลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 50

#### 4.2.2 ตัวกรองเฉลี่ยแบบคดี่อนที่ที่จำนวนข้อมูล 100 ข้อมูล

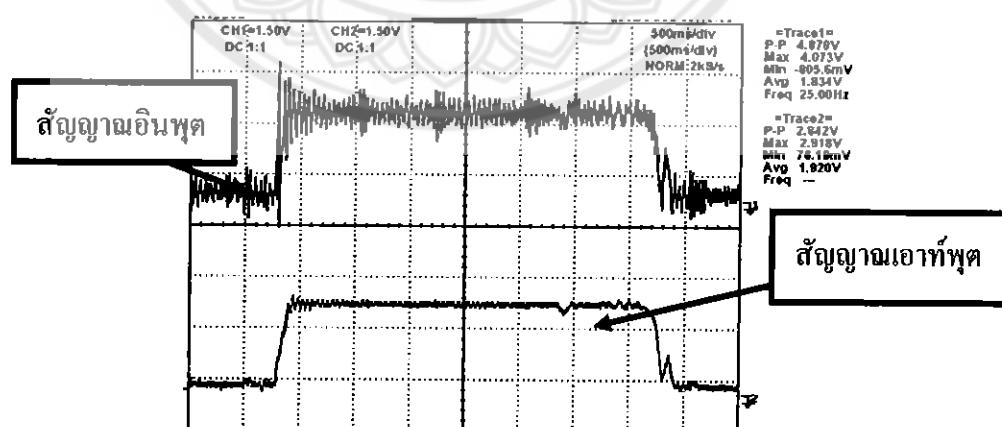
1. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที



รูปที่ 4.10 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที

จากรูปที่ 4.10 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 100 ข้อมูล จากนั้นใช้ออสซิลโลสโคป (Oscilloscope) ทำการวัดสัญญาณเอาท์พุตที่ได้

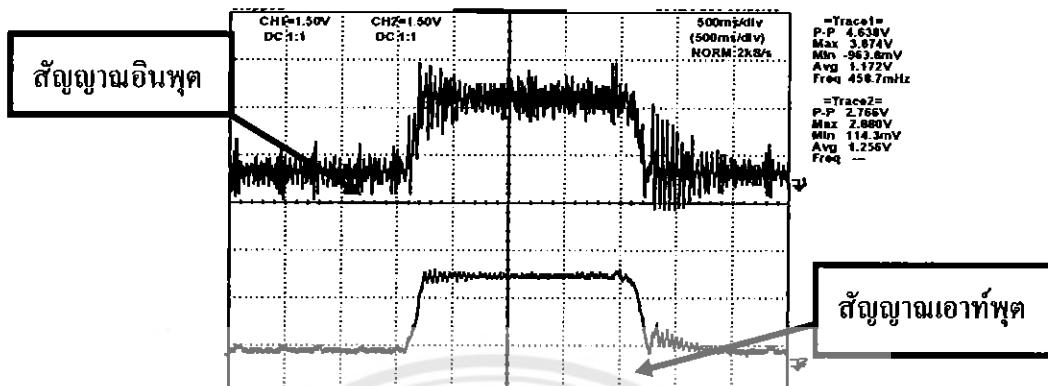
2. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที



รูปที่ 4.11 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที

จากรูปที่ 4.11 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 100 ข้อมูล

3. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที

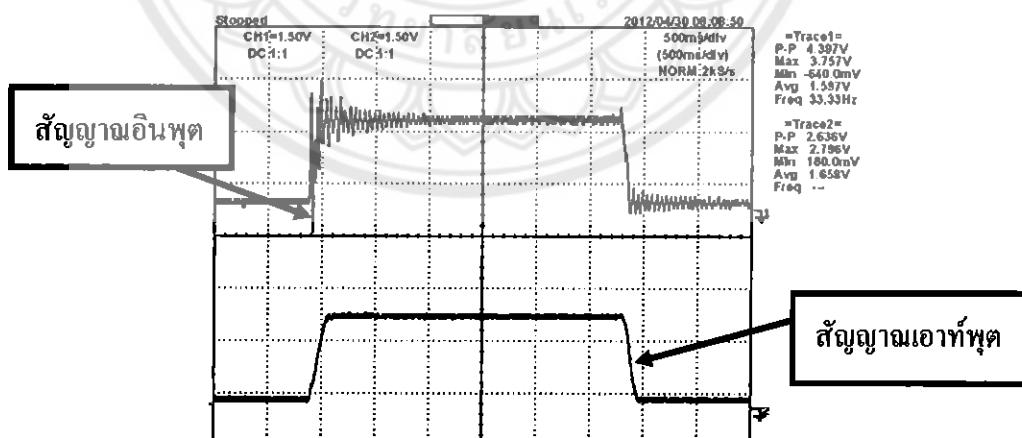


รูปที่ 4.12 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที

จากรูปที่ 4.12 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 100 ข้อมูล

#### 4.2.1 ตัวกรองฉลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 150 ข้อมูล

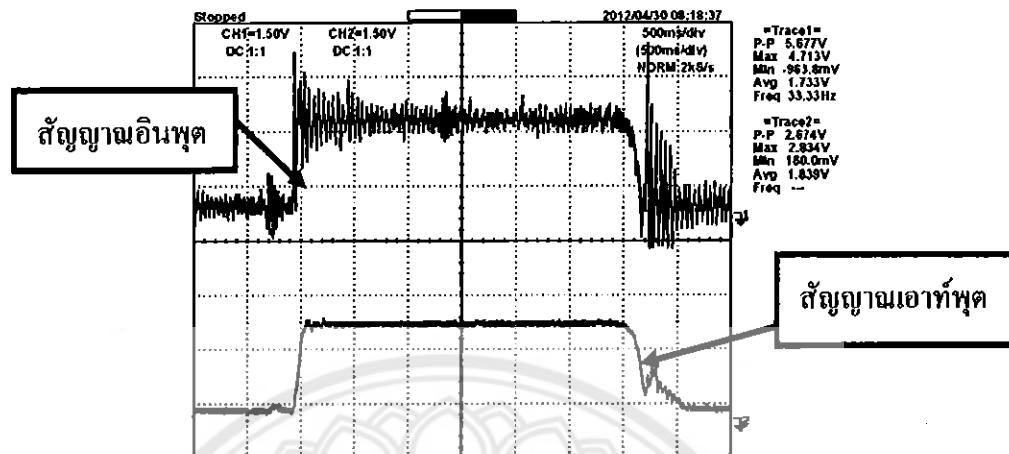
##### 1. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที



รูปที่ 4.13 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที

จากรูปที่ 4.13 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 150 ข้อมูล

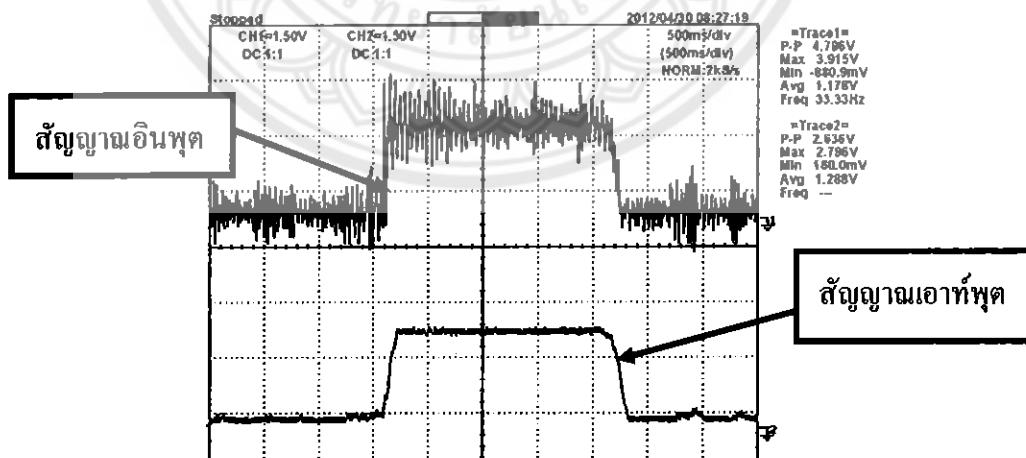
**2. สัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที**



**รูปที่ 4.14 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที**

จากรูปที่ 4.14 ทำการป้อนสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 150 ข้อมูล

**3. สัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**

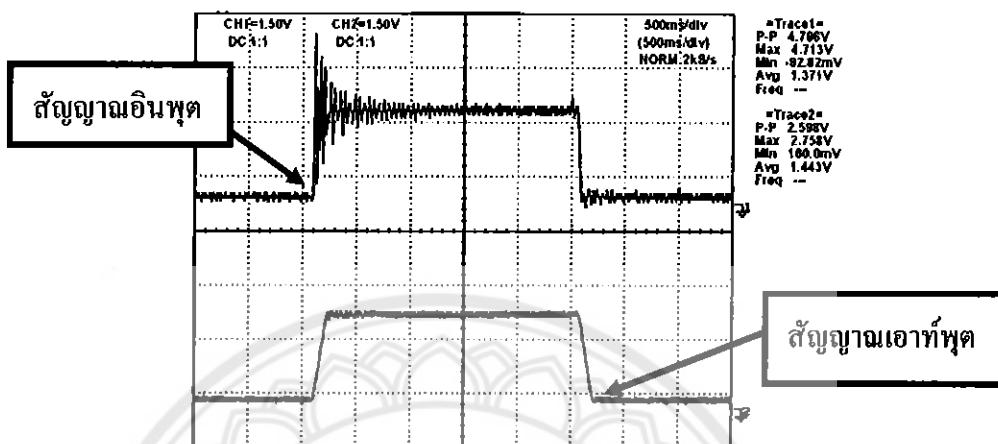


**รูปที่ 4.15 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**

จากรูปที่ 4.15 ทำการป้อนสัญญาณจากโอลด์เซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 150 ข้อมูล

#### 4.2.1 ตัวกรองเฉลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 200 ข้อมูล

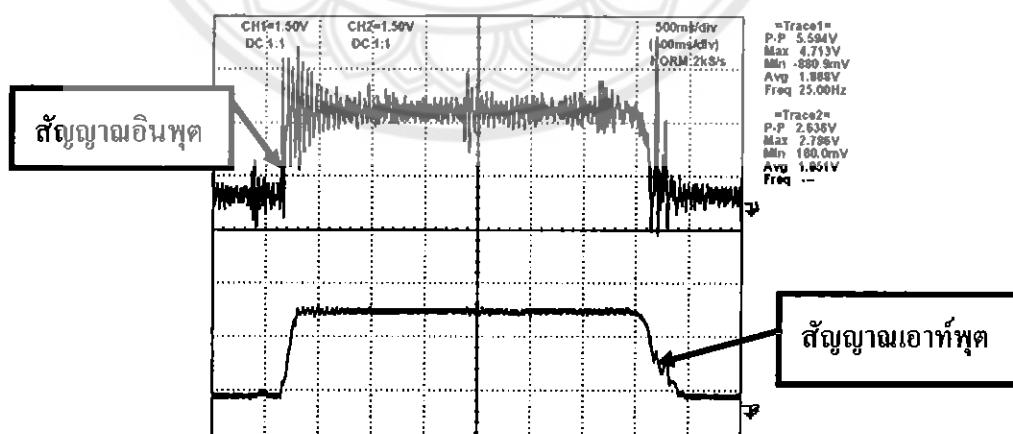
1. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที



รูปที่ 4.16 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที

จากรูปที่ 4.16 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 0 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 200 ข้อมูล

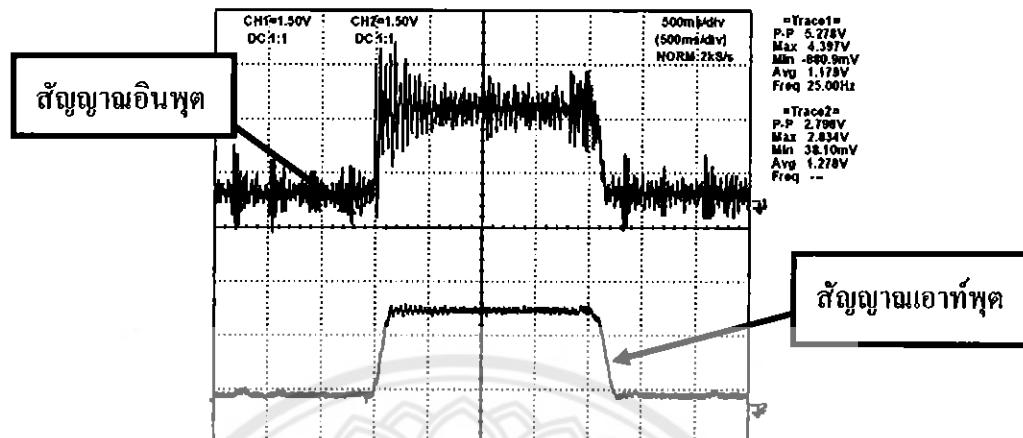
2. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที



รูปที่ 4.17 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที

จากรูปที่ 4.17 ทำการป้อนสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมะม่วง 390 กรัม ที่ความเร็วของสายพาน 5 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 200 ข้อมูล

**3. สัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมวล 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**



**รูปที่ 4.18 สัญญาณอินพุตและเอาท์พุตของสัญญาณจากโหลดเซลล์ที่มีน้ำหนักของมวล 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที**

จากรูปที่ 4.18 ทำการป้อนสัญญาณจากโหลดเซลล์ ที่มีน้ำหนักของมวล 390 กรัม ที่ความเร็วของสายพาน 10 เมตรต่อนาที โดยใช้วงจรกรองที่จำนวนข้อมูล 200 ข้อมูล

**4.2.5 วิเคราะห์ผลการทดลองวงจรกรองสัญญาณแบบดิจิตอล โดยวิธีการใช้ตัวกรองเฉลี่ยแบบเคลื่อนที่**

จากการทดลองวงจรกรองที่จำนวนข้อมูล 50 ข้อมูล ดังรูปที่ 4.7 ถึง 4.9 พบว่าสามารถกรองสัญญาณรบกวนได้เพียงเล็กน้อย ทำให้ยังมีสัญญาณรบกวนเหลืออยู่ และสายพานที่ความเร็วเพิ่มมากขึ้นจะทำให้สัญญาณที่ไม่ได้ถูกกรองออกไปมีค่านากขึ้น

จากการทดลองวงจรกรองที่จำนวนข้อมูล 100 ข้อมูล ดังรูปที่ 4.10 ถึง 4.12 พบว่าสามารถกรองสัญญาณรบกวนได้บางส่วน ทำให้ยังมีสัญญาณรบกวนเหลืออยู่แต่มีอีกนิดหนึ่ง แต่เมื่อเทียบกับการกรองที่จำนวนข้อมูล 50 ข้อมูล ถือว่ากรองสัญญาณได้ดีกว่า และสายพานที่ความเร็วเพิ่มมากขึ้นจะทำให้สัญญาณที่ไม่ได้ถูกกรองออกไปมีค่านากขึ้น

จากการทดลองวงจรกรองที่จำนวนข้อมูล 150 ข้อมูล ดังรูปที่ 4.13 ถึง 4.15 พบว่าสามารถกรองสัญญาณรบกวนได้เรียบร้อยกว่าการกรองที่ผ่านมา ทำให้ไม่ค่อยเห็นสัญญาณรบกวนเหลืออยู่ แต่เมื่อเทียบกับการกรองที่จำนวนข้อมูล 50 และ 100 ข้อมูล ถือว่าการกรองสัญญาณดีกว่ามาก แต่เมื่อเปรียบเทียบเพื่อขับสายพานที่ความเร็วมากขึ้น จะสังเกตว่าจะมีรูปสัญญาณรบกวนบางส่วนที่เกิดจาก การสั่นของมอเตอร์เหลือเพียงเล็กน้อย

จากการทดลองวงจรกรองที่จำนวนข้อมูล 200 ข้อมูล ดังรูปที่ 4.16 ถึง 4.18 พบว่าสามารถกรองสัญญาณรบกวนได้ใกล้เคียงกับการกรองที่จำนวนข้อมูล 150 ทำให้ไม่ค่อยเห็น

สัญญาณรบกวนเหลืออยู่ แต่เมื่อเทียบกับการกรองที่จำนวนข้อมูล 50 และ 100 ข้อมูล ถือว่ากรองสัญญาณคิดกว้างมาก และสามารถกรองสัญญาณรบกวนที่เกิดจากการสั่นของอนดอเรอร์ได้มากกว่าเมื่อเทียบกับการกรองที่จำนวนข้อมูล 150 ข้อมูล

#### 4.3 สรุปผลการทดลอง

จากการทดลองการกรองสัญญาณที่จำนวนข้อมูลต่างๆ นั้นพบว่า ยิ่งจำนวนข้อมูลมาก ขึ้นการกรองสัญญาณรบกวนก็จะยิ่งดี แต่มีข้อเสียคือยิ่งใช้จำนวนข้อมูลมากความล่าช้าก็จะมากตามอย่างเช่นที่จำนวนข้อมูลที่ 50 ข้อมูล จะมีความล่าช้าอยู่ที่ 25 มิลลิวินาที ที่จำนวนข้อมูลที่ 100 ข้อมูลจะมีความล่าช้าอยู่ที่ 50 มิลลิวินาที ที่จำนวนข้อมูลที่ 150 ข้อมูล จะมีความล่าช้าอยู่ที่ 75 มิลลิวินาที และที่จำนวนข้อมูล 200 ข้อมูล จะมีความล่าช้าอยู่ที่ 100 มิลลิวินาที

ดังนั้นการเลือกใช้จำนวนข้อมูลที่เหมาะสม โดยเลือกจำนวนข้อมูลที่ 150 ข้อมูล ถือว่าเหมาะสมกับโครงงานนี้ เพราะการกรองสัญญาณที่จำนวนข้อมูลที่ 150 ข้อมูล สามารถกรองสัญญาณรบกวนได้ดีกว่าการใช้จำนวนข้อมูลที่ 50, 100 ข้อมูล และดีพอๆ กับการกรองสัญญาณที่จำนวนข้อมูลที่ 200 ข้อมูล อีกทั้งความล่าช้าก็น้อยกว่า ประมาณ 25 มิลลิวินาที



## บทที่ 5

### สรุปผลและข้อเสนอแนะ

ในบทนี้ จะกล่าวถึงสรุปผลการทดลองการประยุกต์ใช้งานกรองคิจิตอลสำหรับประมาณค่าน้ำหนักของมะม่วงบนสายพานลำเลียง พร้อมทั้งนำเสนอปัญหาและข้อเสนอแนะต่างๆ ดังนี้

#### 5.1 สรุปผลการดำเนินโครงการ

โครงการนี้เป็นการประยุกต์ใช้งานกรองคิจิตอลสำหรับประมาณค่าน้ำหนักของมะม่วงบนสายพานลำเลียง โดยการรับสัญญาณจากโหลดเซลล์ (Load cell) จากนั้นทำการประมาณผลสัญญาณ แนะนำล็อกเพื่อให้ได้สัญญาณตามที่ต้องการเริ่มจากการรับสัญญาณจากโหลดเซลล์ที่มีค่าอยู่ในระดับมิลิโวลต์ประมาณ 14 มิลลิโวลต์ ซึ่งไม่สามารถนำไปประมาณผลทางคิจิตอลได้ จึงทำการปรับสัญญาณให้ได้ในระดับสัญญาณที่เหมาะสมโดยการใช้งานปรับปรุงสัญญาณที่ประกอบไปด้วยวงจรคือ วงจรขยายโดยการต่อวงจรแบบอินสตรูเมนท์ (Instrument Circuit) เพราะเป็นวงจรขยายความแตกต่างที่มีประสิทธิภาพสูงสามารถขยายได้หลายเท่า จากนั้นจะได้สัญญาณที่มีขนาดตามที่เหมาะสม แต่สัญญาณที่ได้จะมีขนาดของสัญญาณที่เกินมาเป็นผลมาจากค่าน้ำหนักของ摩托อร์ ชุดเพื่อง และฐานรับน้ำหนักของมะม่วงหรืออื่นๆ ที่เกี่ยวข้อง หากสามารถข้างต้นสามารถแก้ไขโดยการใช้งานรับสัญญาณ (Substractor) เพื่อให้ขนาดของสัญญาณที่ไม่มีน้ำหนักของมะม่วงเริ่มต้นที่ประมาณ 0 โวลต์ เสร็จแล้วทำการขยายสัญญาณอีกที่โดยการใช้งานขยายแบบธรรมดายังเป็นการจำกัดสัญญาณให้มีขนาดประมาณ 0 – 5.5 โวลต์ เพราะว่าตัวหากขนาดของสัญญาณเกิน 5.5 โวลต์ จะทำให้ในโครค่อนโถรเลอร์ dsPIC30F4011 เสียหายได้ จากระบวนการข้างต้นจะทำให้ได้สัญญาณมีขนาดตามที่ต้องการ เมื่อได้สัญญาณที่ต้องการแล้วจะเข้าสู่กระบวนการประมาณผลสัญญาณคิจิตอล การประมาณผลสัญญาณคิจิตอลจะเป็นกระบวนการทางด้านซอฟต์แวร์ โดยจะเป็นการเขียนโปรแกรมประมาณผลสัญญาณลงในในโครค่อนโถรเลอร์ dsPIC30F4011 เริ่มจากการแปลงสัญญาณแนะนำล็อกเป็นสัญญาณคิจิตอล (A to D) จากนั้นทำการกรองสัญญาณคิจิตอลโดยใช้การกรองเคลื่อนที่ (Moving Average Filter) ที่ได้ออกแบบไว้มีจำนวนข้อมูลคือ 50, 100, 150 และ 200 ข้อมูล ตามลำดับ จากนั้นสุดท้ายจะทำการแปลงสัญญาณคิจิตอลกลับเป็นสัญญาณแนะนำล็อกโดยใช้งานแปลงสัญญาณคิจิตอลเป็นแนะนำล็อก (D to A) เพื่อวัดสัญญาณที่ได้ต่อไป

## 5.2 ปัญหาและข้อเสนอแนะ

1. การสร้างตัวประมวลค่าน้ำหนักของมะม่วงขณะมีสภาพลำเลียงนั้นต้องใช้นอเตอร์ ซึ่งในการใช้นอเตอร์นั้น เมื่อทำการเดินเครื่องพบว่ามีสัญญาณรบกวนจากมอเตอร์ จะทำให้มีผลกระทบต่อระบบ

แนวทางแก้ไขคือนำตัวเก็บประจุมาต่อขนาดระหว่างข้อต่อ กับตัวถังของมอเตอร์ทั้งสองด้าน เพื่อทำการกำจัดสัญญาณรบกวนที่เกิดจากมอเตอร์

2. การสร้างเครื่องซั่งน้ำหนักที่มีสภาพวิ่งอยู่ด้านบนบางชุดไม่แน่นและอาจเกิดการสัญญาณรบกวนที่เกิดจากเครื่องซั่งน้ำหนักในขณะที่ทำการทดลองมีสัญญาณรบกวนมาก เช่นชุดเพื่องและล้อลูกปืนที่มีลักษณะหลวม

แนวทางแก้ไขคือใส่ไนโตรเชคให้กับชุดเพื่องเพื่อไม่ให้เกิดการสั่นสะเทือนมอเตอร์ และใส่น้ำมันหล่อลื่นให้กับล้อลูกปืนเพื่อลดแรงเสียดทาน

## 5.3 แนวทางในการพัฒนาโครงงาน

จากการทดลอง ผู้ดำเนินโครงการพนวณว่าการประยุกต์ใช้วงจรกรองคิจตลอดสำหรับการประมวลค่าน้ำหนักของมะม่วงบนสายพานลำเลียง โดยเลือกใช้ตัวกรองเกลี่ยแบบเกลื่อนที่ ซึ่งสามารถกรองสัญญาณรบกวนได้อย่างมีประสิทธิภาพ

จากการที่ได้จัดทำของโครงงานนี้ ผู้ดำเนินโครงการเห็นว่าสามารถนำไปประยุกต์ใช้กับตัวกรองแบบอื่นได้อีก เช่นวงจรกรองแบบ FIR, IIR และยังสามารถนำหลักการนี้ไปประยุกต์ใช้เพื่อสร้างตัวประมวลค่าน้ำหนักของวัตถุอื่นๆ เช่น การซั่งรถบนศูนย์กลางที่คิดเครื่องยนต์อยู่ ทำให้มีสัญญาณรบกวนเกิดขึ้นเนื่องจากการสั่นสะเทือนของเครื่องยนต์ เป็นต้น

ในโครงงานนี้ยังสามารถที่จะนำไปพัฒนาเพื่อแสดงผลเป็นค่าน้ำหนักบนจอแสดงผล โดยจะแสดงค่าน้ำหนักเป็นตัวเลขได้ เพื่อจ่ายค่าการอ่านค่าน้ำหนัก

## เอกสารอ้างอิง

- [1] ประจิน พลังสันติคุล. (2551). การเขียนโปรแกรมควบคุมไมโครคอนโทรลเลอร์ dsPIC30F ด้วยคอมไฟล์เลอร์ MPLAB C. กรุงเทพฯ: บริษัท แอพซอฟต์เก็ท จำกัด.
- [2] ทีมงานสมาร์ทเลิร์นนิ่ง.(2551). เรียนรู้การใช้งาน Protel DXP Altium Designer 6. กรุงเทพฯ: ห้างหุ้นส่วนสามัญสาร์ทเลิร์นนิ่ง.
- [3] นคร ภักดีชาติ และชัยวัฒน์ ลินพรจิตรวิໄล. คู่มือการทดลอง dsPIC Microcontroller เมื่องต้น ด้วยโปรแกรมภาษา C กับ MPLAB C30. กรุงเทพฯ: บริษัท อินโนเวติฟ เอ็กเพอริเมนต์ จำกัด.
- [4] สัญจกร ฤทธิศิทธิคุลกิจ. (2547). พื้นฐานกรรมวิธีสัญญาณดิจิทัล. กรุงเทพฯ: สำนักพิมพ์แห่ง จุฬาลงกรณ์มหาวิทยาลัย.
- [5] นภัทร วัจนาพินทร์. (2547). วงจรไอซีและการประยุกต์ใช้งาน. บริษัท สถาบันนักส์ จำกัด.





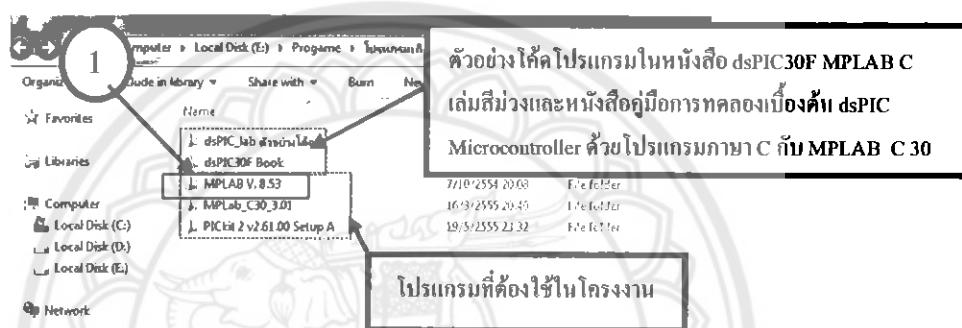


## วิธีการติดตั้งโปรแกรม

ในหัวข้อนี้จะกล่าวถึงวิธีการติดตั้งโปรแกรมที่ต้องใช้ในการทดลองโครงการ การประยุกต์ใช้งานของคิจิตอลสำหรับประมวลคำนำหน้ากของนวนิรบบส่ายพานล้ำเดียง ได้แก่ โปรแกรม MPLAB IDE V. 8.53 โปรแกรม MPLab\_C30\_3.01 และ โปรแกรม PICkit 2 v2.61.00

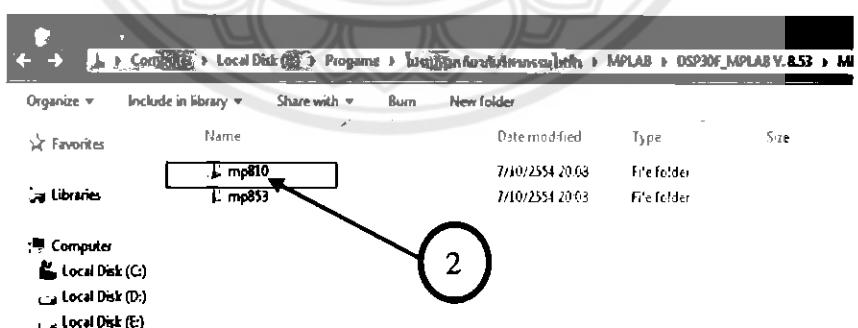
### 1.1 วิธีการติดตั้งโปรแกรม MPLAB IDE V. 8.53

- เริ่มต้นโดยการไปที่หน้าต่างที่มีโปรแกรมพร้อมทุกโปรแกรมที่ได้เตรียมไว้ให้ ดังรูปที่ 1.1 จากนั้นดับเบิลคลิกที่แฟ้มชื่อ “MPLAB V.8.53”



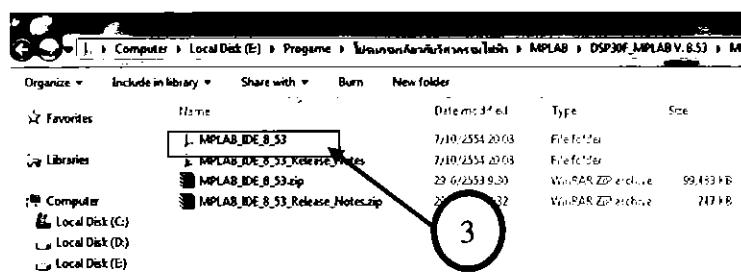
รูปที่ 1.1 โปรแกรมที่ต้องใช้ในการทดลองโครงการ การประยุกต์ใช้งานของคิจิตอลสำหรับประมวลคำนำหน้ากของนวนิรบบส่ายพานล้ำเดียง

- ดับเบิลคลิกที่แฟ้ม (folder) ชื่อ “mp853” ดังรูปที่ 1.2



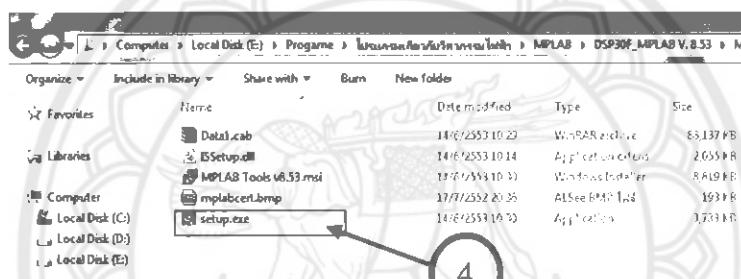
รูปที่ 1.2 แฟ้มชื่อ “mp853”

3. ดับเบิลคลิกที่ “MPLAB\_IDE\_8\_53” ดังรูปที่ 1.3



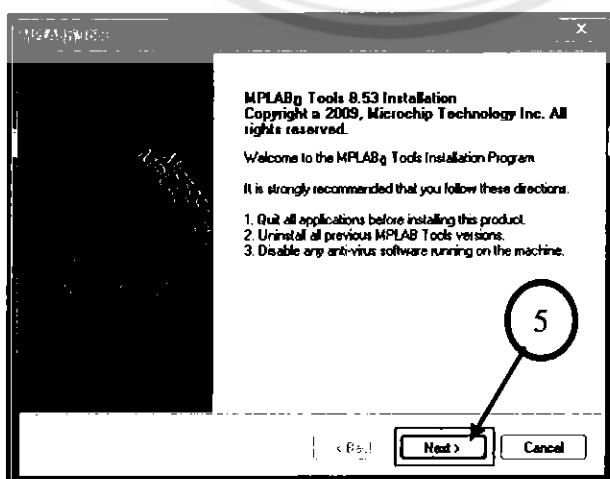
รูปที่ 1.3 ไฟล์เดอร์ “MPLAB\_IDE\_8\_53”

4. ดับเบิลคลิกที่ “setup.exe” ดังรูปที่ 1.4



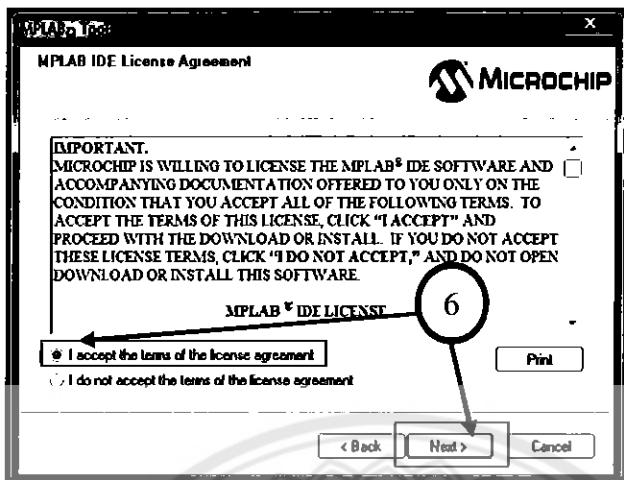
รูปที่ 1.4 “setup.exe”

5. หลังจากดับเบิลคลิกที่ “setup.exe” แล้วจะได้หน้าต่างการติดตั้ง ดังรูปที่ 1.5 จากนั้นคลิกปุ่ม “Next”



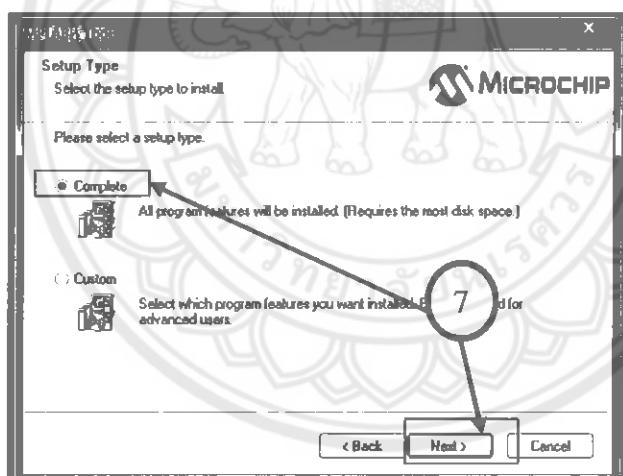
รูปที่ 1.5 หน้าต่างการติดตั้ง

6. คลิกเลือกที่ “I accept..” แล้วคลิกปุ่ม “Next” ดังรูปที่ 1.6



รูปที่ 1.6 “MPLAB IDE LICENSE”

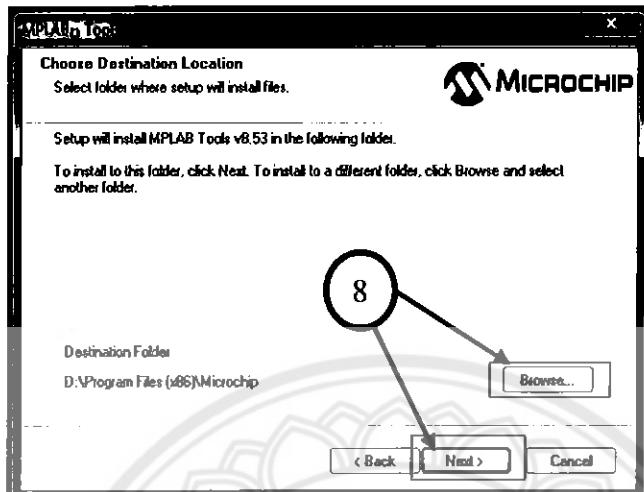
7. คลิกเลือกที่ “Complete” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.7



รูปที่ 1.7 เลือกรูปแบบการติดตั้งแบบ “Complete”

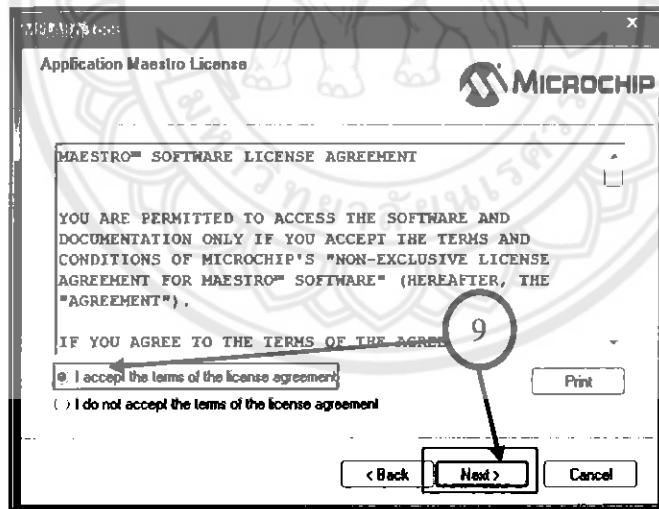
จากรูปที่ 1.7 สามารถเลือก การติดตั้งแบบ “Complete” เพื่อติดตั้ง โปรแกรมที่มีนาพร้อมกับ “MPLAB Tools” หรือการติดตั้งแบบ “Custom” เพื่อเลือก โปรแกรมที่จะติดตั้งด้วยตัวเอง (แนะนำให้เลือกแบบการติดตั้งแบบ “Complete”)

8. กำหนดที่อุปกรณ์ (folder) ของโปรแกรม ที่จะทำการติดตั้ง โดยการเลือก “Browse...” เสร็จแล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.8



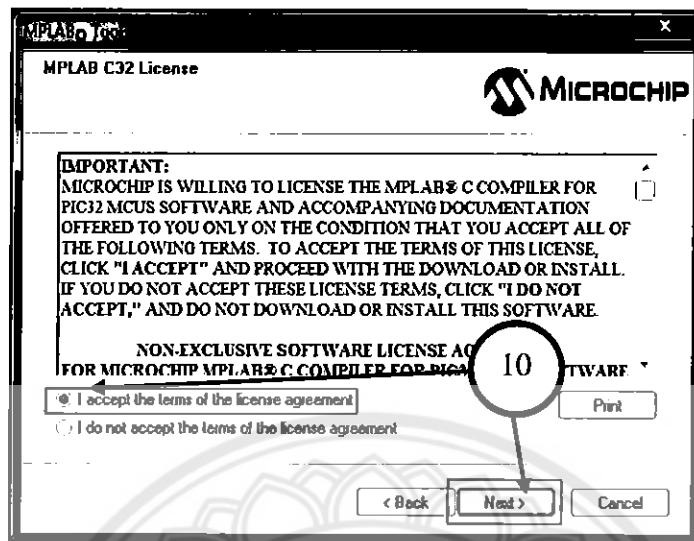
รูปที่ 1.8 . กำหนดที่อุปกรณ์ของโปรแกรมที่จะทำการติดตั้ง

9. คลิกเลือกที่ “I accept...” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.9



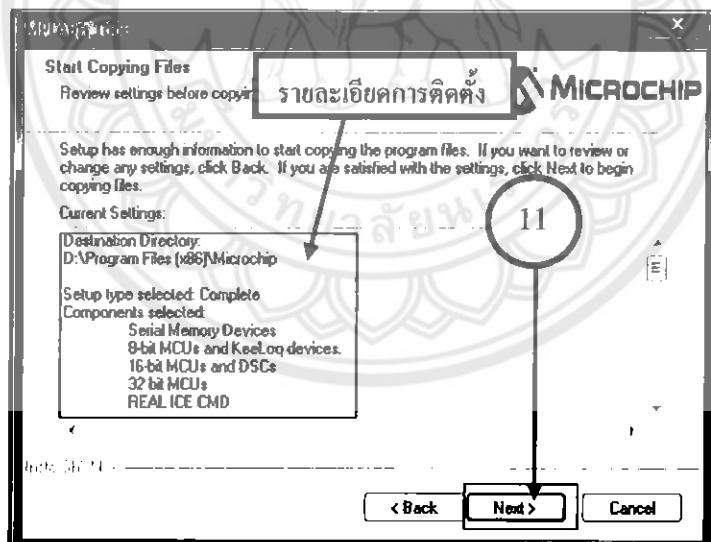
รูปที่ 1.9 แสดงรายละเอียดโปรแกรม “Maestro License”

10. คลิกเลือกที่ “I accept..” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.10



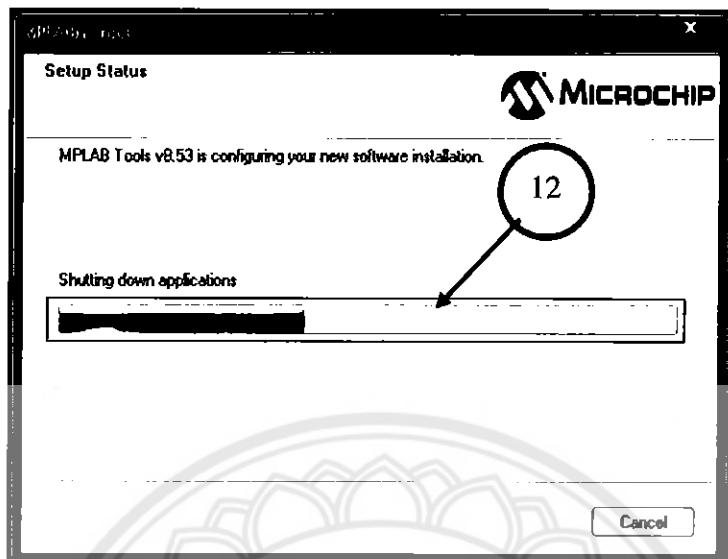
รูปที่ 1.10 แสดงรายละเอียดโปรแกรม “MPLAB C32 License”

11. แสดงรายละเอียดในการติดตั้ง แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.11



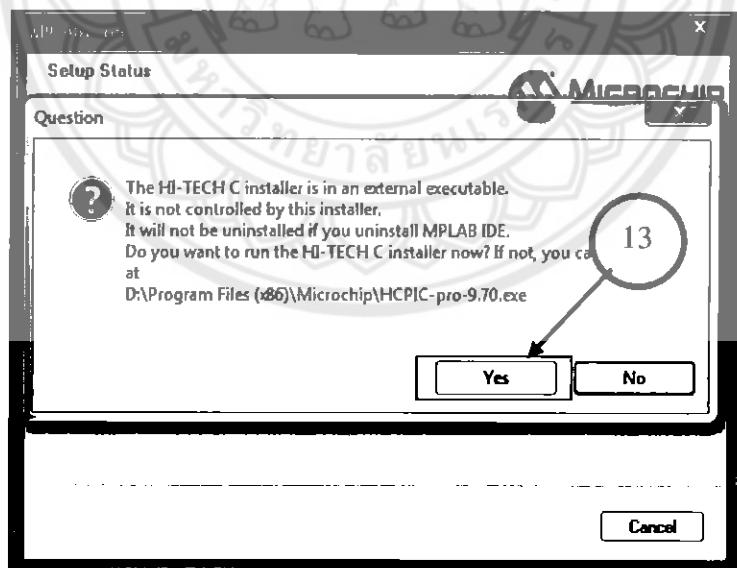
รูปที่ 1.11 รายละเอียดในการติดตั้ง

12. เริ่มต้นการติดตั้งโปรแกรม ดังรูปที่ 1.12



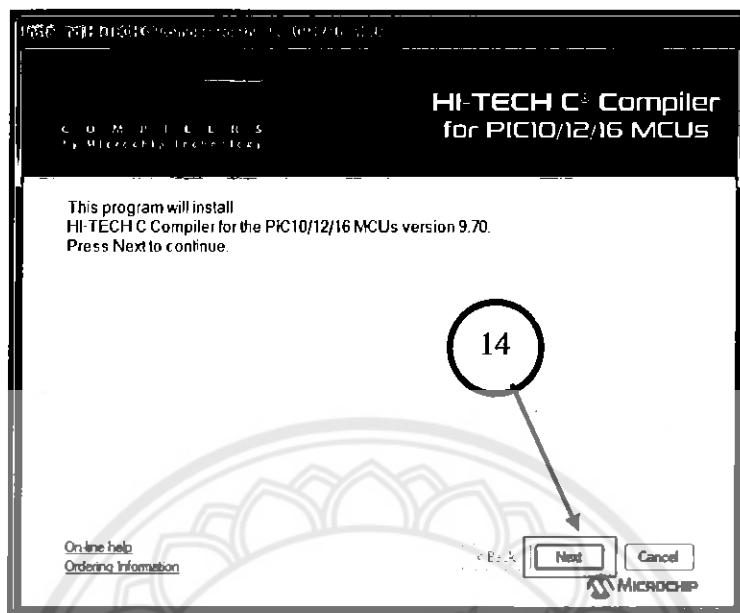
รูปที่ 1.12 เริ่มต้นการติดตั้งโปรแกรม

13. คลิกปุ่มคำสั่ง “Yes” เพื่อเริ่มการติดตั้ง “HI-TECH C” ดังรูปที่ 1.13



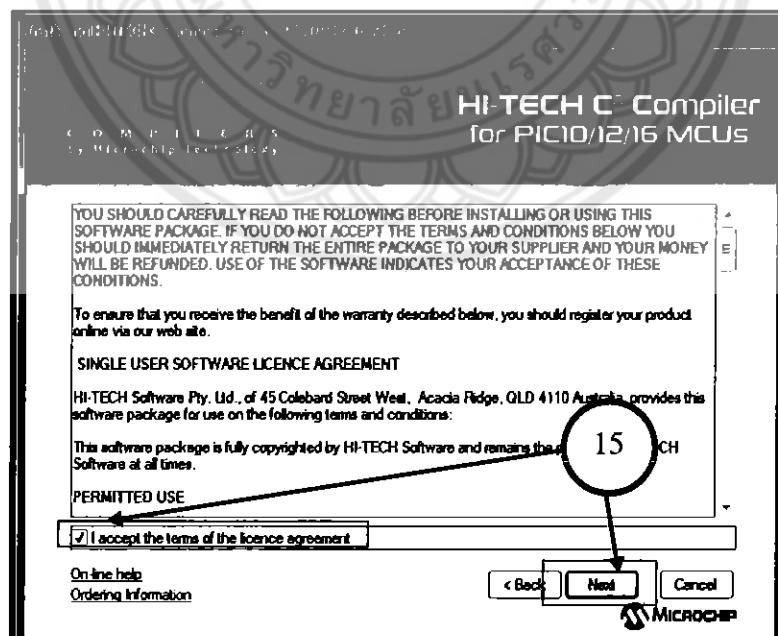
รูปที่ 1.13 ติดตั้ง “HI-TECH C”

14. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.14



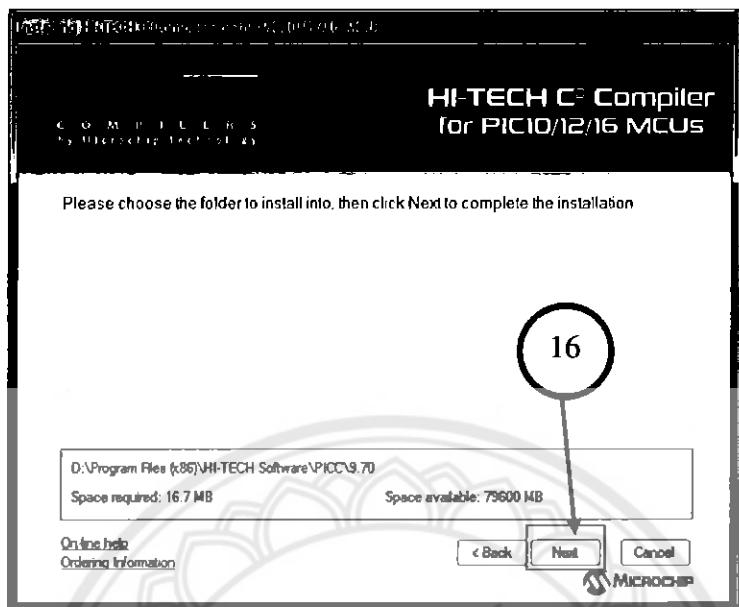
รูปที่ 1.14 คลิกปุ่มคำสั่ง “Next”

15. คลิกเลือกที่ “I accept..” และคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.15



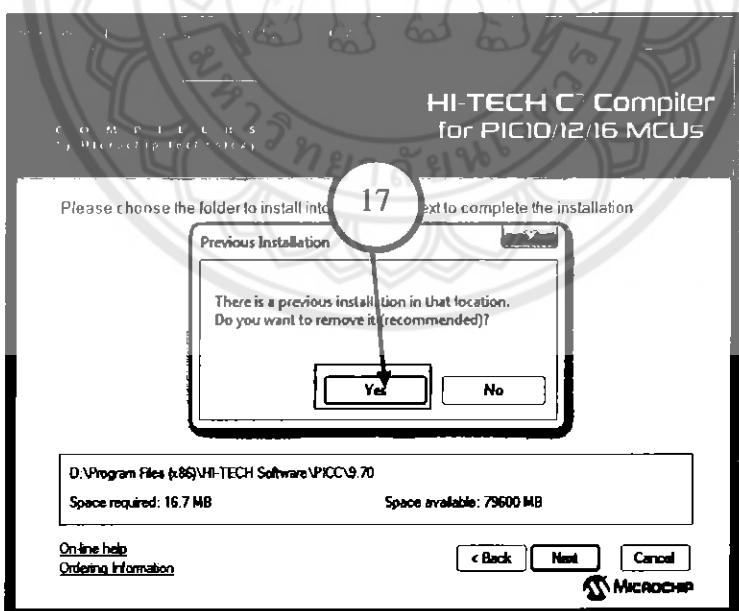
รูปที่ 1.15 คลิกเลือกที่ “I accept..” และคลิกปุ่มคำสั่ง “Next”

16. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.16



รูปที่ 1.16 คลิกปุ่มคำสั่ง “Next”

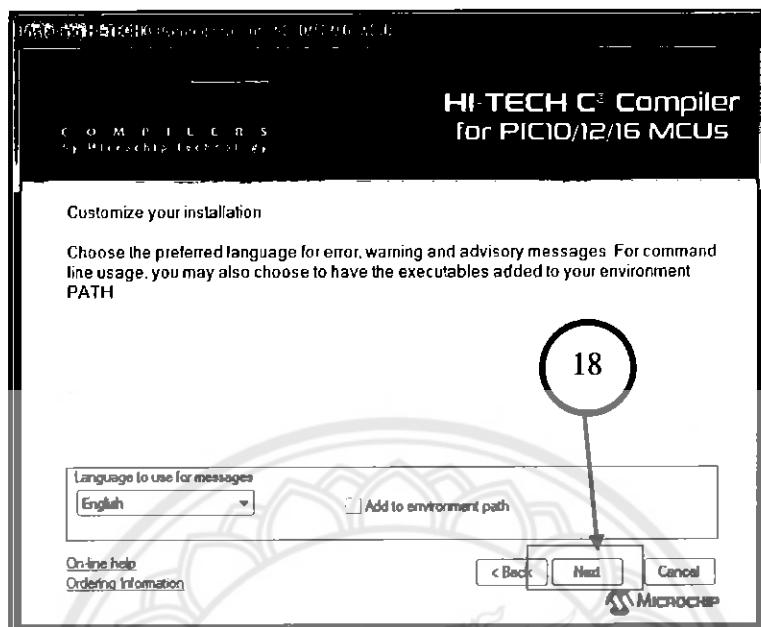
17. คลิกปุ่มคำสั่ง “Yes” ดังรูปที่ 1.17



รูปที่ 1.17 คลิกปุ่มคำสั่ง “Yes”

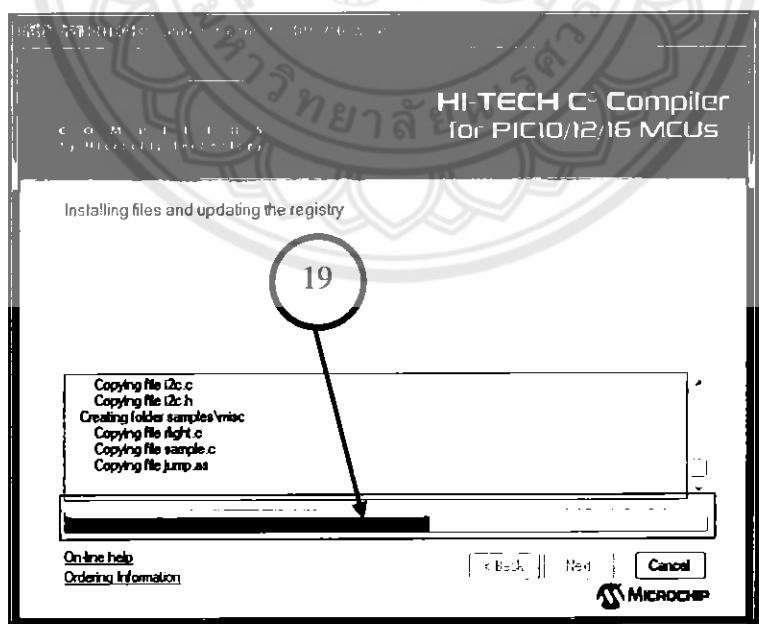
จากรูปที่ 1.17 ถ้าไม่มีหน้าต่างนี้ขึ้นให้ข้ามขั้นตอนนี้ไปได้เลย

18. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.18



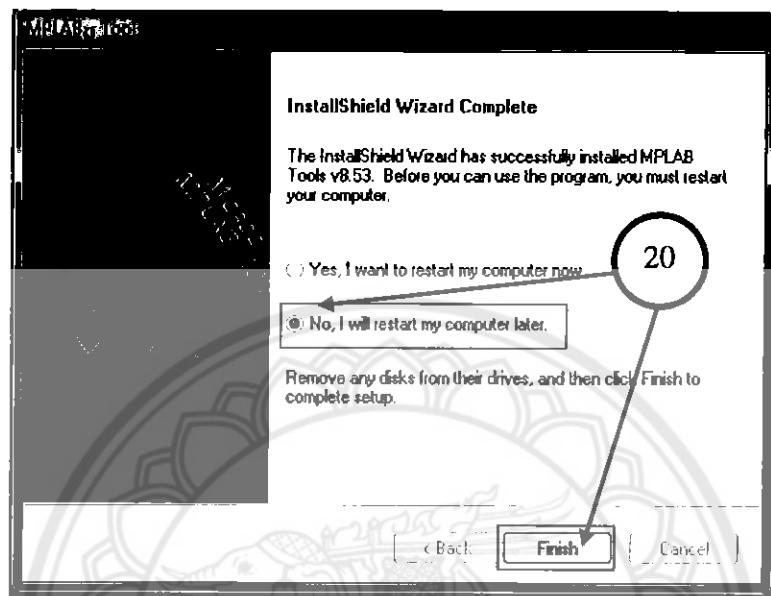
รูปที่ 1.18 คลิกปุ่มคำสั่ง “Next”

19. เริ่มต้นการติดตั้งโปรแกรม ดังรูปที่ 1.19



รูปที่ 1.19 เริ่มต้นการติดตั้งโปรแกรม

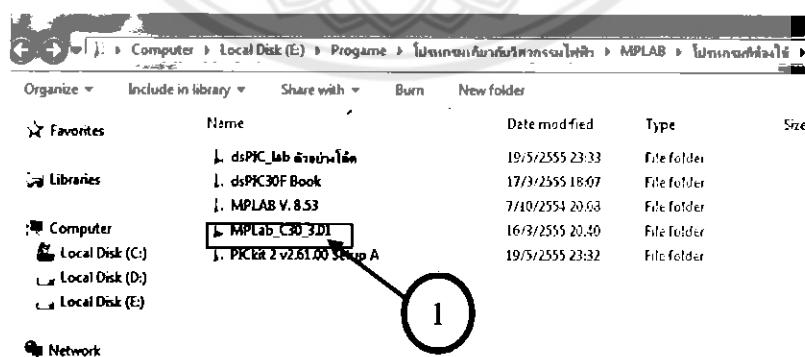
20. เลือก “NO” เนื่องจากจะทำการลงโปรแกรมทั้งสามโปรแกรมเสร็จก่อนแล้วก่อน “Restart” ที่เดียว จากนั้นคลิกเลือกปุ่มคำสั่ง “Finish” เพื่อสิ้นสุดการลงโปรแกรม “MPLAB IDE V8.53” ดังรูปที่ 1.20



รูปที่ 1.20 สิ้นสุดการลงโปรแกรม “MPLAB IDE V8.53”

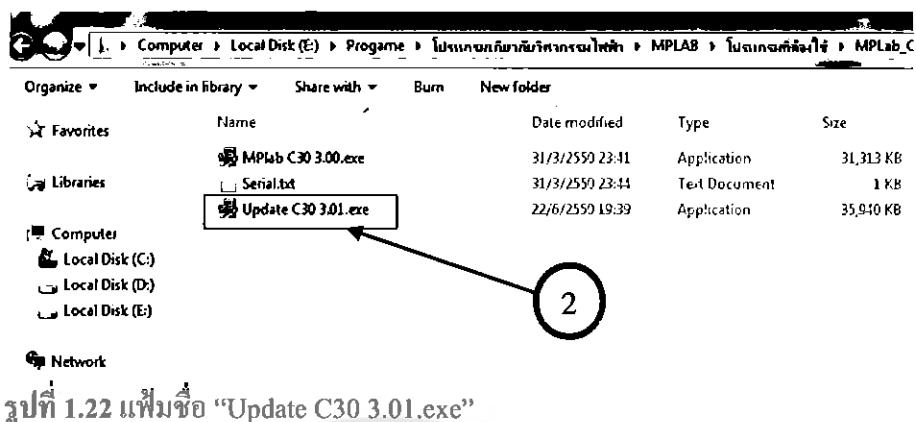
## 1.2 วิธีการติดตั้งโปรแกรม MP lab\_C30\_3.01

1. เริ่มต้นโดยการไปที่หน้าต่าง ที่มีโปรแกรมพร้อมทุกๆ โปรแกรม ที่ได้เตรียมไว้ให้ ดังรูปที่ 1.21 จากนั้นทำการดับเบิลคลิกที่แฟ้ม (folder) ชื่อ “MP lab\_C30\_3.01”

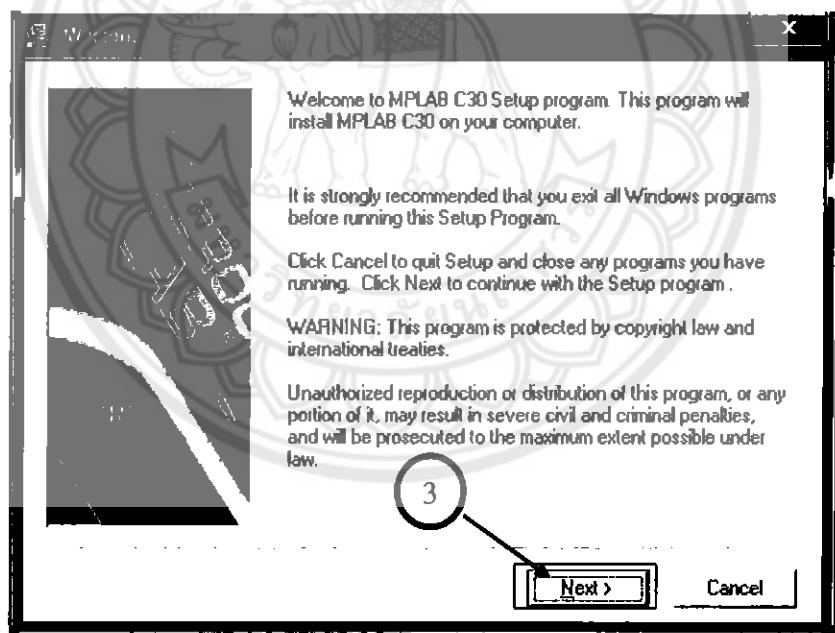


รูปที่ 1.21 แฟ้ม “MP lab\_C30\_3.01”

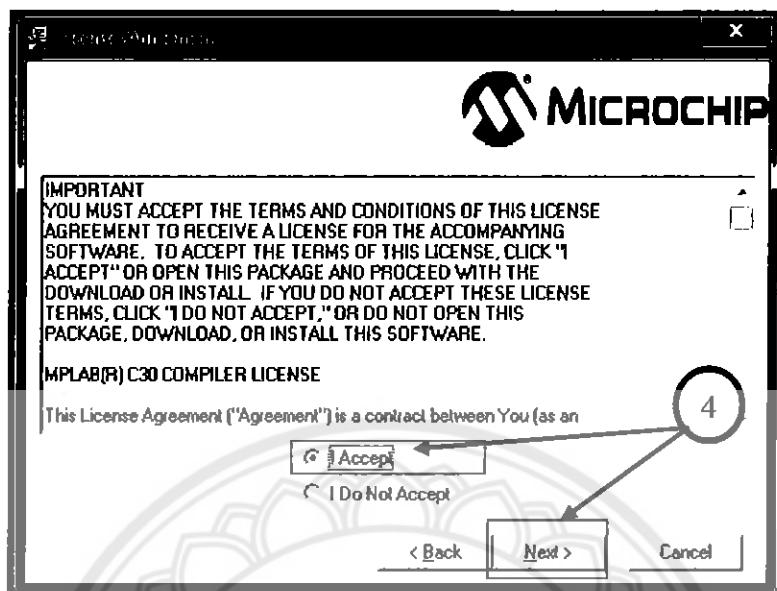
2. ดับเบลคลิกที่แฟ้ม (folder) ชื่อ “Update C30 3.01.exe” ดังรูปที่ 1.22



3. หลังจากดับเบลคลิกที่ “Update C30 3.01.exe” แล้วจะได้หน้าต่างการติดตั้ง งานนั้นคลิกปุ่ม “Next” ดังรูปที่ 1.23

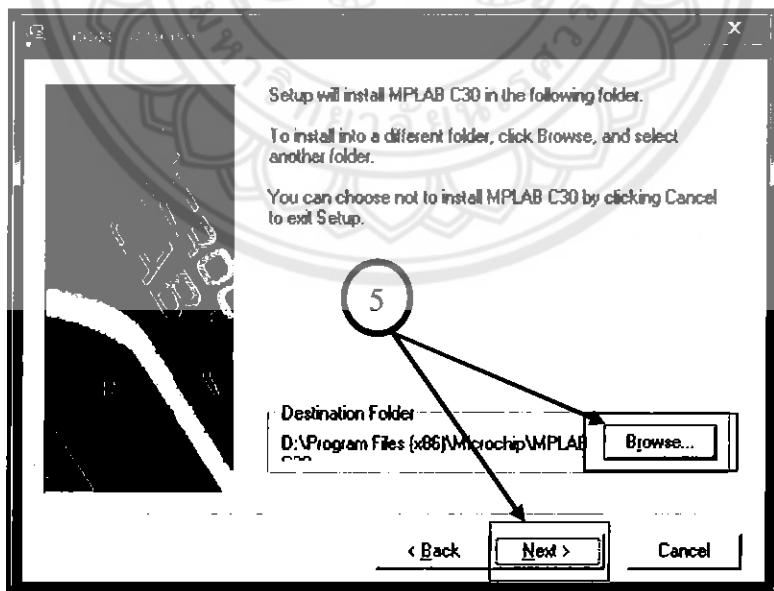


4. คลิกเลือกที่ “I accept..” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.24



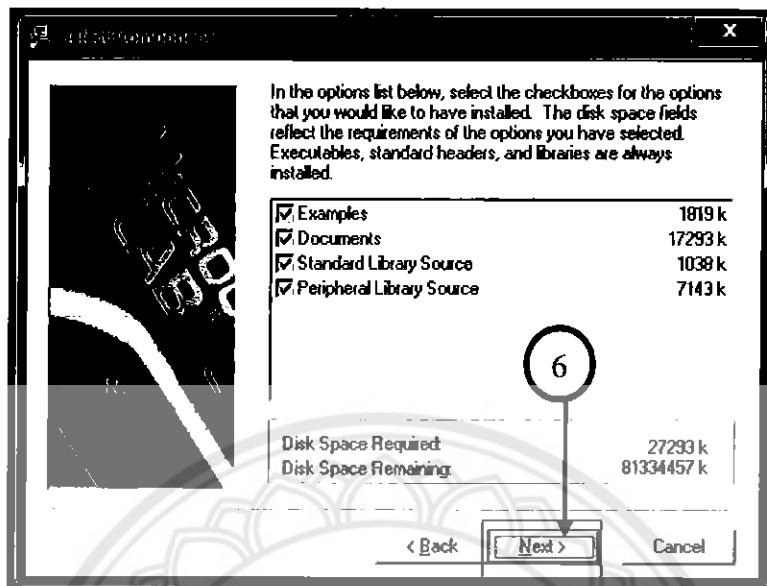
รูปที่ 1.24 แสดงรายละเอียด “License Agreement”

5. กำหนดที่อยู่แฟ้ม (folder) โปรแกรมที่จะทำการติดตั้ง โดยการเลือก “Browse...” เสร็จแล้ว คลิกปุ่มคำสั่ง ‘Next’ ดังรูปที่ 1.25



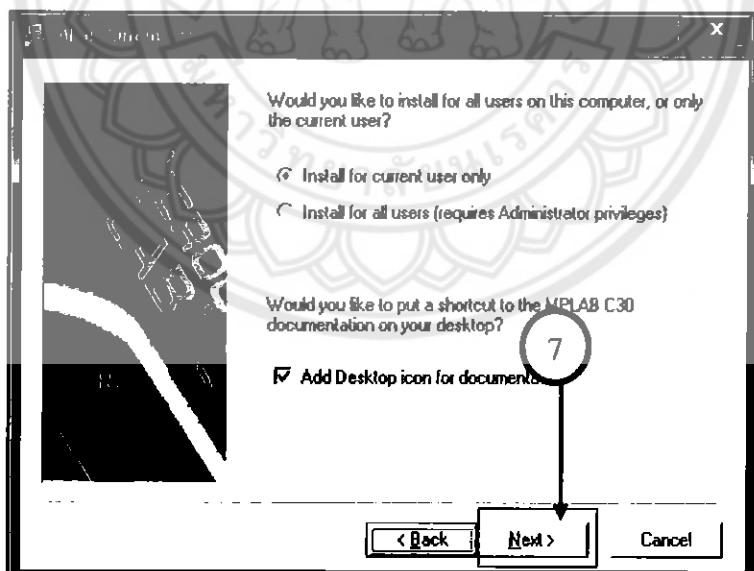
รูปที่ 1.25 กำหนดที่อยู่ของแฟ้มของโปรแกรมที่จะทำการติดตั้ง

6. แสดงรายละเอียดในการติดตั้ง แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.26



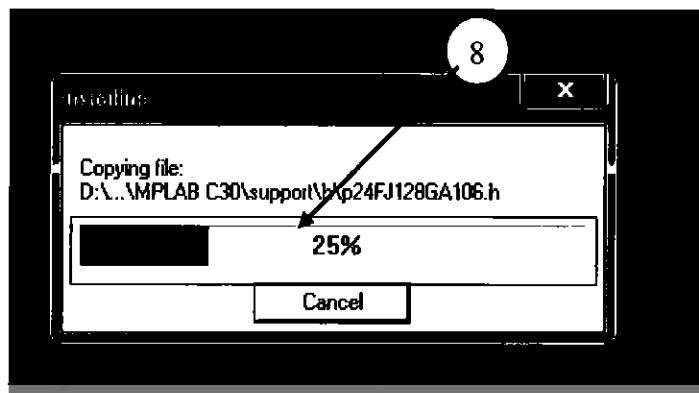
รูปที่ 1.26 แสดงรายละเอียดในการติดตั้ง

7. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.27



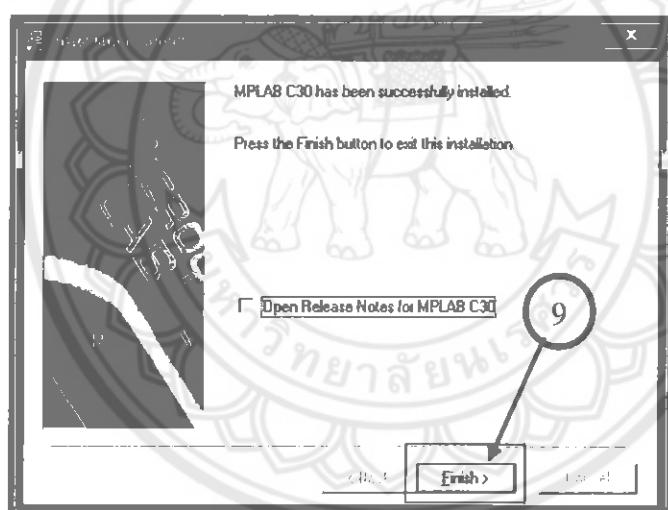
รูปที่ 1.27 แสดงหน้าต่าง “All or Current User”

8. เริ่มต้นการติดตั้งโปรแกรม ดังรูปที่ 1.28



รูปที่ 1.28 เริ่มต้นการติดตั้งโปรแกรม

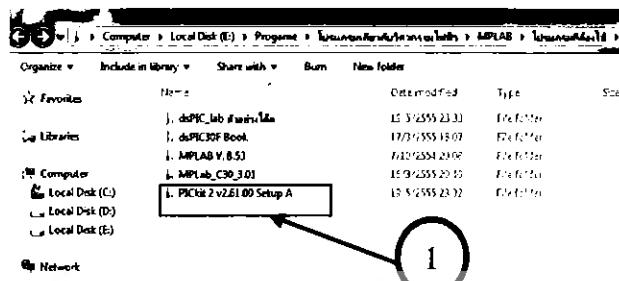
9. คลิกปุ่มคำสั่ง “Finish” เพื่อสิ้นสุดการลงโปรแกรม “MPlab\_C30\_3.01” ดังรูปที่ 1.29



รูปที่ 1.29 แสดงสิ้นสุดการลงโปรแกรม “MPlab\_C30\_3.01”

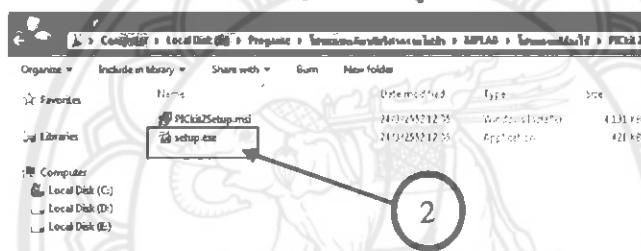
### 1.3 วิธีการติดตั้งโปรแกรม PICkit 2 v2.61

- เริ่มต้นโดยการไปที่หน้าต่าง ที่มีโปรแกรมพร้อมทุกๆ โปรแกรมที่เตรียมไว้ให้ ดังรูปที่ 1.30 จากนั้นค้นเบิลคลิกที่แฟ้ม (folder) ชื่อ “PICkit 2 v2.61.00 Setup A”



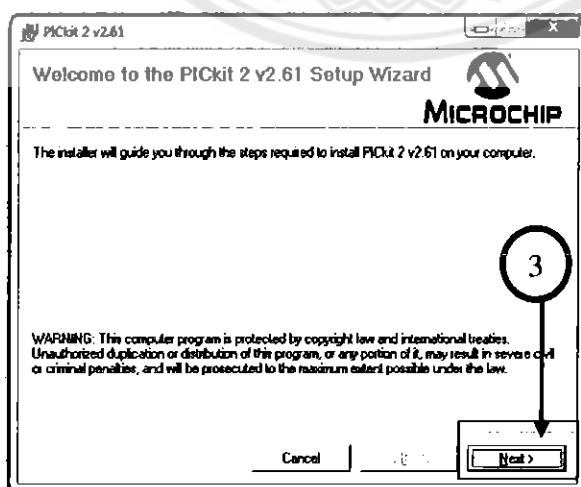
รูปที่ 1.30 แสดงแฟ้มชื่อ “PICkit 2 v2.61.00 Setup A”

- ค้นเบิลคลิกที่แฟ้มชื่อ “setup.exe” ดังรูปที่ 1.31



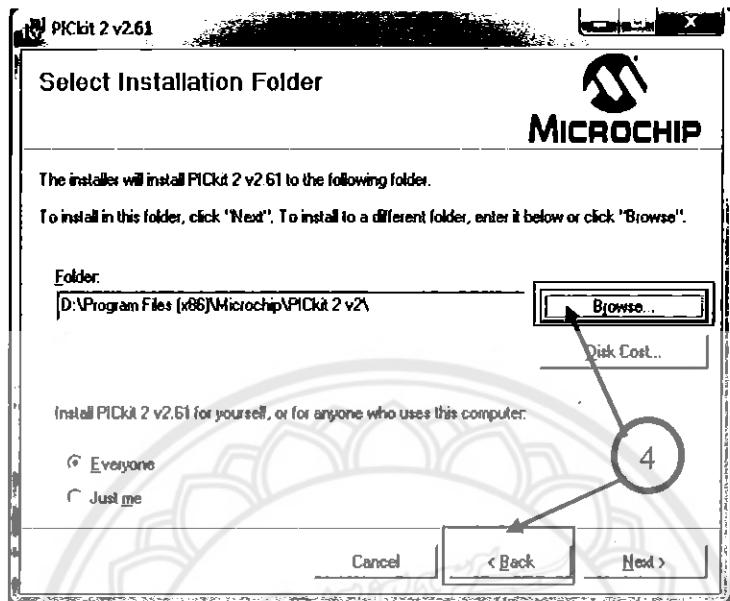
รูปที่ 1.31 แสดงแฟ้มชื่อ “setup.exe”

- หลังจากค้นเบิลคลิกที่ “setup.exe” แล้วจะได้หน้าต่างเริ่มต้นการติดตั้งขึ้นมา จากนั้นก็คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.32



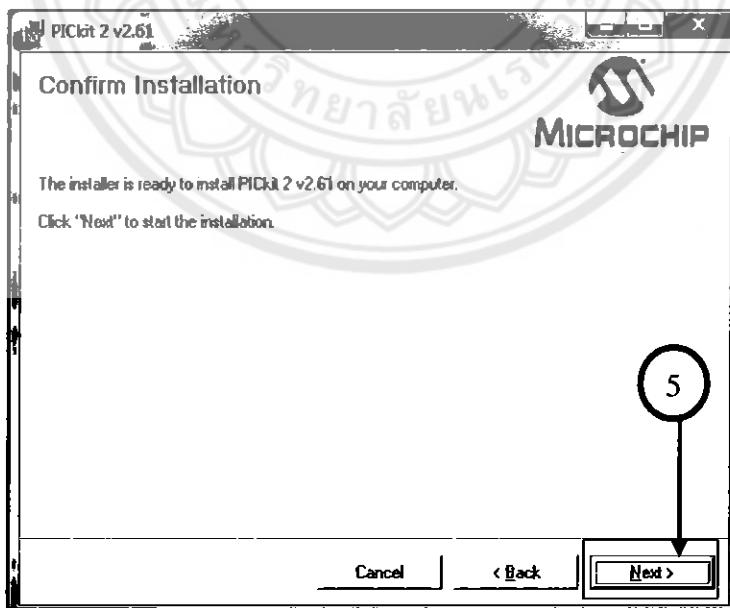
รูปที่ 1.32 หน้าต่างเริ่มต้นการติดตั้ง

4. กำหนดที่อยู่ไฟล์ (folder) ของโปรแกรมที่จะทำการติดตั้งโดยการเลือก “Browse...” เสร็จแล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.33



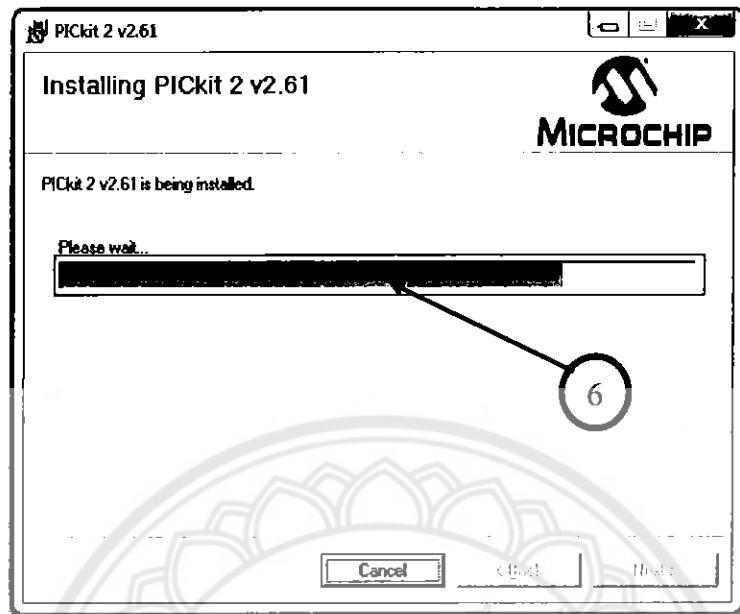
รูปที่ 1.33 กำหนดที่อยู่ของไฟล์ของโปรแกรมที่จะทำการติดตั้ง

5. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.34



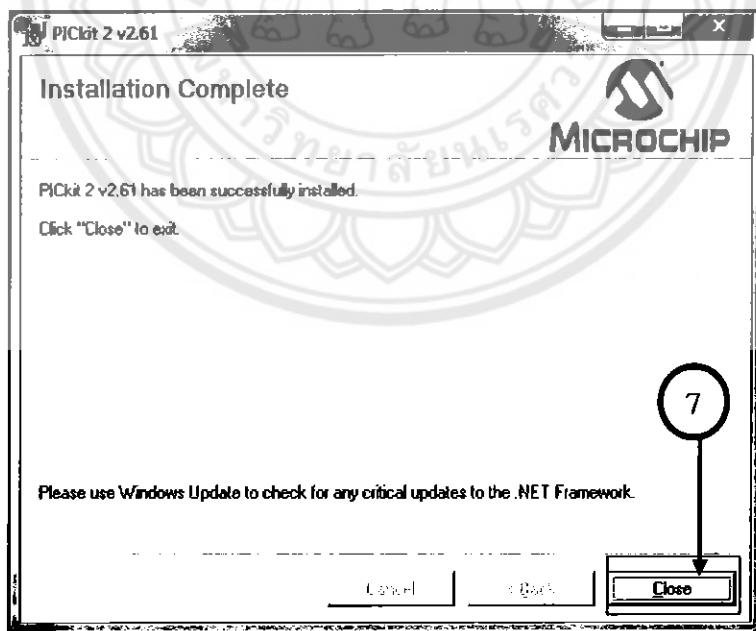
รูปที่ 1.34 แสดงการยืนยันในการลงโปรแกรม

6. เริ่มต้นการติดตั้งโปรแกรม ดังรูปที่ 1.35



รูปที่ 1.35 เริ่มต้นการติดตั้ง โปรแกรม

7. คลิกปุ่มคำสั่ง “Close” เพื่อสิ้นสุดการลงโปรแกรม “PICkit 2 v2.61” ดังรูปที่ 1.36



รูปที่ 1.36 แสดงสิ้นสุดการลง โปรแกรม “PICkit 2 v2.61”

ภาคผนวก ข

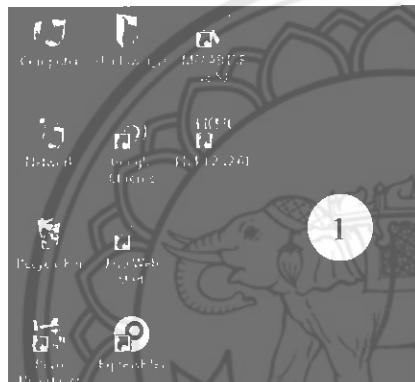
ขั้นตอนการสร้างโปรแกรมใน MPLAB C Compiler และการสร้างโปรแกรม  
การกรองและเปลี่ยนแบบเคลื่อนที่

## ขั้นตอนการสร้างโปรเจกต์ใน MPLAB C Compiler และการสร้างโปรแกรมการกรอง เกลี่ยแบบเคลื่อนที่

จากหัวข้อที่แล้วจะเป็นวิธีการลงโปรแกรมที่ใช้ในการทดลองประกอบไปด้วยสาม โปรแกรมด้วยกัน และในหัวข้อนี้จะกล่าวถึงขั้นตอนการสร้างโปรเจกต์ใน MPLAB C Compiler และการสร้างโปรแกรมการกรองเคลื่ยแบบเคลื่อนที่เพื่อทำการทดลอง โดยจะยกตัวอย่างโปรแกรม การกรองและลีบแบบเคลื่อนที่ที่จำนวนข้อมูล 50 ข้อมูล

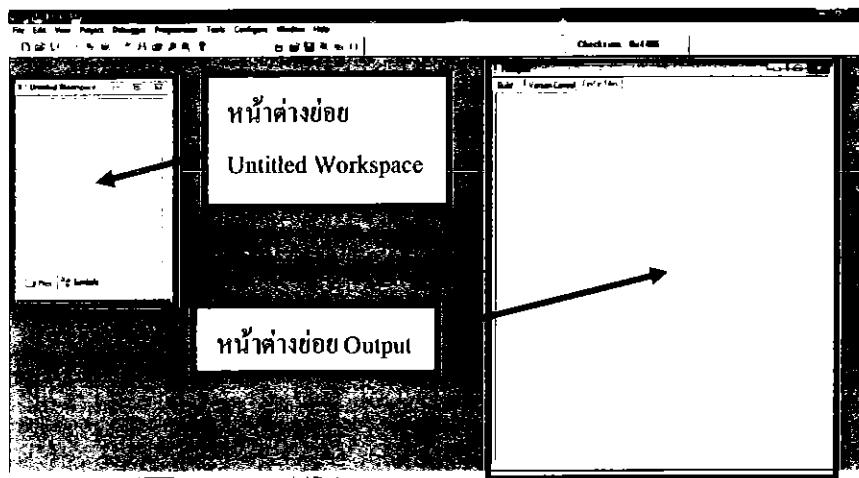
### 1.1 ขั้นตอนการสร้างโปรเจกต์ใน MPLAB C Compiler

1. ดับเบิลคลิกเรียกใช้งานโปรแกรม “MPLAB IDE v8.53” ดังรูปที่ 1.1



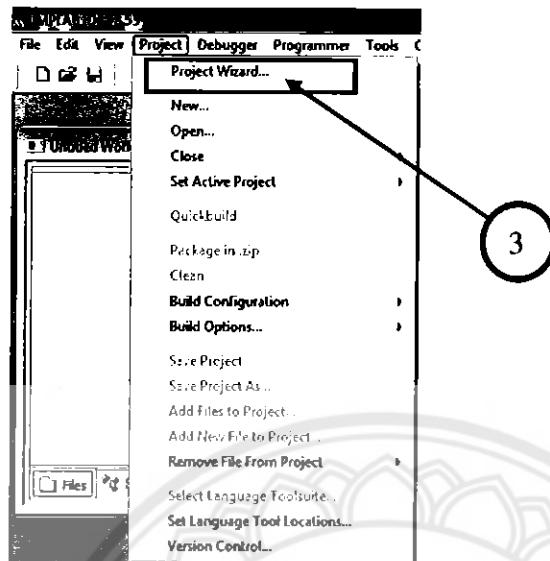
รูปที่ 1.1 โปรแกรม “MPLAB IDE v8.53”

2. หลังจากดับเบิลคลิกเรียกใช้งานโปรแกรม “MPLAB IDE v8.53” แล้วจะได้รับหน้าต่างของ โปรแกรม “MPLAB IDE” ดังรูปที่ 2.2 ซึ่งประกอบด้วยสองหน้าต่างย่อยคือ Untitled Workspace กับหน้าต่าง Output ดังแสดงไว้ในรูปที่ 1.2



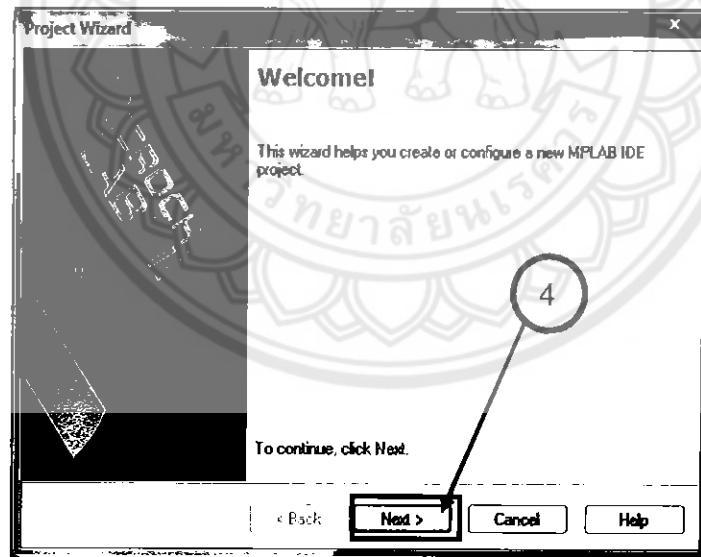
รูปที่ 1.2 หน้าเมื่อ Run โปรแกรม MPLAB IDE

3. ไปที่แถบเมนูแล้วคลิก “Project” เลือก “Project Wizard...” แสดงในรูปที่ 1.3



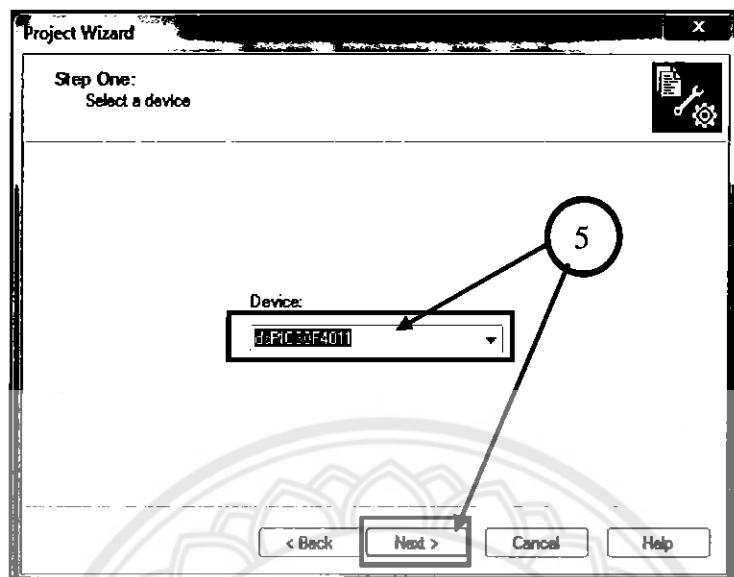
รูปที่ 1.3 แสดงแถบเมนู “Project” เลือก “Project Wizard...”

4. ໂຄະລືອກແສດງການໃໝ່ຈານ “Project Wizard” ຄຸກປຸ່ນຄໍາສັ່ງ “Next” ດັ່ງຮູບທີ 1.4



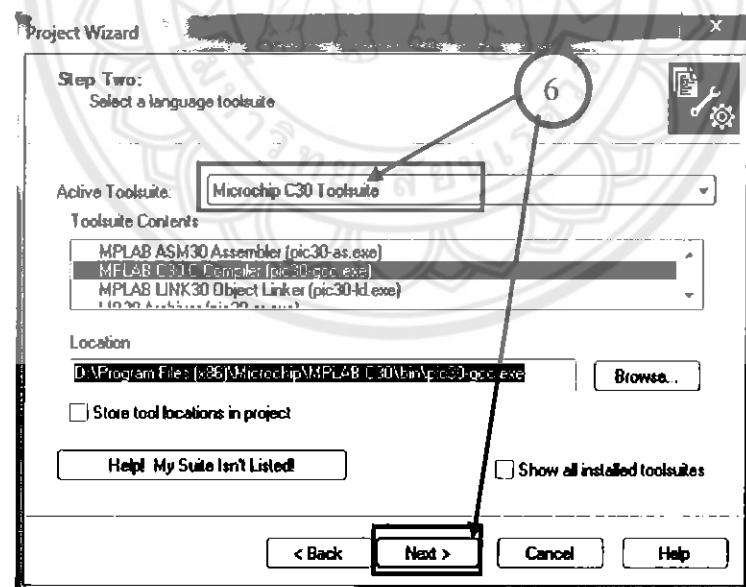
ຮູບທີ 1.4 ໄຄະລືອກແສດງການໃໝ່ຈານ “Project Wizard”

5. เลือกที่ “Device” ชื่อ “dsPIC30F4011” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.5



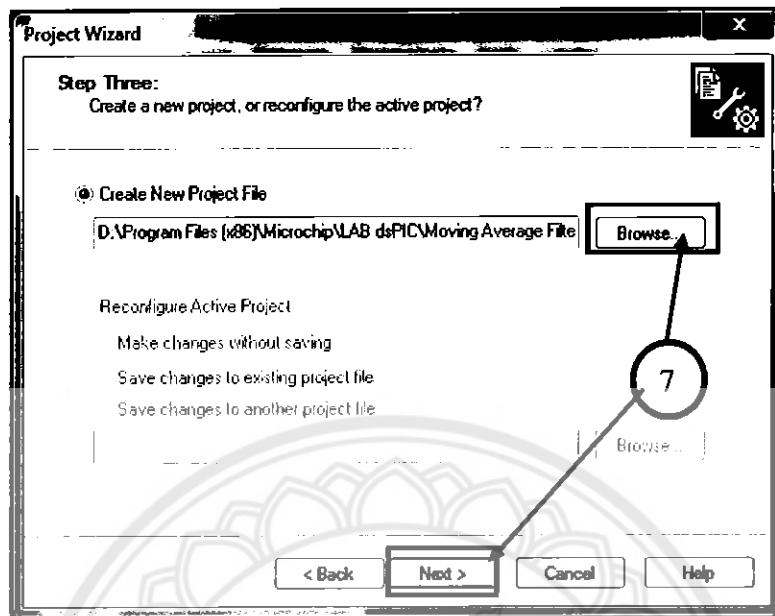
รูปที่ 1.5 เลือก “dsPIC30F4011”

6. เลือก “Microchip C30 Toolsuite” แล้วคลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.6



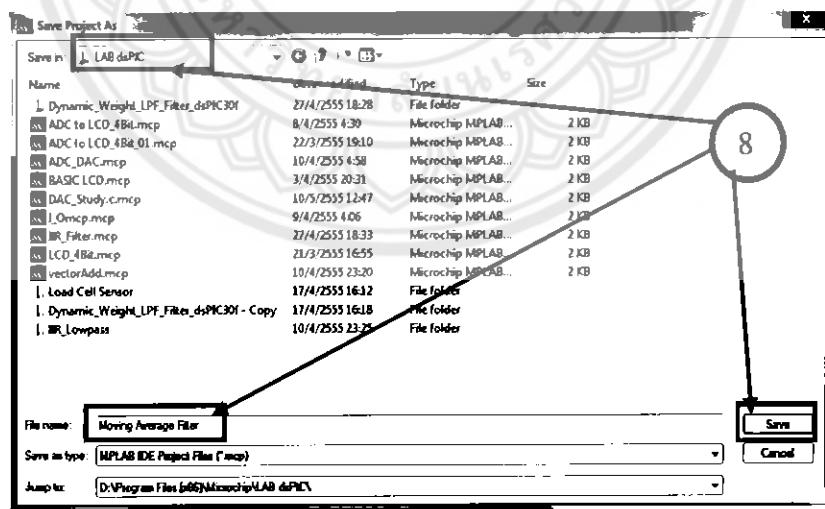
รูปที่ 1.6 เลือก “Microchip C30 Toolsuite”

7. คลิกเลือก “Browse...” เพื่อกำหนดที่อยู่ของแฟ้มที่ต้องการสร้าง ดังรูปที่ 1.7



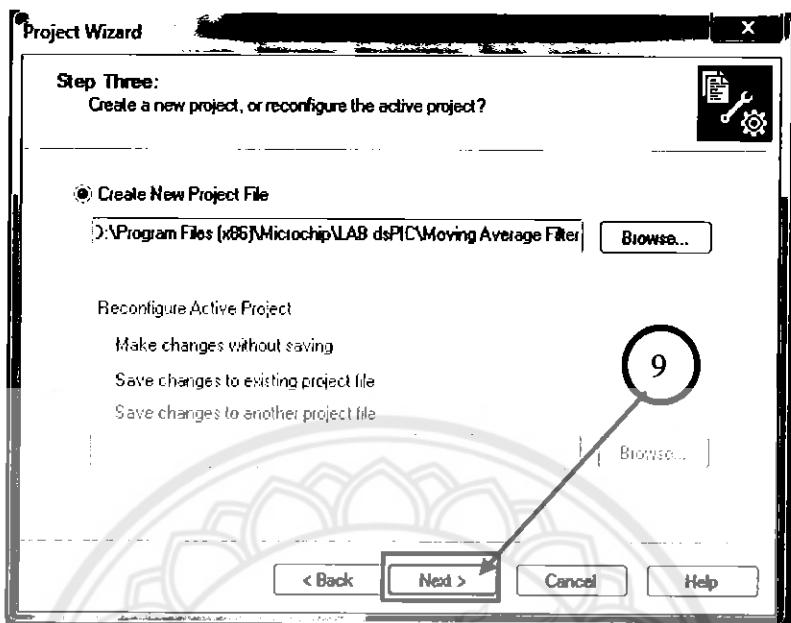
รูปที่ 1.7 คลิกเลือก “Browse...”

8. สร้างแฟ้มโปรเจกต์ (folder) ชื่อ “LAB dsPIC” จากนั้นคัดเบลกคลิกเข้าไปแล้วทำการสร้างชื่อโปรเจกต์ (file name) “Moving Average Filter” และคลิก “Save” ดังรูปที่ 1.8



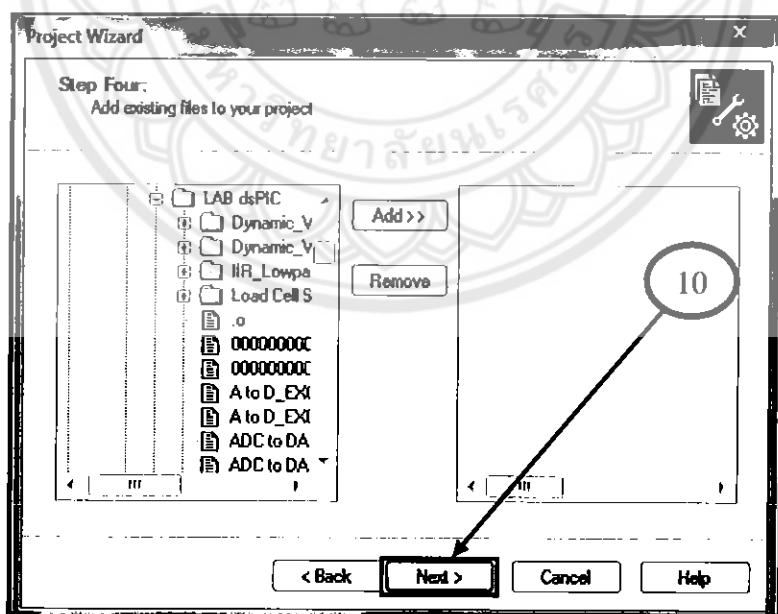
รูปที่ 1.8 โปรเจกต์ชื่อ “Moving Average Filter”

9. เมื่อสร้างแฟ้มโปรแกรมแล้วทำการคลิก “Next” ดังรูปที่ 1.9



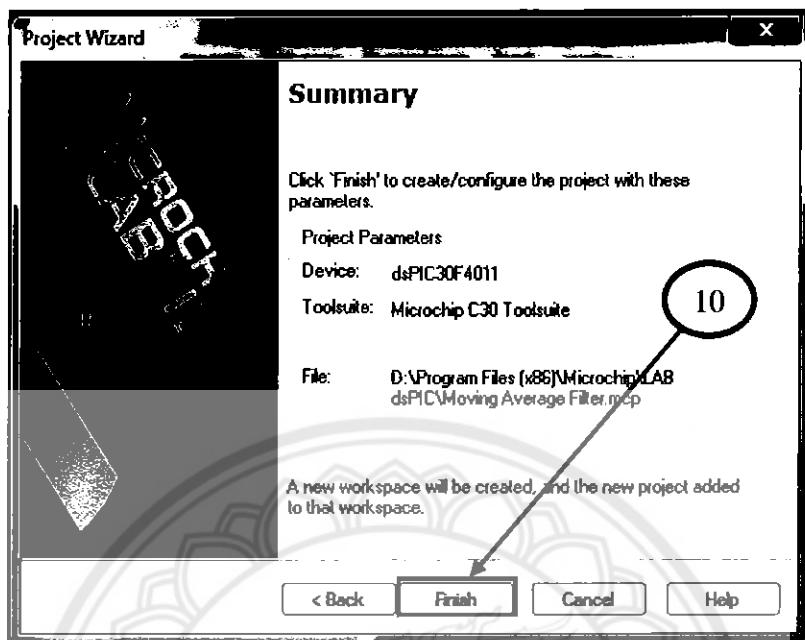
รูปที่ 1.9 หน้าต่างการสร้างแฟ้มโปรแกรม

10. คลิกปุ่มคำสั่ง “Next” ดังรูปที่ 1.10



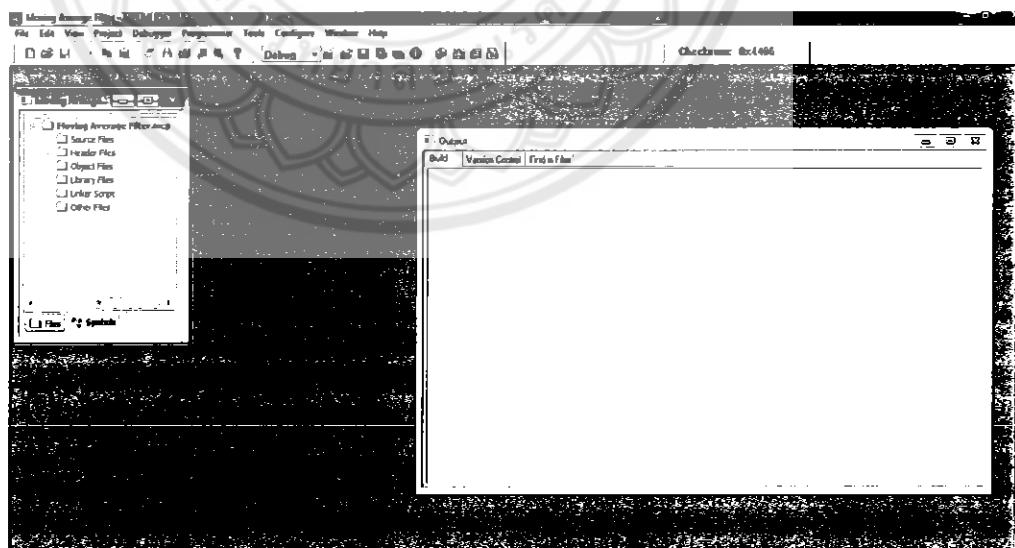
รูปที่ 1.10 การเพิ่มไฟล์เข้าไปในโปรแกรม

11. คลิกปุ่มคำสั่ง “Finish” เพื่อเสร็จสิ้นการสร้างไฟล์โปรเจกต์ ดังรูปที่ 1.11



รูปที่ 1.11 เสร็จสิ้นการสร้างไฟล์โปรเจกต์

12. หลังจากที่ได้ทำการสร้างไฟล์โปรเจกต์เสร็จแล้วก็จะได้นำต่อไปที่พร้อมที่จะทำการสร้างโปรแกรมเพื่อทำการทดลอง ดังรูปที่ 1.12

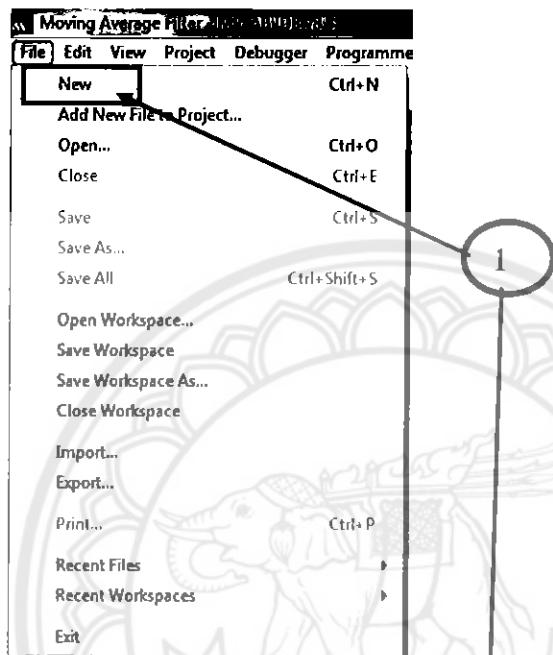


รูปที่ 1.12 หน้าต่างที่พร้อมที่จะทำการสร้างโปรแกรมเพื่อทำการทดลอง

## 1.2 การสร้างโปรแกรมการกรองเฉลี่ยแบบเคลื่อนที่

โดยจะยกตัวอย่างโปรแกรมการกรองเฉลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 50 ข้อมูล

1. เริ่มต้นโดยการไปที่ “File” เลือก “New” ดังรูปที่ 1.13 เพื่อจะเปิดหน้าต่างสำหรับเขียนโค้ดโปรแกรม ดังรูปที่ 1.14

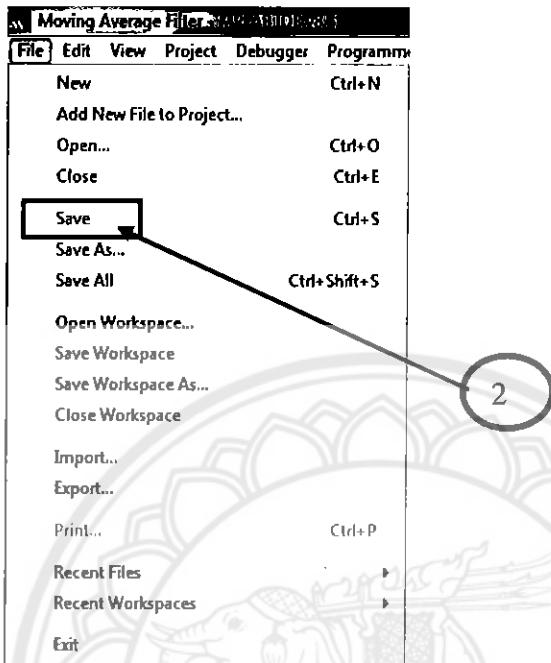


รูปที่ 1.13 ไปที่ “File” เลือก “New”



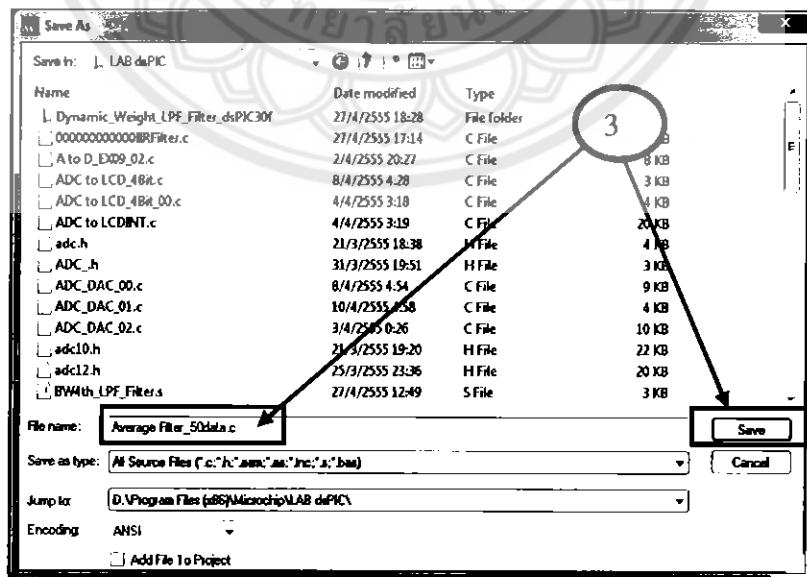
รูปที่ 1.14 หน้าต่างสำหรับเขียนโค้ดโปรแกรม

2. จากนั้นทำการบันทึกหน้าต่างสำหรับเงินโถด์โปรแกรมโดยไปที่ “File” เลือก “Save” ดังรูปที่ 1.15



รูปที่ 1.15 ทำการ “Save” หน้าต่างสำหรับเขียนโค้ดโปรแกรม

3. ทำการตั้งชื่อว่า “Average Filter\_50data.c” เสิร์จแล้วคลิก “Save” ดังรูปที่ 1.16



รูปที่ 1.16 ตั้งชื่อว่า “Average Filter\_50data.c”

4. เมื่อทำการบันทึกเสร็จแล้ว งานนี้ทำการเขียนการกรองเฉลี่ยแบบเคลื่อนที่ ที่จำนวนข้อมูล 50 ข้อมูล ดังรูปที่ 1.17

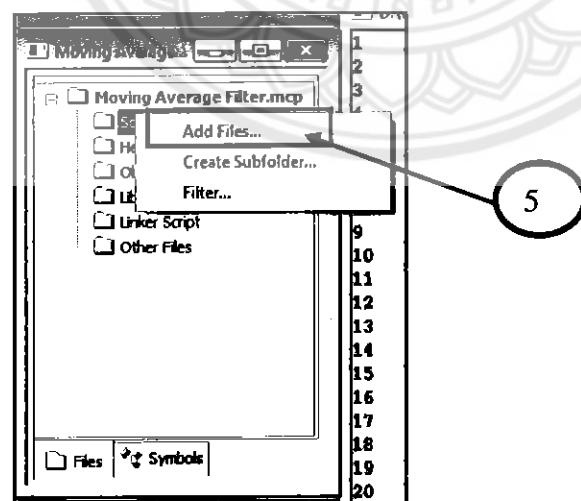
```

Moving Average Filter - MPLAB X IDE v1.6
File Edit View Project Debugger Preferences Tools Configure Window Help
D:\MPLAB\Projects\Moving Average Filter\Source Files\Main.c Debug C:\Users\user\Documents\Chuchon\921006
Moving Average Filter.c
Includes p30f2011.h // Header file for device P30F2011
Includes add10.h // External ADC module library functions
// Configuration Fuses
#pragma CODE_CS=CS10 // To enable, User Disable, or CS11
#pragma XOSC_CRYSTAL // Watchdog timer off
// Initial variables
unsigned int result;
float anal = 0.000453125; // 0.000453125
// delay 1/4 ms (25 uS)
void delay_ms(unsigned int ms)
{
    unsigned int x;
    for (x = ms; x>0; x--)
        for (x = 1023; x>0; x--)
            for (x = 1023; x>0; x--);
}
// Initialize ADC
void ADC0_Init(void)
{
    unsigned int config1, config2, config3;
    unsigned int config4, config5;
    unsigned int channel;
    Channel0();
    config1 = 0x0000; // ADC1, 1
    config2 = 0x0000; // ADCSF2
    config3 = 0x0000; // ADCSF3
    config4 = 0x0000; // ADCSF3
    config5 = 0x0000; // ADCSF3
    config5 |= 0x0001; // ADCEN
}
Channel0()
{
    config1 |= 0x0001; // ADC1, 1
    config2 |= 0x0000; // ADCSF2
    config3 |= 0x0000; // ADCSF3
    config4 |= 0x0000; // ADCSF3
    config5 |= 0x0000; // ADCSF3
    config5 |= 0x0001; // ADCEN
}

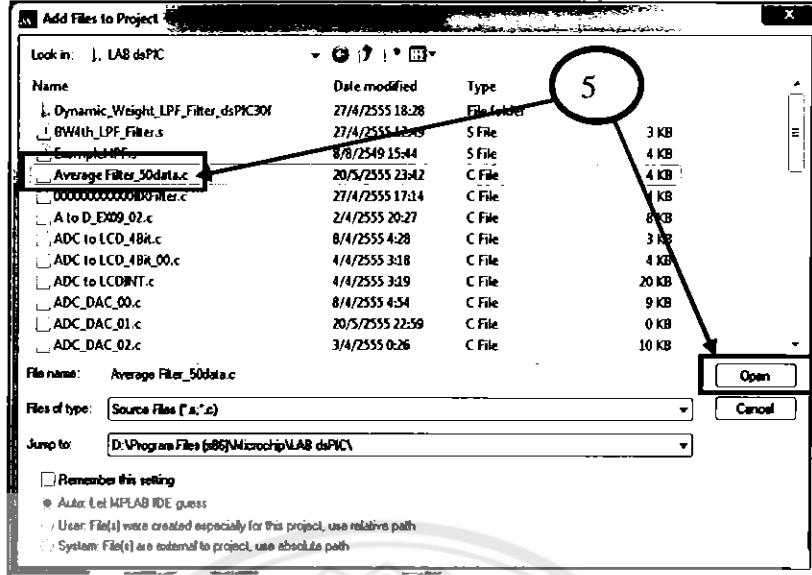
```

รูปที่ 1.17 ทำการเขียนการกรองเฉลี่ยแบบเคลื่อนที่ที่จำนวนข้อมูล 50 ข้อมูล

5. ต่อไปเป็นการoadไฟล์เข้ามาเพื่อทำการคอมไฟล์ ทดสอบความถูกต้องของโปรแกรมโดยไปที่หน้าต่างโปรแกรม กlikขวาที่ “Source Files” เพื่อเลือก “Add Files...” เลือก Sound Code โปรแกรมชื่อ “Average Filter\_50data.c” แล้วคลิก “Open” เข้ามานิโปรแกรมคไฟล์ ดังรูปที่ 1.18 และ 1.19

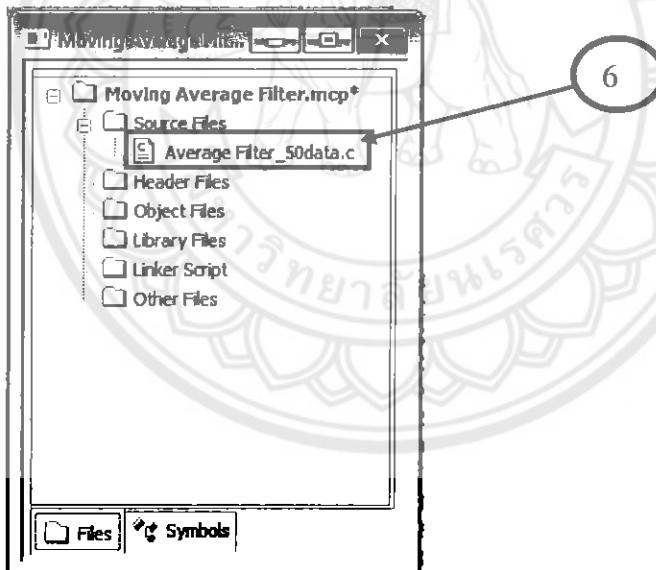


รูปที่ 1.18 คลิกเลือก “Source Files” เพื่อ “Add Files...”



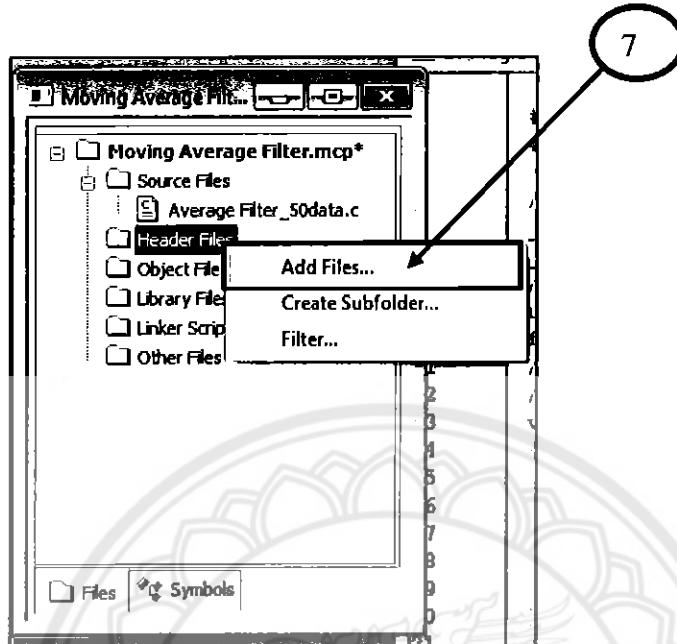
รูปที่ 1.19 โค้ดโปรแกรมชื่อ “Average Filter\_50data.c” เขียนในโปรเจกต์ไฟล์

6. เมื่อเพิ่มไฟล์ “Average Filter\_50data.c” เข้ามาในโปรเจกต์ไฟล์แล้วจะได้ดังรูปที่ 1.20



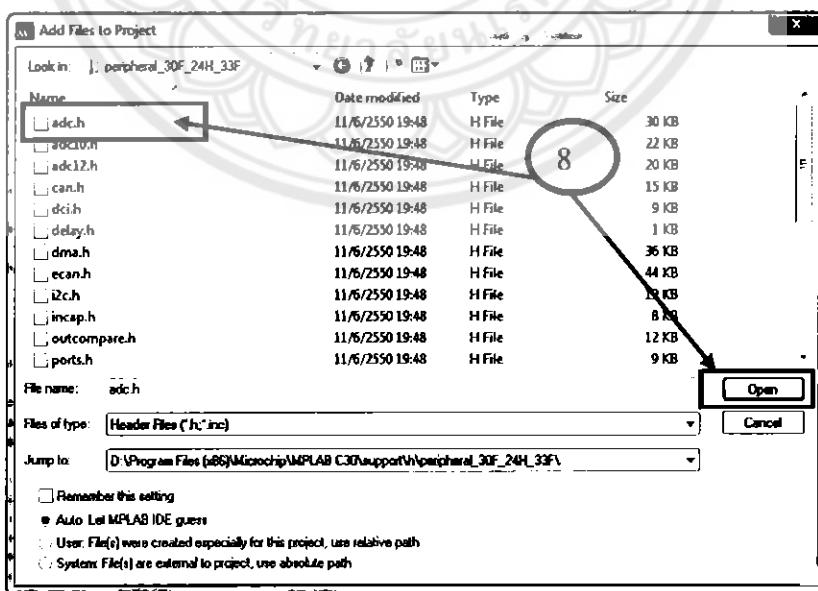
รูปที่ 1.20 ไฟล์ “Average Filter\_50data.c” เข้ามานี้ในโปรเจกต์ไฟล์

7. ลำดับต่อไปคลิกเลือก “Header Files” เพื่อ “Add Files...” ชื่อ “adc10.h” เข้ามาในโปรเจกต์ไฟล์ ดังรูปที่ 1.21



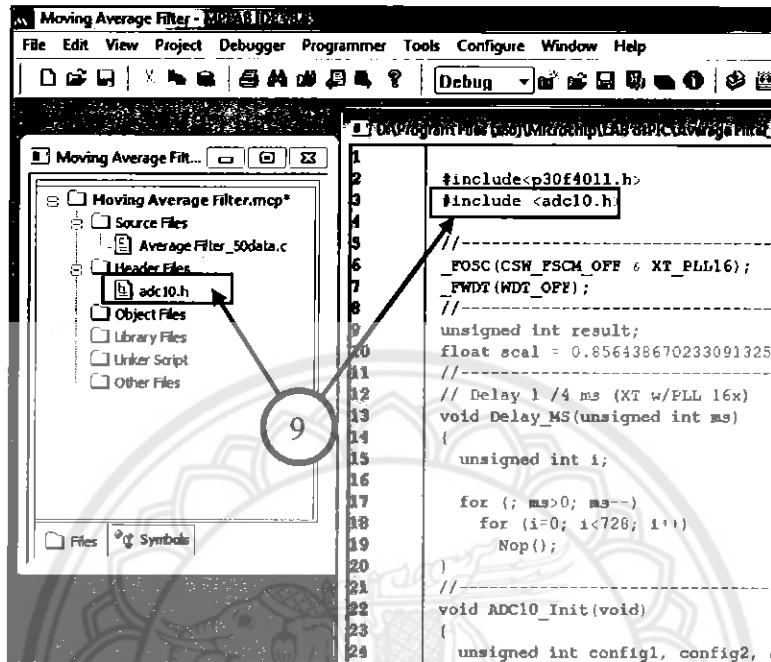
รูปที่ 1.21 “Add Files...” ชื่อ “adc10.h” เข้ามาในโปรเจกต์ไฟล์

8. ไปที่ “\Microchip\MPLAB 30\support\h\peripheral\_30F\_24H\_33F” แล้วเลือก “adc10.h” แล้วคลิก “Open” ดังรูปที่ 1.22



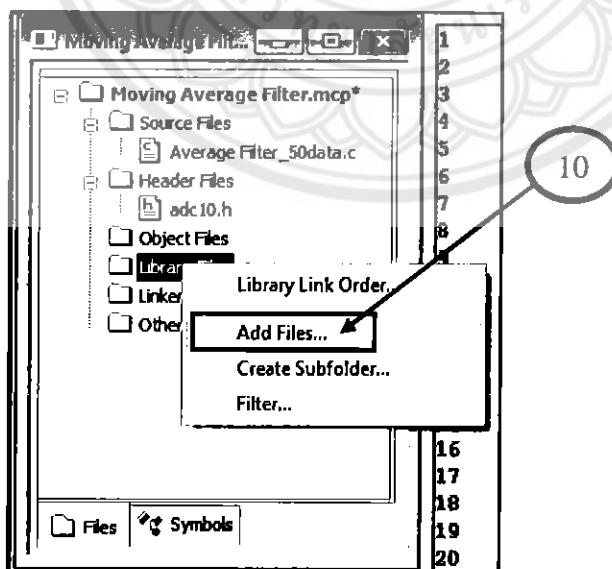
รูปที่ 1.22 เลือก “adc10.h”

9. เมื่อได้เพิ่มไฟล์ “adc10.h” เข้ามาในโปรเจกต์ไฟล์แล้ว เหตุผล เพราะเมื่อได้เขียนโปรแกรม include ไฟล์ “adc10.h” แล้วจำเป็นต้องทำการ Add Files ใน Header Files ดังรูปที่ 1.23



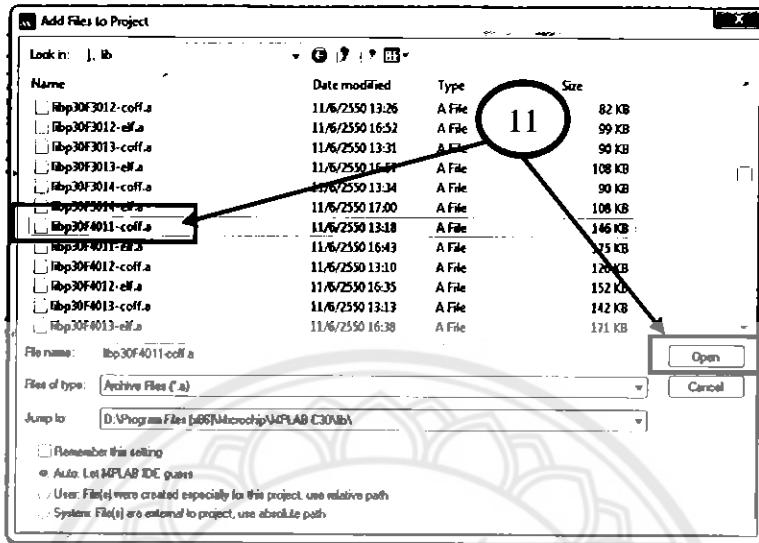
รูปที่ 1.23 เพิ่มไฟล์ “adc10.h” เข้ามาในโปรเจกต์ไฟล์

10. ลำดับต่อไปคลิกเดือก “Library Files” เพื่อ “Add Files...” ดังรูปที่ 1.24



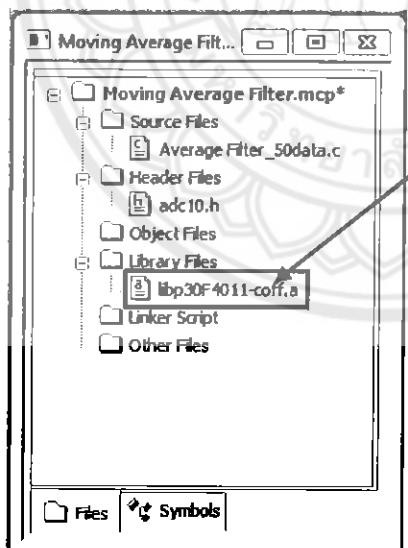
รูปที่ 1.24 เลือก “Library Files” เพื่อ “Add Files...”

11. ไปที่ “...\\Microchip\\MPLAB C30\\lib” แล้วเลือก “libp30F4011-coff.a” แล้วคลิก “Open”  
ดังรูปที่ 1.25



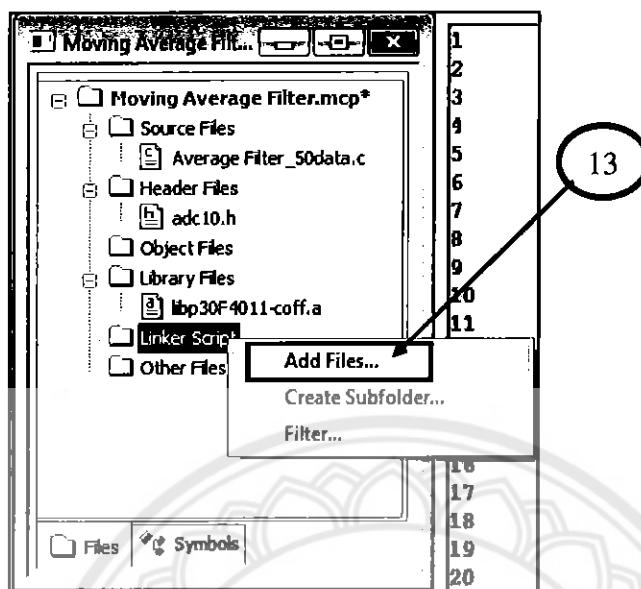
รูปที่ 1.25 เลือก “libp30F4011-coff.a”

12. เมื่อเพิ่มไฟล์ “libp30F4011-coff.a” เข้ามาในโปรเจกต์ไฟล์แล้วจะได้ ดังรูปที่ 1.26



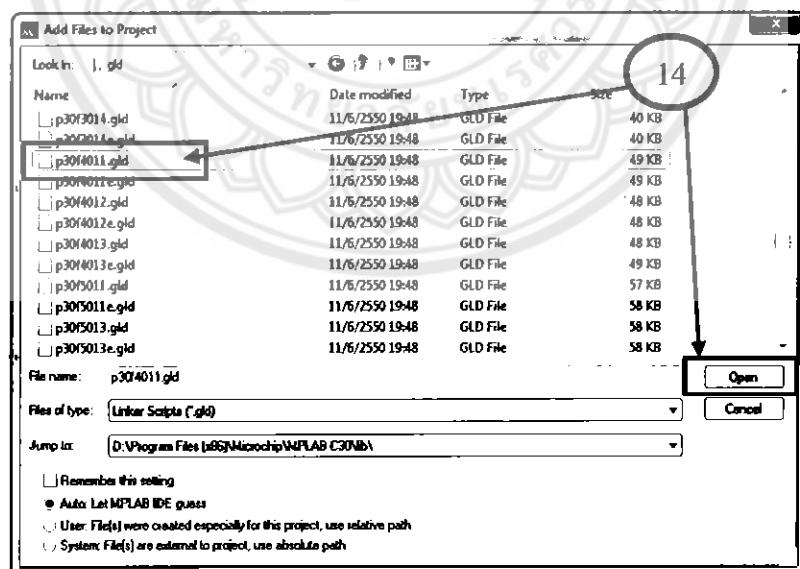
รูปที่ 1.26 เพิ่มไฟล์ “libp30F4011-coff.a” เข้ามาในโปรเจกต์ไฟล์

13. ត្រូវការចំណាំដោយការការពិតាបន្ទាត់លើកម្រិត “Linker Script” ដើម្បី “Add Files...” ដួងរូបថត 1.27



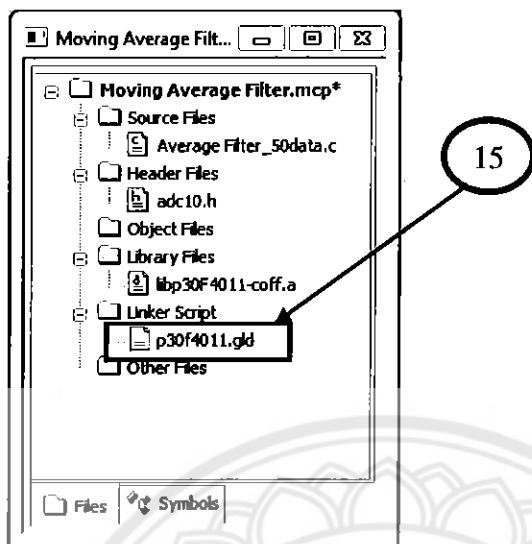
រូបថត 1.27 ការការពិតាបន្ទាត់លើកម្រិត “Linker Script” ដើម្បី “Add Files...”

14. ឱ្យថត “\Microchip\MPLAB C30\support\gld” ដោយធានាលើកម្រិត “p30f4011.gld” និងការចូលកើត “Open” ដួងរូបថត 1.28



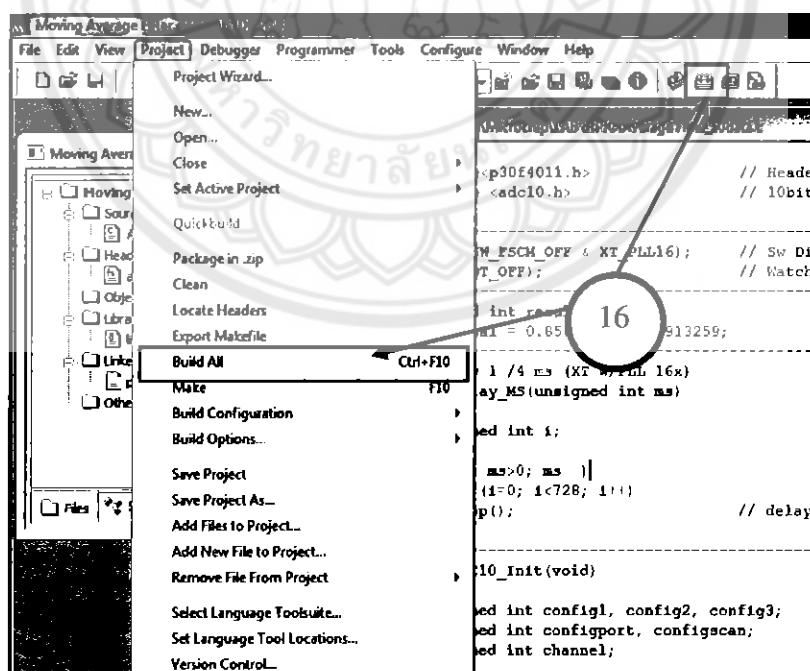
រូបថត 1.28 ជួយកើត “p30f4011.gld”

15. เมื่อเพิ่มไฟล์ “p30f4011.gld” เข้ามาในโปรเจกต์ไฟล์แล้วจะได้ ดังรูปที่ 1.29



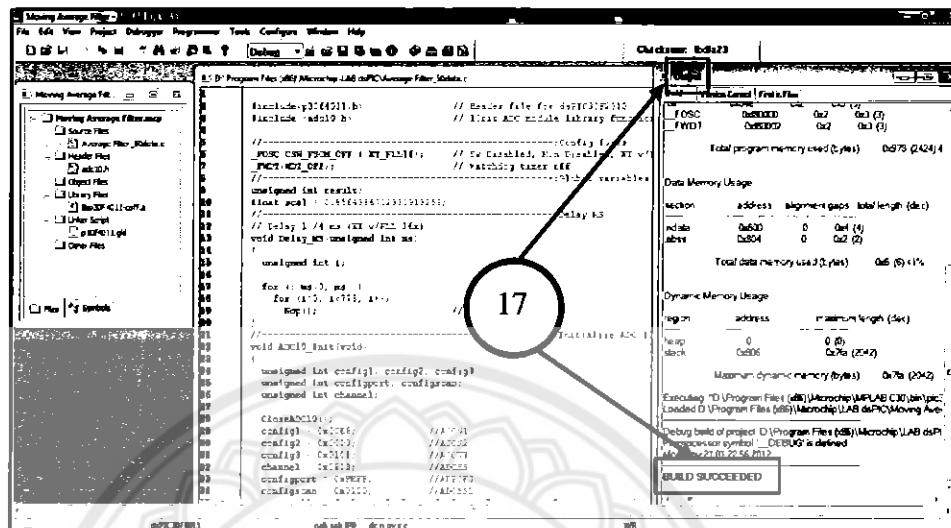
รูปที่ 1.29 เพิ่มไฟล์ “p30f4011.gld” เข้ามาในโปรเจกต์ไฟล์

16. ต่อไปจะเป็นการคอมไพล์โค้ดโปรแกรม เพื่อทดสอบความถูกต้อง เริ่มจากไปที่เมนู “Project” จากนั้นเลือก “Build All” หรือไปที่ไอคอน ดังรูปที่ 1.30



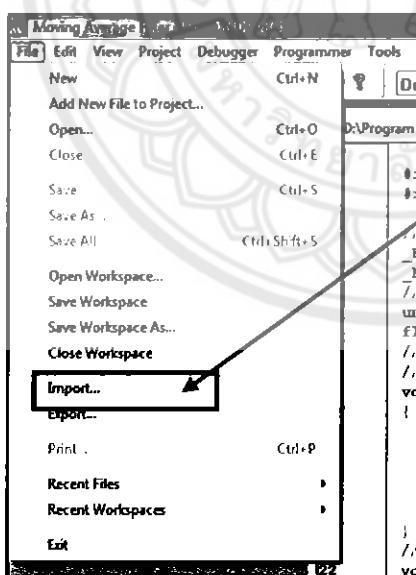
รูปที่ 1.30 การคอมไпал์โค้ดโปรแกรมเพื่อทดสอบความถูกต้อง

17. เมื่อคอมไพล์โค้ดโปรแกรม แล้วถูกต้องจะมีข้อความขึ้นมาคือ “BUILD SUCCEEDED” ที่หน้าต่าง “Output” ดังรูปที่ 1.31



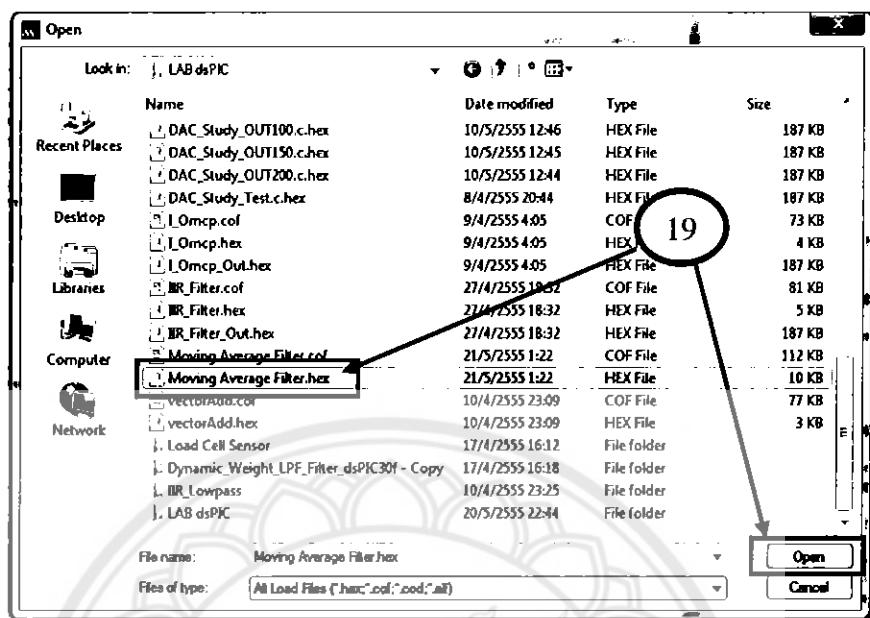
รูปที่ 1.31 ลักษณะการคุณไฟล์โปรแกรมแล้วถูกต้อง

18. จากนั้นไปที่ “File” และคลิกเลือก “Import...” ดังรูปที่ 1.32



รูปที่ 1.32 ไปที่ “File” แล้วเลือก “Import”

19. งานนี้เลือกไฟล์ชื่อ “Moving Average Filter.hex” เสร็จแล้วคลิก “Open” ดังรูปที่ 1.33



รูปที่ 1.33 เลือกไฟล์ชื่อ “Moving Average Filter.hex”

20. จากข้อที่ 19 เมื่อได้คลิก “Open” เสร็จแล้ว ก็จะมีลักษณะข้อความคือ “...\\Microchip\\LAB dsPIC\\Moving Average Filter.hex.” ที่หน้าต่าง Output ดังรูปที่ 1.34

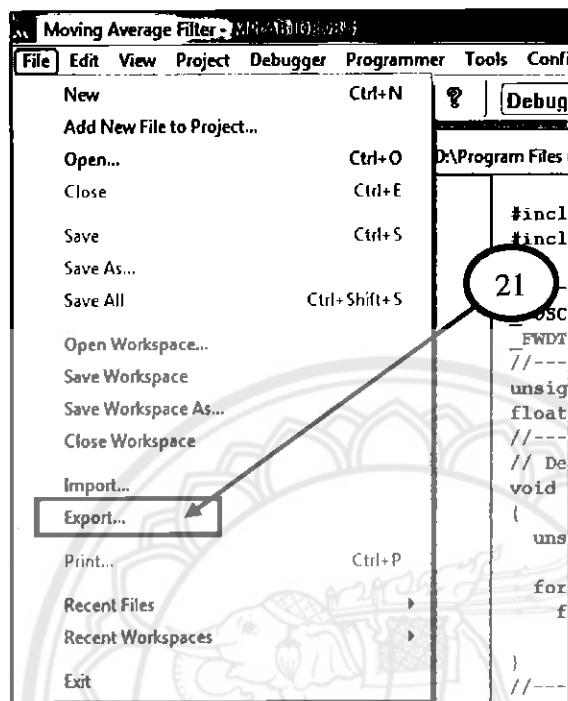
```

Build: Version Control: Find in File: Chipse: 0x821
FWDT: 0x80000 0x0 0x100
Total program memory used (bytes): 0x79 (242) %
Data Memory Usage:
section address alignment pages total length (dec)
nidata 0x800 0 0x1 (4)
nidata 0x801 0 0x2 (8)
Total data memory used (bytes): 0x6 (5) %
Dynamic Memory Usage:
region address maximum length (dec)
heap 0 0 (0)
stack 0x806 0x7a (202)
Maximum dynamic memory (bytes): 0x79 (242)
Executing "D:\Program Files (x86)\Microchip\LAB dsPIC\dsPIC30f\bin\pc30f2hex.exe"
Loaded D:\Program Files (x86)\Microchip\LAB dsPIC\Moving Average Filter.cof
Debug build of project D:\Program Files (x86)\Microchip\LAB dsPIC\Moving Average Filter
Preprocessor symbols: D:\PC30F\ is defined
Mon May 21 01:22:56 2018
Build completed
Loaded D:\Program Files (x86)\Microchip\LAB dsPIC\Moving Average Filter.hex

```

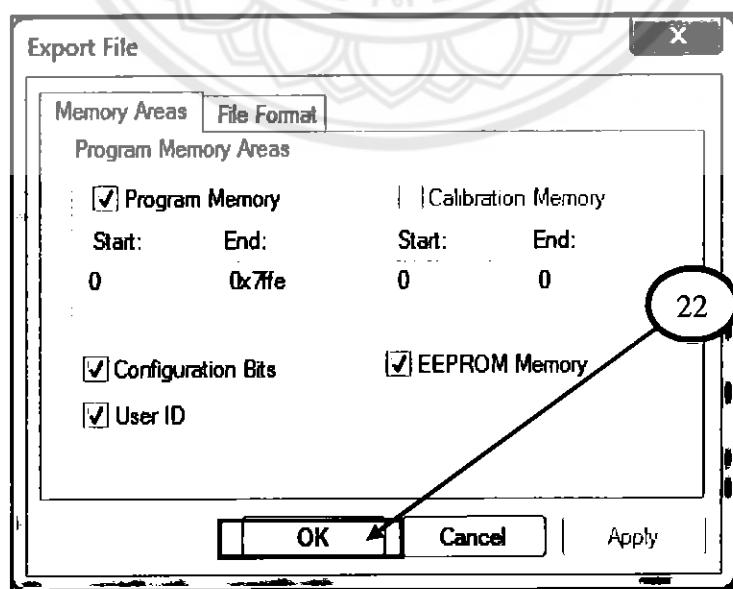
รูปที่ 1.34 ลักษณะข้อความที่หน้าต่าง “Output”

21. จากนั้นไปที่ “File” แล้วคลิกเลือก “Export...” ดังรูปที่ 1.35 เพื่อสร้าง file ต้นแบบสำหรับ Burn โปรแกรม



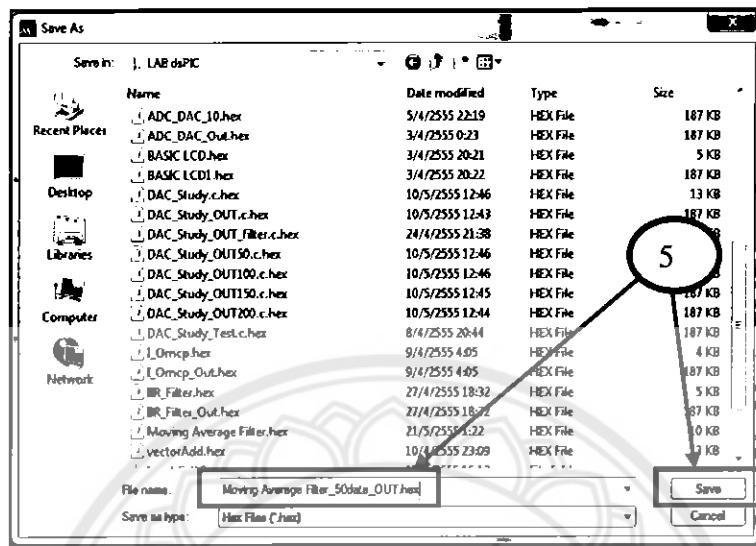
รูปที่ 1.35 คลิกเลือก “Export...”

22. คลิกเลือก “OK” ดังรูปที่ 1.36



รูปที่ 1.36 คลิกเลือก “OK”

23. ทำการตั้งชื่อใหม่เป็น “Moving Average Filter\_50data\_OUT.hex” และคลิก “Save” ดังรูปที่ 1.37 แล้วก็เป็นอันเสร็จขั้นตอนการสร้างโปรแกรมการกรองเกลี่ยแบบเคลื่อนที่



รูปที่ 1.37 ตั้งชื่อใหม่เป็น “Moving Average Filter\_50data\_OUT.hex”

ดังนี้ก็จะได้ไฟล์ที่ใช้ในการทดลองของโครงงานในครั้งนี้มีชื่อว่า “Moving Average Filter\_50data\_OUT.hex” สำหรับการกรองที่ใช้จำนวนข้อมูล 100 150 และ 200 ข้อมูล ที่ไม่ได้ยกตัวอย่าง สามารถทำตามวิธีข้างต้นได้และบันทึกเป็นรีซิ่ง

Moving Average Filter\_100data\_OUT.hex

Moving Average Filter\_150data\_OUT.hex

Moving Average Filter\_200data\_OUT.hex

ตามลำดับ

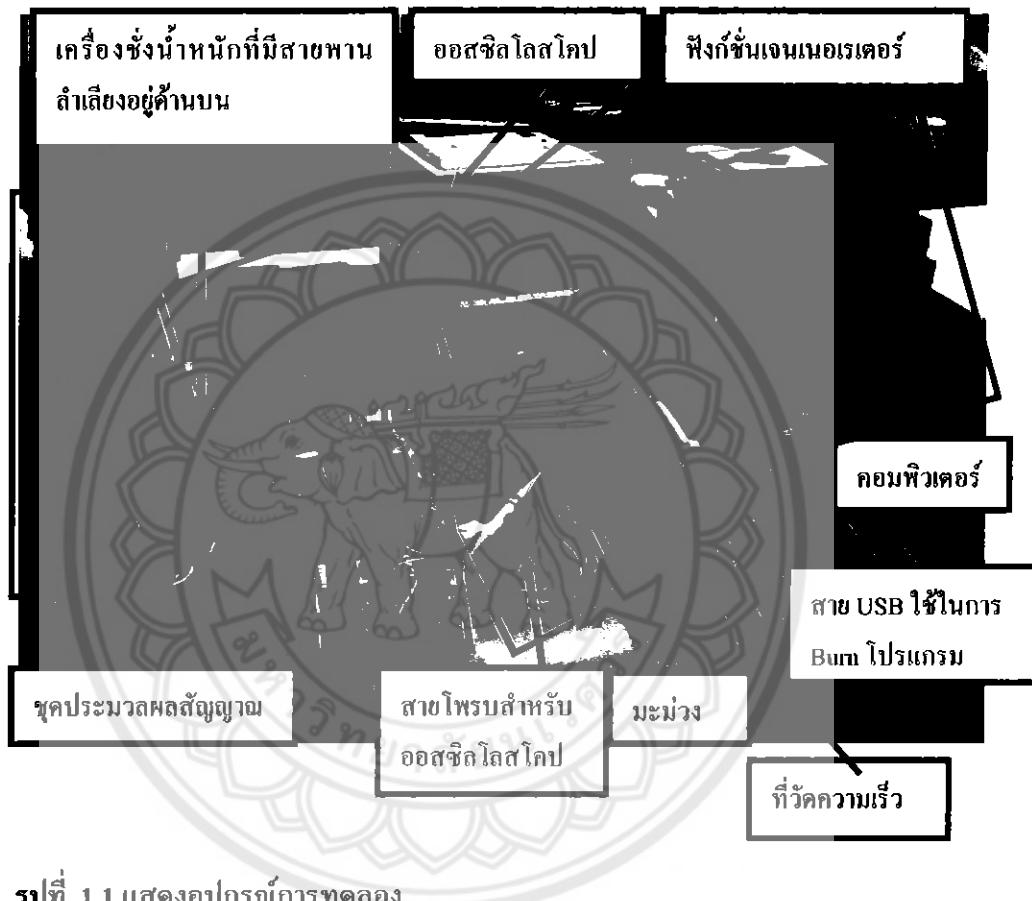


วิธีการทดลองโครงการประยุกต์ใช้วงจรกรองดิจิตอลสำหรับประมาณค่า  
น้ำหนักของมวลเมืองบนสายพานลำเลียง

## วิธีการทดลองโครงการน้ำประปาด้วยจักรกลดิจิตอลสำหรับประเมินค่าน้ำหนักของมวลบนสายพานลำเลียง

ในหัวข้อนี้จะกล่าวถึงขั้นตอนการทำการทดลองโดยจะยกตัวอย่างการทดลองการของเกลี่ยแบบเคลื่อนที่ที่ข้อมูล 50 ข้อมูล โดย

### 1. อุปกรณ์ที่ใช้ในการทดลอง ดังรูปที่ 1.1



รูปที่ 1.1 แสดงอุปกรณ์การทดลอง

- เครื่องชั่งน้ำหนักที่มีสายพานลำเลียงอยู่ด้านบน - ชุดประมวลผลสัญญาณ
- ที่วัดความเร็ว
- สายเชื่อมต่อในการ Burn โปรแกรม
- ออสซิลโลสโคป
- น้ำหนัก
- สายไฟรับสำหรับออสซิลโลสโคป
- คอมพิวเตอร์

## 2. เชื่อมต่ออุปกรณ์ทูลง ดังรูปที่ 1.2



รูปที่ 1.2 การเชื่อมต่ออุปกรณ์ทูลง

จากรูปที่ 1.2 แสดงการเชื่อมต่ออุปกรณ์ทูลงมีรายละเอียดดังนี้

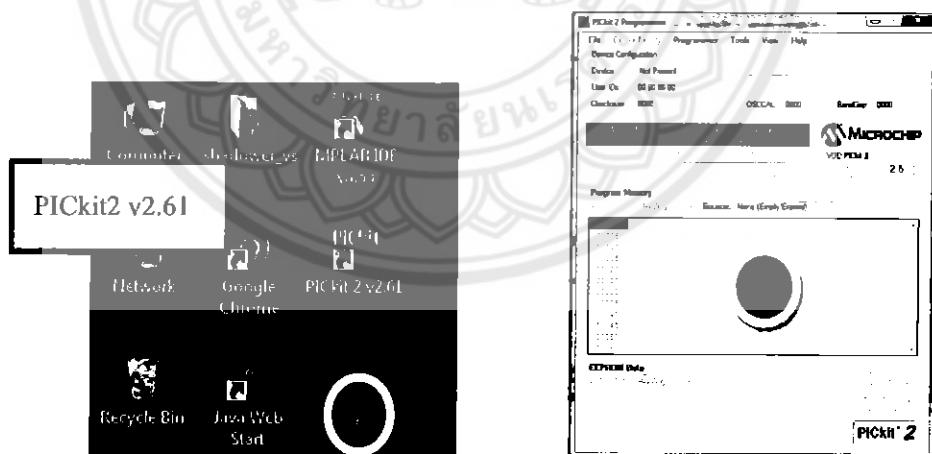
- “ 1 ” ทำการเชื่อมต่อสาย USB เพื่อใช้ในการ Burn โปรแกรมลงวงจรในโครค่อนโถรเลอร์ โดยใช้บอร์ด PX-200 เป็นตัวเชื่อมต่อระหว่างคอมพิวเตอร์และวงจรในโครค่อนโถรเลอร์
- “ 2 ” ทำการเชื่อมต่อสายไฟบนระหว่างอสซิลโลสโคปและวงจรในโครค่อนโถรที่อยู่ในส่วนของอินพุตและเอาท์พุต จำนวนสองสาย
- “ 3 ” ทำการเชื่อมต่อสายของโอลด์เซลล์และมอเตอร์เข้ากับชุดประมวลผลสัญญาณ
- “ 4 ” ทำการเชื่อมต่อสายไฟเพื่อป้อนไฟ 220 โวลต์ ให้กับชุดประมวลผลสัญญาณ

2. เมื่อเรียบต่ออุปกรณ์เสร็จแล้วจากนั้นทำการเปิดไฟที่ชุดประมวลผลสัญญาณที่สวิตซ์สีแดงและเปิดเครื่องของอสซิลโลสโคป เพื่อเตรียมพร้อมในการทดลองดังรูปที่ 1.3



รูปที่ 1.3 เปิดไฟชุดประมวลผลสัญญาณและอสซิลโลสโคป

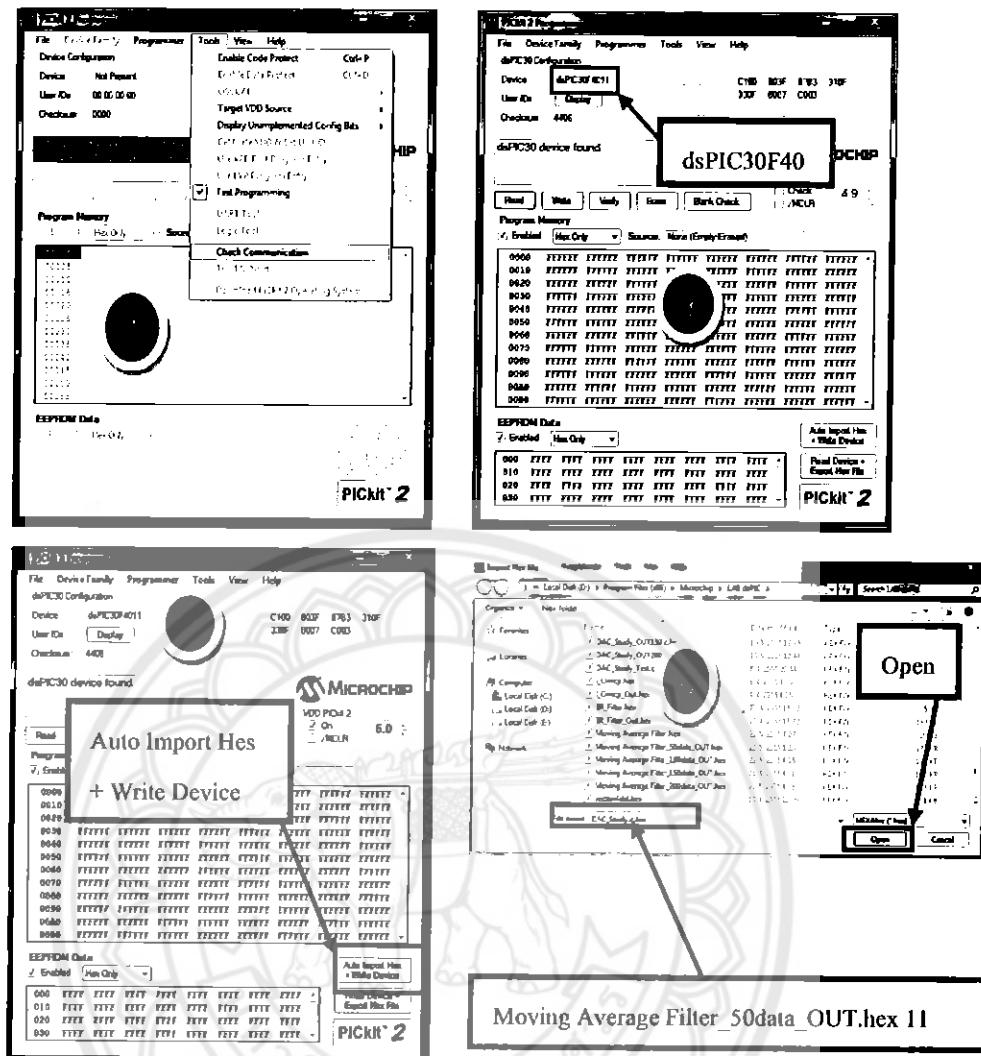
3. เมื่อทำการเปิดไฟที่ชุดประมวลผลสัญญาณและเครื่องของอสซิลโลสโคป เพื่อเตรียมพร้อมในการทดลองแล้วต่อไปจะทำการ Burn โค้ดโปรแกรมการกรองเสียงแบบเกลื่อนที่โดยมีขั้นตอน ดังรูปที่ 1.4 ถึง 1.6



รูปที่ 1.4 ขั้นตอนการเริ่มทำการ Burn โปรแกรม

“1” คลิกเลือกที่ไอคอน “PICkit2 v2.61”

“2” เมื่อคลิกเลือกที่ไอคอน “PICkit2 v2.61” แล้วจะได้หน้าเริ่มต้นของโปรแกรม PICkit2



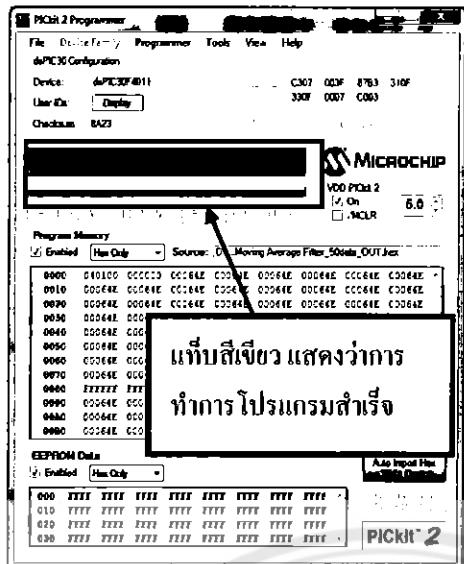
รูปที่ 1.5 ขั้นตอนการเริ่มทำการ Burn โปรแกรม (ต่อ)

“3” ไปที่ “Tools” และคลิกเลือก “Check Communication” เพื่อทำการค้นหาในโครค่อน โทรเลอร์ dsPIC30F4011 ผ่านบอร์ด PX-200

“4” เมื่อสามารถติดต่อได้แล้ว ก็จะมีเบอร์ของโครค่อน โทรเลอร์ขึ้นที่หน้าต่างเริ่มต้นโปรแกรม ในที่นี้ใช้ dsPIC30F4011

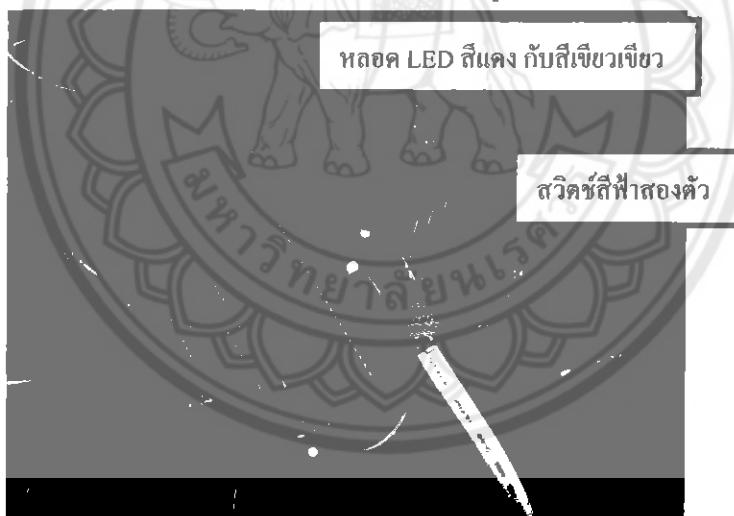
“5” จากนั้นคลิกที่ “Auto Import Hes + Write Device”

“6” แล้วเลือกไฟล์ชื่อ “Moving Average Filter\_50data\_OUT.hex” เสร็จแล้วคลิกที่ปุ่ม “Open”



รูปที่ 1.6 ขั้นตอนการเริ่มทำการ Burn โปรแกรม (ต่อ)

เมื่อทำการ Burn โปรแกรมเสร็จ ก็จะแสดงแท็บสีเขียวขึ้นมาดังรูปที่ 1.6 แต่การทำการโปรแกรมทุกครั้งต้องกดสวิตช์สีฟ้าสองครั้งร้อนกันเพื่อให้หลอดไฟ LED ติด จากสีเขียวเป็นสีแดง ก่อนทุกครั้งที่มีการทำการ Burn โปรแกรมเข้าไป ดังรูปที่ 1.7



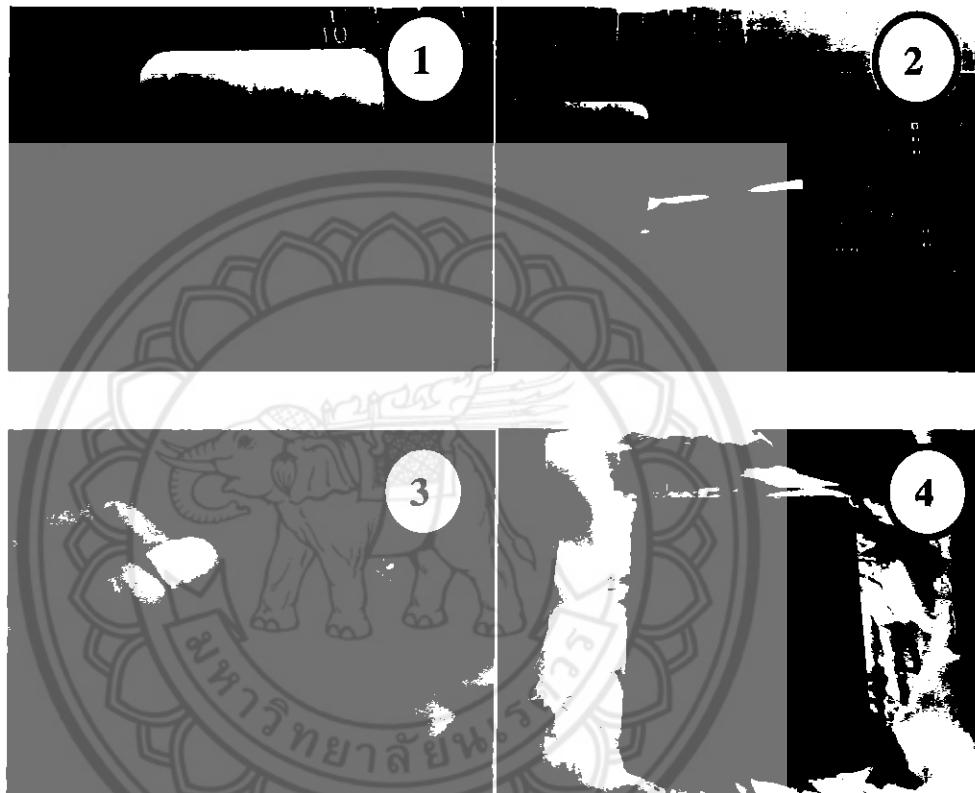
รูปที่ 1.7 แสดงสีของหลอดไฟ LED

สีแดง กือ Burn โปรแกรมลงในโครคون โทรเลอร์ได้  
สีเขียว กือ ไม่โครคุน โทรเลอร์เริ่มทำงาน พร้อมที่จะทำการทดสอบ  
จากนั้นกีทำการทดสอบและบันทึกผลตามที่ได้ออกแบบไว้และเปลี่ยนโปรแกรมจาก 50  
ข้อมูลเป็น 100 ข้อมูล 150 ข้อมูล และ 200 ข้อมูล ตามลำดับ



## วิธีการทำ PCB โดยใช้ Dry film

ในหัวข้อนี้จะกล่าวถึงวิธีการทำ (Printed Circuit Board: PCB) โดยวิธีการใช้ Dry film เป็นวิธีที่รวดเร็วและสามารถทำ PCB ที่มีเส้นขนาดเล็กๆ ได้ และ Dry film ที่ใช้นี้ໄว้ต่อแสง UV ดังนั้นจะมาเจึงต้องปิดไฟในห้องให้มดเหลือไว้แค่ไฟແສງสีเหลืองที่ติดกับเครื่อง Yaheng ก็พอ

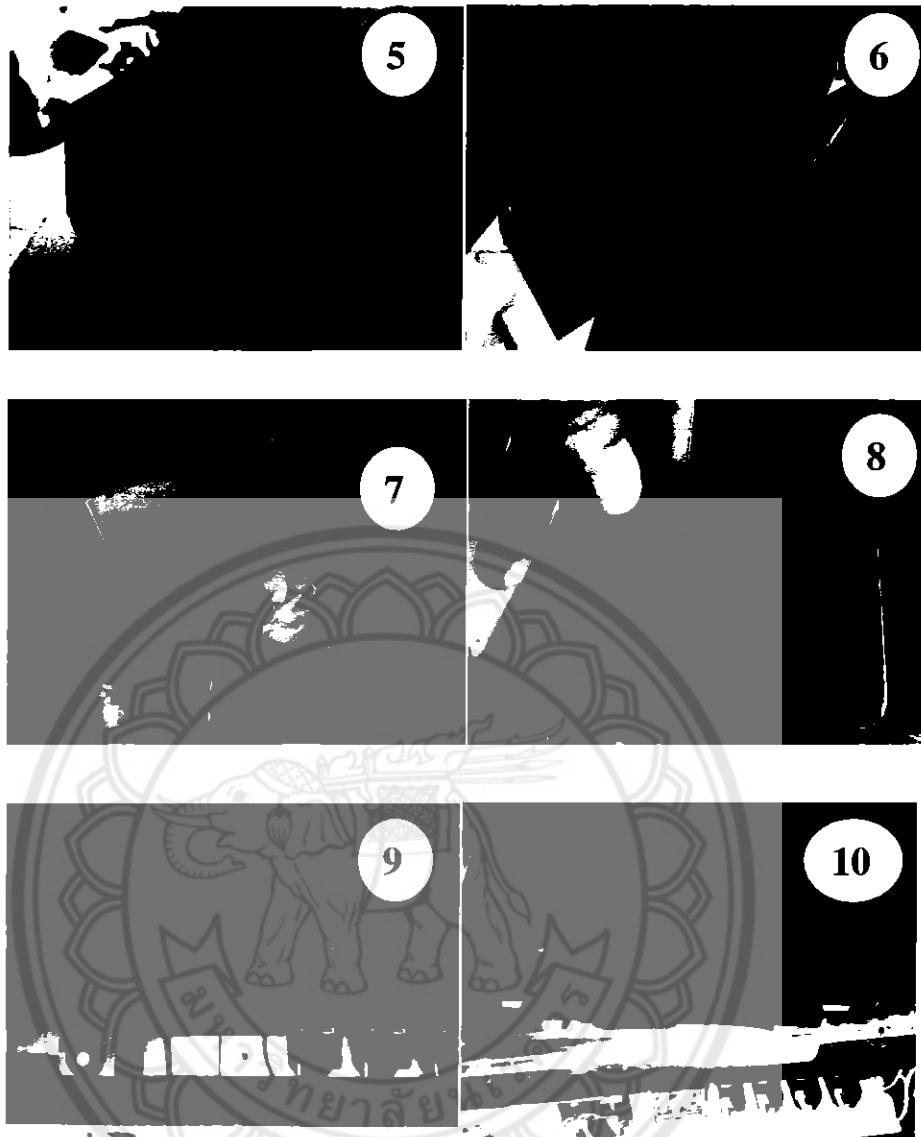


“ 1 ” ตัดแผ่นปริน์ (แผ่นทองแดง) ตามขนาดของวงจรที่ได้ออกแบบไว้แล้วนำมาขัดให้สะอาดโดยใช้น้ำยาล้างงานหรือน้ำยาทำความสะอาดอื่นๆ (ขณะขัดควรขัดไปทางเดียวเท่านั้น)

“ 2 ” ทำการตัดแผ่น Dry film ให้ขนาดใหญ่กว่าแผ่นวงจรเล็กน้อยเพื่อความคลาดเคลื่อน

“ 3 ” นำสก์อตเทปสองอันมาติดประกอบกัน โดยมีแผ่น Dry film อยู่ตรงกลางจากนั้นทำการดึงแผ่นสก์อตเทปทิ้งสองค้านอกเพื่อจะเอาพลาสติกใสที่เคลือบบนแผ่น Dry film ออก

“ 4 ” เมื่อได้ทำการดึงพลาสติกใสที่เคลือบบนแผ่น Dry film ออกแล้ว จากนั้นนำค้านี้ที่ถูกดึงออกมาประกอบบนแผ่นปริน์ (ต้องทำให้แผ่นปริน์เปียกน้ำก่อนทุกครั้ง) จากนั้นก็ใช้มือหรือกระดาษทิชชูเพื่อไถล้ำออก (ต้องไม่ให้มีฟองน้ำอย่างเด็ดขาด)



“5” พับกระดาษสีขาวเป็นช่องเพื่อใส่แผ่นปรินเข้าไป

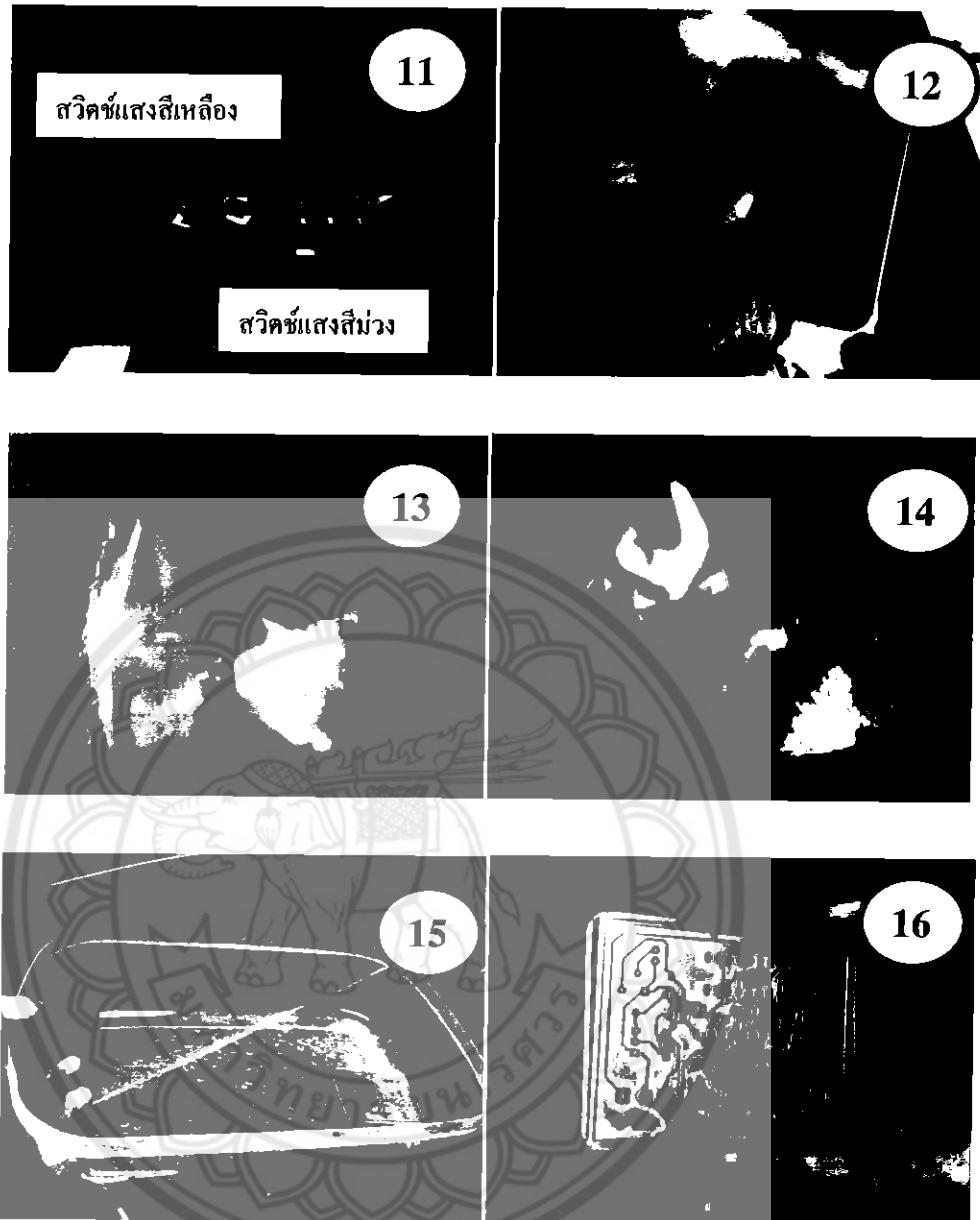
“6” ทำการรีด 2-3 ที่ ให้ร้อนพอประมาณ

“7” จากนั้นทำการนำแผ่นปรินออกมานำเสนอด้วยกระดาษทิชชูเพื่อเช็ค ไอ้น้ำออกจากแผ่นปริน  
(ทำงานขั้นตอนที่ 5 ถึง 7 ประมาณ 5 ครั้ง)

“8” นำแผ่นลายวางลงที่ได้เตรียมไว้ ตามประกอบบนแผ่นปริน โดยหันด้านที่มีสี นำเข้าติดกับ  
แผ่นปริน ดังรูปที่ 8

“9” นำแผ่นปรินวางบนเครื่องลายเสง โดยนำทางด้านที่มีแผ่นลายวางริดกับกระจาดของ  
เครื่องลายเสง ดังรูปที่ 9

“10” จากนั้นนำแผ่นเหล็กหรือแผ่นอลูมิเนียมมากคลบแผ่นปรินที่วางอยู่เพื่อไม่ให้แผ่นปริน  
เคลื่อนและไม่ให้แผ่นปรินโค้งงอ ดังรูปที่ 10



“ 11 ” ทำการปิดไฟแสงสีเหลือง จากนั้นทำการเปิดไฟแสงสีม่วง จากสวิตช์สีดำด้านข้างของเครื่องขยายเสียง จากนั้นรอจนไฟดับเอง

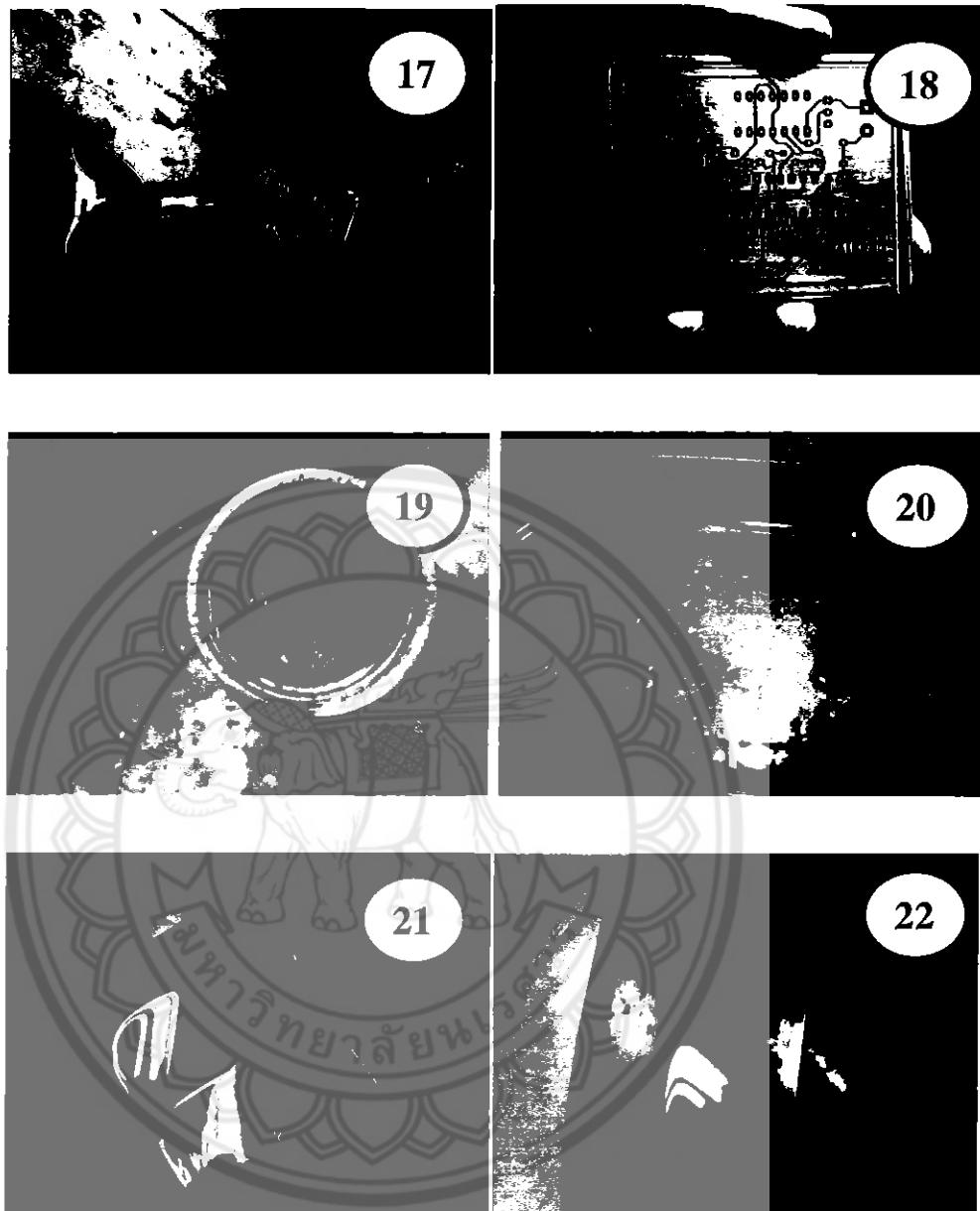
“ 12 ” เมื่อสายแสงสีดับแล้ว จากนั้นทำการดึงพลาสติกอิกล้านออก โดยใช้คัตเตอร์หรืออินๆ ที่ดีกว่า ดังรูปที่ 12

“ 13 ” เตรียมสารโซเดียมคาร์บอนเนต (เมื่อซื้อแผ่น Dry film จะมีโซเดียมคาร์บอนเนตที่ต้องใช้งานแฉมมาให้)

“ 14 ” นำโซเดียมคาร์บอนเนตละลายกับน้ำ

“ 15 ” นำแผ่นปริน์มาใส่ในน้ำที่มีโซเดียมคาร์บอนเนต เพื่อทำการขึ้นลักษณะ

“ 16 ” เมื่อได้ตามรูปแล้วก็สามารถนำไปล้างน้ำได้โดยไม่ต้องรอ Dry film ละลายหมด



“ 17 ” นำแผ่นปริน์ไปล้างน้ำเพื่อล้างแผ่น Dry film ออก

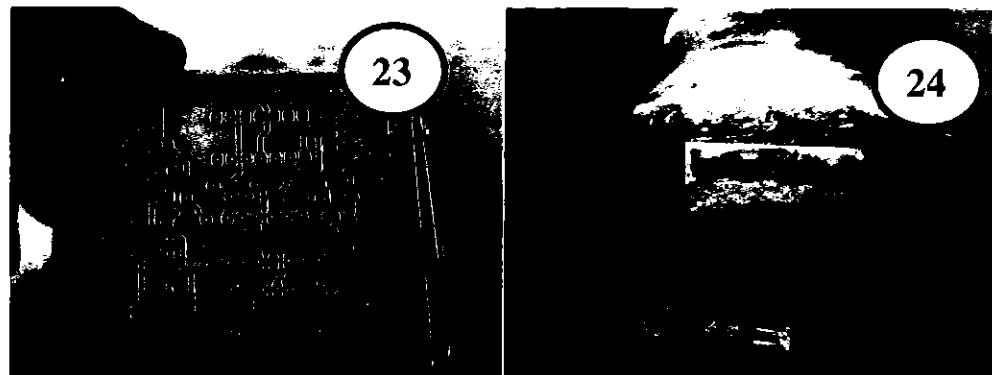
“ 18 ” เมื่อล้างเสร็จแล้วก็จะได้ลายของรูปที่ 18

“ 19 ” เตรียมกรดกัคปริน์

“ 20 ” ใส่กรดกัคปริน์พอประมาณและใส่น้ำให้ท่วมแผ่นปริน์เล็กน้อย

“ 21 ” ละลายกรดกัคปริน์ในน้ำให้ละลายจนหมด

“ 22 ” ทำการละลายเนื้อทองบนแผ่นปริน์โดยใช้กรดกัคปริน์ที่ละลายเตรียมไว้



“ 23 ” เมื่อละลายทองแดงบนแผ่นปริน์แล้วจะได้ลายวงจรตามรูปที่ 23

“ 24 ” เตรียมสารโซเดียมไฮดรอกไซด์

“ 25 ” นำโซเดียมไฮดรอกไซด์ มาละลายบนแผ่นปริน์ตามรูปที่ 25 ทิ้งไว้ประมาณ 10-20 นาที

“ 26 ” จากนั้นก็จะได้แผ่นปริน์ที่มีแผ่น Dry film ติดอยู่บางๆที่ไม่สามารถละลายออกเองได้

“ 27 ” ทำการนำแผ่นปริน์มาขัดหรือขูด เพื่อเอาแผ่น Dry film ออกให้หมดซึ่งโดยการใช้ช้อนหรืออื่นๆ ที่คีกว่าตามรูปที่ 27

“ 28 ” เสร็จแล้วก็จะได้แผ่นปริน์ PCB ตามความต้องการ ดังรูปที่ 28

จากรูปที่ 28 สังเกตว่าจะมีบ้างจุดที่ยังเหลือเนื้อทองแดงอยู่เนื่องจากการทำในขั้นตอนที่ 155 ถึง

17 ไม่ดีพอ